ISCILADORES - CAPITIS - 109 656 MODITO Hatley - Peig 902, Rashid

Li circuitos que generan una porma de orda repetitiva de amplitudição en una prec. Pija sin seralde enkada externa.

LA REALIMENTACIÓN (+)

Siendo
$$A = \frac{\alpha}{1 \cdot \alpha \beta}$$

L. Gi $\alpha \beta = 1 \Rightarrow \text{el sistema es i n'estable}$
 $\& \alpha \beta = 1 < 0^{\circ} \text{ o } 1 < 360^{\circ}$

Esta condición (a) debecumplinse sólo a una precencia determinado y no adeg

La pecuencia de oscilación está determinada por los componentes de la realimen tación.

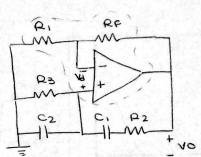
- . RC ordas sinuscidales (Hz ~ varios KHZ)
- · LC ondes audrades (sook ~ soom)
- · Cristales orabs triangulaes o diente de siera. (10k ~ 10M)

ESTABILIDAD EN FRECUENCIA→SE logis hadendo que el despasaje dependo mucho de la frac de se rednise nu bedneza campia es m bas couedir ona drie. Lesosars

do 1 & m→mo destassile à generale la Basaca de 1950 a 0=0

ESTABILIDAD EN AMPLITUD - un aumento en amplitud desse resultar en una disminución de la ganancia y viceversa

OSCILADOR PUENTE DE WIEN - Se usa para medir capacitores o resistencias desconocidas



L. R. o RF actúan como un resistor eslibrado, la resistencia se varia i hasta obtera 14:0

Oscilador de Wien - R2=R8=R, C1=C2=C

$$\beta = \frac{V p}{V o} = \frac{RCS}{R^2 C^2 S^2 + \delta RCS + \delta}$$

Buscanos
$$\alpha \beta = 1 \longrightarrow \left(1 + \frac{\beta 1}{\beta 1}\right) \frac{\beta 2 C_3 \beta_3 + 3\beta \beta C \beta + 1}{\beta C \beta} = 1$$

S=ju
$$\left(1 + \frac{RF}{R^3}\right) = \frac{RCju}{R^2C^2U^2 + j3Ruc + 1} = 1$$

ERADORES NO SINUSCIDALES - Pág 1110 Rashid

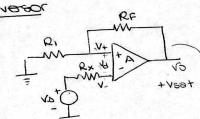
ubasopi-combas la tereion de nua sejal no en nuturial de entaga cou nua tersión canacido ode refeercia, viet, en la dos entradas

Se evita que el roido de 1 bit provoque cambios en la salida.

Realim // serie

Schmitt Trigger

Invasor



$$P = \frac{R_{I}}{R_{I} + R_{F}}$$

$$+ V_{th} = V_{Ht} = \frac{R_{I}}{R_{I} + R_{F}}$$

$$- V_{th} = V_{Lt} = \frac{R_{I}}{R_{I} + R_{F}}$$

$$- V_{th} = V_{Lt} = \frac{R_{I}}{R_{I} + R_{F}}$$

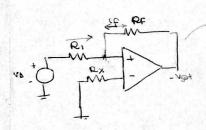
Rt realimenta positivamente.

Ni bien to empieza a cambia, la realim @ incementa la tension dipearcial va, 10 auai cambia aun mais la salida.

Unavez que se inicia la transición por un cambio en VD, la real; mentación E tress el contesque el combietar la traveición de nu estado el otro la bigamente y operar en saturación

no innerea

Pealin // //



ealimento una coniente, con p=1

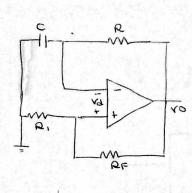
Cando la territor de salida empiesa a cambia, amenta it => TVd

Cambia Vo

VLt = - Vat. R.

PAG IIII Rashid

GENERADORES DE ONDA CUADRADA



En to, wando se conecton vee y voc.

la tarsion sobre el capacitor valdra VOFFSET = V+-V-

Esta pequeña dop E entre las entradas hará saturaral comparador, con vo = + Veat

⇒ C comienza a cargarse hacia Veat, paro ni

pier McFINT > IN+ = , No se hera O

Lic se descarga hacia -Veat, a kaves de R

$$V_{+} = \frac{Q_{1}}{Q_{1} + Q_{F}} \left(-V + c_{o} + V\right)$$

$$\rightarrow ic = \frac{V_{SAT} - V_{C}}{R}$$

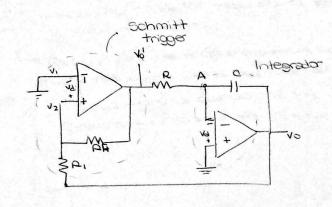
$$V_{SAT} = ic R + V_{C} - V_{TH} = icR + \frac{1}{C} \int icdt - V_{TH}$$

=> if=0)= VSAT+VM= i= VSAT-VC e-t/RC

vo(t=ti)=veh

- trise-trail

GENERADOR DE OUDA CUADRADA Y TRIANGULAR



auando se conectan las fuentes, se tiene Vd = VOFFSET -- VO' = +VSAT

entrada del integrador inversor ⇒vo = rempa ⊖

Cuando la rampa de pendiente 6 vaya por debayo de Vtn- > Vd<0 > Vo' = - VSAT => no=combat

$$\frac{1}{R}VO' + 9CVO = 0$$

$$VO = \frac{1}{RCG}VO' = \frac{V_{BAT}}{RC} + -V_{AAT}$$

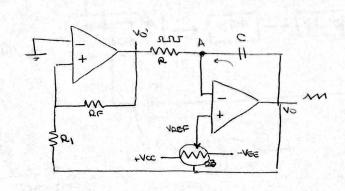
cóloulo del período y la pec.

Nodo A
$$-\frac{\sqrt{0}}{R} \cdot 8C = \frac{\sqrt{in}}{R} = \frac{\sqrt{in}}{8CR} = \int \frac{\sqrt{in}}{RC} dt = \frac{\sqrt{8AT}}{RC} \cdot t - \sqrt{4h} = \sqrt{6} \cdot \sqrt{4h}$$

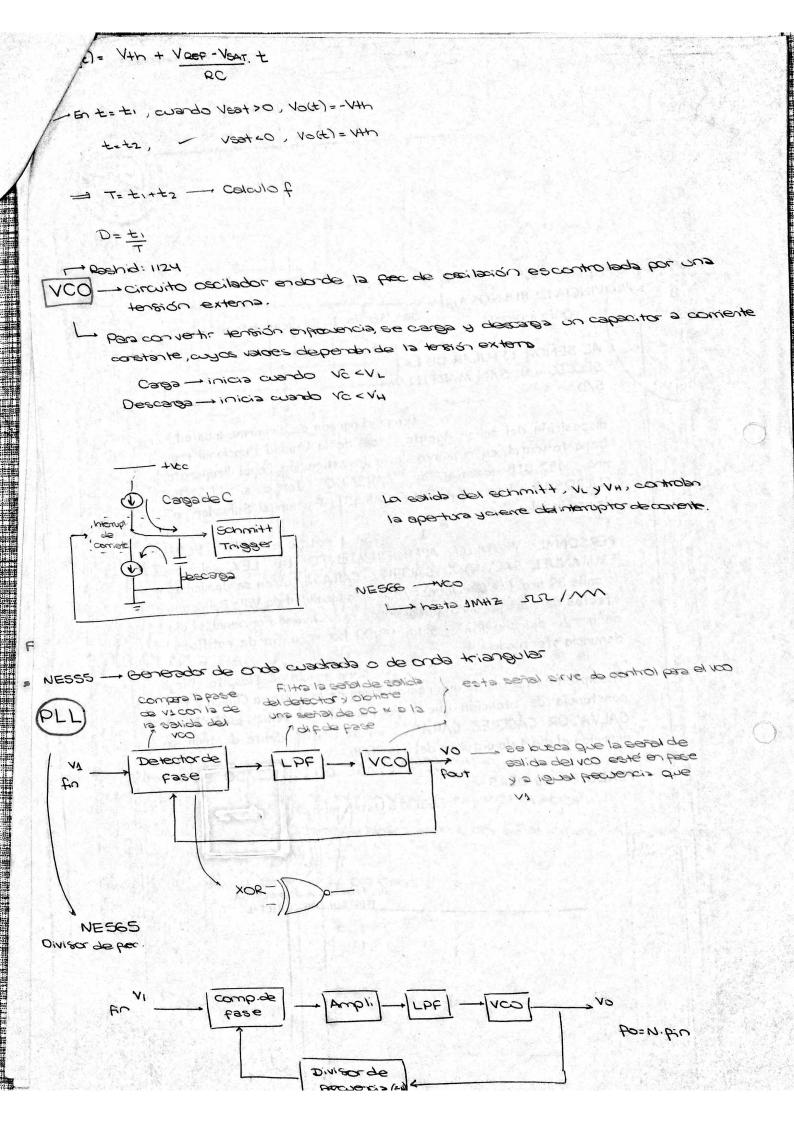
$$Vc(t=t=\overline{1})$$
 so tione: $Vc = VTH = \frac{Veat}{RC}(\overline{1}) - VTH$

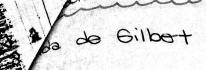
$$L_{A} T = \frac{Veat}{RC}, f = \frac{RF}{VRCR}$$

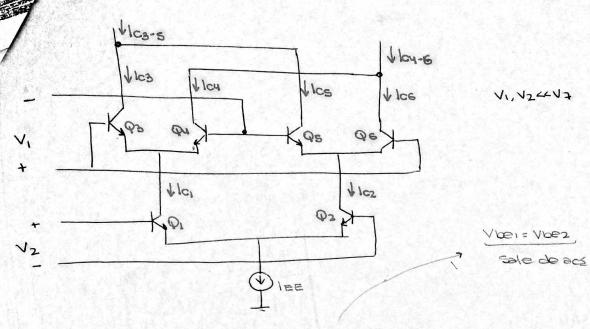
GENERADOR DE DIENTE DE SIERRA



$$C \frac{dt}{dvc} = \frac{\sqrt{\text{pet} - No}}{\sqrt{\text{pet} - No}}$$







loy= 101 (hago lo mismo con los, loo,

101,102)

Luego planteo:

$$\Delta I = Iee \left(tanh \left(\frac{V_1}{2V_T} \right) \right) \left(tanh \left(\frac{V_2}{2V_T} \right) \right)$$

Si VI, YZKKYT (

3 tipos de aplicaciones

- Si VI, VZ KENT => MULTIPLICADOR ANALÓGICO
- Si VIKVT ~ VZ>VT V V, >VT ~ VZKVT -> MODULADOR

El transistor sobre el cual se aplica esta gran señal opera en comuntación, en vez de en MAD.

- S: VI, V2 >> VT -> DETECTOR DE FAGE.