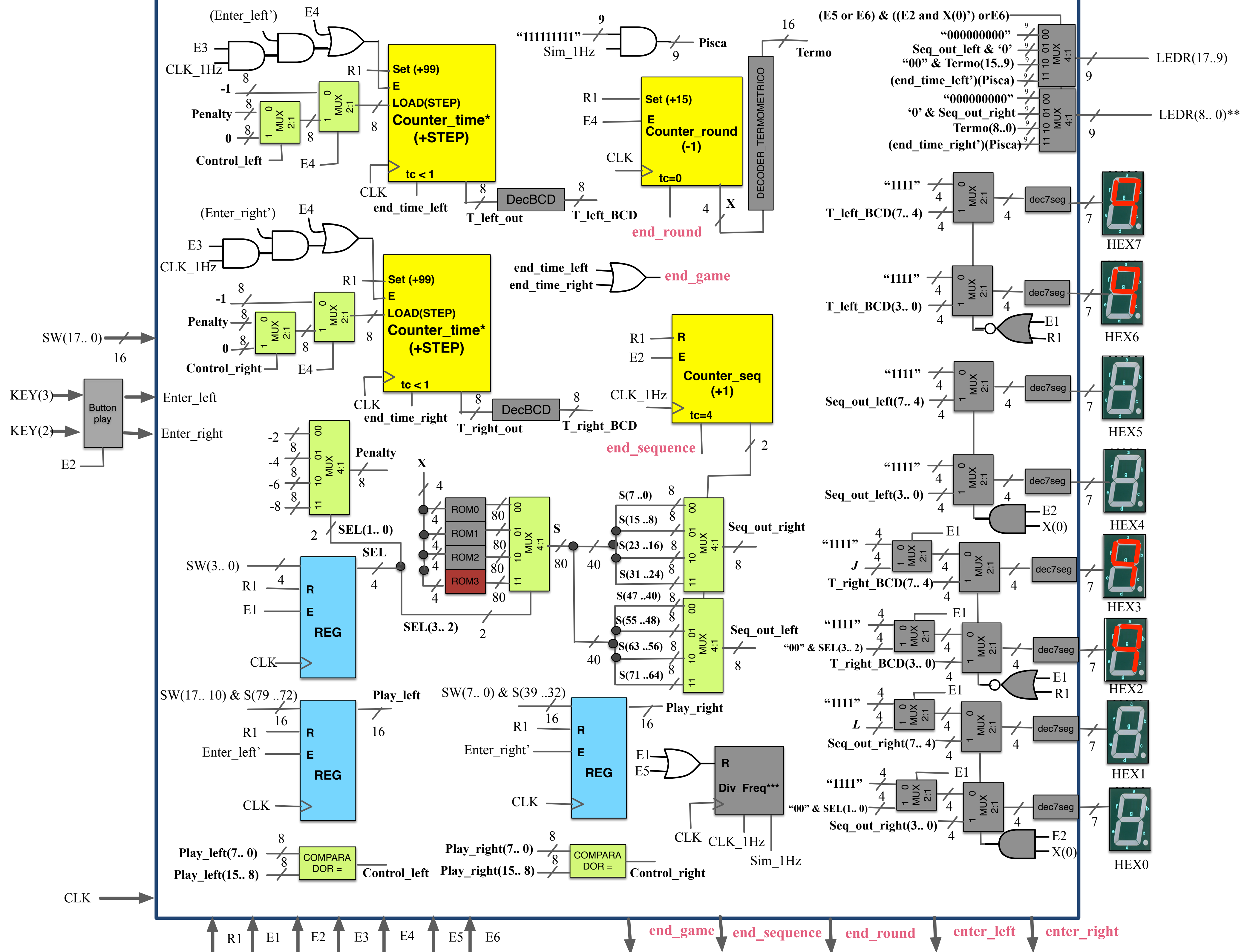


DATAPATH



LEGENDA

Lab4	Lab5	Lab6	Lab7	Dado	A ser feito
------	------	------	------	------	-------------

* No código do counter_time, é necessário declarar a biblioteca IEEE.std_logic_signed.all para o correto cálculo do end_time. Após end_time for ativado, o contador deve ficar fixado em "0000" até ser setado pelo estado Init.

** Eventualmente, na placa DE2 pode ser usado LEDG(7 downto 0) para melhor visualização das sequencias binarias para o jogador da direita.

*** Foram fornecidos tanto o divisor de frequência para uso com o emulador online quanto para a placa DE2.