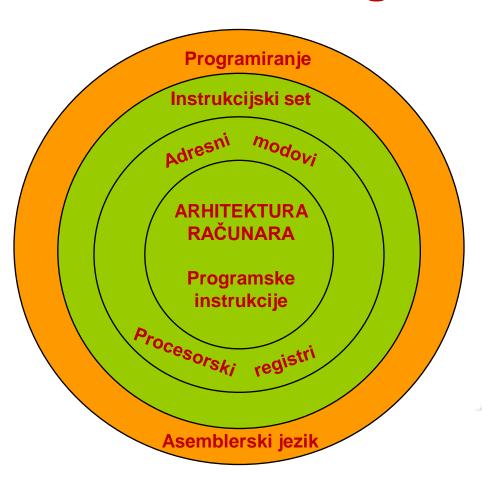


Programiranje



TEME

- ✓ Mašinski jezik
- ✓ Asemblerski jezici
- ✓ Viši programski jezici



Mašinski jezik

Mašinski jezik je kolekcija mašinskih instrukcija predstavljenih u binarnom obliku, tj. u vidu nizova 0 i 1.

- Procesor razume i izvršava samo mašinski kod.
- Programi pisani u mašinskom jeziku se <u>ne prevode</u>, jer su već u obliku <u>prilagođenom</u> datom hardveru, odnosno <u>arhitekturi sistema</u>.
- Programi pisani u drugim jezicima, da bi se izvršili, moraju se dovesti na nivo mašinskog koda, što se postiže raznim prevodiocima.



Mašinski jezik

- Da bi softver mogao da radi, odgovarajući mašinski kod mora da se <u>smesti u memoriju</u>.
- Pisanje i tumačenje mašinskog koda je <u>teško i podložno</u> greškama.
- Danas se <u>ne programira</u> u mašinskom jeziku.

Primer 1

Mašinski kod

```
00100101 11010011

00100100 11010100

10001010 01001001 111100000

01000100 01010100

01001000 10100111 10100011

11100101 10101011 00000010

00101001

11010100 10101000

10010001 01000100
```



Asemblerski jezik

Asemblerski jezik predstavlja simboličku reprezentaciju mašinskog jezika.

- Asemblerski jezik je uveden da bi se olakšalo pisanje programa.
- Asemblerski program se sastoji od niza instrukcija (iskaza) predstavljenih mnemonicima i simboličkim adresama koje čovek bolje razume i njima može lakše da upravlja.
- Asemblerski jezik je <u>hardverski zavisan</u>, što znači da <u>svaki tip procesora ima</u> <u>svoj asemblerski jezik.</u>

Primer 2

Asemblerski kod

```
ST 1,[801]
ST 0,[802]
TOP: BEQ [802],10,BOT
INCR [802]
MUL [801],2,[803]
ST [803],[801]
JMP TOP
BOT: LD A,[801]
CALL PRINT
```



Asembler

Asembler je program koji prevodi kod napisan na asemblerskom jeziku u odgovarajući mašinski kod. Svaka instrukcija u asemblerskom jeziku se prevodi u odgovarajuću mašinsku instrukciju.

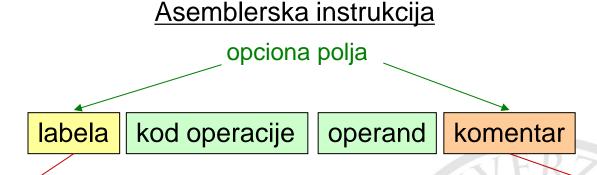
Asembler:

- zamenjuje simboličke adrese numeričkim
- simboličke kodove operacije mašinskim kodovima
- rezerviše mesto za instrukcije i podatke u memoriji
- prevodi konstante u mašinski oblik...
- Asemblerski jezik može da sadrži i iskaze koji se <u>ne izvršavaju</u>, već služe kao <u>komande asembleru pri generisanju mašinskog koda.</u>



Asemblerski program

Asemblerski program se sastoji od sekvence asemblerskih instrukcija.



- služi za simboličko <u>imenovanje</u>
 memorijskih adresa ili podataka
- identifikator koji se može koristiti za skok na liniju sa lebelom

pisanje <u>objašnjenja</u>

```
Primer 3

START LD X / kopiraj sadrzaj lokacije X u akumulator

BRA START / idi na iskaz sa labelom START
```



Asemblerski program

Direktive ili pseudo-operacije su komande koje su <u>razumljive asembleru</u> i utiču na način prevođenja asemblerskog koda u mašinski.

- □ Direktive omogućavaju da se <u>isti program asemblira na</u>
 <u>različite načine</u> zavisno od parametara koje zadaje programer.
- Direktive <u>nisu asemblerske instrukcije</u> i <u>ne generišu nikakav mašinski kod.</u>

Primer 4

Rezervacija i inicijalizacija prostora za smeštaj promenljivih:

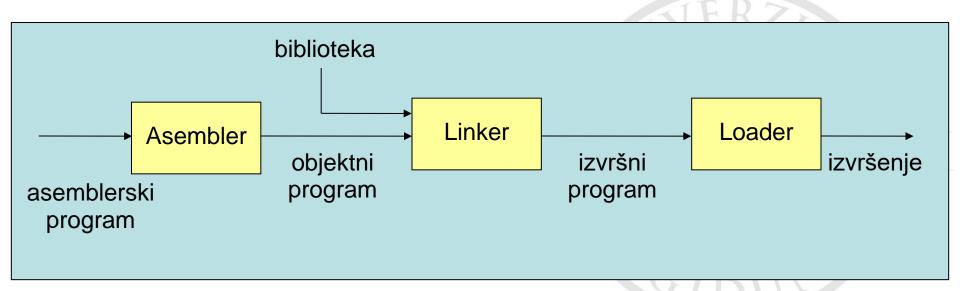
- → direktiva W rezerviše 16-bitnu reč u memoriji za lebelu X i inicijalizuje je na 120
- X W 120 \ rezervise rec i inicijalizuje je na 120



Asemblerski program

Da bi se <u>izvršio asemblerski program</u>, potrebni su:

- asembler prevodi asemblerski kod u mašinski
- linker povezuje kod sa bibliotekama i drugim programima
- punilac (*loader*) smešta izvršni kod u memoriju i startuje izvršenje





Viši programski jezici

- Imaju <u>viši nivo apstrakcije</u> u odnosu na asemblerski jezik.
- Umesto sa registrima, memorijskim lokacijama, stekovima, ovi jezici rade sa varijablama, nizovima, objektima, petljama, funkcijama, potprogramima i dr.
- Primeri: C, C++, Java, Visual Basic, Pearl, PHP, Python, ...

Primer 5 C kod class Triangle { ... float surface() return b*h/2; }

- □ Da bi se kod pisan na višem programskom jeziku preveo u izvršni kod (mašinski, objektni) koriste se prevodioci (compilers).
- Linkeri (linkers) služe da od više modula sa objektnim kodom proizvedu modul za unos u memoriju (load module).



Prednosti

Asemblerskog jezika

- pojašnjava proces izvršavanja instrukcija
- pokazuje kako se podaci čuvaju u memoriji
- pokazuje interakciju programa sa
 OS, procesorom, I/O jedinicama,...
- ✓ olakšava programiranje na višim programskim jezicima, jer programeri znaju šta se dešava u računaru

Viših programskih jezika

- imaju veću ekspresivnost i konciznost
- ✓ zahtevaju manje vremena za razvoj softvera
- omogućavaju lakše debagovanje i verifikaciju koda
- ✓ omogućavaju lakše održavanje koda
- ✓ veća je mogućnost prenosivosti koda
- ✓ pružaju veću pouzdanost i sigurnost

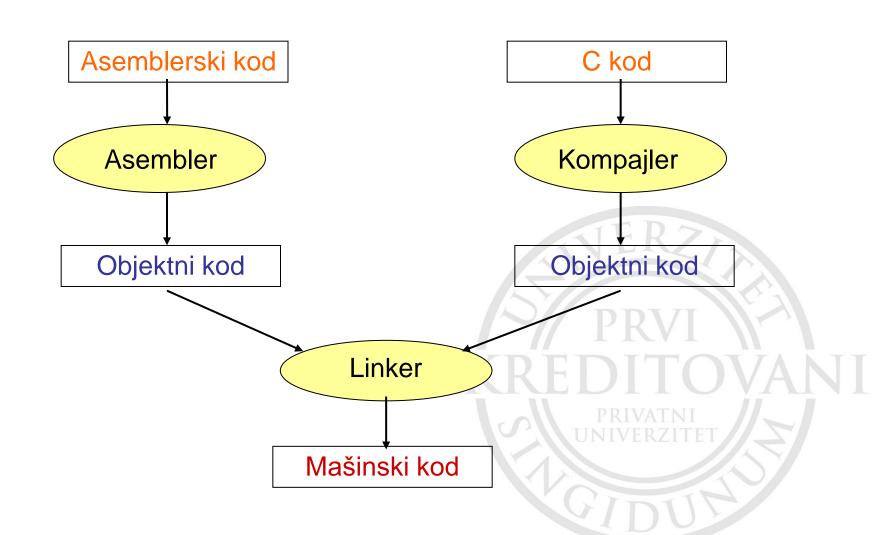


Primena asemblerskog jezika

- □ lako programiranje u višim programskim jezicima ima svoje prednosti, u nekim slučajevima je <u>neohodno korišćenje asemblerskog jezika</u>.
- Programiranje u asemblerskom jeziku može rezultovati mašinskim kodom koji je mnogo kraći i brži od koda nastalog primenom viših programskih jezika.
- Primeri primene: sistemski programi (drajveri),
 embedded sistemi, aplikacije sa vrlo ograničenim resursima,...

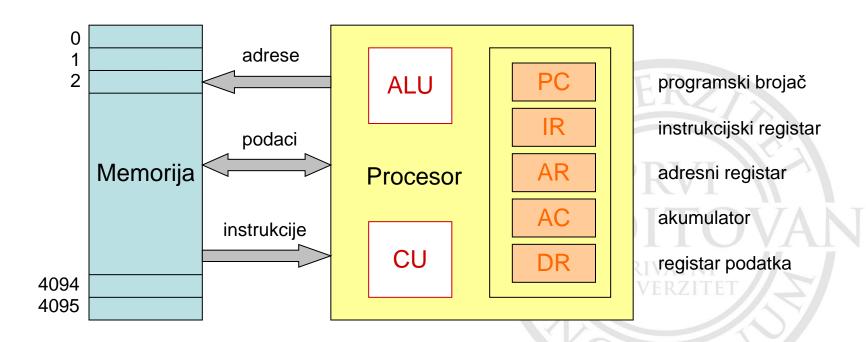


Generisanje izvršnog koda





Neka su na raspolaganju jednostavan hipotetički procesor koji ima <u>5 16-bitnih registara</u> i <u>11 16-bitnih instrukcija u instrukcijskom setu</u> i memorija <u>od 4096 8-bitnih reči</u>.





Instrukcijski set

Kod op.	Mnemonik	Operand	Funkcija	Tip instrukcije
0000	STOP		zaustavljanje izvršenja	
0001	LD	adr	$M \rightarrow AC$	
0010	ST	adr	$AC \rightarrow M$	instrukcije
0011	MOVAC		$AC \rightarrow DR$	prenosa
0100	MOV		$DR \rightarrow AC$	
0101	ADD		$AC + DR \rightarrow AC$	
0110	SUB		$AC - DR \rightarrow AC$	aritmetičke i logičke instrukcije
0111	AND		AND(AC, DR) → AC	
1000	NOT		$NOT(AC) \rightarrow AC$	
1001	BRA	adr	skok na instr. na <i>adr</i>	instrukcije
1010	BZ	adr	skok na instr. na <i>adr</i> ako AC = 0	skoka



Zadatak:

- a) Napisati program na mašinskom jeziku koji sadržaj mem.lok. na adresi 12 dodaje sadržaju iz mem.lok. na adresi 14 i rezultat smešta u lokaciju sa adresom 16.
- b) Napisati odgovarajući program i na asemblerskom jeziku.

Inicijalne vrednosti u memoriji su:

mem.lok. sa adresom 12: 350

mem.lok. sa adresom 14: 96

mem.lok. sa adresom 16: 0



Rešenje:

a) Program na mašinskom jeziku

Adresa mem.lok.	Instrukcija (program)
0000 0000 0000	0001 0000 0000 1100
0000 0000 0010	0011 0000 0000 0000
0000 0000 0100	0001 0000 0000 1110
0000 0000 0110	0101 0000 0000 0000
0000 0000 1000	0010 0000 0001 0000
0000 0000 1010	0000 0000 0000 0000
0000 0000 1100	0000 0001 0101 1110
0000 0000 1110	0000 0000 0110 0000
0000 0001 0000	0000 0000 0000 0000

	Opis			
	$M(12) \rightarrow AC$			
	$AC \rightarrow DR$			
	$M(14) \rightarrow AC$ AC + DR \rightarrow AC			
	$AC \rightarrow M(16)$			
	kraj			
	podatak 350			
Ī	podatak 96			
ĺ	podatak 0			

KO	Mnemonik
0000	STOP
0001	LD
0010	ST
0011	MOVAC
0100	MOV
0101	ADD
0110	SUB
0111	- AND -
1000	NOT
1001	BRA
1010	BZ

Ovaj program je težak za razumevanje i debagovanje.



Rešenje:

b) Program na asemblerskom jeziku

```
LD X
                                   \backslash AC \leftarrow X
       MOVAC
                                   LD Y
                                   \backslash AC \leftarrow Y
       ADD
                                   \AC \leftarrow AC + DR
       ST Z
                                   \ Z← AC
       STOP
                                   \ rezervise rec inicijalizovanu na 350
X
       W
                      350
       W
                                   \ rezervise rec inicijalizovanu na 96
                     96
                                   \ rezervise rec inicijalizovanu na 0
       W
                      0
```

Ovaj program je jednostavniji za razumevanje i debagovanje.



Šta smo naučili?

