

НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ
«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ
ІМЕНІ ІГОРЯ СІКОРСЬКОГО»
ФАКУЛЬТЕТ ЕЛЕКТРОНІКИ
КАФЕДРА КОНСТРУЮВАННЯ ЕЛЕКТРОННО-ОБЧИСЛЮВАЛЬНОЇ
АПАРАТУРИ

КУРСОВА РОБОТА

З дисципліни: «Електронна компонентна база радіоелектронної апаратури»

На тему: «Детектор руху на 555 таймері»

Студент 2 курсу групи ДК-91

Напрямок підготовки: Телекомунікації
та радіотехніка

Котеленець Ю.С.

Керівник:

Доцент к.т.н. Короткий Є.В.

Національна оцінка: _____

Кількість балів: ____ Оцінка ECTS ____

Члени комісії: _____ доцент, к.т.н. Короткий Є.В.
(підпис) (вчене звання, науковий ступінь, прізвище та ініціали)

(підпис) (вчене звання, науковий ступінь, прізвище та ініціали)

Київ

2021

ЗМІСТ:

ВСТУП.....	3
РОЗДІЛ 1.....	4
1.1. Принцип роботи схеми детектору руху на NE555.....	4
1.2. Принцип роботи NE555.....	5
1.3. Режими NE555.....	7
1.4. Принцип роботи NE555 в режимі мультівібратора.....	8
РОЗДІЛ 2.....	13
1.1. Визначення струмів, напруг на елементах.....	13
РОЗДІЛ 3.....	14

ВСТУП

Метою даної роботи є дослідження детектору руху на 555 таймері та його характеристики.

Детектор руху використовується не тільки як сигналізація про вторгнення, але також використовується у багатьох додатках, таких як система автоматизації будинку, система енергоефективності тощо. Детектор руху буде виявляти рух людей або предметів і давати відповідний вихід відповідно до схеми.

В даній роботі я розгляну просту схему детектору, яка використовує ІЧ-датчик для передачі сигналу ІЧ-променя та фототранзистор для прийому цього променя.

Результатом буде звуковий сигнал, якщо світло не буде потрапляти на приймач, тобто, якщо детектор зафіксує щось між передавачем і приймачем. Якщо ж між передавачем і приймачем нічого не має то звукового сигналу не буде.

РОЗДІЛ 1

Вибір та дослідження принципової схеми приладу

1.1. Принцип роботи схеми детектору руху на NE555

Нашим завданням є створення пристрою, який буде детектувати рух об'єктів в певній зоні. Для створення такого приладу було обрано варіант з схемою випромінювача інфрачервоного світла та приймачем. Випромінювач працює на аналоговій інтегральній схемі NE555, котра в свою чергу працює в режимі мультивібратора, тобто генерує періодичні прямокутні імпульси. Тривалість імпульсів залежить від резисторів R1, R2 та конденсатора C1. На вихід таймера послідовно підключені резистор, що задає струм через світлодіод та ІЧ світлодіод. Схема приймача аналогічна до схеми випромінювача, але на виході замість резистора і ІЧ світлодіода має конденсатор та динамік, а до подільника напруги паралельно підключений фототранзистор.

Випромінювач утворює на виході прямокутні сигнали, які подаються на ІЧ-діод, тобто змушує його мерехтіти. А схема приймача повторює той же процес, але сигнал на виході перетворюється в звук, завдяки динаміку.

Щоб отримати звуковий сигнал тільки при пририванні ІЧ проміню, створеного випромінювачем, до подільника напруги приймача підключається фототранзистор, який у якості бази має фотоелемент, котрий при опроміненні дозволить протікати струму між емітером і колектором. Коли фототранзистор буде відкритий, напруга на виводі Threshold стане більшою за $2/3$ від напруги V_{cc} і на виході приймача встановиться напруга низького рівню. При блокуванні ІЧ випромінювання фототранзистор закриється, струм через нього протікати перестане і схема знову почне генерувати прямокутні сигнали на виході таймера.

Нижче наведена схема випромінювача та приймача детектору руху на 555 таймері, відповідно рис.1.1 та рис.1.2.

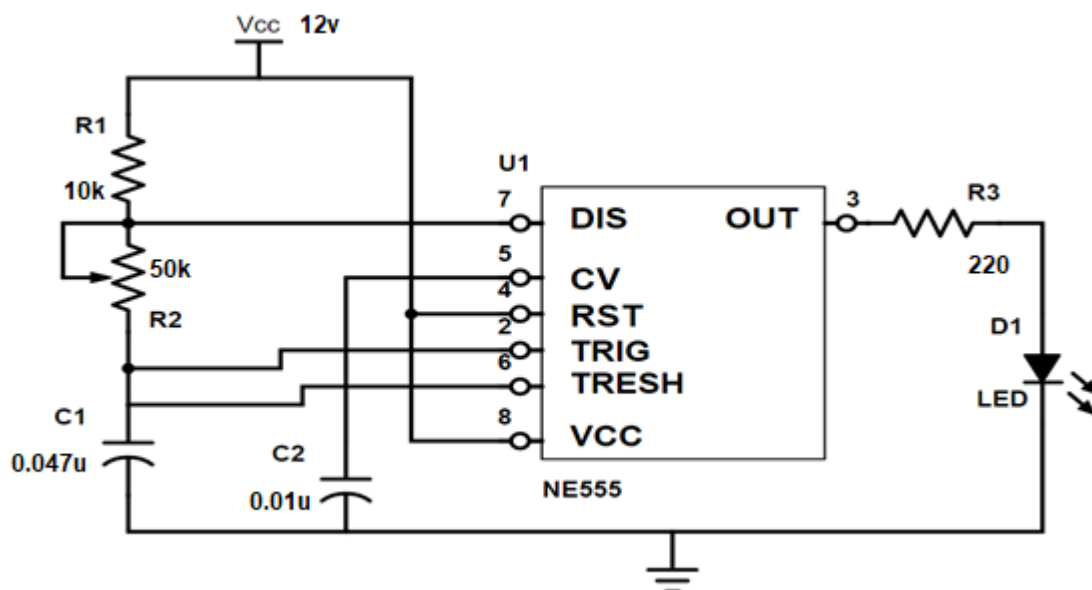


Рис.1.1. Принципова схема випромінювача

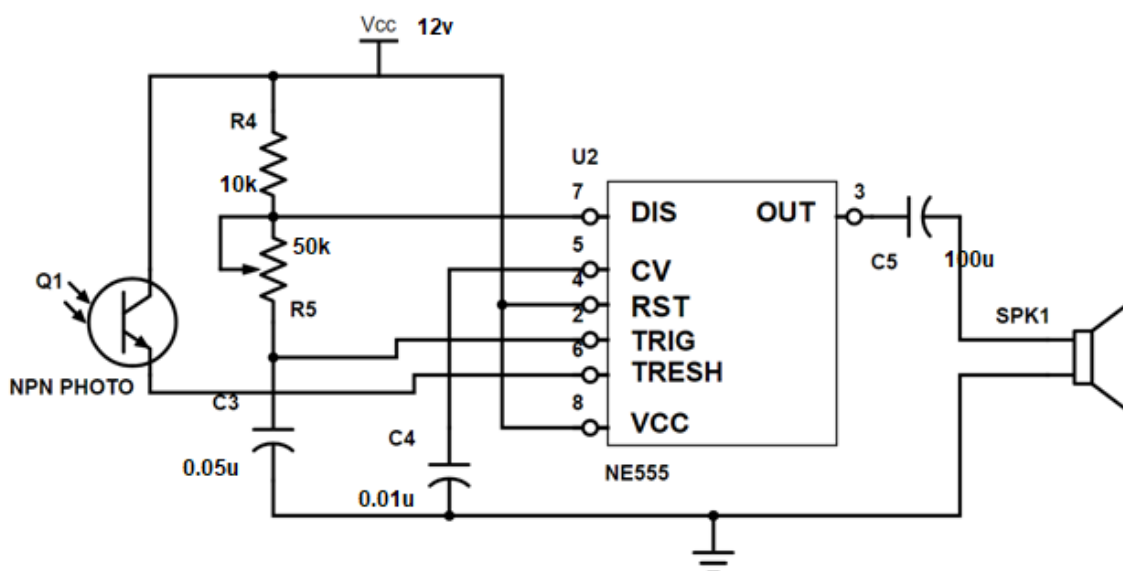


Рис.1.2. Принципова схема приймача

1.2. Принцип роботи NE555

Мікросхема NE555 – інтегральна схема, яка є пристроєм, що може формувати імпульси, як одиночні так і повторювальні, які мають стабільну характеристику в часі. На рис.1.3. наведена принципова схема таймера.

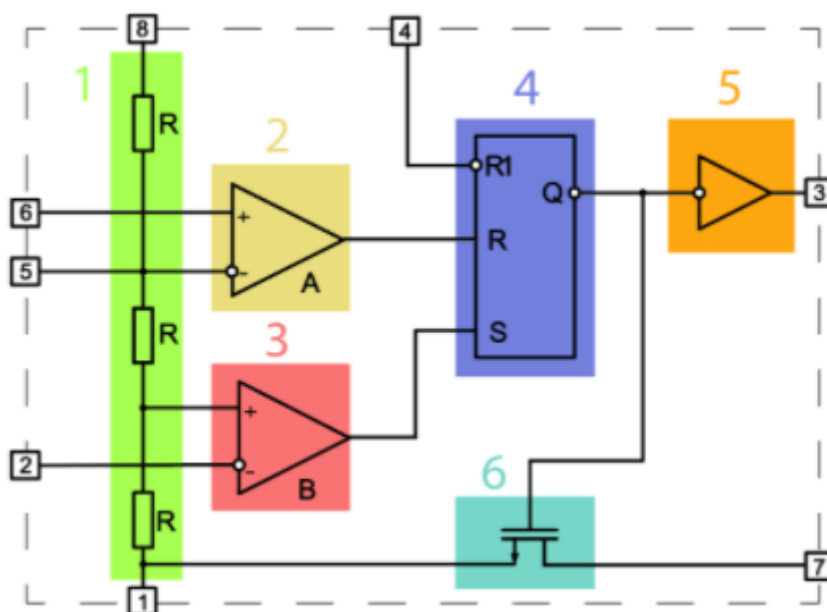


Рис.1.3. Принципова схема NE555

Умовно мікросхема NE555 складається з шести функціональних блоків:

- дільник напруги (1);
- два компаратора (2 і 3);
- RS-тригер (4);
- інвертується підсилювач потужності (5);
- транзистор з відкритим колектором на виході (6).

На вході знаходиться резистивний дільник напруги (1), який формує дві опорні напруги для компараторів (2 і 3). Вихідні контакти компараторів надходять на RS-тригер (4) з зовнішнім виводом для скидання, а потім на підсилювач потужності (5). Останнім вузлом є транзистор з відкритим колектором (6), який може виконувати кілька функцій, в залежності від поставленого завдання.

В таблиці 1 розглянемо всі 8 виходів схеми.

Таблиця 1.1. Призначення виводів NE555

№	Призначення
1	GND – земля
2	TRIG – запуск
3	OUT – вихід
4	RESET – скидання
5	CONT – контроль

6	THRES – зупинка
7	DISCH – розрядження
8	V _{cc} – живлення

1.3. Режими NE555

Таймер має декілька режимів роботи, а саме:

- Моностабільний режим (одновібратор) – в цьому режимі таймер виступає, як генератор «одиначних» імпульсів, тобто потрібно подавати сигнал низького рівня на другий вивід, тоді на 3-ому, ми отримаємо сигнал високого рівня. Рис. 1.4.

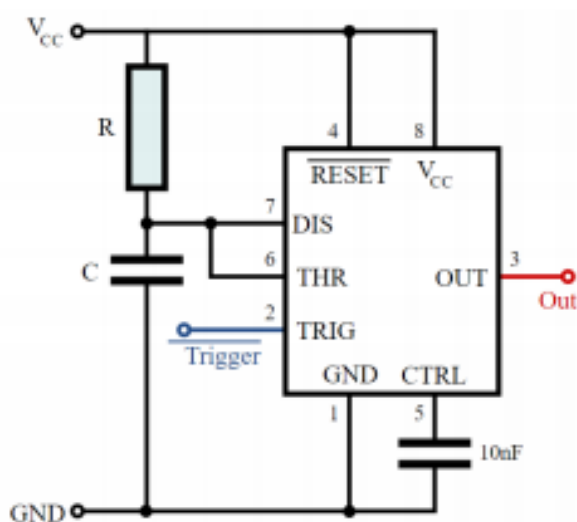


Рис.1.4. Схема моностабільного режиму 555 таймера

- Астабільний режим (мультивібратор) – в цьому режимі таймер видає безперервний потім прямокутних імпульсів, з певною частотою, яка залежить від значень резисторів R1, R2 та конденсатора C. Рис.1.5.

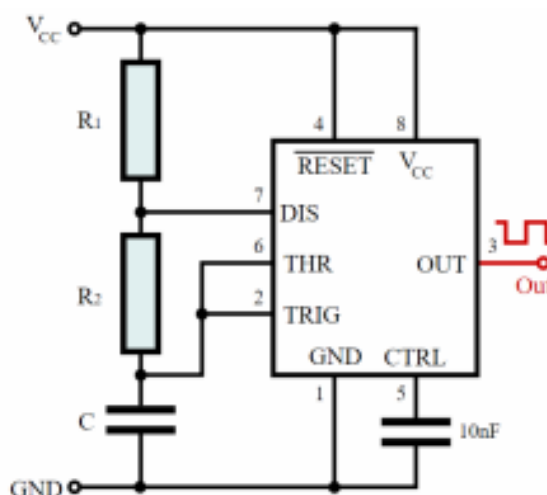


Рис.1.5. Астабільний режим 555 таймера

- Бістабільний режим (тригер Шмітта) – у цьому режимі таймер працює, як тригер.

1.4. Принцип роботи NE555 в режимі мултивібратора

Мултивібратор представляє собою генератор періодичних імпульсів прямокутної форми із заданою амплітудою, та певною тривалістю або частотою, залежно від поставленого завдання. Його відмінність від одновібратора полягає у відсутності потреби зовнішнього впливу, для нормального функціонування пристрою. Схема працює наступним чином. У момент подачі живлення конденсатор C_1 розряджений, що переводить вихід таймера в стан високого рівня. Потім C_1 починає заряджатися, набираючи ємність до верхнього граничного значення $2/3 V_{cc}$.

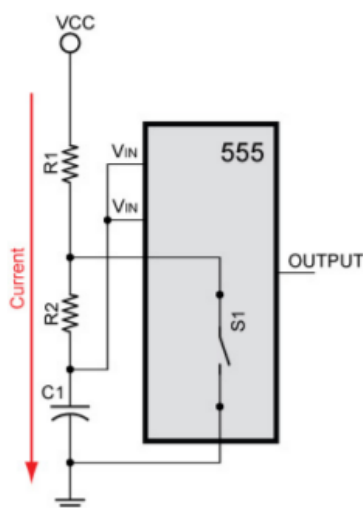


Рис. 1.6. Заряд конденсатору через резистори R_1 та R_2

Доки конденсатор C_1 заряджається через резистори R_1 та R_2 , таймер діє як відкритий перемикач. Під час заряджання конденсатора, вихід таймера знаходиться в стані високого рівня. Оскільки у момент подачі живлення конденсатор C_1 розряджений, то з'єднані виводи TRIG та THRES мають нульову напругу.

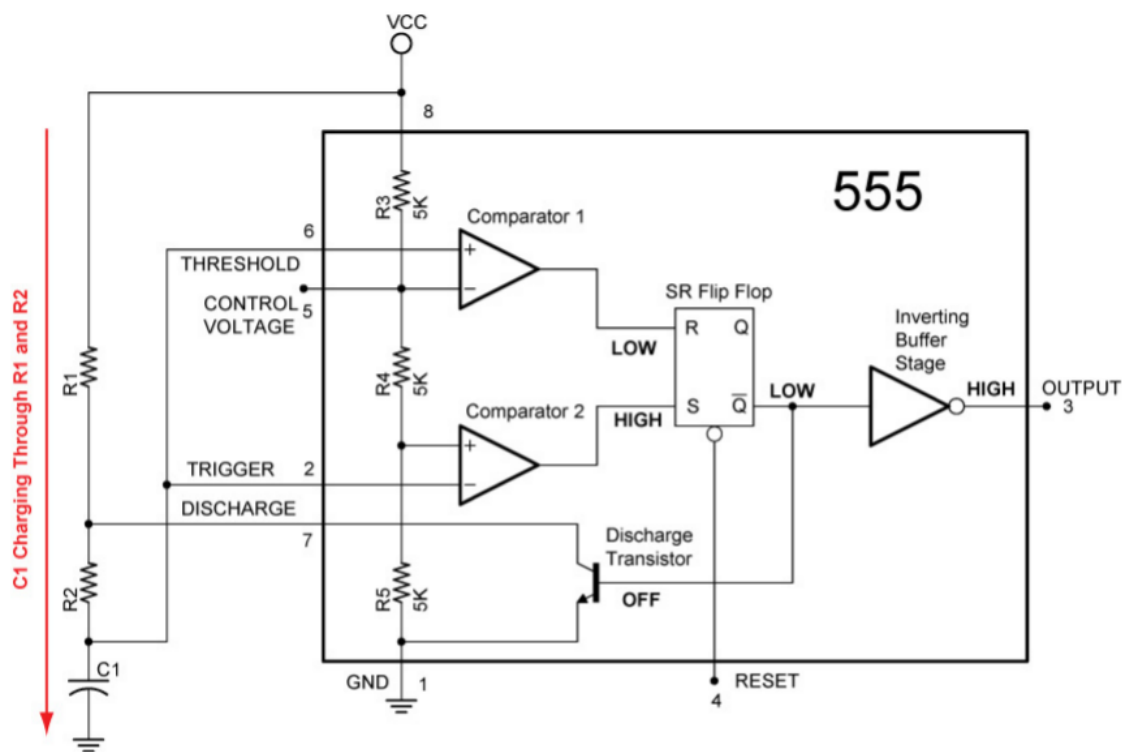


Рис. 1.7. Заряд конденсатору через резистори R_1 та R_2

Отже, доки конденсатор заряджається виводи TRIG та THRES мають напругу меншу за $2/3 V_{CC}$, вихід першого компаратора буде приймати низький рівень, оскільки на інвертуючому вході напруга буде більшою ($V_{IN} < 2/3 V_{CC}$), а вихід другого компаратора буду приймати високий рівень доки напруга на TRIG не стане більшою за $1/3 V_{CC}$ ($V_{IN} < 1/3 V_{CC}$).

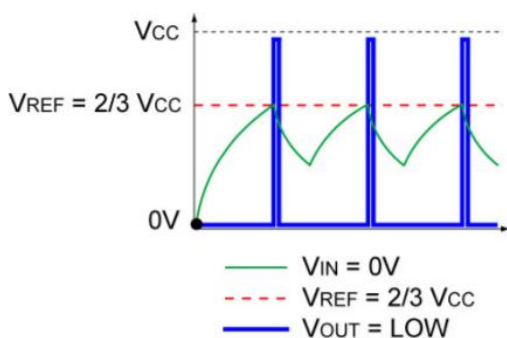


Рис. 1.8. Низький рівень на виході верхнього компаратора

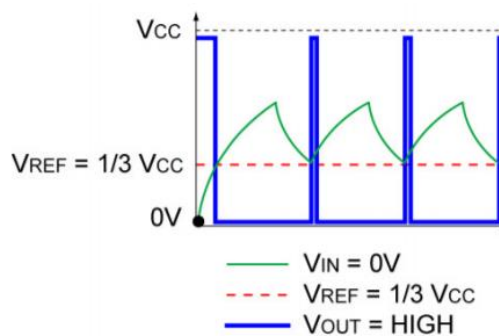


Рис. 1.9. Високий рівень на виході нижнього компаратора

Досягнувши порога тригер перемикається, і на виході з'являється низький рівень сигналу. Починається процес розряду конденсатора, який триває до нижнього порогового значення $1/3 V_{cc}$.

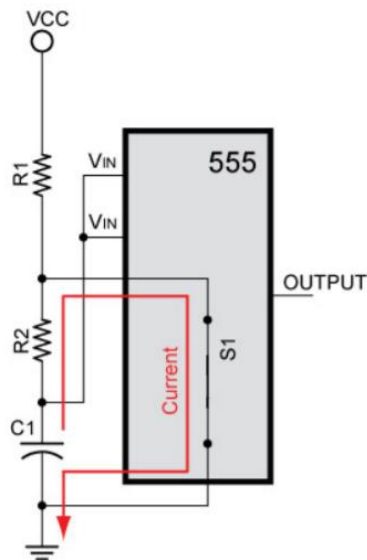


Рис. 1.10. Розряд конденсатору через резистор R_2

Коли напруга на конденсаторі досягає значення в $2/3 V_{cc}$, таймер спрацьовує як електронний перемикач і замикає конденсатор C_1 та резистор R_2 на землю. Конденсатор починає розряджатися тільки через резистор R_2 . Доки конденсатор розряджається вихід таймера перебуває у стані низького рівня.

Таблиця 1.2 Таблиця істинності перемикача Flip-Flop

SR Flip-Flop Truth Table			
Inputs		Outputs	
S	R	Q	\bar{Q}
0	0	No Change	
0	1	0	1
1	0	1	0
1	1	Undefined	

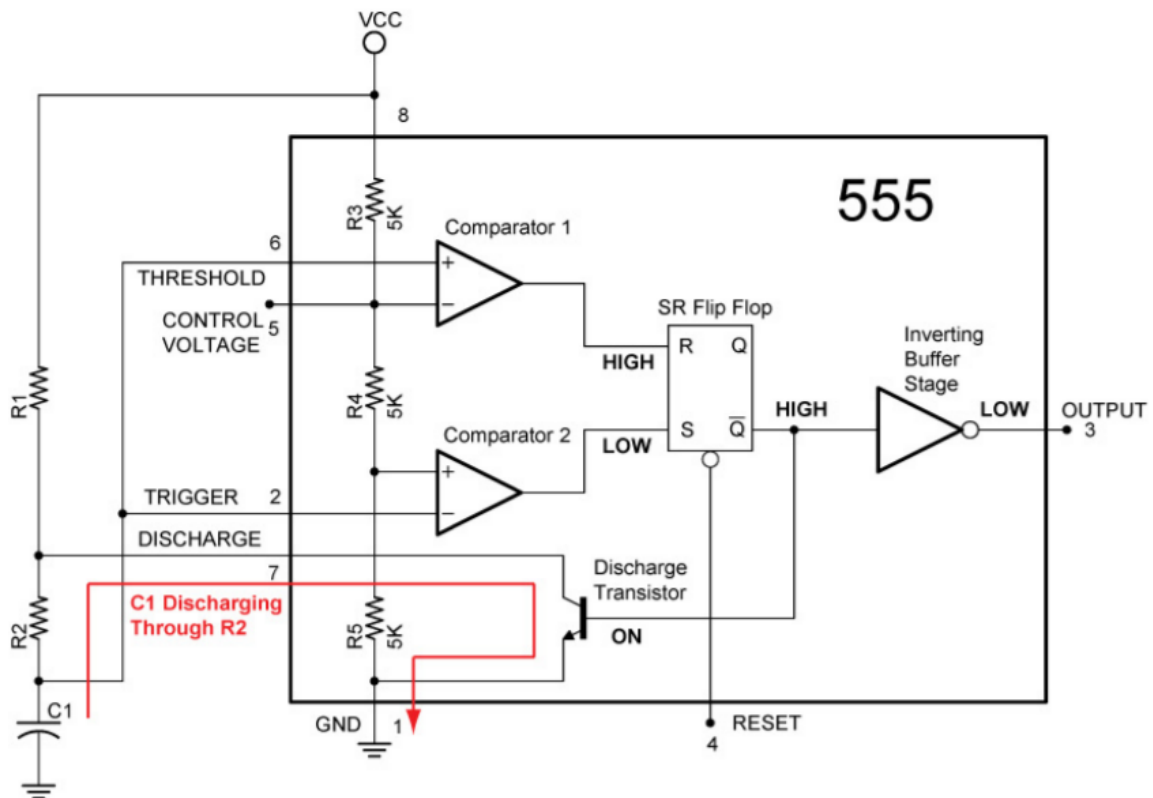


Рис. 1.11. Розряд конденсатору через резистор R_2

Розряд конденсатора призводить до зміни виходу верхнього компаратора на низький рівень. Доки конденсатор не розрядиться до напруги $1/3 V_{CC}$ стан виходу тригера не зміниться. При розряді до напруги $1/3 V_{CC}$ на виході другого компаратора встановиться високий рівень, що призведе до перемикання виходу SR Flip Flop в низький рівень, що в свою чергу призведе до вимкнення розрядного транзистору.

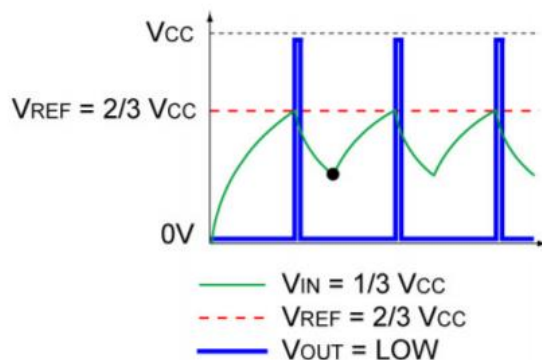


Рис. 1.12. Низький рівень на виході верхнього компаратора

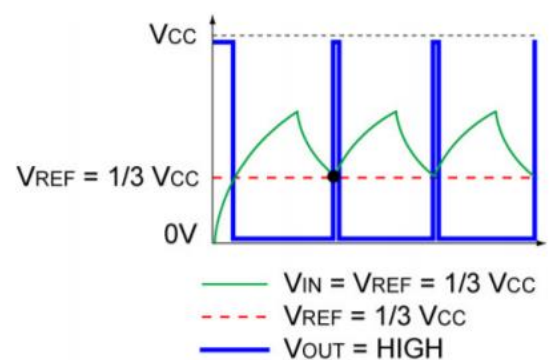


Рис. 1.13. Високий рівень на виході нижнього компаратора

Отже при досягненні рівня $1/3 V_{CC}$ відбувається зворотне перемикання, і на виході таймера встановлюється високий рівень сигналу. В результаті схема переходить в автоколивальний режим. Таким чином таймер буде повторювати цикл заряду/розряду між $1/3 V_{CC}$ та $2/3 V_{CC}$ виробляючи вихідну періодичну квадратну хвилю.

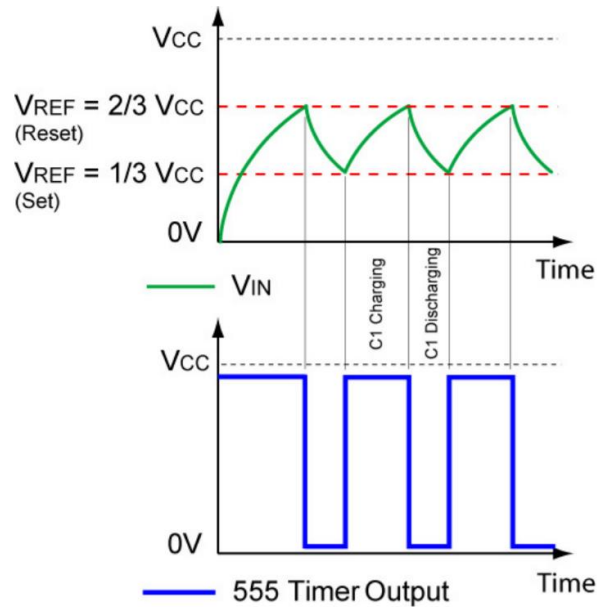


Рис. 1.14. Зв'язок між вхідною напругою V_{IN} та виходом таймера

РОЗДІЛ 2

Визначення характеристик, необхідних для вибору компонентів схеми

2.1. Визначення струмів і напруг

За допомогою симуляції в LTspice я визначу струми та напруги.

На рис. 2.1 зображена принципова схема в симуляції.

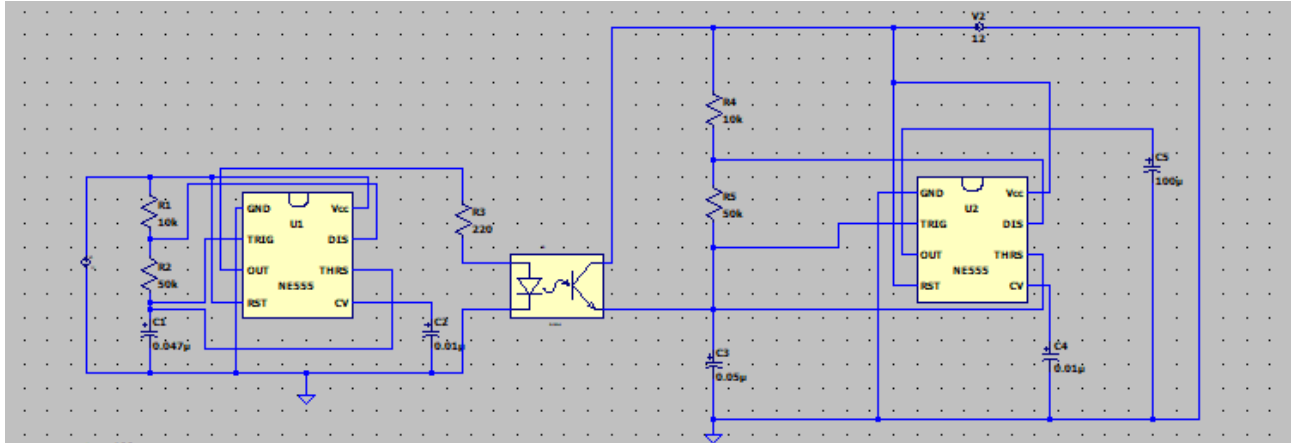


Рис. 2.1 Принципова схема в LTspice

Результати:

Елемент	Номінальне значення	I, мА	U, В
V1	12 В	5	11.99
V2	12 В	5	12
R1	10 кОм	1.19	11.99
R2	50 кОм	0.132	6.6
R3	220 Ом	46.8	10.3
R4	10 кОм	1.19	11.99
R5	50 кОм	0.125	6.29
C1	0.047 мкФ	0.13	7.92
C2	0.01 мкФ	$4 \cdot 10^{-14}$	8
C3	0.05 мкФ	40.48	11.96
C4	0.01 мкФ	$2.5 \cdot 10^{-13}$	8
C5	100 мкФ	$2.12 \cdot 10^{-12}$	11.99

Посилання на принципову схему детектора в симуляторі LTspice, яка розміщена в середовищі github:

<https://github.com/juliakotelenets/course-work>

РОЗДІЛ 3

Вибір електронних компонентів