# תרגיל בית 4

## תיאור התרגיל

בבקשה תקראו את הסעיפים הבאים תוך כדי סקירה של קוד השלד שמצורף לתרגיל. תיאור דרישות התרגיל מתייחס לשמות משתנים שנמצאים בקוד המצורף.

בתרגיל זה נממש תוכנית המדמה את תהליך התרגום של כתובת וירטואלית (Virtual/Logical Address) לכתובת פיזית (Physical Address) ע"י שימוש בטבלת מיפוי לינארית שטוחה. אנחנו נניח כי גודל הטבלה הוא 256 דפים, וכי כל דף הינו בגודל של 256 בתים (bytes).

כמו כן, אנו נממש מנגנון TLB פשוט, אשר ישמור תרגומים שנעשו בעבר. אפשר להניח כי טבלת ה- TLB תקפה לאורך כל ריצת התוכנית. בנוסף, יש לשים לב כי טבלת ה- TLB היא בעלת גודל סופי, ולכן הכתיבה אליה תתבצע באופן ציקלי TLB כל ריצת התוכנית. בנוסף, יש לשים לב כי טבלת ה- TLB היא בעלת גודל סופי, ולכן הכתיבה אליה תתבצע באופן ציקלי (cyclic) – כלומר, לאחר הכתיבה לתא האחרון בטבלה, נחזור ונדרוס את התא הראשון בטבלה בפעם הבאה שנכתוב לטבלה.

#### התוכנית מקבלת שני קבצים:

- המדומה main\_memory: קובץ זה הינו קובץ בינארי שנרצה לטעון לזכרון הפיזי main\_memory המדומה (לצורך התרגיל), ולקרוא ממנו ערכים.
  - 2. addresses.txt: קובץ זה הינו קובץ טקסט אשר מכיל כתובות וירטואליות לתרגום.

המשתמש שמריץ את התוכנית, מספק לה את שני הקבצים הנ"ל, ועל התוכנית לקרוא כתובות וירטואליות זו אחר זו מקובץ הכתובות, ועבור כל כתובת logical\_address לבצע את הפעולות הבאות:

- 1. לקדם את total\_addresses ב- 1 (אנו מונים את מספר הכתובת שאנו נדרשים למפות).
  - 2. לחשב את logical page באמצעות
- 3. לבדוק האם logical\_page נמצא ב- TLB. אם כן, אז יש להשתמש ב- physical\_page שנתון ע"י ה- TLB, ולקדם את tlb\_hits ב- 1.
  - 4. אם הדף הלוגי לא נמצא ב- TLB, אז נבצע את הפעולות הבאות:
- a logical\_page ממופה ע"י טבלת הדפים pagetable. אם הדף אינו ממופה ע"י הטבלה, אז logical\_page ממופה ע"י הטבלה, אז משמעות הדבר כי ספגנו page-fault exception, ולכן, נבצע את הפעולות הבאות:
  - .i. נקדם את page faults ב- 1.
  - ii. נגדיר את free page להיות ה- physical page שמתאים ל- logical page. נקדם את
  - ב- 1 (אנו מניחים שהדף הפיזי ה- 0 הוא הדף הראשון שמוקצה. הדף free\_page .iii הפיזי ה- 1 יהיה הדף הבא שיוקצה, וכן הלאה...). נעתיק את מקטע הזכרון שמתאים ל-
    - ב- logical\_page .iv אלמקטע הזכרון, BACKING\_STORE ב- logical\_page .iv .main memory ב- physical page
    - .v בעדכן את ה- pagetable, כך ש- logical page ממופה ל- physical page.
    - עם הצמד (TLB\_SIZE ב- 1, ונדרוס את התא במיקום) tlbindex ב- 1, ונדרוס את התא במיקום. blogical page, physical page
      - 5. נעתיק את ה- byte שמתאים לכתובת הפיזית המלאה מ- main memory למשתנה

# קומפילציה, הרצה ובדיקה

בקובץ ה- ZIP של התרגיל מסופקים לכם הקבצים הבאים:

- virtmem\_skeleton.c .1
- BACKING\_STORE.bin .2
  - addresses.txt .3

לנוחיותכם, שלד התרגיל כבר מכיל מימוש מינימלי, ועליכם רק להשלים את קטעי הקוד החסרים. אנא קראו את הקוד המצורף, והבינו כיצד לממש את האלגוריתם שמתואר לעיל.

יש להדר את התוכנית באמצעות הפקודה הבאה:

gcc -Werror -std=c99 virtmem.c -o virtmem

### :הגשה

ההגשה הינה אלקטרונית דרך Moodle. עקבו אחר השלבים הבאים:

- 1. עליכם ליצור קובץ zip (השתמשו ב-zip או gzip בלבד) בשם hw4\_id1\_id2 (השתמשו ב-zip מייצגים את מספרי תעודות הזהות של המגישים.
  - 2. תכולת קובץ ה zip צריכה להיות התכולה הבאה (ללא תתי ספריות!):
    - virtmem.c o
- קובץ בשם submitters.txt שמכיל את מספרי הזהות והשמות של מגישי התרגיל מופרדים על ידי
  פסיק במבנה הבא (לדוגמה):

Bill Gates, bill@microsoft.com, 123456789 Linus Torvalds, linus@gmail.com, 234567890

3. את קובץ ה- zip יש ליצור ע"י הרצת הפקודה הבאה:

zip hw4\_id1\_id2.zip virtmem.c submitters.txt

Moodle דרך zip -הגישו את קובץ