

## Semaine 2

### Stockage d'information

La conception du processeur continue avec l'intégration de la mémoire.

- Comment utiliser les portes logiques pour obtenir un état stable.
- Interconnecter ces portes pour obtenir de la mémoire
- À mesure que le circuit se complexifie, il devient nécessaire d'avoir une méthode de synchronisation (horloge)
- Connexion de l'unité de mémoire à l'additionneur.

### Lectures

- Chapitre 14 correspond aux *flip-flop* et génération d'horloge. À lire.
- Chapitre 16 correspond à la conception de mémoire à partir de *flip-flop*. À lire.

### Questions

1. Nommer les différents types de *flip-flop* vu, puis expliquer la différence entre celle-ci, en partant de la plus simple à la plus compliquée
2. Pourquoi, dans un circuit physique, est-il nécessaire d'utiliser une horloge ?