

Semaine 3

Automatisation

- Utilisation du compteur pour cycler dans la mémoire
- Architecture ayant deux blocs mémoires (un pour code, un pour les données)
- Mise en place d'opcode pour contrôler le flux de données
- Modification de l'architecture pour n'avoir qu'un bloc mémoire
- Découverte des opcodes essentiels pour avoir un processeur fonctionnel

Lectures

- Chapitre 17

Questions

1. Quel est le désavantage d'utiliser une architecture à deux RAM (une pour le code, une pour les données) par rapport à une architecture à une RAM ?
2. Pourquoi les sorties des deux *latches* sont reliées ensemble pour faire un seul bus ?
3. Faire le schéma bloc pour concevoir le *flag* zéro. Trouver les composantes nécessaires pour avoir une *flip flop* dont la sortie représente le *flag* zéro.
4. Fournir le code et l'espace mémoire permettant de faire l'opération suivante:
ABCDh+EF12h