

Pontifícia Universidade Católica de Minas Gerais
Instituto de Ciências Exatas e Informática
Curso de Ciência da Computação

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
02						
			01	G00	Preparação para o início de atividades	
	04	A01			Apresentação da disciplina - Introdução	
	05	A02			Modelo de computador - Representação de dados	
			07	G01	Guia 01	
	11	A03			Sistemas de numeração	
	12	A04			Representação inteira	
			14	G02	Guia 02	
	18	A05			Representação fracionária	
	19	A06			Complementos	
			21	G03	Guia 03	
	25	A07			Álgebra de proposições	
	26	A08			Circuitos lógicos combinacionais	
			28	G04	Guia 04	
03						
	04	A09			Simplificações de circuitos	
	05	A10			Simplificações de circuitos	
			07	G05	Guia 05	
	11	A11			Arquitetura de microprocessadores - LU	
	12	A12			Arquitetura de microprocessadores - AU	
			14	G06	Guia 06	
	18	A13			Arquitetura de microprocessadores - ALU	
	19	A14			Verificação 01 - Circuitos combinacionais	20
			21	G07	Guia 07	
			23	R01	Recuperação/Refação 01a	
	25	A15			Circuitos lógicos sequenciais	
	26	A16			Circuitos lógicos sequenciais	
			28	G08	Guia 08	
04						
	01	A17			Diagramas de Mealy e Moore	
			04	G09	Guia 09	
			07	T01	Artigo	(*)
	08	A18			Contadores assíncronos e síncronos	
	09	A19			Registradores	
			11	G10	Guia 10	
	15	A20			Arquitetura de microprocessadores - Modelo	
	16	A21			Arquitetura de microprocessadores - Memória	
			18	G11	Guia 11	
	22	A22			Arquitetura de microprocessadores - Desvios	
	23	A23			Arquitetura de microprocessadores - Instruções	
			25	G12	Guia 12	
	29	A24			Verificação 02 - Circuitos sequenciais	20
	30	A25			Arquitetura de microprocessadores - Endereçamento	

OBS.:

(*) Entrega especial.

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

Mês	Dia	T	Dia	P	Descrição	OBS.
05						
			05		Recuperação/Refação 02	
	06	A26			Arquitetura de microprocessadores - Pilha	
	07	A27			Arquitetura de microprocessadores - Funções	
			09	G13	Guia 13	
	13	A28			Arquitetura de microprocessadores - Integração	
	14	A29			Arquitetura de microprocessadores - Evolução	
			16	G14	Guia 14	
			18	ADA		05
	20	A30			Arquitetura de microprocessadores - Evolução	
	21	A31			Software básico	
			23	G15	Guia 15	(*)
	27	A32			Software básico	
	28	A33			Software básico	
			30	G16	Guia 16	
06						
	04	A34			Software básico	
			06	P01	Projeto 01	
	10	A35			Software básico	
	11	A36			Software básico	
			13	--	Divulgação de notas de atividades práticas + ADA	40
	17	A37				
	18	A38			Verificação 03 - Todos os assuntos	20
			20	--		
	24	A39			Revisão	
	25	A40			Reavaliação - Todos os assuntos	
			28		Divulgação de notas	
		04			Práticas investigativas (extra-classes)	
T		80		40	Totais	100

OBS.:

A Avaliação de Desempenho Acadêmico (ADA) quando houver, será agendada para todas as disciplinas.

ARQUITETURA DE COMPUTADORES I

PROPOSTA DE CRONOGRAMA

AULA	DATA	DISTRIBUIÇÃO DE AULAS DE TEORIA
01	04/02	Apresentação da disciplina - Introdução
02	05/02	Modelo de computador - Representação de dados
03	11/02	Sistemas de numeração
04	12/02	Representação inteira
05	18/02	Representação de ponto flutuante
06	19/02	Álgebra de proposições
07	25/02	Circuitos lógicos combinacionais
08	26/02	Simplificações de circuitos (VK-Maps)
09	04/03	Simplificações de circuitos (QM)
10	05/03	Arquitetura de microprocessadores - LU
11	11/03	Arquitetura de microprocessadores - AU
12	12/03	Arquitetura de microprocessadores - ALU
13	18/03	Verificação de aprendizagem 01
14	19/03	Circuitos lógicos sequenciais
15	25/03	Máquinas de Estados Finitos (FSM)
16	26/03	Máquina de Turing
17	01/04	Autômato de pilha
	02/04	Feriado
18	08/04	Diagramas de Mealy e Moore
19	09/04	<i>Latches e Flip-flops</i>
20	15/04	Contadores síncronos
21	16/04	Contadores assíncronos
22	22/04	Registradores (RTL)
23	23/04	Verificação de aprendizagem 02
24	29/04	Arquitetura de microprocessadores - Modelo
25	30/04	Arquitetura de microprocessadores - Memória
26	06/05	Arquitetura de microprocessadores - Controle
27	07/05	Arquitetura de microprocessadores - Desvios
28	13/05	Arquitetura de microprocessadores - Endereçamento
29	14/05	Arquitetura de microprocessadores - Pilha
30	20/05	Arquitetura de microprocessadores - Funções
31	21/05	Arquitetura de microprocessadores - Integração
32	27/05	Arquitetura de microprocessadores - Evolução
33	28/05	Arquitetura de microprocessadores - Evolução
	03/06	Feriado
34	04/06	Software básico
35	10/06	Software básico
36	11/06	Software básico
37	17/06	Software básico
38	18/06	Verificação de aprendizagem 03
39	24/06	Revisão
40	25/06	Reavaliação
		Práticas investigativas (extra-classes)
40	80 h-a	Aulas teóricas previstas e prática investigativa

Observações:

A proposta a seguir é passível de modificações, dependentes do aceite e sugestões do Colegiado do Curso e eventualidades. Lançamentos no SGA poderão ser alterados.

As avaliações e atividades práticas acompanharão o desenvolvimento da teoria.

As datas previstas para as avaliações **são provisórias. Não haverá qualquer avaliação, sem prévio anúncio em sala de aula e sem posterior confirmação.**

Exercícios entregues fora do prazo serão penalizados por um fator de depreciação mínimo de 0.50 semana em atraso, **até o limite de 03 semanas**, após o que **NÃO mais serão aceitos para fins de avaliação** somativa. No último mês letivo, o fator de depreciação será de 0.90, **para qualquer entrega fora do prazo**, independente do atraso.

Ao final de cada mês será providenciada a publicação de valores provisórios acumulados até então, a título de acompanhamento das atividades já avaliadas.

Proposta provisória para verificações de aprendizagem				
Teoria				pontos
	01	P1	avaliação somativa individual acumulativa	20
		P2	avaliação somativa individual acumulativa	20
		P3	avaliação somativa individual acumulativa	20
Subtotal			$P1(20) + P2(20) + P3(20)$	60
Prática				
	15	P4	atividades práticas semanais (mínimo) e	20
		P5	prática investigativa individual (projeto e artigo)	20
			Avaliação de Desempenho Acadêmico (ADA=05)	
Subtotal			$(P1+P2+P3)+(P4+P5)$	100
		P6	reavaliação (repositiva, se necessária)	20
Subtotal		P7	$P7 = \text{substituir}(P6, \text{menor}(P1, P2, P3, P4, P5))$	100
Total			$(P6 P7)$	100 pontos

As avaliações somativas e individuais serão aplicadas de forma incremental: parte menor do conteúdo já avaliado será revista, e a maior parte será relativa do conteúdo novo.

A Avaliação de Desempenho Acadêmica (ADA) será aplicada na data e na forma indicada pelo curso. O valor obtido nessa avaliação será incorporado em até 05 pontos. A data e as formas para aplicação serão definidas, oportunamente, pela Coordenação de Curso.

A reavaliação poderá incluir o reaproveitamento parcial de valores obtidos anteriormente. Todos os pontos reunidos nessa etapa terão caráter substitutivo, independente do valor final ser superior ou inferior ao já obtido. O reaproveitamento de avaliações sobre atividades práticas, terão prioridade sobre outras formas de avaliação.

Na eventual perda de alguma avaliação (**e apenas nas condições previstas no Manual do Aluno**), comunicar imediatamente ao professor, e apresentar petição justificada; caso aprovada, agendar a reposição (dentro do prazo de uma semana, se possível). **Em qualquer outro caso, a avaliação correspondente terá valor igual a zero** e a reposição de pontos somente poderá ser obtida mediante o processo de reavaliação descrito acima.