

HOP


version 2015.1.11

juniskw

February 07, 2015

Contents

■ ■ ■	1
■ ■ ■	1
■ ■ ■ ■ ■	1
■ ■ ■ ■	2
■ ■ ■ ■ ■	2
■ ■ ■ ■ ■	2
■ ■ ■ ■ ■	2
■ ■ ■ ■ ■	2
■ ■ ■ ■ ■ ■	3
■ ■ ■ ■ ■ ■	3
■ ■ ■ ■ ■	4
■ ■ ■ ■ ■ ■ ■ ■	4
■ ■ ■ ■ ■ ■ ■	4
■ ■ ■ ■ ■	5
■ ■ ■	5
■ ■ ■ ■ ■ ■ ■	5
■ ■ ■ ■ ■ ■ ■	5
■ ■ ■ ■ ■ ■ ■	6
■ ■ ■ ■ ■	6
■ ■ ■ ■ ■	6
■ ■ ■ ■ ■ ■	7
■ ■ ■ ■ ■	7
■ ■ ■ ■ ■	8
■ ■ ■ ■ ■ ■ ■ ■ ■ ■ ■ ■	8
■ ■ ■	8
■ ■ ■ ■ ■ ■ ■ ■ ■ ■	9
■ ■ ■ ■ ■	9
■ ■ ■ ■	9
■ ■ ■ ■	10

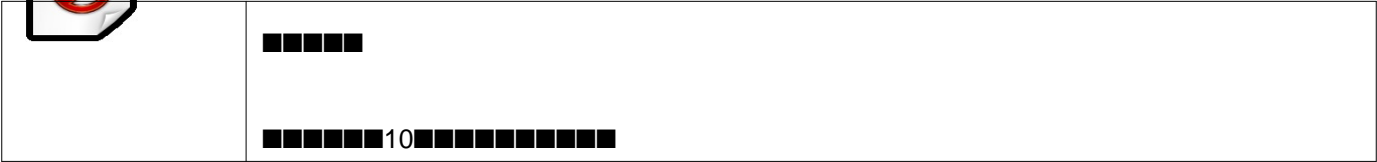
[illegible]





[illegible]

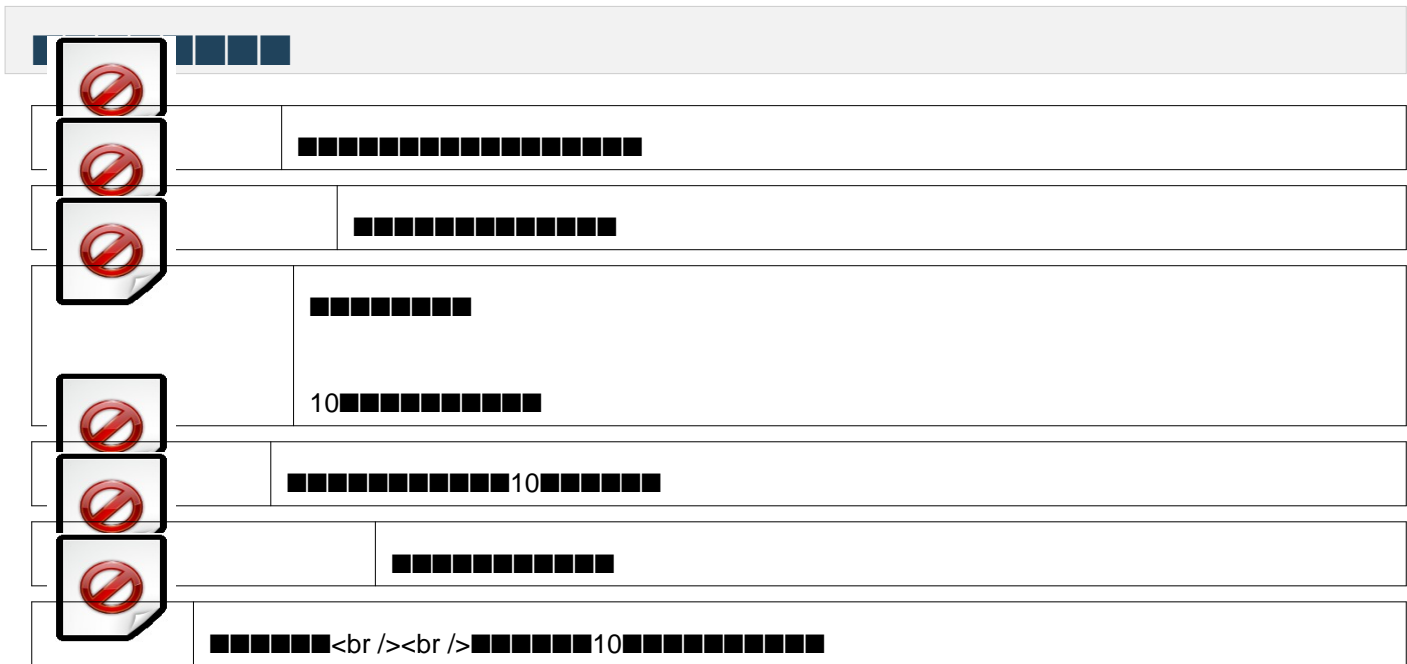
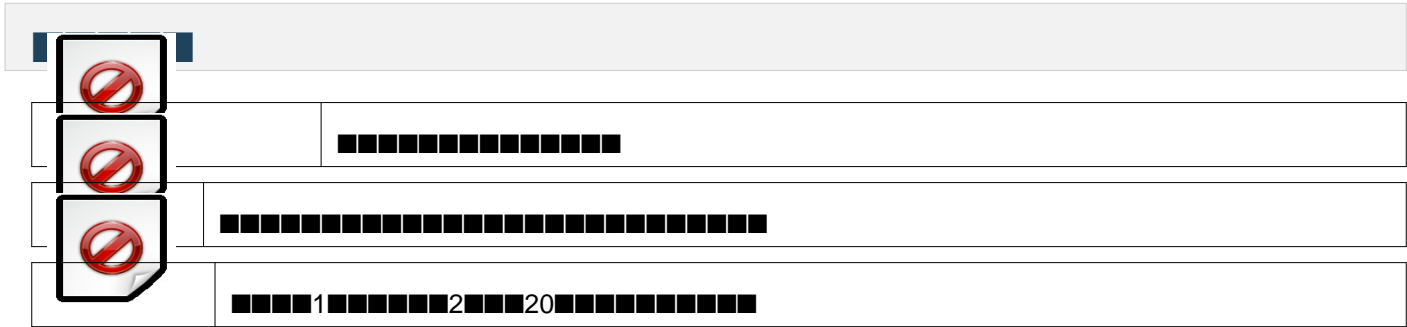
Diagram illustrating a 32-bit bus system with three 32-bit registers. The bus is labeled "32-bit bus". The registers are labeled "Register 1", "Register 2", and "Register 3". The values stored in the registers are:

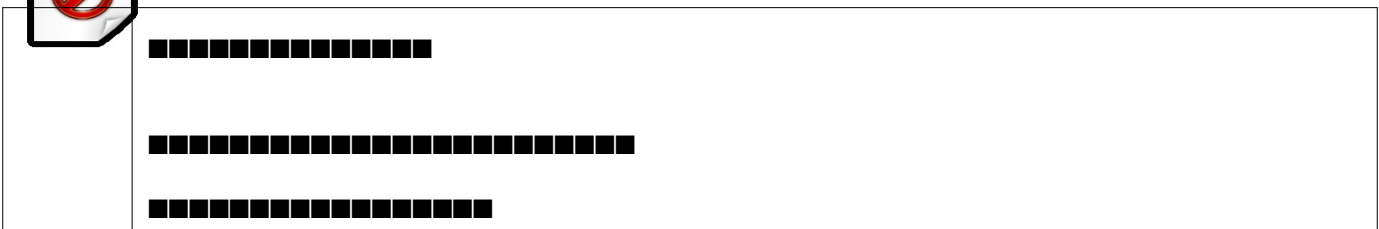
- Register 1: 00000001
- Register 2: 0000000000000000
- Register 3: 0000000100000000

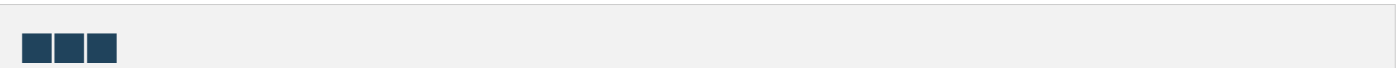
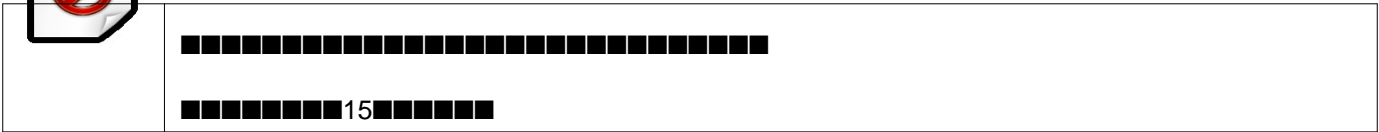
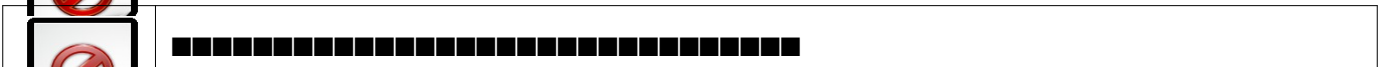
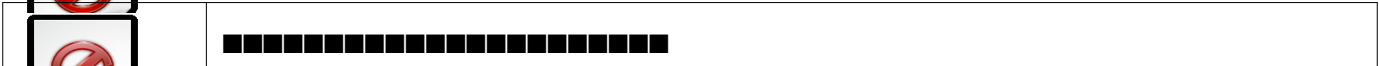
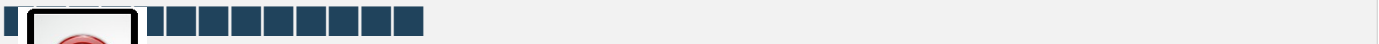
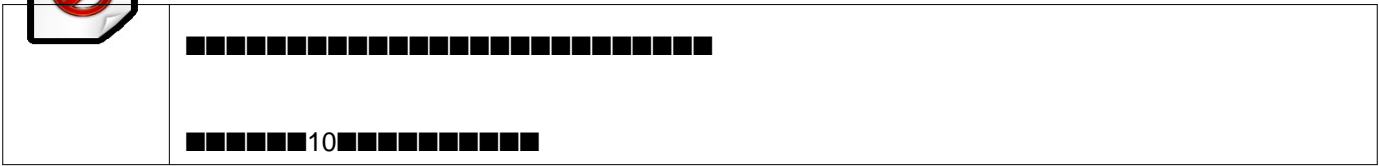
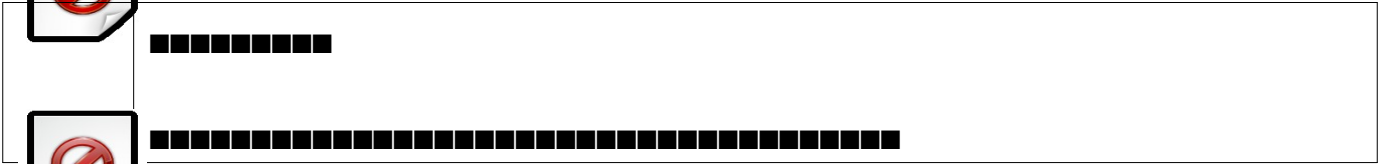
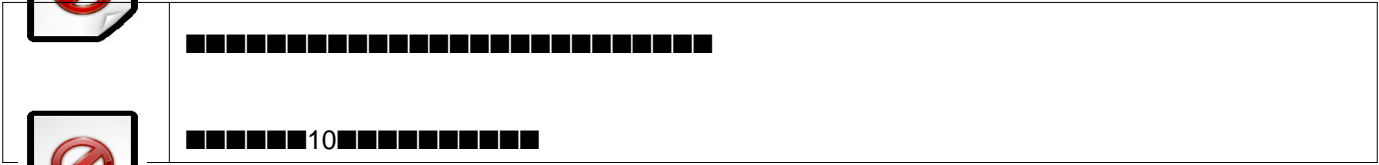
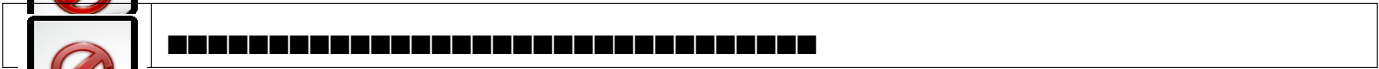
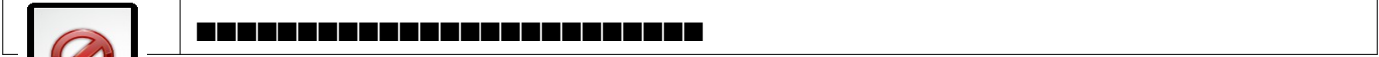
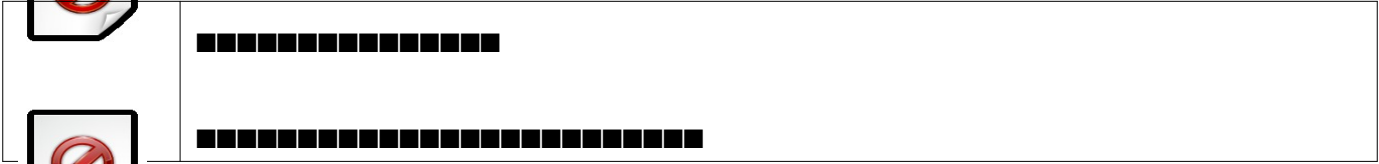
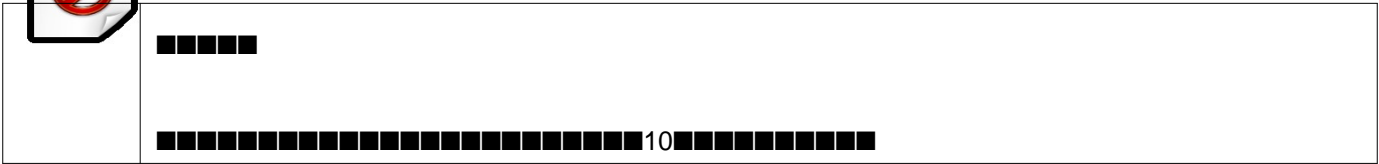
 Copyright © 2014 Pearson Education, Inc. All rights reserved.









[illegible]



	■■■■■■■■■■■■■■■■■■■■
	■■■■■■■■■■■■■■■■■■■■
	■■■■■■■■■■■■■■■■■■■■■■■■■■■■■■ ■■■■■■■■■■■■■■■■■■■■■■■■■■■■■■
	■■■■■1■■■■■■■■2■■■20■■■■■■■■■■■■■■■■■■■■

[illegible]



