

Instituto Federal de Santa Catarina – Campus Florianópolis

Departamento Acadêmico de Eletrônica



Eletrônica Digital I

Prof. Matheus Leitzke Pinto matheus.pinto@ifsc.edu.br

Lista de Exercícios -

Soma de Produtos

1) Obtenha a expressão em SdP e o circuito lógico correspondente de cada tabela verdade apresentada abaixo.

a)	A	В	Υ
,	0	0	1
	0	1	0
	1	0	0
	1	1	1

b)	A	В	Υ
,	0	0	1
	0	1	1
	1	0	0
	1	1	1

c)			
А	В	С	Υ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

d)			
Α	В	С	Υ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

Eletrônica Digital I pág.: 2

e)			
A	В	С	Υ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

f)			
Α	В	С	Υ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

g)				
Α	В	С	D	Υ
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0