

Instituto Federal de Santa Catarina – Campus Florianópolis

Departamento Acadêmico de Eletrônica



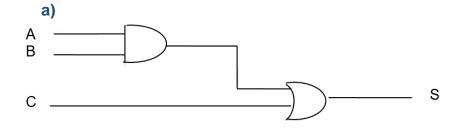
Eletrônica Digital I

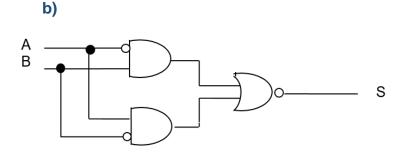
Prof. Matheus Leitzke Pinto matheus.pinto@ifsc.edu.br

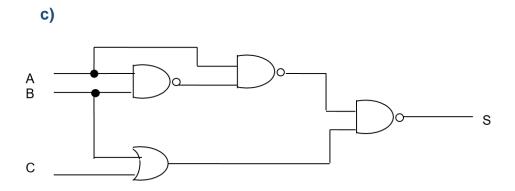
Lista de Exercícios -

Circuitos lógicos

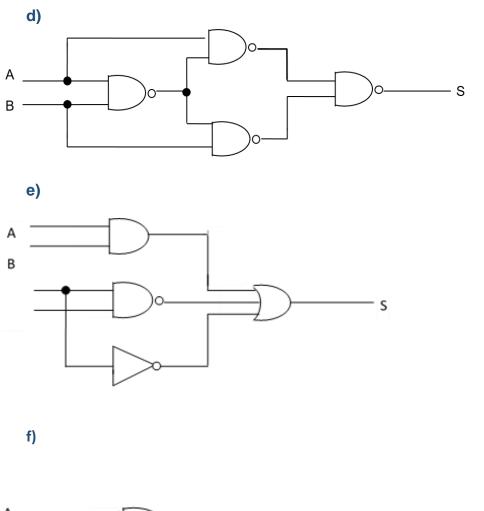
- 1) Chegue até o nível 50 no aplicativo "Make it true".
- 2) Por que os circuitos lógicos estudados aqui são chamados combinacionais?
- 3) Dados os circuitos lógicos abaixo, construa a tabela-verdade de cada.

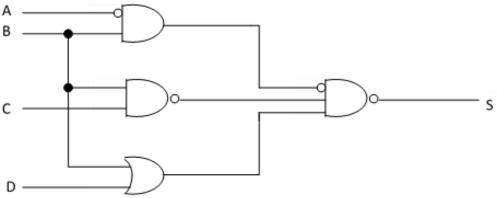






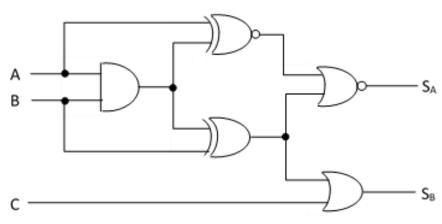
Eletrônica Digital I pág.: 2

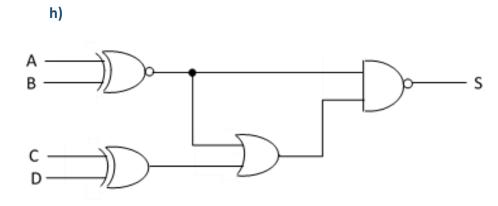


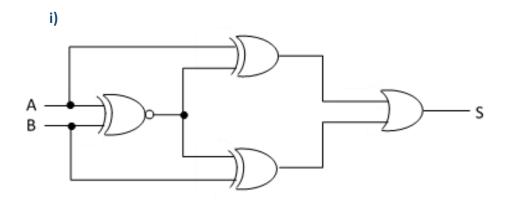


Eletrônica Digital I pág.: 3









Eletrônica Digital I pág.: 4

4) Monte os circuitos lógicos acima, utilizando os CIs disponíveis no Thinkercad.