

一、脉冲波形的产生与整形电路概述

• 1、矩形脉冲的获得方法

在同步时序电路中,作为时钟信号的矩形脉冲控制和协调整个系统的工作。

产生

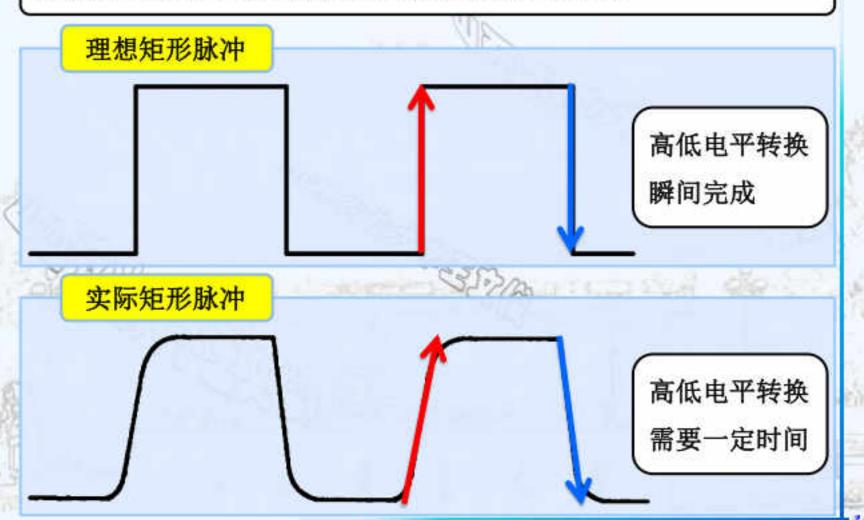
利用各种形式的多谐振荡电路直接产生所需要的矩形脉冲

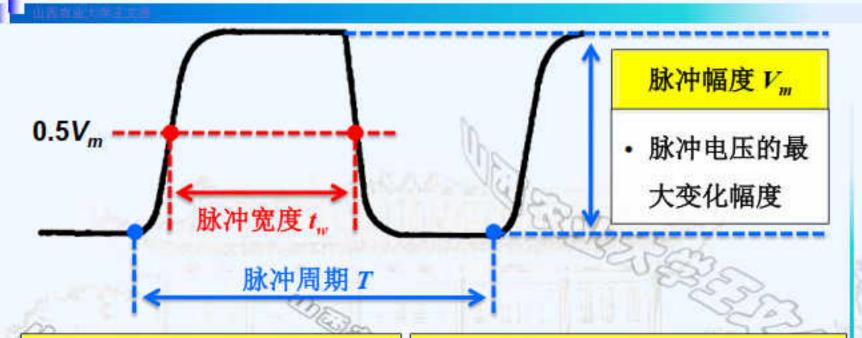
整形

 利用各种整形电路将已有的周期性变化波形变 换为符合要求的矩形脉冲

• 2、矩形脉冲的主要参数

时钟脉冲的特性直接关系到电路系统能否正常工作。





脉冲周期T

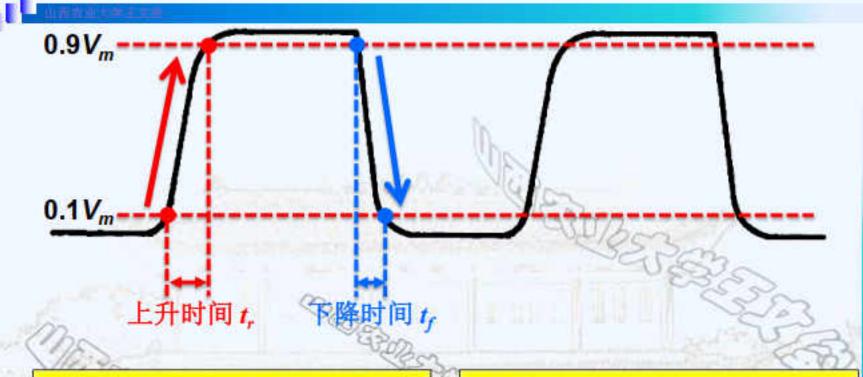
周期性重复的脉冲序列中,
 两个相邻脉冲间的时间间隔

脉冲宽度 #,,,

· 从脉冲前沿到达 $0.5V_m$ 起,到脉冲后沿到达 $0.5V_m$ 止的一段时间

占空比q

• 脉冲宽度与脉冲周期之比, $q=t_n/T$



上升时间 t_r

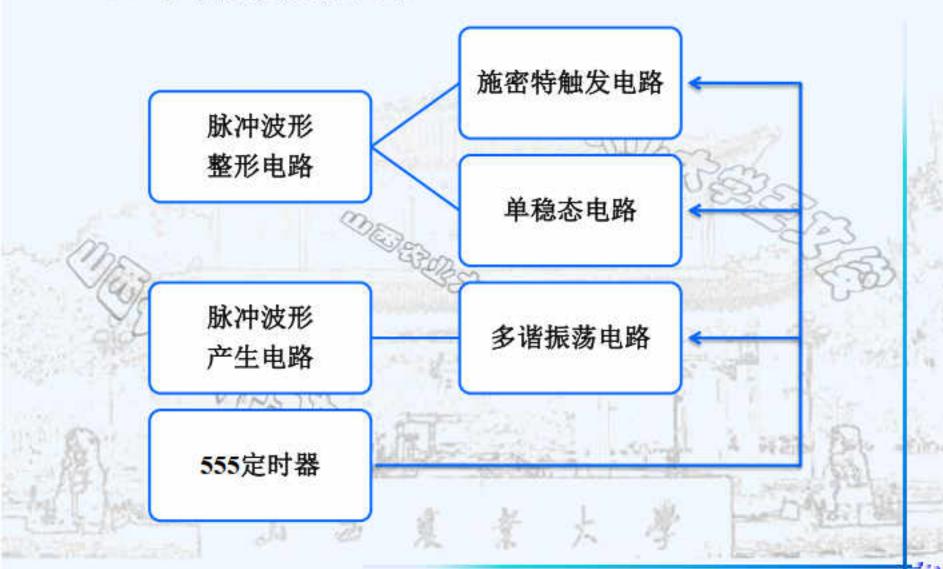
do do

· 脉冲上升沿从0.1V_m上升到 0.9V_m所需的时间

下降时间 t_f

脉冲下降沿从0.9V_m下降到
 0.1V_m所需的时间

• 3、本章所涉及的电路



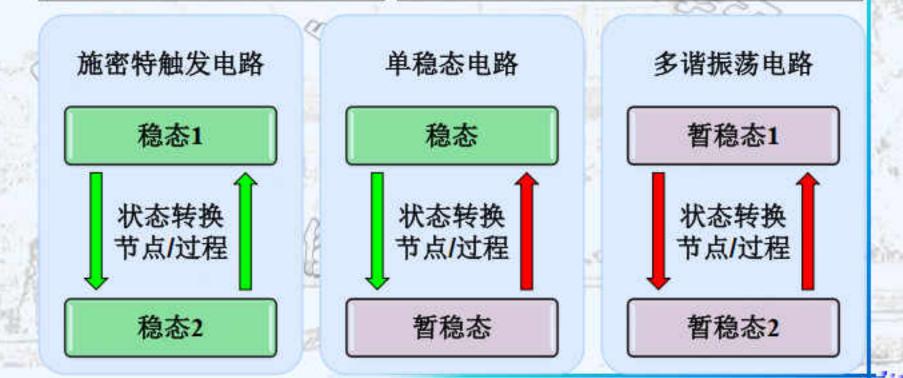
• 4、稳态与暂稳态

稳态

• 电路状态能够稳定存在

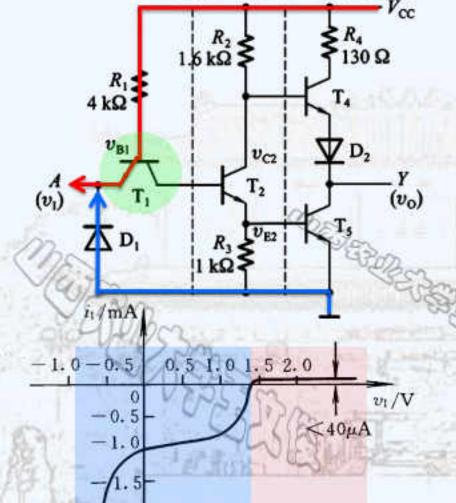
暂稳态

电路状态不能够稳定存在,经一定 时间后会自动跳转到其他状态

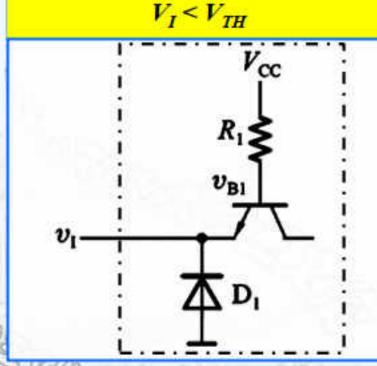


With a contract of

· 5、TTL电路输入等效电路

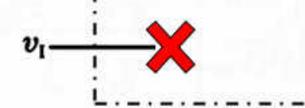


 $V_I < V_{TH}$ $V_I > V_{TH}$

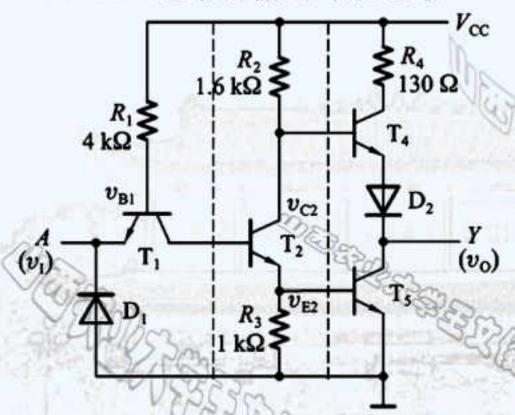




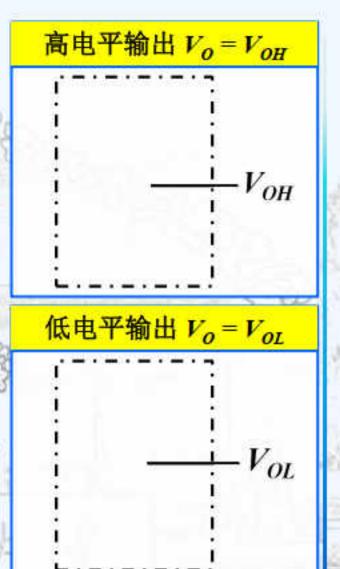
• 电流极小,近似为开路



· 6、TTL电路的输出等效电路

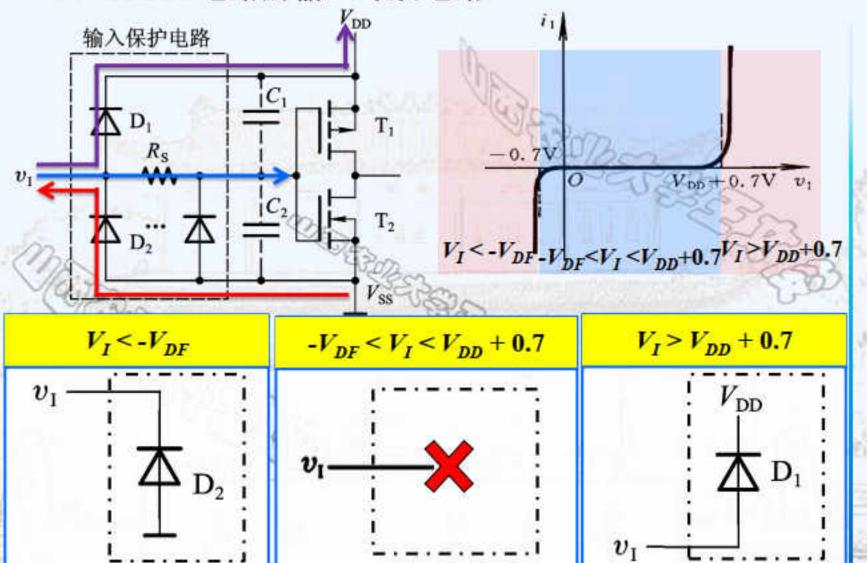


无论输出为高电平还是低电平,输出电阻都很小,在充放电等效电路中一般都可忽略不计。

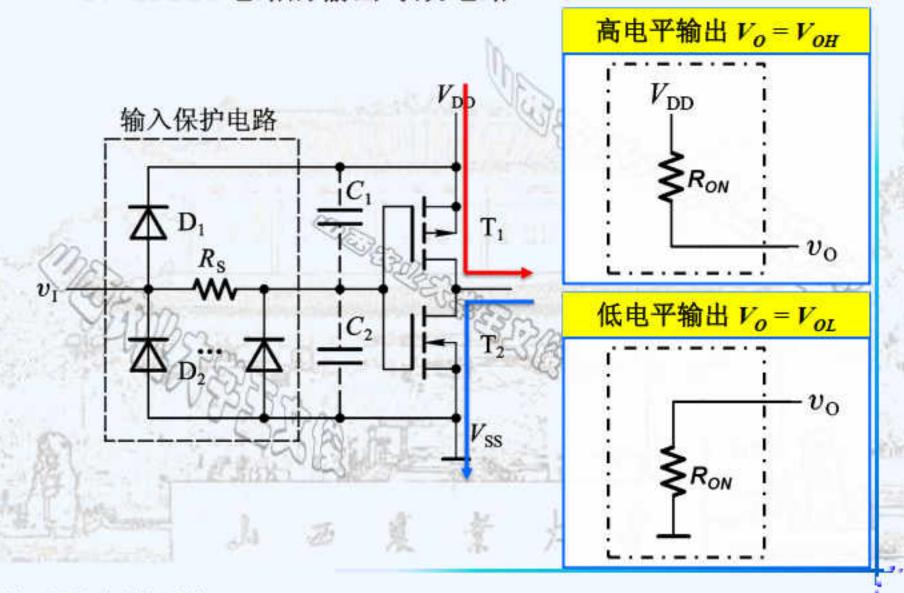


Name of Street

· 7、CMOS电路的输入等效电路



· 8、CMOS电路的输出等效电路



二、施密特触发电路

• 1、施密特触发电路的特点

施密特触发电路是脉冲波形变换中经常使用的一种电路。

滞回特性

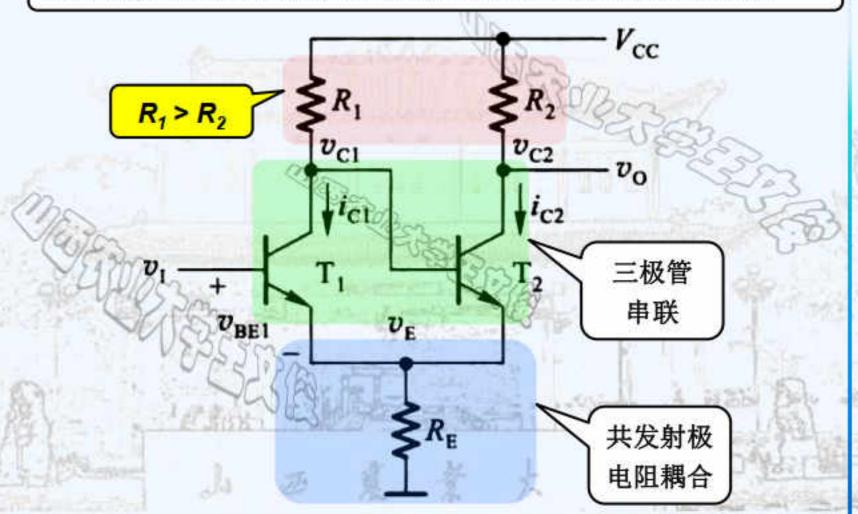
• 输入信号从低电平上升过程中电路状态转换时对应的输入转换电平 (V_{T+}) ,与输入信号从高电平下降过程中对应的输入转换电平 (V_{T-}) 不同。

正反馈

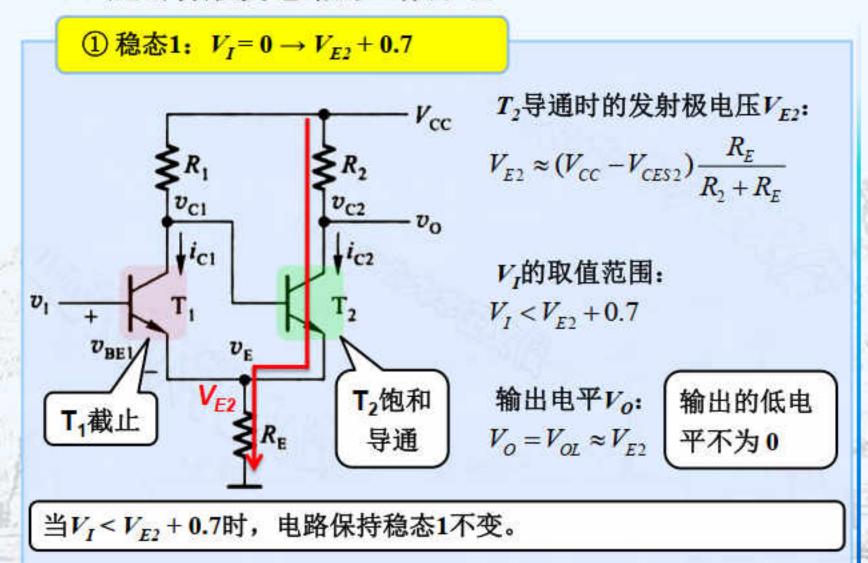
 在电路状态转换时,通过电路内部的正反馈过程使输出 电压波形的边沿变得很陡。

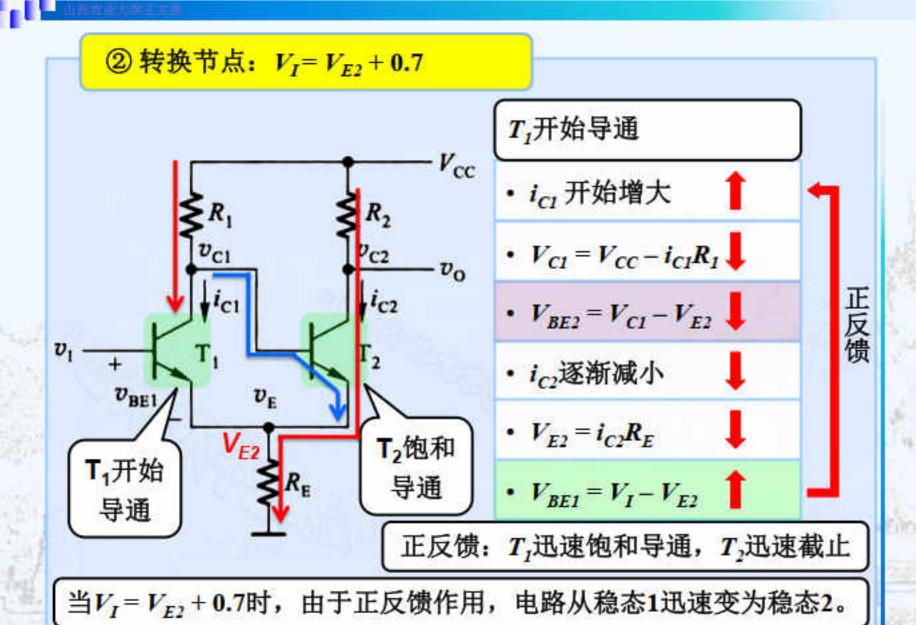
• 2、施密特触发电路的典型结构

施密特触发电路由共发射极电阻耦合的两级正反馈放大器构成。

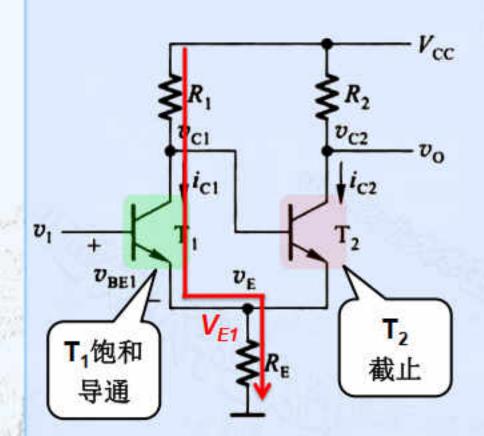


• 3、施密特触发电路的工作原理





③ 稳态2: $V_I > V_{E2} + 0.7$



T_1 导通时的发射极电压 V_{E1} :

$$V_{E1} \approx (V_{CC} - V_{CES1}) \frac{R_E}{R_1 + R_E}$$

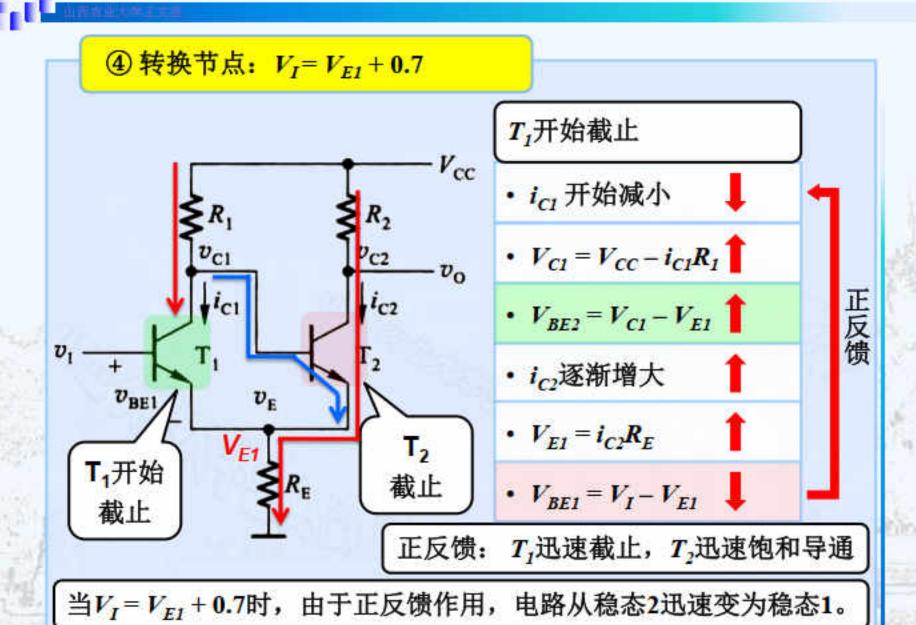
V_i的取值范围:

$$V_I > V_{E1} + 0.7$$

输出电平Vo:

$$V_O = V_{OH} \approx V_{CC}$$

当 $V_I > V_{E2} + 0.7$ 进入稳态后,只要满足 $V_I > V_{E1} + 0.7$,即可保持稳态



正向阈值电压 V_{I+}

 V_I上升过程中,电路状态发生 转换时对应的输入电平。

$$V_{E2} \approx (V_{CC} - V_{CES2}) \frac{R_E}{R_2 + R_E}$$
 $V_{T+} \approx V_{E2} + 0.7$

负向阈值电压 V_{T-}

 V_I下降过程中,电路状态发生 转换时对应的输入电平。

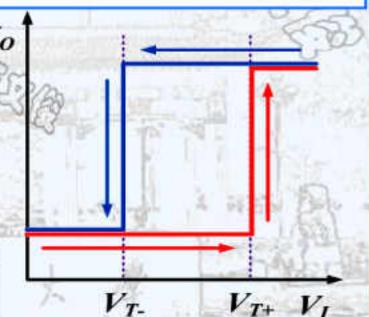
$$V_{E1} \approx (V_{CC} - V_{CES1}) \frac{R_E}{R_1 + R_E}$$

 $V_{T-} \approx V_{E1} + 0.7$

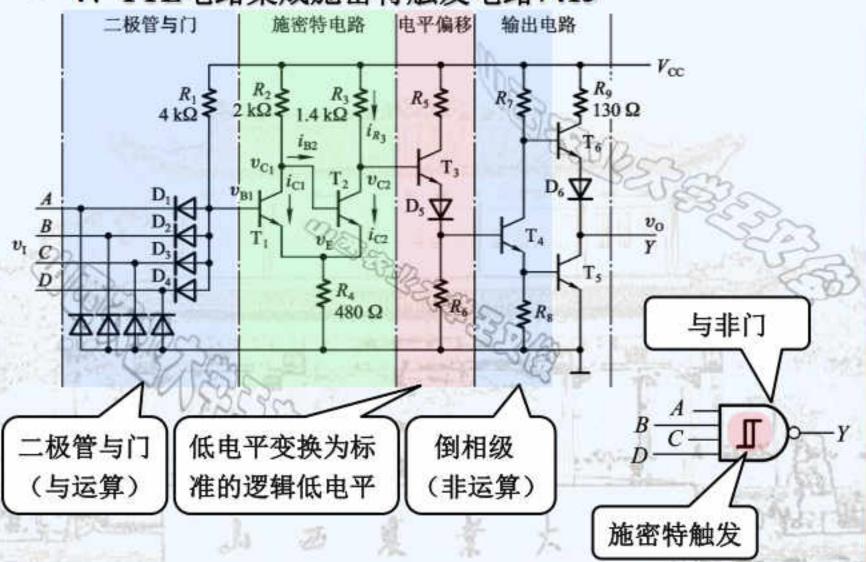
回差电压 △V_T

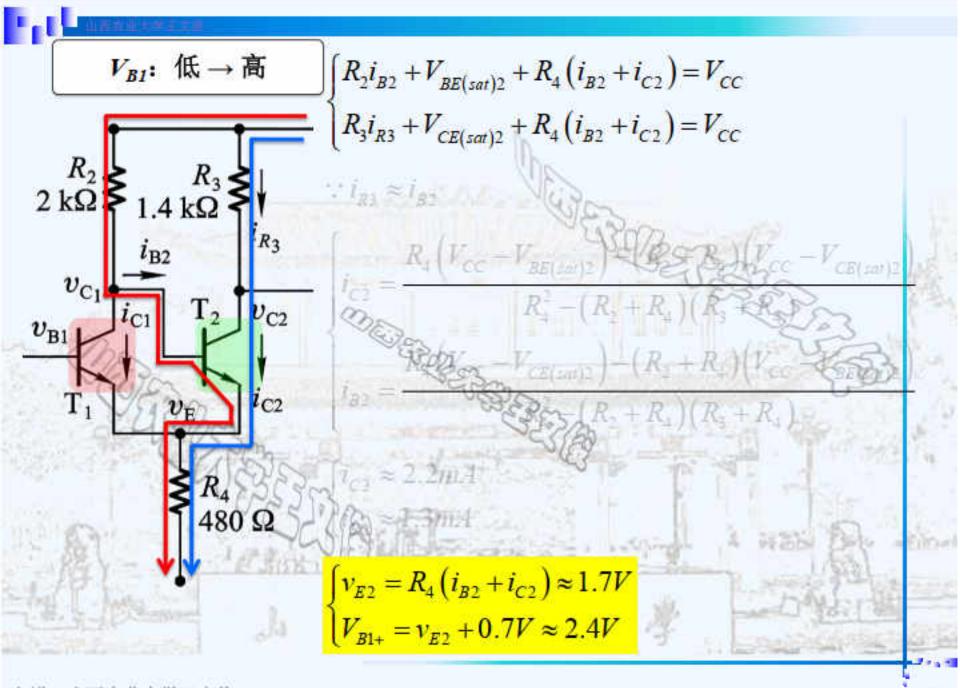
 正向阈值电压与负向阈值电压 之差的绝对值。

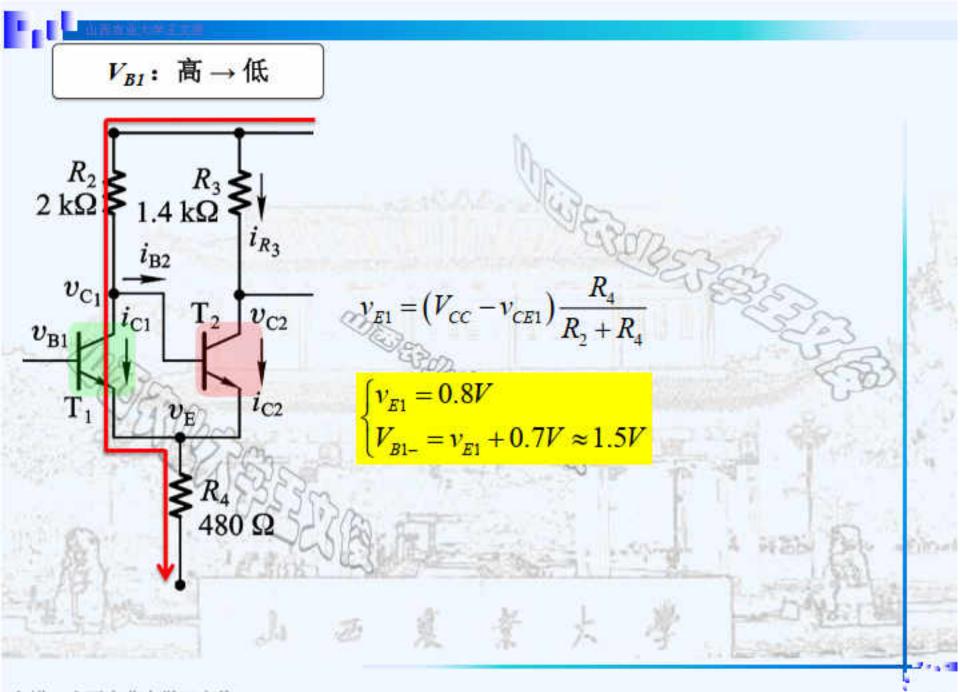
$$\Delta V_T = |V_{T+} - V_{T-}|$$

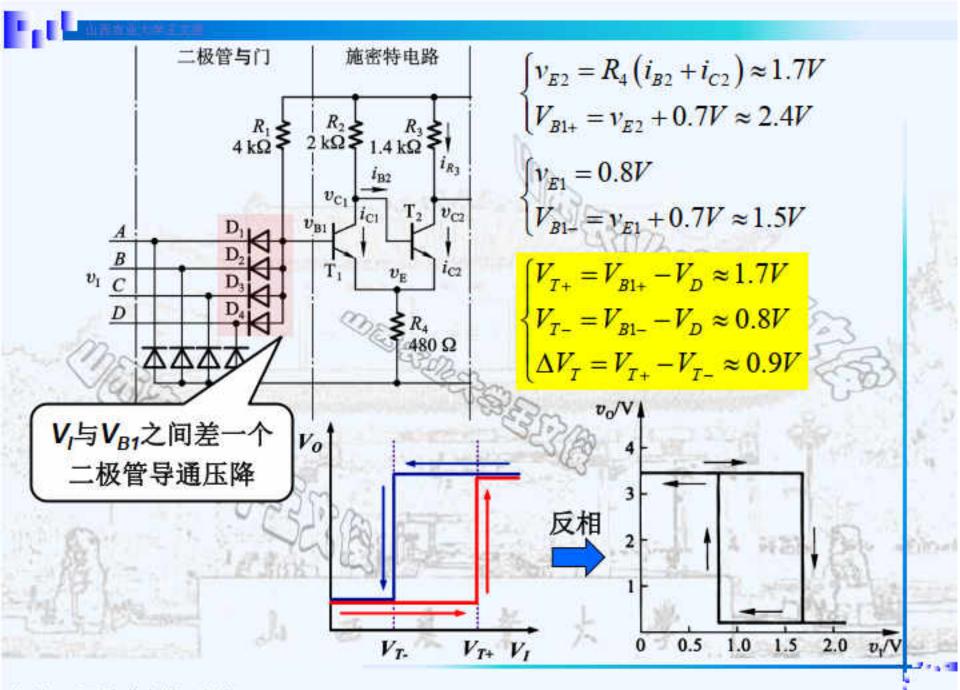


· 4、TTL电路集成施密特触发电路7413





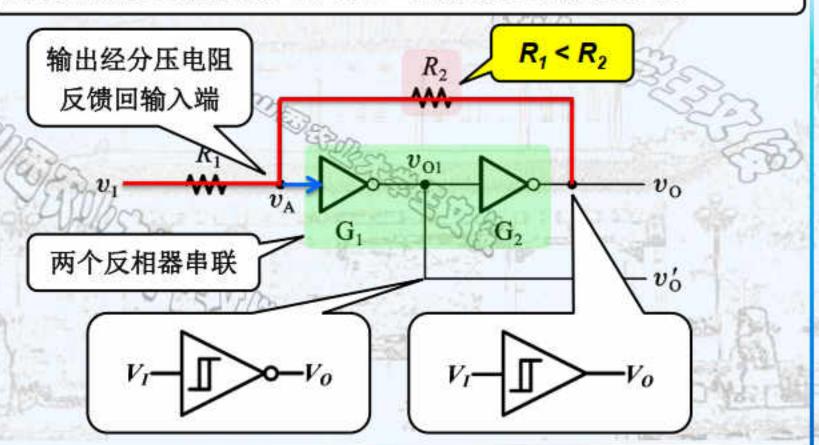




三、用门电路组成的施密特触发电路

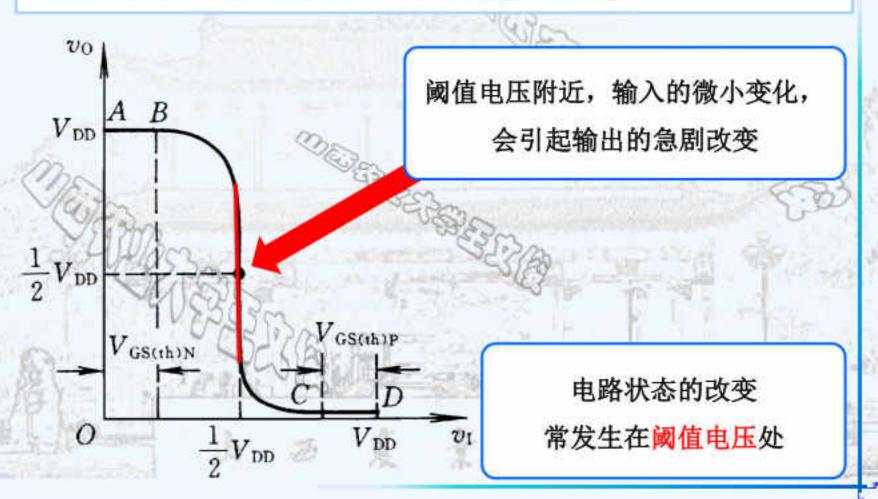
1、电路结构

凡是具有施密特触发特性的电路,都称为施密特触发电路。



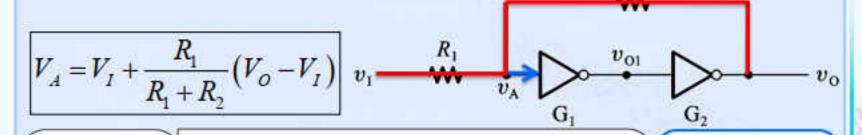
反相器 G_1 、 G_2

• 假定为CMOS反相器电路,阈值电压 $V_{TH} \approx 0.5 V_{DD}$



2、工作原理





假设初值 $V_o = 0$

$$V_A = \frac{R_2}{R_1 + R_2} V_I < \frac{1}{2} V_{DD} = V_{TH}$$

假设初值
$$V_A = \frac{R_1}{R_1 + R_2} V_{DD} + \frac{R_2}{R_1 + R_2} V_I > \frac{1}{2} V_{DD} = V_{TH}$$

无论输入V_i如 何改变, 均不 会改变电路状 态, 电路处于 自锁状态。

为保证电路正常工作,要求 $R_1 < R_2$ 。

① 稳态1:
$$V_A = 0 \rightarrow V_{TH}$$

$$V_{A} = V_{I} + \frac{R_{1}}{R_{1} + R_{2}} (V_{O} - V_{I}) \quad v_{1} = V_{A} + \frac{R_{1}}{R_{1} + R_{2}} (V_{O} - V_{I}) \quad v_{2} = 0$$

$$V_{A} < V_{TH} \quad V_{O1} \approx V_{DD} \quad V_{O} \approx 0$$

V,的取值范围:

$$V_A = \frac{R_2}{R_1 + R_2} V_I < V_{TH} \qquad \square \qquad \bigvee V_I < \left(1 + \frac{R_1}{R_2}\right) V_{TH}$$

当
$$V_I < \left(1 + \frac{R_1}{R_2}\right) V_{IH}$$
时,电路保持稳态1(低电平输出)不变。

A STATE OF



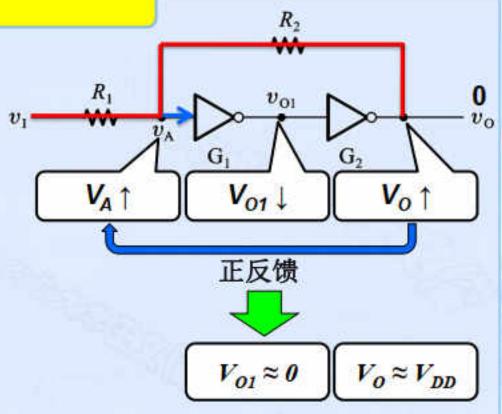
$$V_A = V_I + \frac{R_1}{R_1 + R_2} (V_O - V_I)$$
 $v_1 - \frac{R_1}{W}$

V,的取值:

$$V_{A} = \frac{R_{2}}{R_{1} + R_{2}} V_{I} = V_{TH}$$



正向 阈值 电压 $V_{T+} = \left(1 + \frac{R_1}{R_2}\right)V_{TH}$



当
$$V_{T+} = \left(1 + \frac{R_1}{R_2}\right) V_{TH}$$
 时,正反馈作用使电路从稳态1迅速转变为稳态2。

1,14

③ 稳态2: V_A > V_{TH}

$$V_{A} = V_{I} + \frac{R_{1}}{R_{1} + R_{2}} (V_{O} - V_{I}) \quad v_{1} = V_{A} + \frac{R_{1}}{R_{1} + R_{2}} (V_{O} - V_{I}) \quad v_{2} = V_{DD} = 2V_{TH}$$

$$V_{A} > V_{TH} \quad V_{O1} \approx 0 \quad V_{O} \approx V_{DD}$$

V,的取值范围:

$$V_{A} = V_{I} + \frac{R_{1}}{R_{1} + R_{2}} \left(2V_{TH} - V_{I} \right) > V_{TH}$$

当
$$V_I > \left(1 - \frac{R_1}{R_2}\right) V_{IH}$$
时,电路保持稳态2(高电平输出)不变。





$$V_A = V_I + \frac{R_1}{R_1 + R_2} (V_O - V_I)$$
 $v_1 - \frac{R_1}{W}$

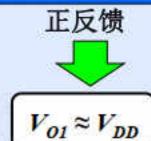


V,的取值:

$$V_A = V_I + \frac{R_1}{R_1 + R_2} (2V_{TH} - V_I) = V_{TH}$$



负向
阈值
电压
$$V_{T-} = \left(1 - \frac{R_1}{R_2}\right)V_{TH}$$



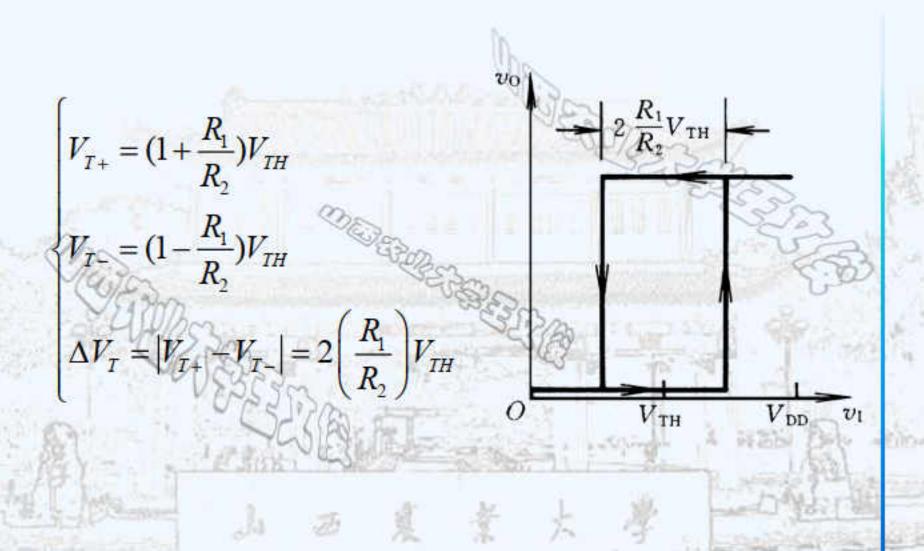
V₀₁ ↑

 $V_o \approx 0$

 $V_{DD} - v_{o}$

当
$$V_{T-} = \left(1 - \frac{R_1}{R_2}\right) V_{TH}$$
 时,正反馈作用使电路从稳态2迅速转变为稳态1。

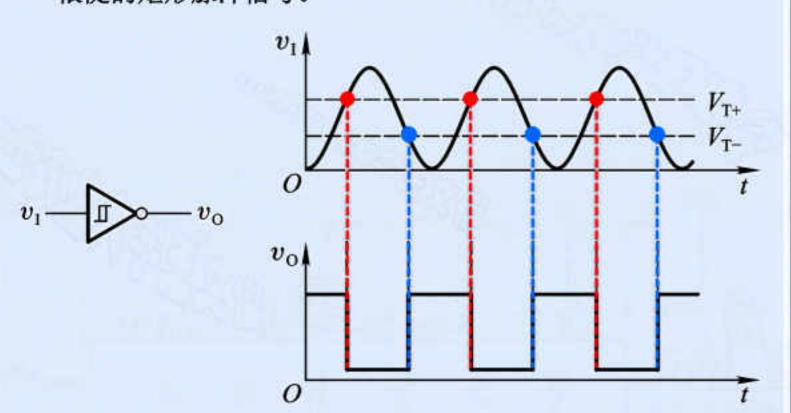
i i



• 3、施密特触发电路的应用

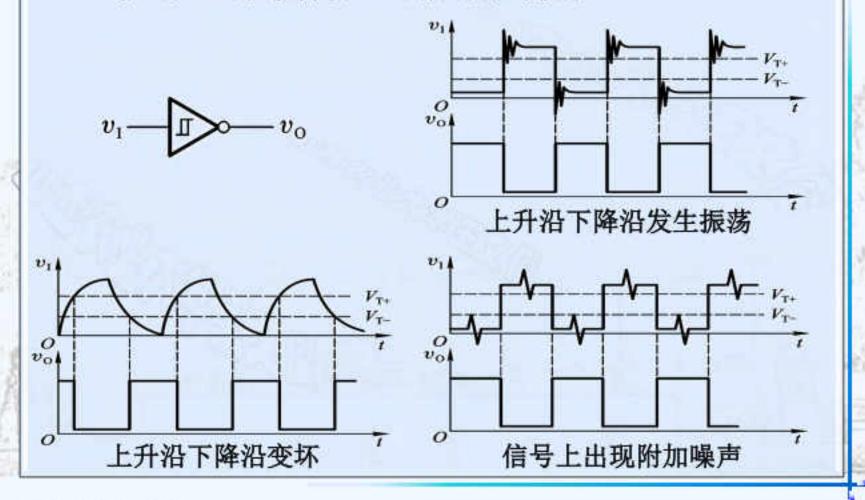
①用于波形变换

 利用正反馈作用,将边沿变换缓慢的周期性信号变为边沿 很陡的矩形脉冲信号。



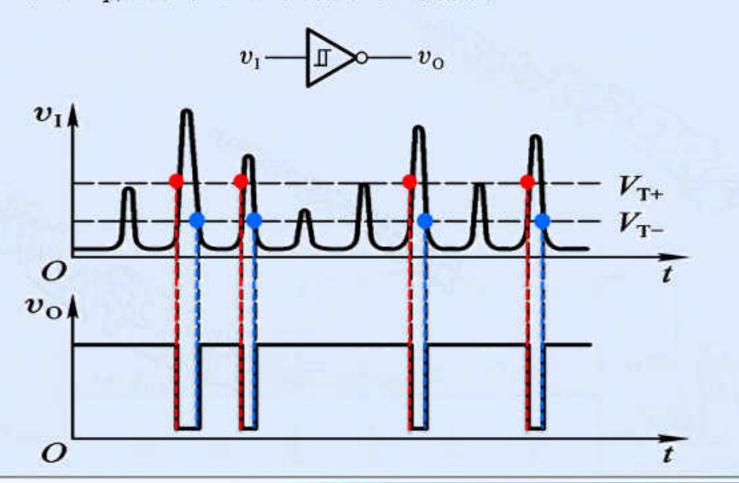
② 用于脉冲整形

矩形脉冲经传输后往往发生波形畸变,通过施密特触发电路整形,可以获得较理想的矩形脉冲波形。



③ 用于鉴幅

• 施密特触发器能从一系列幅度各异的脉冲信号中,将幅度大于 V_{T+} 的脉冲选出,具有脉冲鉴幅能力。

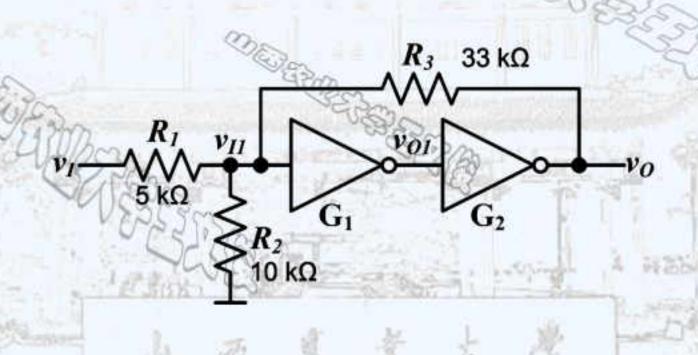


四、施密特触发电路的分析方法

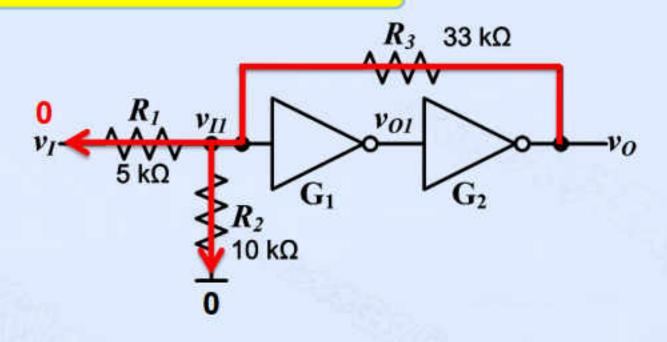
- ①低电平输入的电路状态
- 确定输入为0时的电路状态,确定电路中各点电压值。
- ② 找上升过程的状态转换点
- 找出输入电压上升过程中, 电路状态转换的关键控制点。
- ③ 计算正向阈值电压 VT+
- 计算控制点电压引起电路状态变化时所对应的输入电压,即正向阈值电压V_{T+}。

- ④ 高电平输入的电路状态
- · 确定输入高于 V_{T+} 时的电路状态,确定电路中各点电压值。
- ⑤找下降过程的状态转换点
- 找出输入电压下降过程中, 电路状态转换的关键控制点。
- ⑥ 计算负向阈值电压V_T
- · 计算控制点电压引起电路状态变化时所对应的输入电压,即负向阈值电压 V_T 。

- 例1: 计算下图施密特触发电路的 V_{T+} 、 V_{T-} 。
 - 已知: $R_1 = 5 \text{ k}\Omega$, $R_2 = 10 \text{ k}\Omega$, $R_3 = 33 \text{ k}\Omega$ 。
 - G_1 和 G_2 为CMOS反相器, $V_{DD} = 5$ V, $V_{OH} \approx 5$ V, $V_{OL} \approx 0$ V,阈值电压为 $V_{TH} = 0.5V_{DD} = 2.5$ V



①低电平输入的电路状态



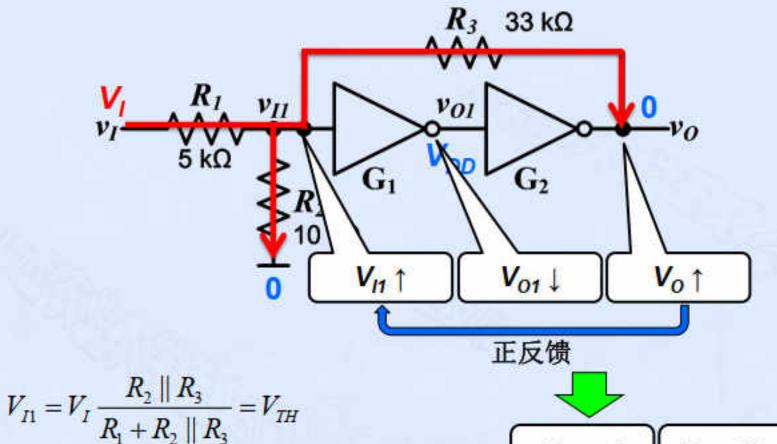
$$V_{I1} = V_O \frac{R_1 \parallel R_2}{R_3 + R_1 \parallel R_2} < \frac{1}{2} V_{DD} = V_{TH}$$

$$V_{O1} = V_{DD}$$

$$V_{O} = 0$$

$$V_{II} = 0$$

② 正向阈值电压V_{T+}



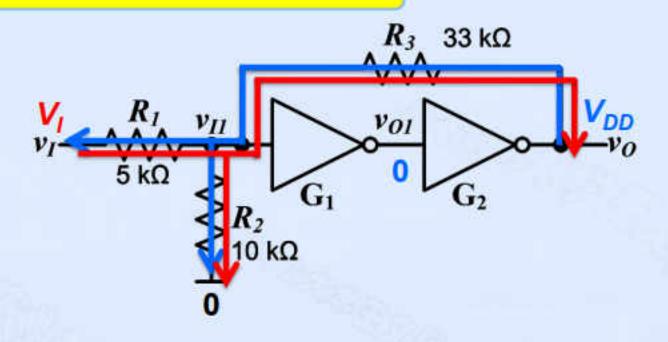
 $V_{01} \approx 0$

$$R_1 + R_2 \parallel R_3$$

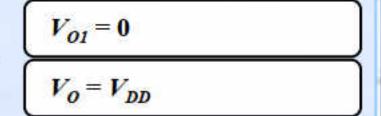
$$V_{T+} = 4.1V$$

 $V_o \approx V_{DD}$

③高电平输入电路状态

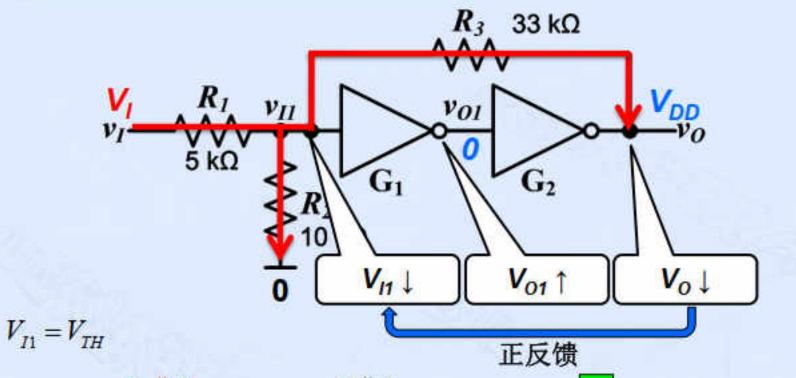


$$V_{I1} = V_{I} \frac{R_{2} \parallel R_{3}}{R_{1} + R_{2} \parallel R_{3}} + V_{DD} \frac{R_{1} \parallel R_{2}}{R_{3} + R_{1} \parallel R_{2}}$$



Nanute s

④ 负向阈值电压V_T



$$V_{I1} = V_{I} \frac{R_{2} \parallel R_{3}}{R_{1} + R_{2} \parallel R_{3}} + V_{DD} \frac{R_{1} \parallel R_{2}}{R_{3} + R_{1} \parallel R_{2}} = V_{TH}$$

$$V_{T-} = 3.3V$$

 $V_{O1} \approx V_{DD}$ $V_O \approx 0$

五、微分型单稳态电路

• 1、单稳态电路的特点

电路工作状态

• 有一个稳态和一个暂稳态, 共两种不同的工作状态。

工作状态之间的转换特点

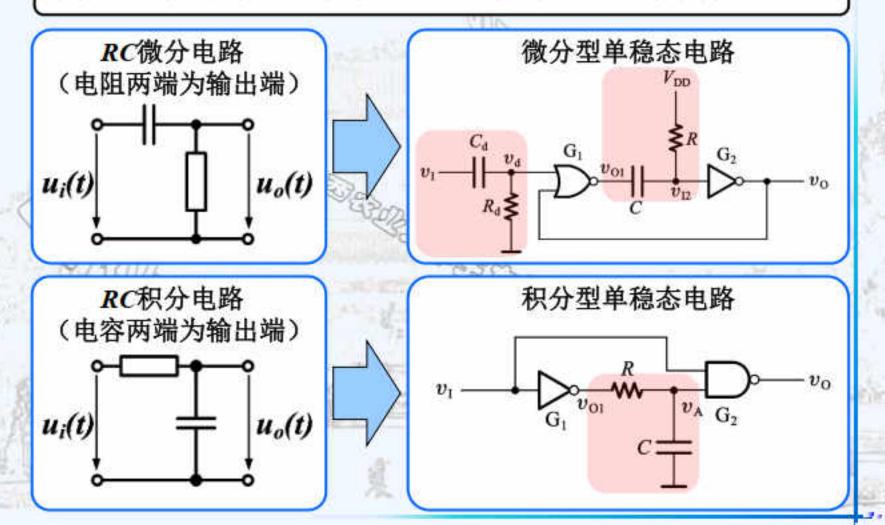
- 在外界触发脉冲的作用下,能从稳态翻转到暂稳态;
- 在暂稳态维持一段时间以后, 再自动返回稳态。

暂稳态特点

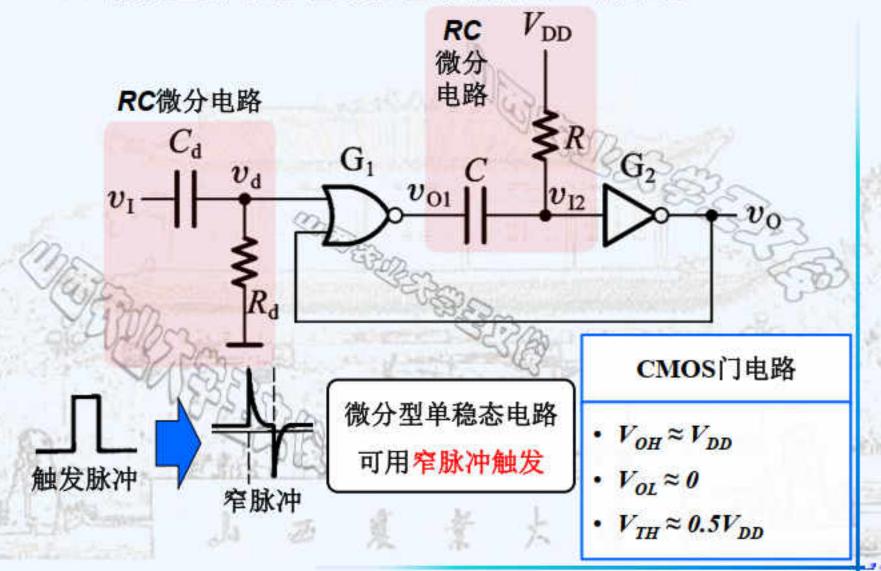
暂稳态维持的时间长短取决于电路本身的参数,与触发脉冲的宽度和幅度无关。

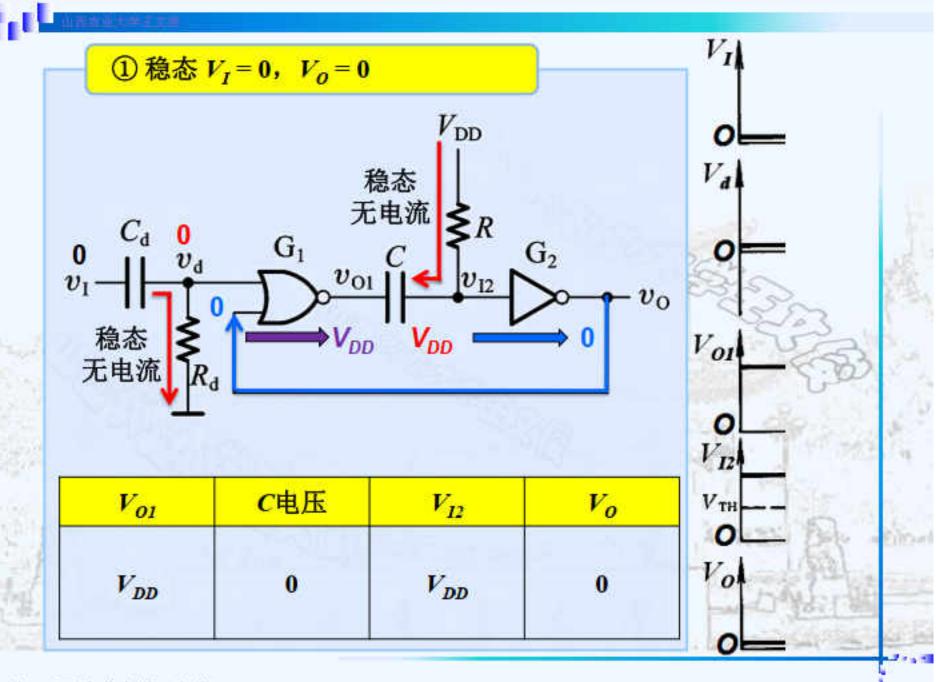
• 2、单稳态电路的分类

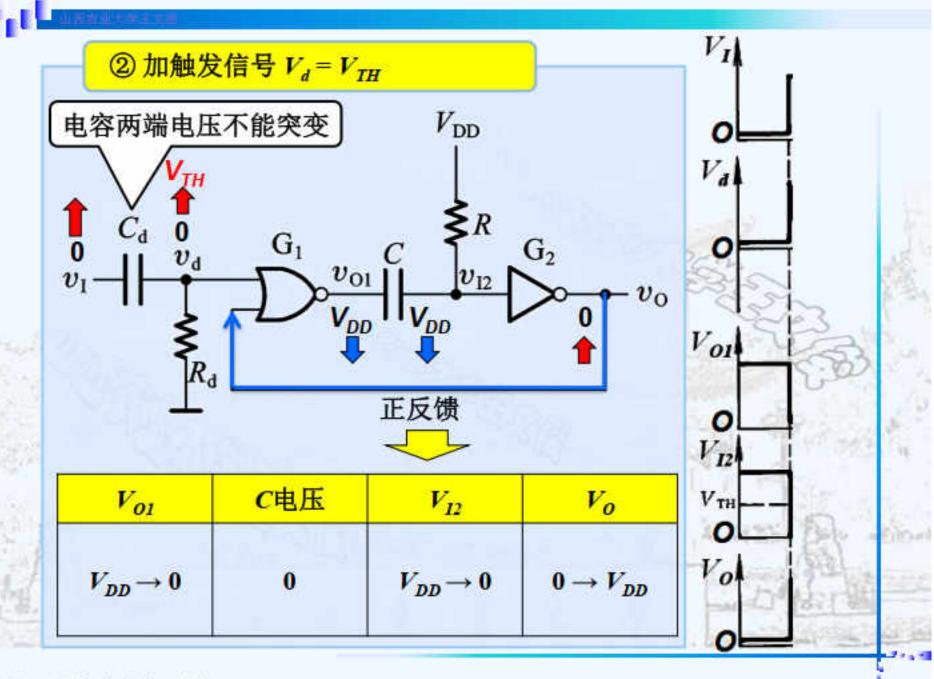
单稳态电路的暂稳态通常都是靠RC电路的充、放电来维持的。

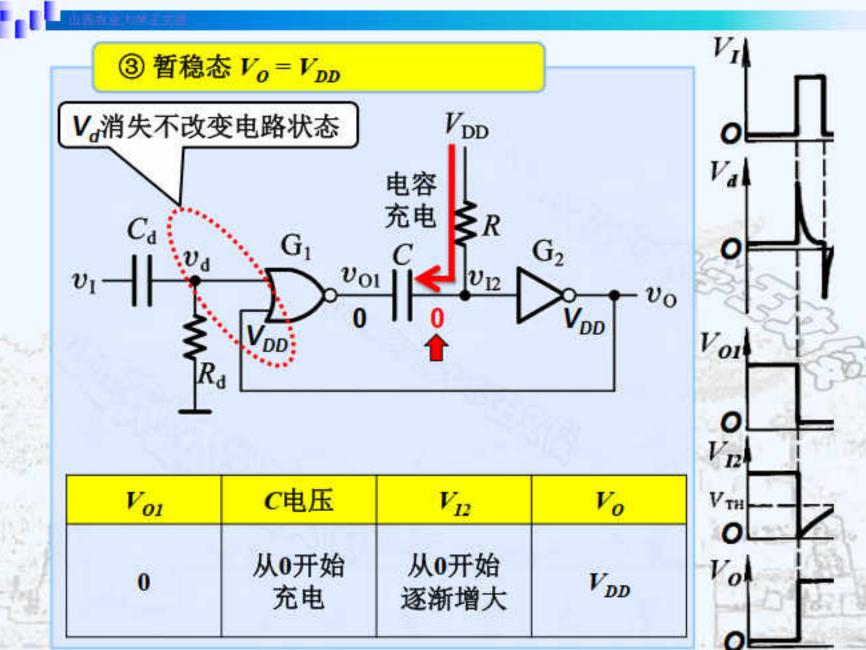


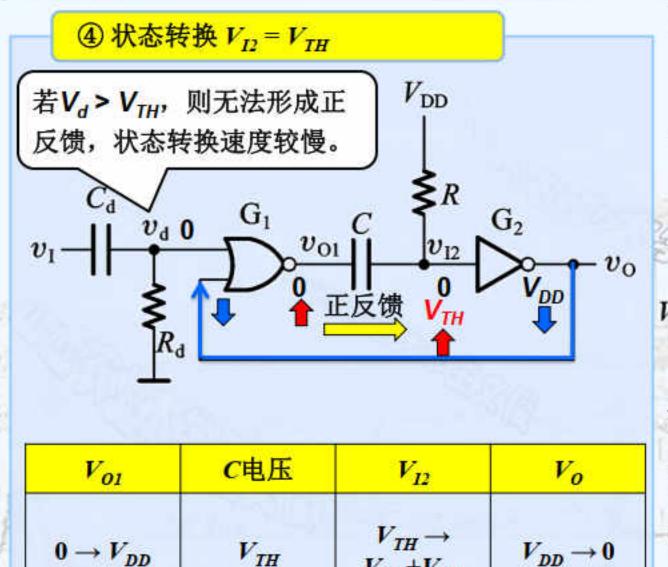
• 3、微分型单稳态电路的电路结构与工作原理



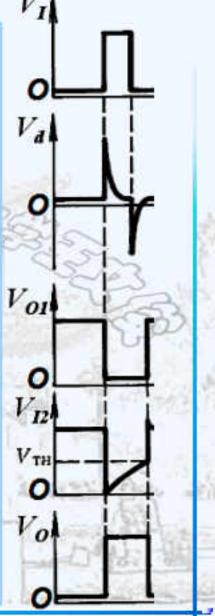


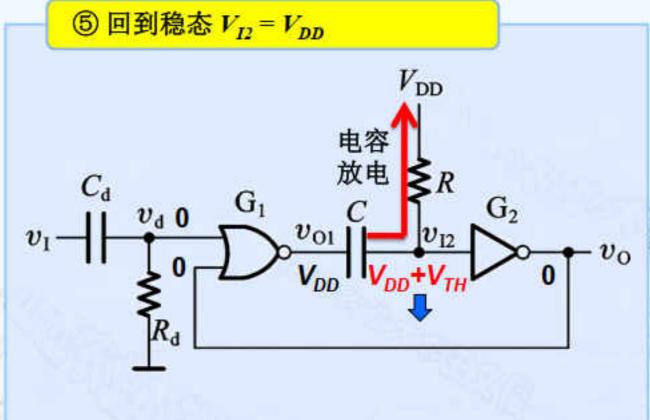




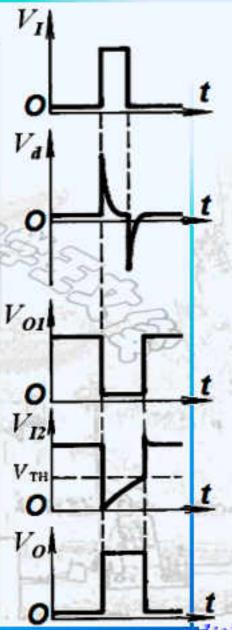


 $V_{DD} + V_{TH}$



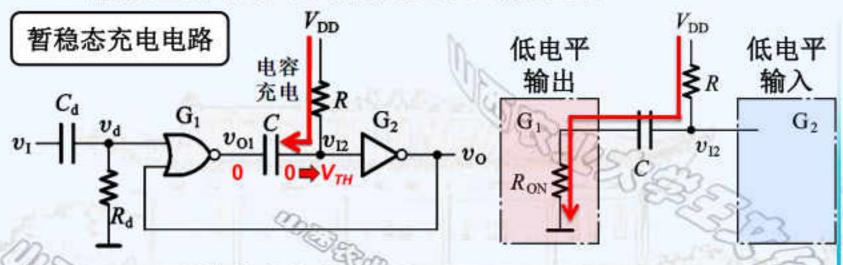


V_{O1}	C电压	V_{I2}	V_o
V_{DD}	从V _{II} 开始 放电到0	从V _{DD} +V _{TH} 逐渐减小 到V _{DD}	0

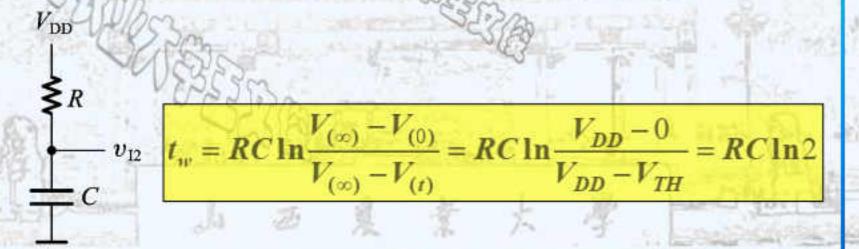


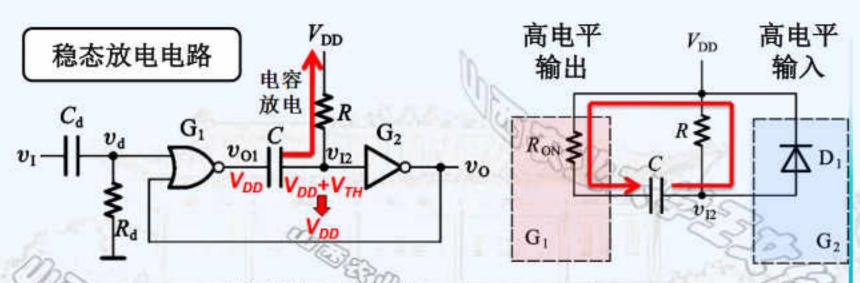
电路状态	V_{OI}	С	V_{I2}	V_o
① 稳态	V_{DD}	0	V_{DD}	0
② 触发 (V _D =V _{TH})	$V_{DD} \rightarrow 0$	0	V _{DD} + 0	$0 \rightarrow V_{DD}$
③ 暂稳态	0	充电 0→V _{TH}	逐渐增大 0→V _{TH}	V _{DD}
④ 转换 (V _{I2} = V _{IH})	$0 \rightarrow V_{DD}$	V_{TH}	$V_{TH} \rightarrow V_{DD} + V_{TH}$	$V_{DD} ightarrow 0$
⑤ 回到稳态	V_{DD}	放电 V _{TH} →0	逐渐减小 V _{DD} +V _{TH} →V _{DD}	0

• 4、微分型单稳态电路的充放电等效电路

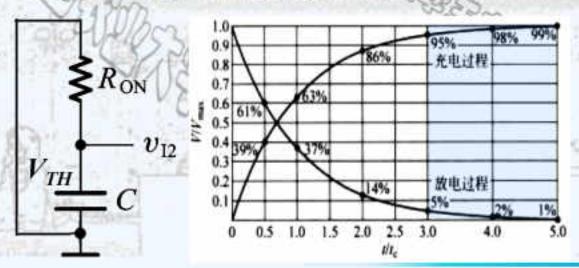


若Ron << R,则等效充电电路为:



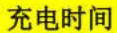


若 $r_{D1} << R_{ON}$,则等效放电电路为:



一般认为经过3~5倍 电路时间常数后,RC 电路基本达到稳态。

$$t_{re} \approx (3 \sim 5) R_{ON} C$$



$$t_w = RC \ln 2$$

放电 (恢复) 时间

$$t_{re} \approx (3 \sim 5) R_{ON} C$$

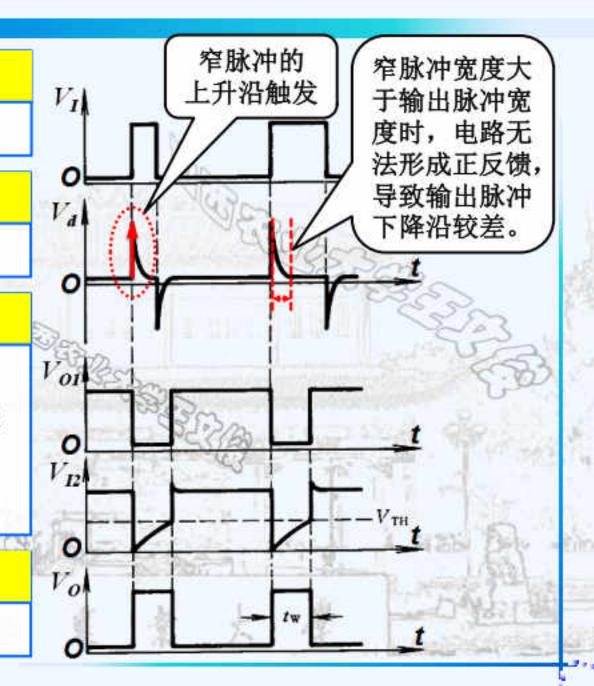
分辨时间

保证电路正常工作, 两相邻脉冲之间的最 小时间间隔。

$$t_d = t_w + t_{re}$$

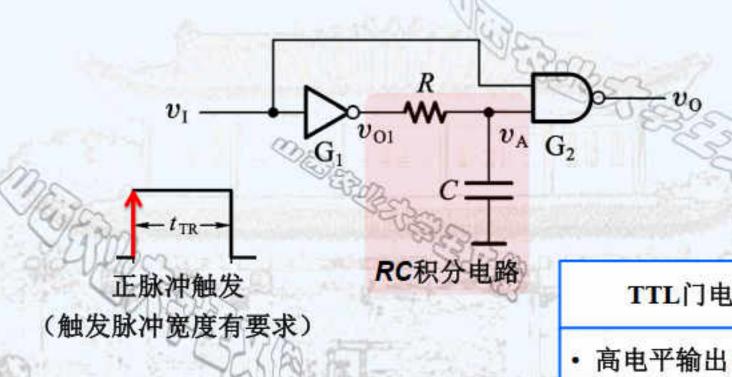
输出的脉冲幅度

$$V_{\scriptscriptstyle m} = V_{\scriptscriptstyle OH} - V_{\scriptscriptstyle OL} \approx V_{\scriptscriptstyle DD}$$



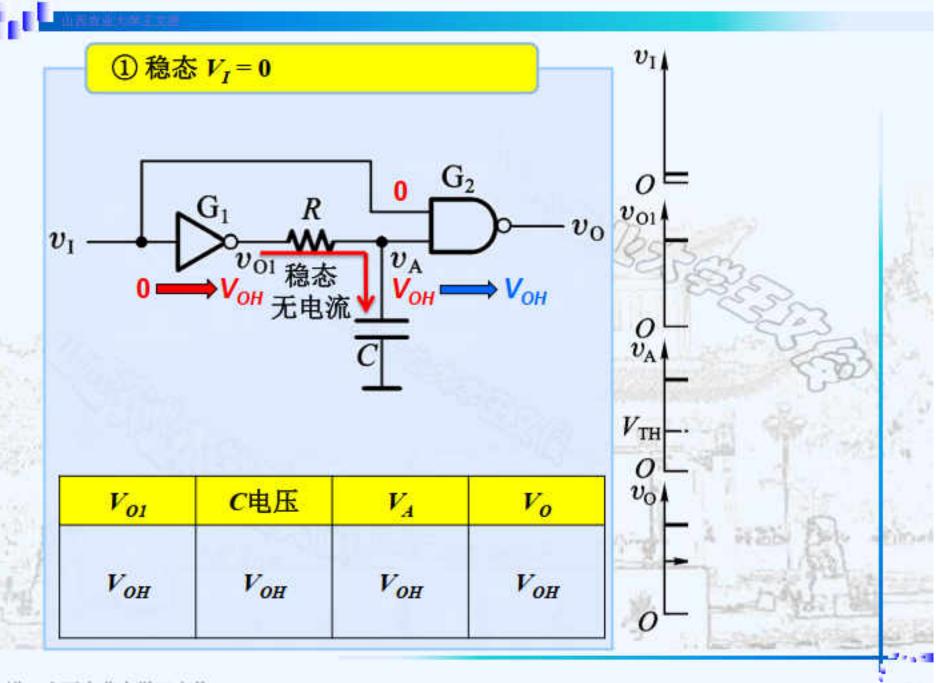
六、积分型单稳态电路

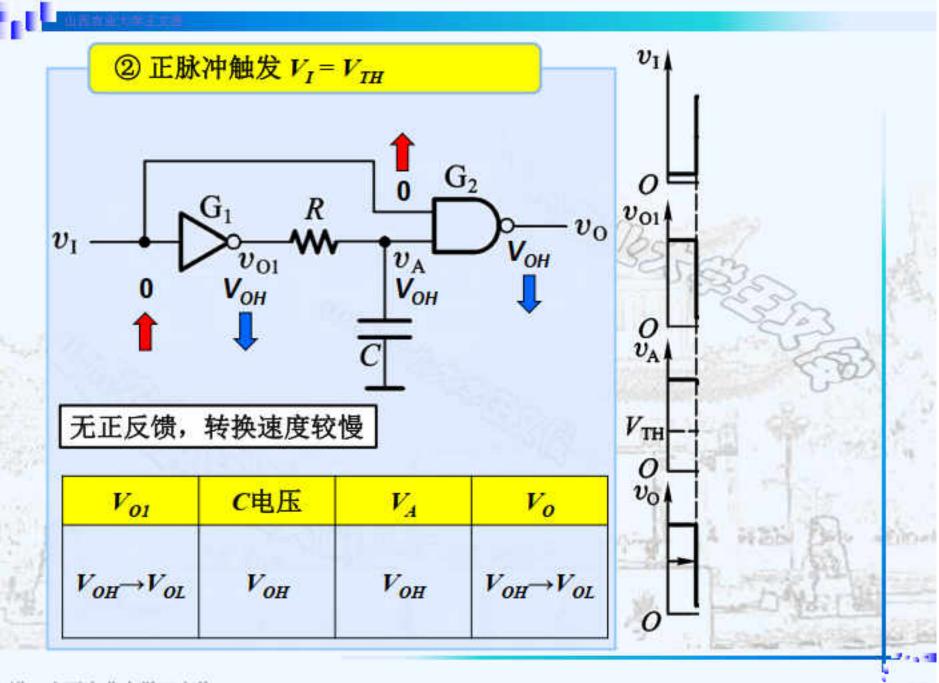
1、积分型单稳态电路的电路结构与工作原理

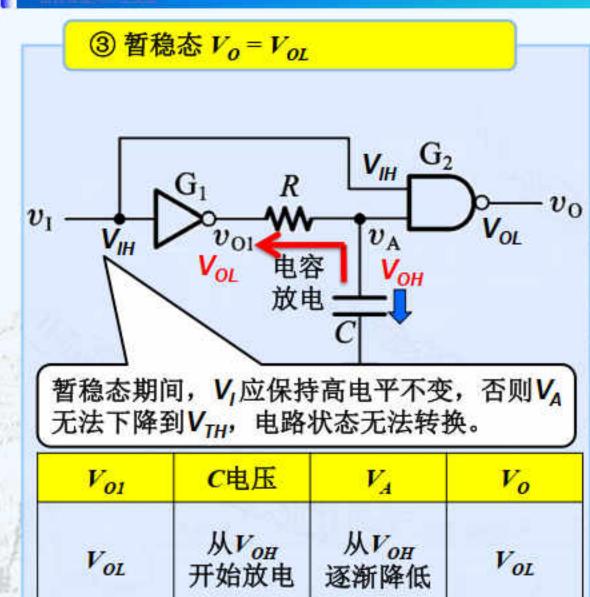


TTL门电路

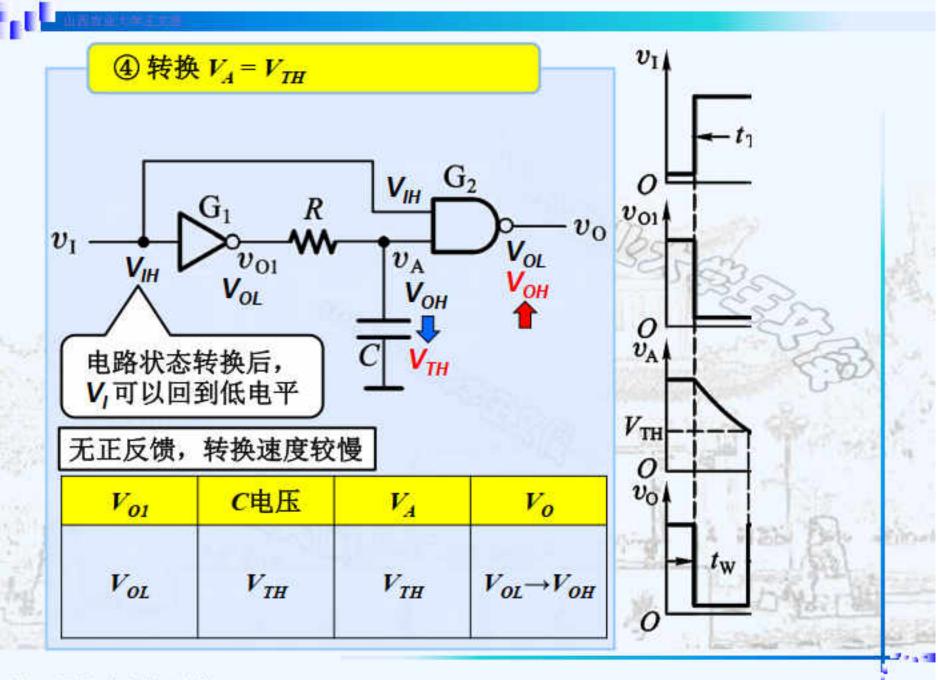
- 高电平输出 V_{OH}
- 低电平输出 Vol
- 阈值电压 VTH

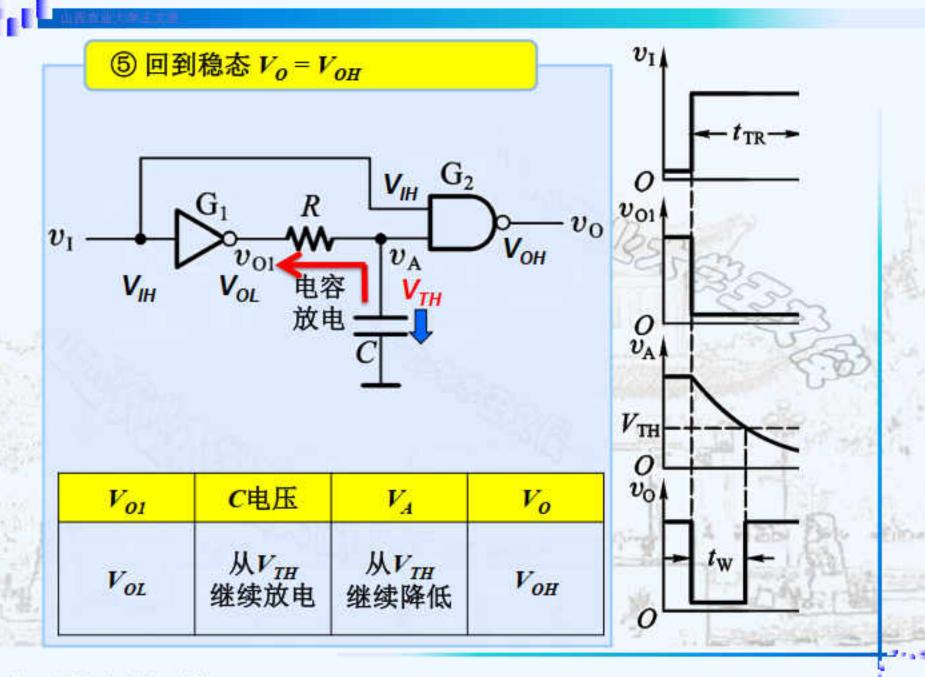


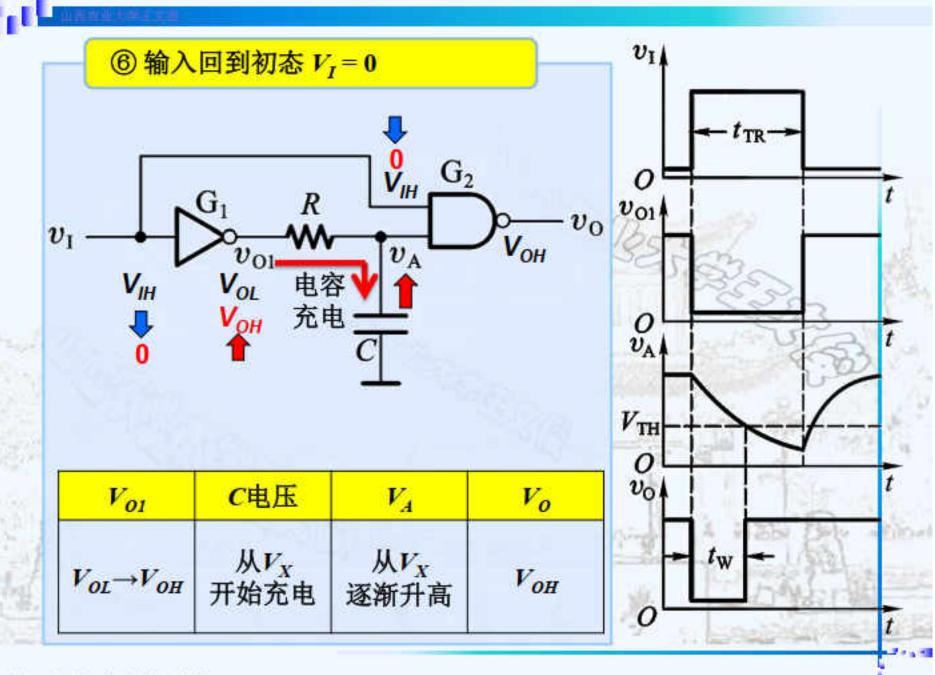






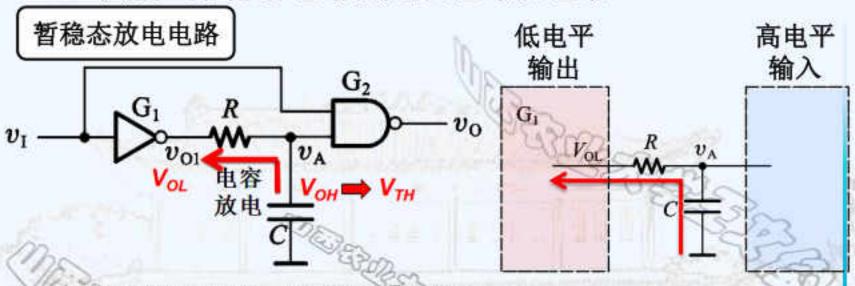




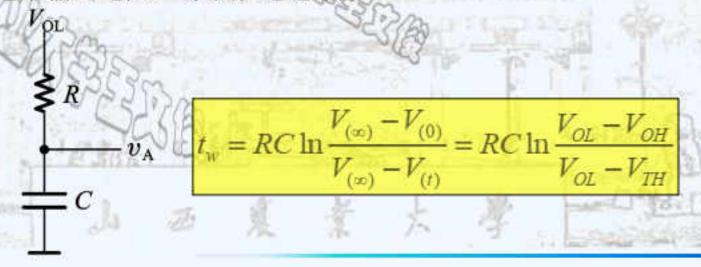


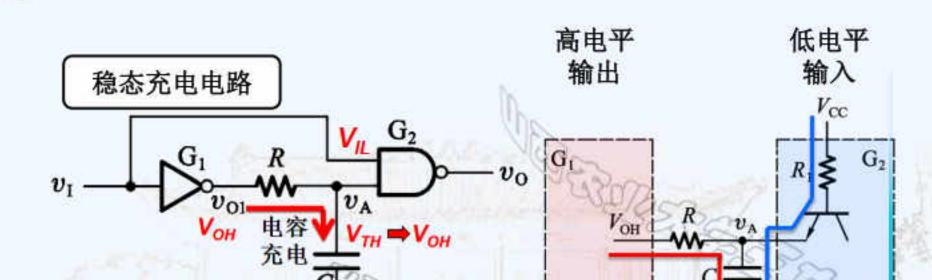
电路状态	V_{o1}	С	V_{I2}	V_o
①稳态	V_{OH}	V _{OH}	V_{OH}	V_{OH}
② 触发 (V _I = V _{TH})	$V_{OH} \rightarrow V_{OL}$	V_{OH}	V _{OH}	$V_{OH} \rightarrow V_{OL}$
③ 暂稳态	V _{OL} CO	放电 <i>V_{OH}</i>	逐渐降低 V _{OH} →V _{TH}	Vol
④ 转换 (V _A = V _{TH})	V _{OL}	V_{TH}	N _{TH}	$V_{oL} \rightarrow V_{oH}$
⑤ 回到稳态	Vol	放电 V _{TH} →V _X	继续降低 V _{TH} →V _X	V_{OH}
⑥ 输入回到初态	$V_{oL} { ightarrow} V_{oH}$	充电 <i>V_X→V_{OH}</i>	逐渐升高 V _X →V _{OH}	V _{OH}

• 2、积分型单稳态电路的充放电等效电路

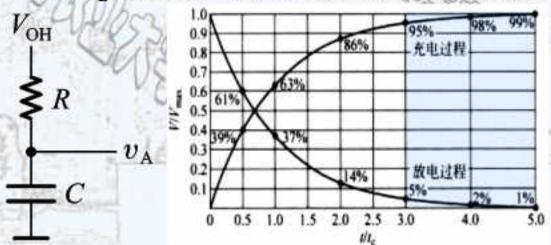


忽略低电平输出电阻,等效放电电路为:





若忽略G₂输入电路的影响,则等效充电电路为:



一般认为经过3~5倍 电路时间常数后,RC 电路基本达到稳态。

 $t_{re} \approx (3 \sim 5)RC$

放电时间

$$t_{\scriptscriptstyle w} = RC \ln \frac{V_{\scriptscriptstyle OL} - V_{\scriptscriptstyle OH}}{V_{\scriptscriptstyle OL} - V_{\scriptscriptstyle TH}}$$

充电 (恢复) 时间

$$t_{re} \approx (3 \sim 5)RC$$

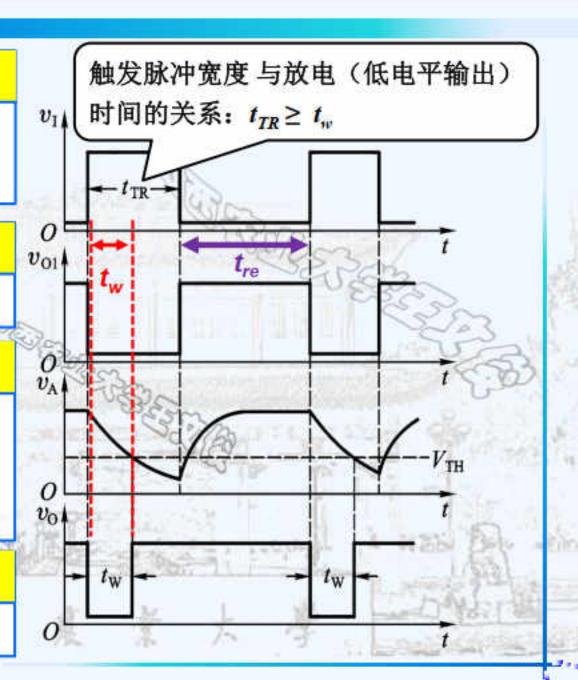
分辨时间

触发脉冲宽度+恢复 时间

$$t_d = t_{TR} + t_{re}$$

输出的脉冲幅度

$$V_m = V_{OH} - V_{OL}$$



• 3、微分型与积分型单稳态电路对比

触发脉冲

- 微分型单稳态电路可用窄脉冲触发。当V_n的脉冲宽度大于输出脉冲宽度时,电路仍能工作,但输出的脉冲下降沿较差。
- 积分型单稳态电路必须在触发脉冲宽度大于输出脉冲宽度时 方能正常工作。

优缺点

- 积分型单稳态电路抗干扰能力强。数字电路的噪声多为尖峰脉冲的形式,积分型单稳态电路不会输出足够宽度的脉冲。
- 积分型单稳态电路的缺点是输出波形的边沿比较差,这是由 于电路状态转换过程中没有正反馈的缘故。

• 4、单稳态电路的分析方法

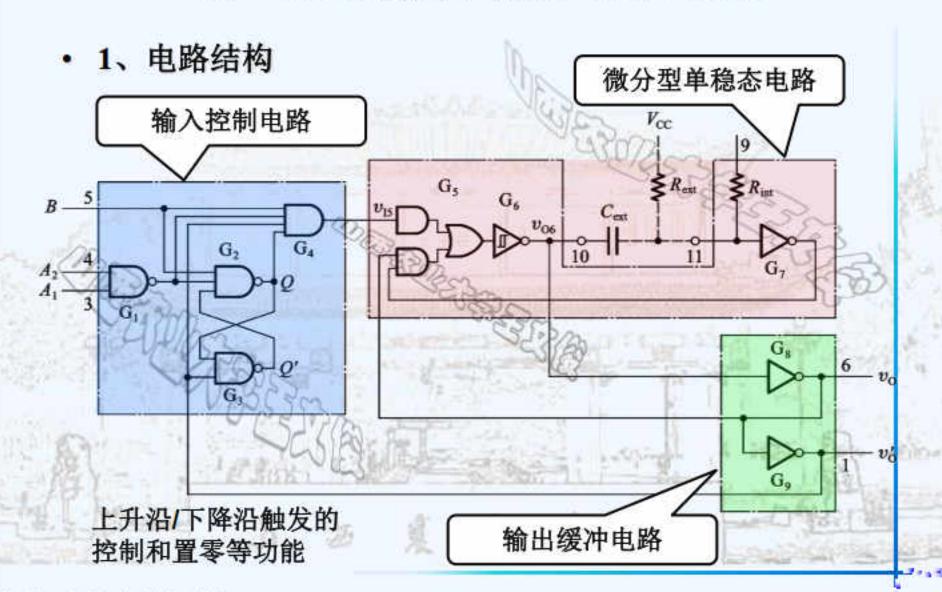
电路状态分析

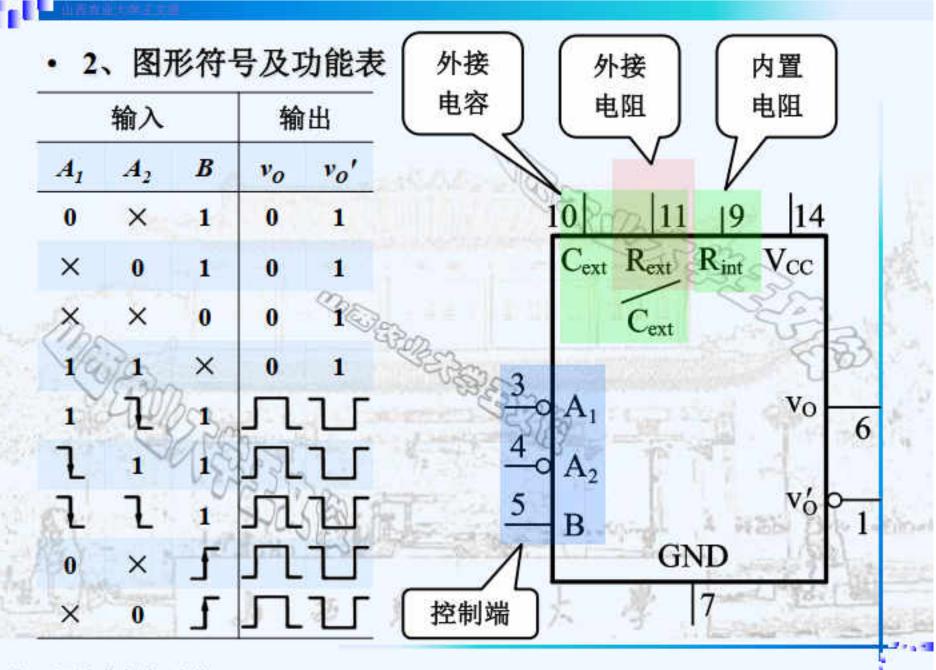
- ① 分析电路的工作过程,定性画出电路各点电压的波形, 找出决定电路状态转换的关键控制电压。
- ② 画出每个控制电压的充放电等效电路,并做相应简化。
- ③根据充放电的起始值、终了值及电路状态发生改变时的 转换值,计算充放电所需要的时间。

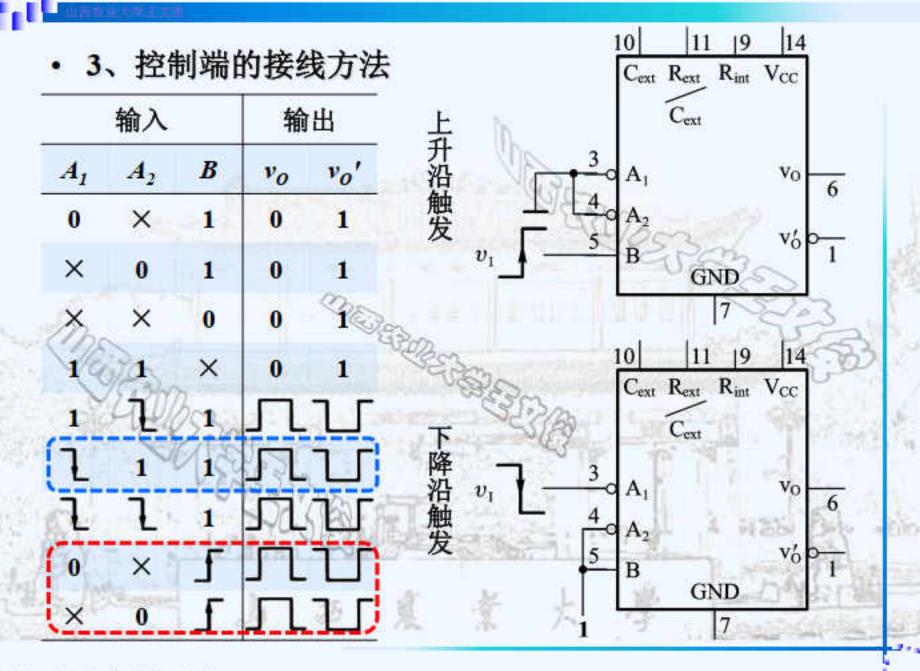
关键参数

- ① 暂稳态持续时间(输出的脉冲宽度)t_n: 根据暂稳态的 充放电过程计算。
- · ②恢复时间t,: 约为(3~5) RC。
- · ③ 输出的脉冲幅度 V_m: 输出的高低电平之差。

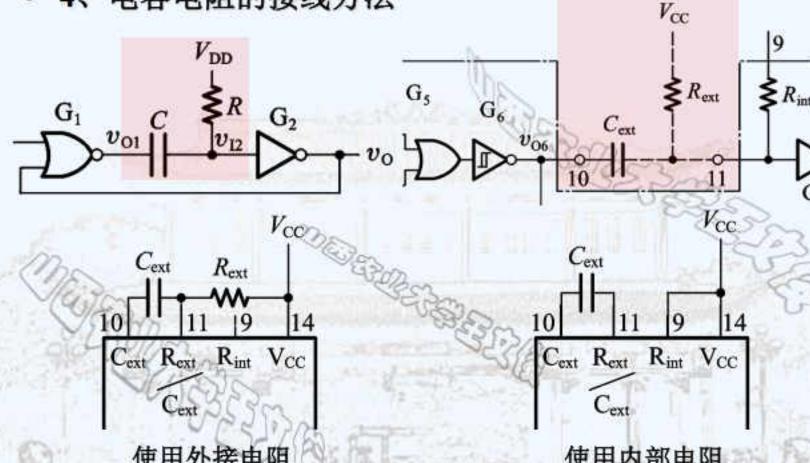
七、TTL集成单稳态电路74121







4、电容电阻的接线方法



使用外接电阻

输出的脉冲宽度:

$$t_w \approx R_{ext}C_{ext} \ln 2 = 0.69R_{ext}C_{ext}$$

使用内部电阻

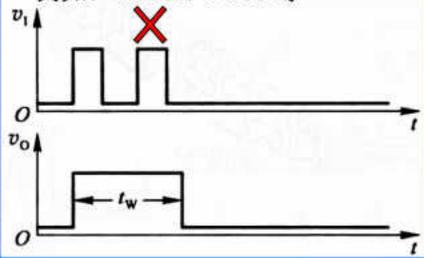
输出的脉冲宽度:

$$t_w \approx R_{\rm int} C_{\rm ext} \ln 2 = 0.69 R_{\rm int} C_{\rm ext}$$

• 5、集成单稳态电路的触发类型

不可重复触发型

- 一旦被触发进入暂稳态之后,再加入触发脉冲不会影响电路的工作过程。必须等暂稳态结束后,才能接受下一个触发脉冲。
- 例如: 74121、74221等



可重复触发型

- 电路被触发进入暂稳态后,如再次加入触发信号,电路将被重新触发,使输出脉冲再继续维持一个tw的宽度。
- 例如: 74122、74123等

