

Algoritmo Ottimo per il calcolo del Logaritmo

Tesi di Laurea in Ingegneria Informatica

Candidato

Alessandro Versari

Relatori

Prof. Marco Cococcioni

Prof. Beatrice Lazzerini



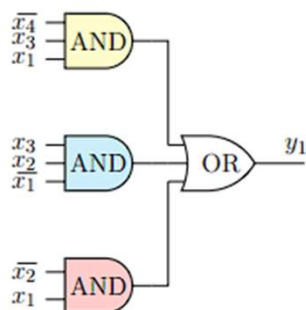
UNIVERSITÀ DI PISA

- Spesso è necessario eseguire la sintesi di funzioni booleane multi-uscita
- Problema
 - Tradizionalmente la soluzione utilizzata per sintetizzare questo tipo di funzioni è quella di sintetizzare più circuiti, soluzione non ottimale
 - I circuiti generati hanno dimensioni maggiori, un consumo maggiore e spesso vengono utilizzati in milioni di componenti, per questo un miglioramento, anche se piccolo, è molto importante!

Prima

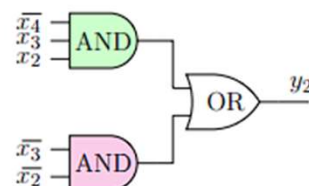
y_1

x_4x_3 \ x_2x_1	00	01	11	10
00	0	1	0	0
01	0	1	1	1
11	0	1	0	1
10	0	1	0	0

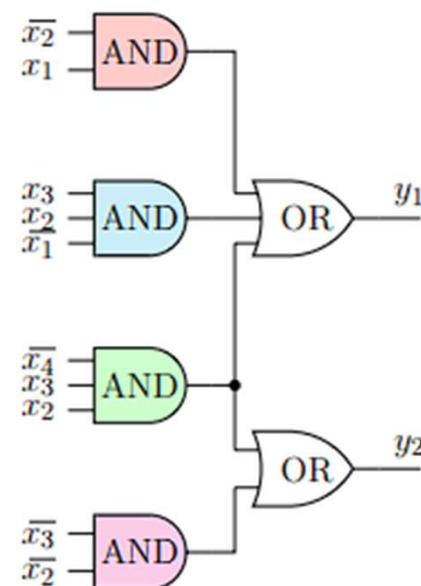


y_2

x_4x_3 \ x_2x_1	00	01	11	10
00	1	1	0	0
01	0	0	1	1
11	0	0	0	0
10	1	1	0	0



Dopo



Miglioramento percentuale

