

## 组会报告

徐益

2018 年 5 月 30 日

## 1 本周工作内容

1. 实现基于 DPDK 传输的 LTE 编码调制仿真系统
2. 实现基于令牌的流量控制模块

## 2 实现基于 DPDK 传输的 LTE 编码调制仿真系统

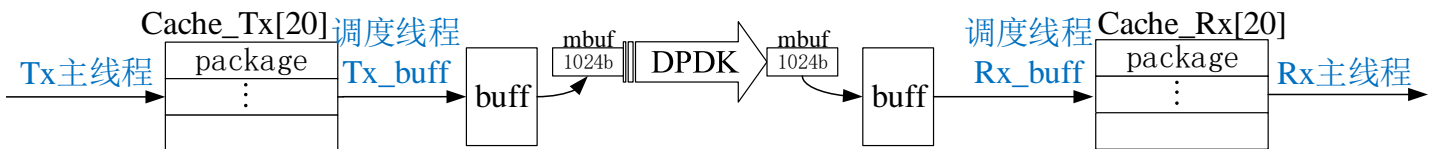


图 1: 分块传输系统

## 2.1 实现过程中的问题

- ### 1. 无法接收部分包

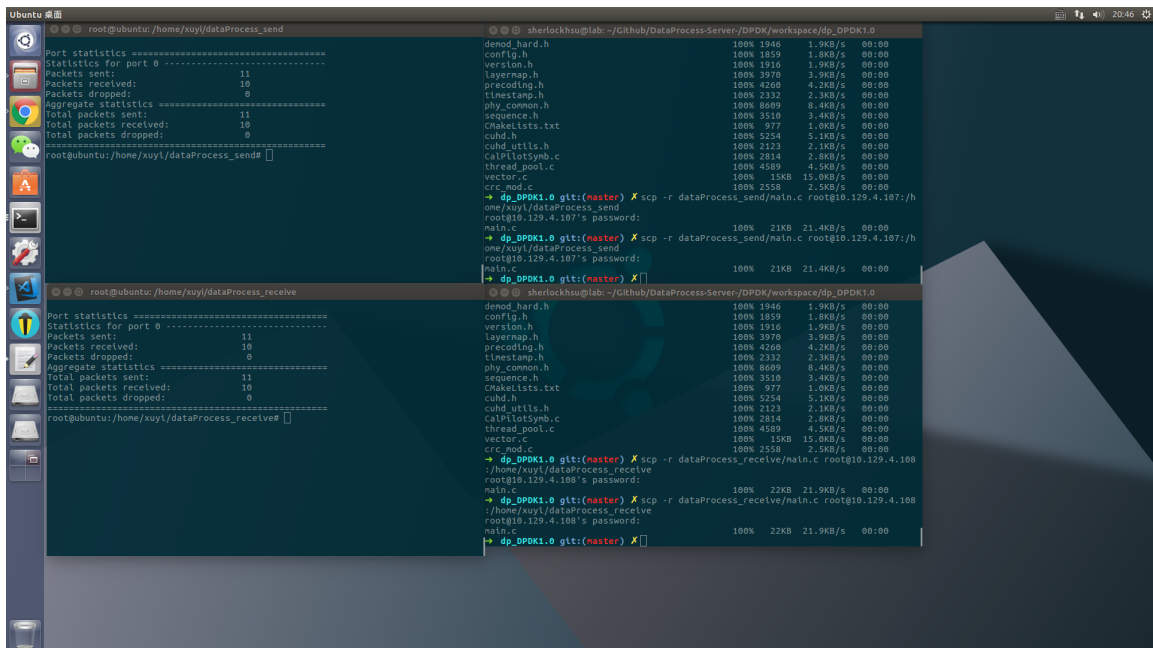


图 2: 无法接收部分包



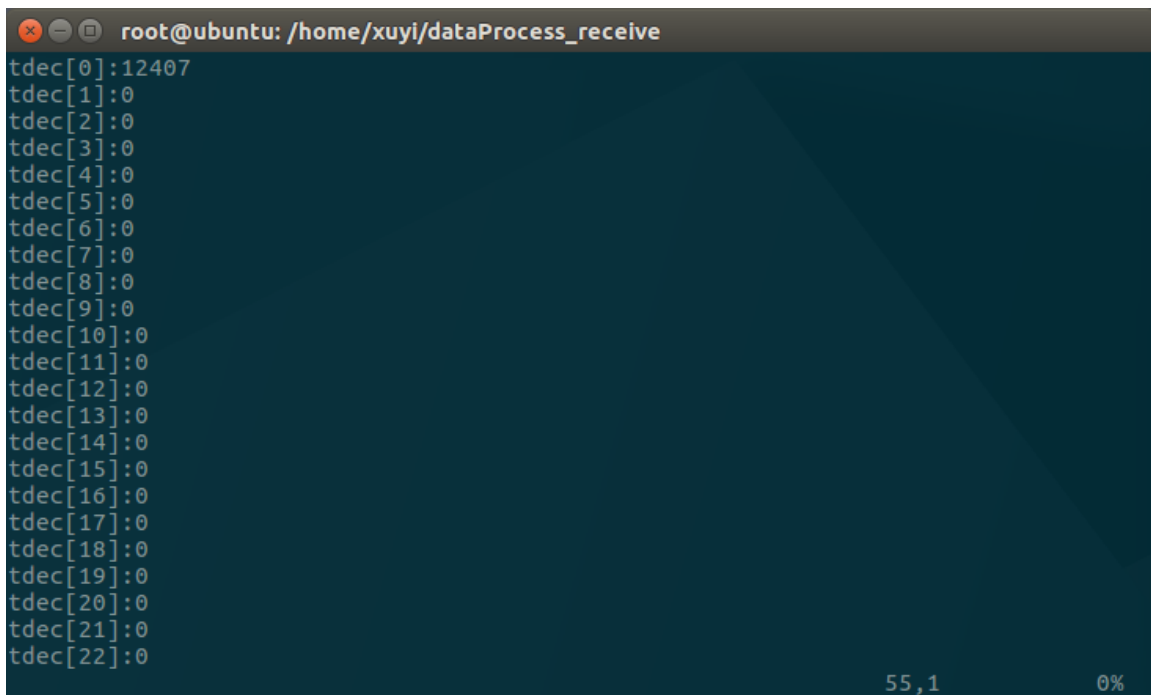


图 5: 速率匹配错误

```
1 void srslte_rm_turbo_gentables();
```

## 2.2 实现结果

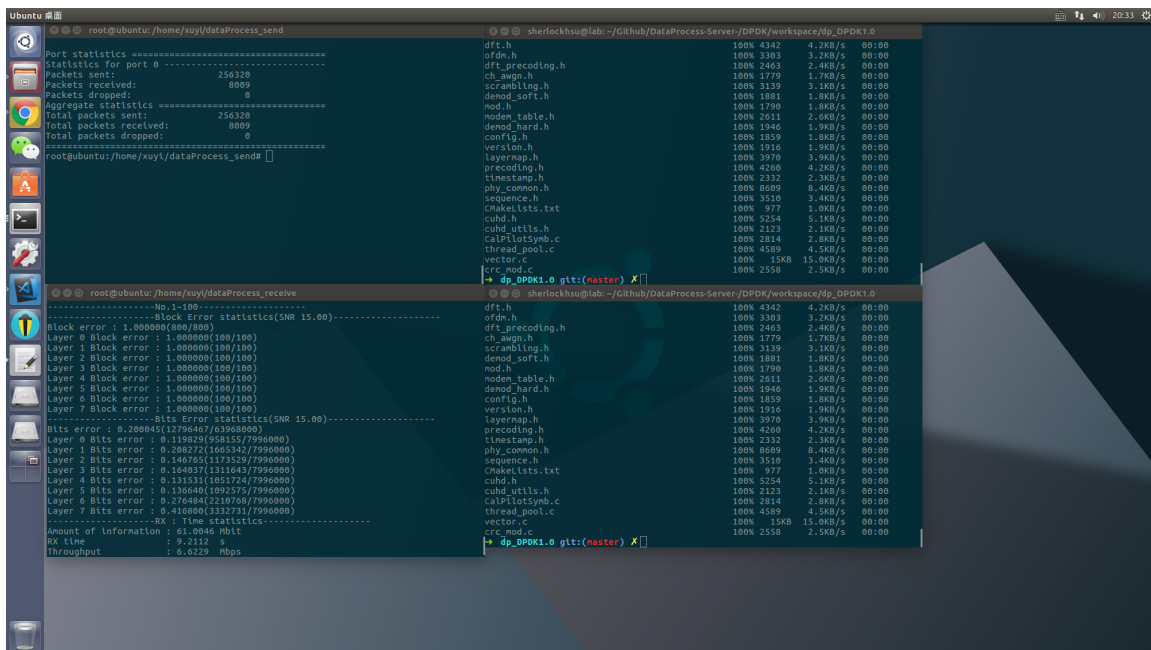


图 6: 接收端服务器显示

3 实现基于令牌的流量控制模块

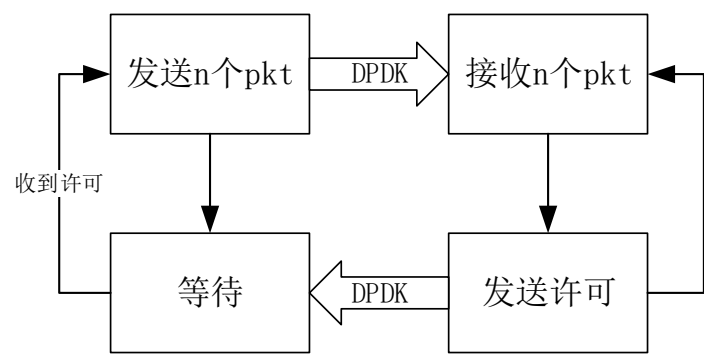


图 7: 原流量控制系统

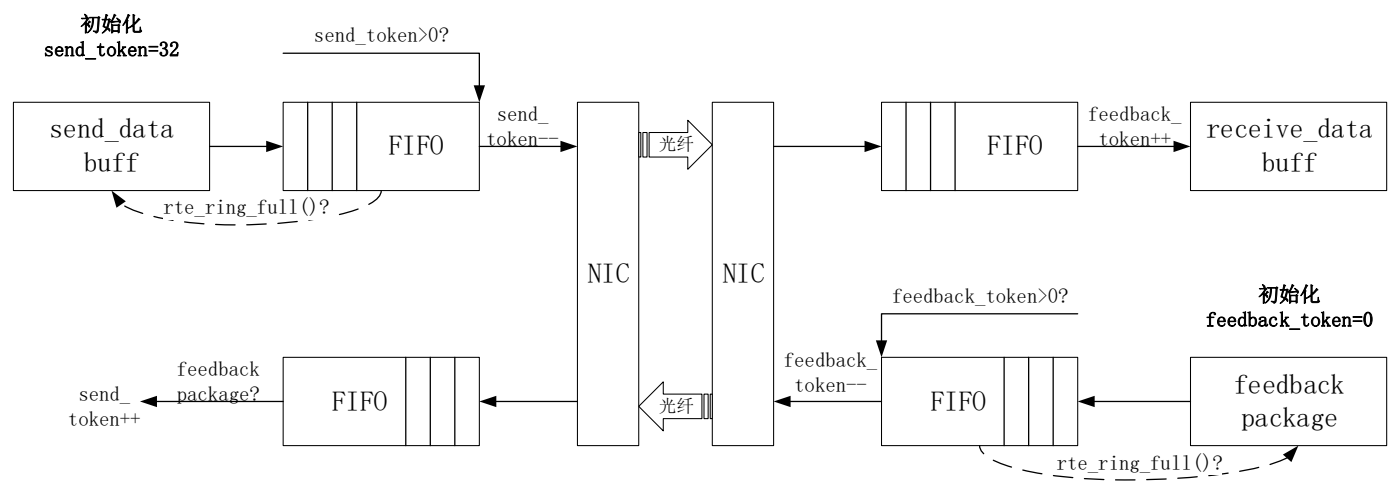


图 8: 基于令牌的流量控制系统

4 仍存在的问题

- 1. 内存溢出错误

```
root@ubuntu: /home/xuyi/dataProcess_receive

Port statistics =====
Statistics for port 0 -----
Packets sent:                214
Packets received:            54672
Packets dropped:              0
Aggregate statistics =====
Total packets sent:          214
Total packets received:      54672
Total packets dropped:        0
=====
57
send_rate= 0.000031 Gb
receive_rate= 0.007857 Gb
CNT:32,tx_write:0,tx_read:0,rx_write:12,rx_read:11
      start_tx:0,ready_tx:0,start_rx:1,ready_rx:1,empty:1
Segmentation fault (core dumped)
root@ubuntu: /home/xuyi/dataProcess_receive#
```

图 9: 内存溢出报错

## 2. 拷贝过程的简化

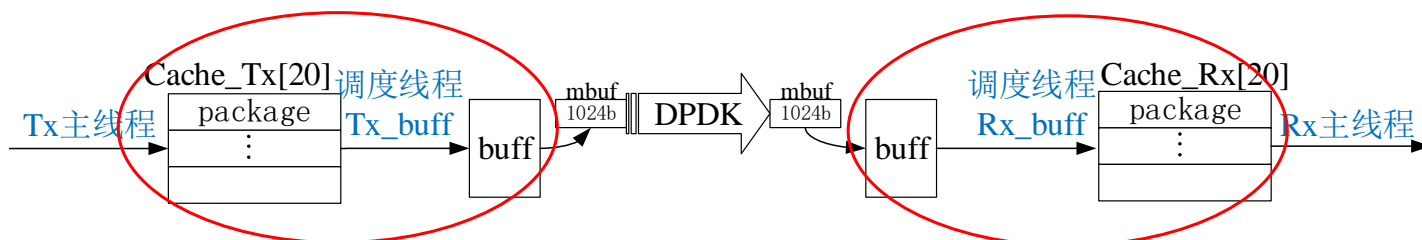


图 10: 分块传输系统

## 5 下周计划

1. 解决内存溢出错误
2. 实现拷贝过程的简化
3. 期末复习