

组会报告

徐益

2018 年 7 月 5 日

1 工作内容

1. 研究丢包误包问题
2. 暂时解决丢包误包问题

2 添加包头后的结果

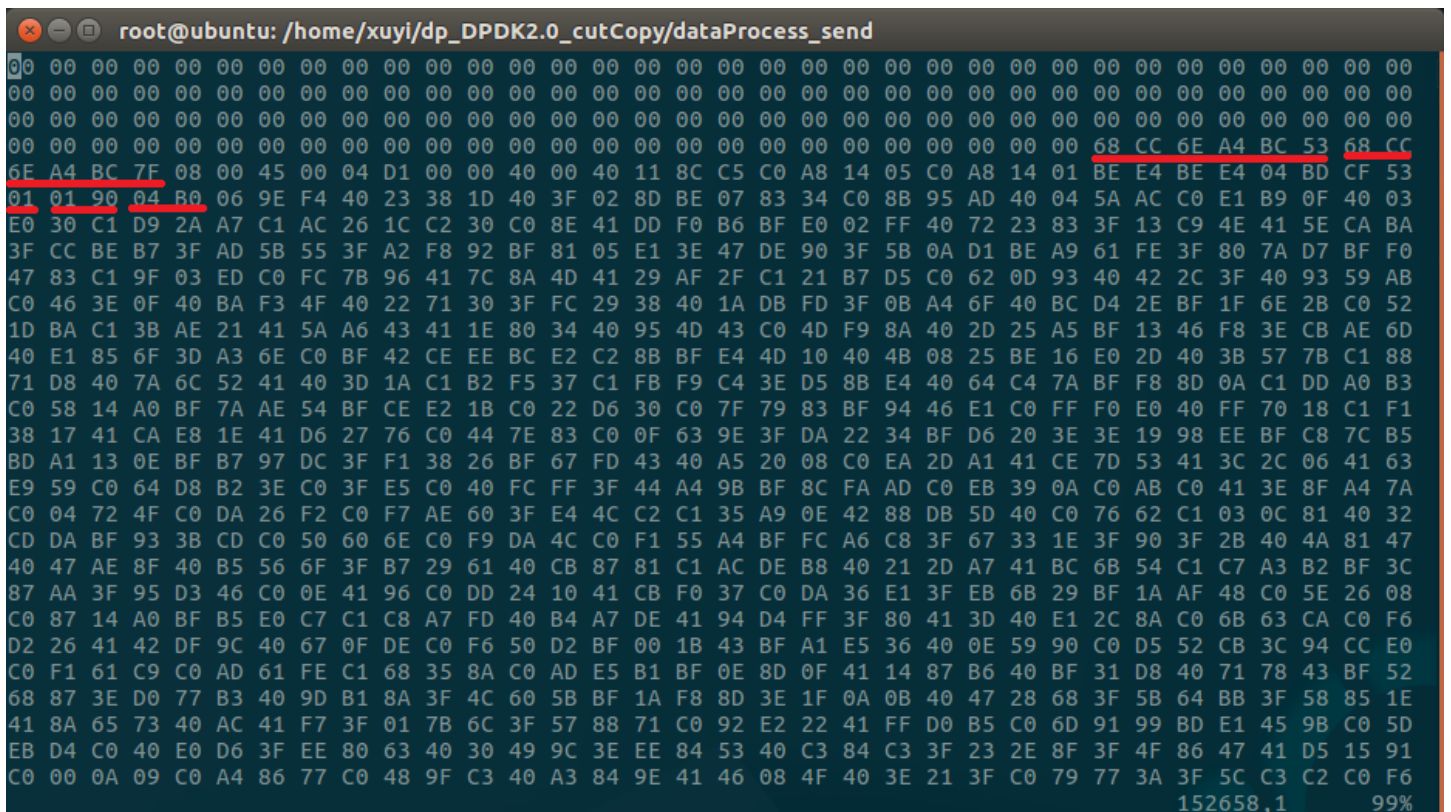


图 1: 正确的包结构

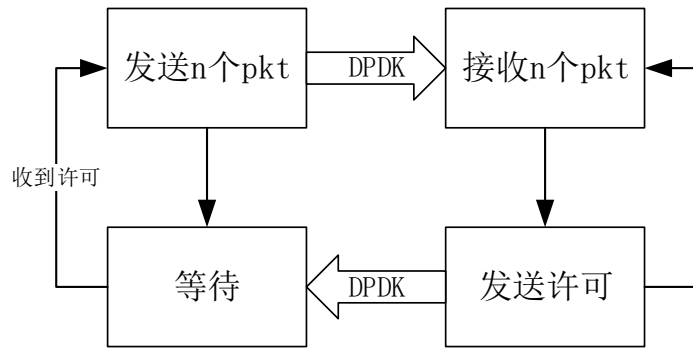


图 6: 原流量控制系统

```

root@ubuntu: /home/xuyi/dp_DPDK2.0_cutCopy/dataProcess_receive
-----No.1901~2000-----
-----Block Error statistics(SNR 15.00)-----
Block error : 1.000000(800/800)
Layer 0 Block error : 1.000000(100/100)
Layer 1 Block error : 1.000000(100/100)
Layer 2 Block error : 1.000000(100/100)
Layer 3 Block error : 1.000000(100/100)
Layer 4 Block error : 1.000000(100/100)
Layer 5 Block error : 1.000000(100/100)
Layer 6 Block error : 1.000000(100/100)
Layer 7 Block error : 1.000000(100/100)
-----Bits Error statistics(SNR 15.00)-----
Bits error : 0.184417(11796762/63968000)
Layer 0 Bits error : 0.115986(927428/7996000)
Layer 1 Bits error : 0.192700(1540829/7996000)
Layer 2 Bits error : 0.125479(1003333/7996000)
Layer 3 Bits error : 0.144103(1152249/7996000)
Layer 4 Bits error : 0.110221(881324/7996000)
Layer 5 Bits error : 0.114640(916658/7996000)
Layer 6 Bits error : 0.261298(2089339/7996000)
Layer 7 Bits error : 0.410906(3285602/7996000)
-----RX : Time statistics-----
Amount of information : 61.0046 Mbit
RX time : 9.3175 s
Throughput : 6.5473 Mbps
CNT:2004,tx_write:0,tx_read:0,rx_write:18,rx_read:4
start_tx:0,ready_tx:0,start_rx:19,ready_rx:14,empty:0
CNT:2005,tx_write:0,tx_read:0,rx_write:19,rx_read:5
start_tx:0,ready_tx:0,start_rx:19,ready_rx:14,empty:0
  
```

图 7: 改回原流量控制系统后的结果

5 下阶段计划

....