

수업계획서

2024학년도 2학기

디지털논리설계

전공선택(전공선택)

기본 정보	교과구분	전공선택(전공선택)
	교과번호(분반)	40090(04)
	교과목명(영문명)	디지털논리설계(Introduction to Digital Logic Design)
	학점(시간)	3학점(3시간)
	강의실습구분	강의
	수업시간(강의실)	화[5,6,7]/8-212,3
	개설학년	1학년
	집중수업구분	

담당 교수	소속	첨단융합학부
	성명	구민석
	연락처	2150
	이메일	koo@uos.ac.kr
	홈페이지	
	상담시간	
조교	담당조교(연락처)	

성적 평가	평가방법	절대평가			
	<input checked="" type="checkbox"/> 출석 (10%) <input checked="" type="checkbox"/> 수시과제 (10%) <input type="checkbox"/> 기말과제 (0%)	<input type="checkbox"/> 학생포트폴리오 (0%) <input type="checkbox"/> 수시시험 (0%) <input checked="" type="checkbox"/> 기말시험 (50%)	<input type="checkbox"/> 참여도 (0%) <input type="checkbox"/> 중간과제 (0%) <input type="checkbox"/> 기타 (0%)	<input checked="" type="checkbox"/> 중간시험 (30%)	
수업유형		<input checked="" type="checkbox"/> 일반 <input checked="" type="checkbox"/> 블렌디드러닝	<input type="checkbox"/> PBL	<input type="checkbox"/> 외국어	<input type="checkbox"/> 융복합 <input type="checkbox"/> 서비스러닝
강의유형		대면(오프라인) 60 %			

교과목 설명	교과목 목표 역량	
	전공능력	전공능력 대표성
기본적인 디지털 논리 회로에 대한 이론을 강의한다. 디지털 회로 시스템에 대한 기본적인 이해를 바탕으로 다양한 논리 게이트 회로를 설계한다. 조합 회로 및 순차 회로에 대하여 학습함으로써 논리 연산 회로 및 유한 상태 기기 시스템의 설계에 관한 내용들을 다룬다.	지식응용	대표 전공능력
	문제정의	연관 전공능력
	자원활용	연관 전공능력
	영향이해	
	의사전달	
	직업윤리	
	분석실험	
	설계능력	
	평생학습	
	협동능력	
수업목표	교재내용	
디지털 논리회로를 배우고 이를 활용하여 디지털 시스템을 이해하기 위한 기초를 학습한다.	Digital Design : With an Introduction to the Verilog HDL, VHDL, and System Verilog (6th Edition) by Morris Nano and M. Ciletti	

주	수업내용	수업방법	교재	준비물,과제,기타
1	Introduction	Lecture		
2	Digital systems	Lecture		
3	Boolean algebra	Lecture		
4	Gate minimization	Lecture		
5	Combinational logic 1	Lecture		
6	Combinational logic 2	Lecture		
7	Verilog 1	Lecture		
8	중간시험	Examination		
9	Sequential logic 1	Lecture		
10	Sequential logic 2	Lecture		
11	Sequential logic 3	Lecture		
12	Sequential logic 4	Lecture		
13	Verilog 2	Lecture		
14	Programmable logic	Lecture		
15	Wrap-up	Lecture		
16	기말시험	Examination		