Logboek

|  |  |
| --- | --- |
| Datum | Wat |
| 2 sep | Begrijpen hoe het TEST-OK systeem werkt |
| 3 sep | Stageverslag en PVA opstellen |
| 4 sep | Verschillen in pinnen vaststellen tussen de twee testkaarten |
| 5 sep | PVE opstellen |
| 6 sep | Vaststellen wat de specificaties zijn van elke pin op de testkaarten |
|  |  |
| 9 sep | Specificaties vaststellen en requirements opstellen |
| 10 sep | Softwareontwikkelmethode: V-model uitgekozen. Verder RS485 |
| 11 sep | Switchen naar kalibratiemodule en die verbeteren |
| 12 sep | Bespreken nieuwe opdracht (geen fijn gevoel bij, maar later met een gesprek wel) |
| 16 sep | PVA besproken met schoolbegeleider. PVA aangepast. Kalibratiemodule geimporteerd naar Altium(waarschijnlijk aanpassen mbt 3d models en info over componenten) |
| 17 sep | Data flow diagram systeem 1e versie(nog verifieren). AD7172-4 en externe cirucit waarschijnlijk van TCC kiezen. Voordelen van isolatie uitgelegd. Intro in LTPSICE. |
| 18 sep | DAC external single & differential circuit.  Potentiel DAC 16 bits. Om voedingen te isoleren: pak ingangvoeding en maak daaruit de geisoleerde spanning. Flow diagram voor de analoge inputs en digitale inputs. Flow diagram voor de PWM outputs. |
| 19 sep | Analoge inputs testen als single ended. PVA af, alleen nog laten goedkeuren. Geanalyseerd hoe ADC AD7172-4 werkt. |
| 20 sep | Begin aan het schema in altium van KALMOD. Ook intro hoe je componetns kan invoegen in altium |
| 21 sep | Connector uitgezocht voor de ADDON relais printplaat en berekeningen aan gedaan. Deels (socket) footprint naar altium omzetten. |
| 25 sep | KALMOD in altium omzetten (niet af), DAC9881 uitgekozen en opamp LTC6091 |
| 26 sep | PVA planning afgemaakt. Geleerd hoe je met relais twee datalijnen kan switchen, wordt gberuikt voor TCC inputs. Berekening gedaan voor multiplier |
| 27 sep | OPAMP multiplier gesimuleerd voor de DAC ADDON. IC’s in altium gezet. Besproken welke IC voor DAC addon geschikt is. Documentatie begonnen. |