

1 前言

对于大多数基于 **Flash** 的系统而言，在最终产品中安装之后，能够对固件进行更新，这一点非常重要。这一功能被称为在应用中编程 (**IAP**)。此应用笔记的目的就是为创建 **IAP** 应用程序提供通用准则。

STM32F4xx 微控制器能够运行用户指定的固件，从而执行微处理器内置 **Flash** 的 **IAP**。借助这一特性，在重新编程过程中可以使用任意类型的通信协议。本应用笔记以 **USART** 为例进行说明。

目录

1	前言	1
2	IAP 概述	3
2.1	原理	3
2.2	IAP 驱动程序说明	3
3	运行 IAP 驱动程序	5
3.1	超级终端配置	5
3.2	执行 IAP 驱动程序	5
4	IAP 驱动程序菜单	6
4.1	将映像下载到内部 Flash 中	6
4.2	从内部 Flash 上传映像	7
4.3	执行新程序	7
4.4	禁止写保护	7
5	STM32F4xx IAP 实现总结	8
6	用户程序应满足的条件	9
7	版本历史	10

2 IAP 概述

STM32F4xx 器件可在意法半导体的 STM324xG-EVAL 评估板上实现。

2.1 原理

应使用所选的开发工具通过 JTAG/SWD 接口，或使用系统存储区中工厂内置的自举程序将 IAP 驱动程序编程到 Flash 的基址。

IAP 驱动程序使用 USART 执行以下操作：

- 从超级终端将二进制文件下载到 STM32F4xx 内部 Flash 中。
- 将 STM32F4xx 的内部 Flash 内容（从指定的用户应用程序地址开始）上传到二进制文件中。
- 执行用户程序。

2.2 IAP 驱动程序说明

IAP 驱动程序包含下列源文件：

- *main.c*: 在此文件中对 USART 进行初始化并配置 RCC。然后通过 *menu.c* 文件执行主菜单。
- *menu.c*: 包含主菜单例程。主菜单提供了多种操作选项，包括下载新的二进制文件，上传内部 Flash，执行已加载的二进制文件，去除将要被加载二进制文件页的写保护（如果这些页面被写保护）。
- *flash_if.c*: 包含内部 Flash 的写入、擦除和禁止写保护功能。
- *common.c*: 包含从/向 USART 外设读取/写入相关功能
- *ymodem.c*: 使用 YMODEM 协议从/向超级终端应用程序接收/发送数据^(a)。如果接收数据时出现故障，则显示错误消息“接收文件失败”。如果成功接收数据，则将该数据编程到内部 Flash 的相应地址中。然后对内部 RAM 内容与内部 Flash 内容进行比较，以验证数据是否完整。如果数据存在不一致的情况，则显示错误消息“验证失败”。如果映像文件大小超过允许的存储空间，或用户中止任务时，还会显示其它错误消息。
- STM32F4xx 标准外设库。

用户可以按下连接到引脚的按钮来选择是执行用户应用程序，还是执行 IAP 重新编程：

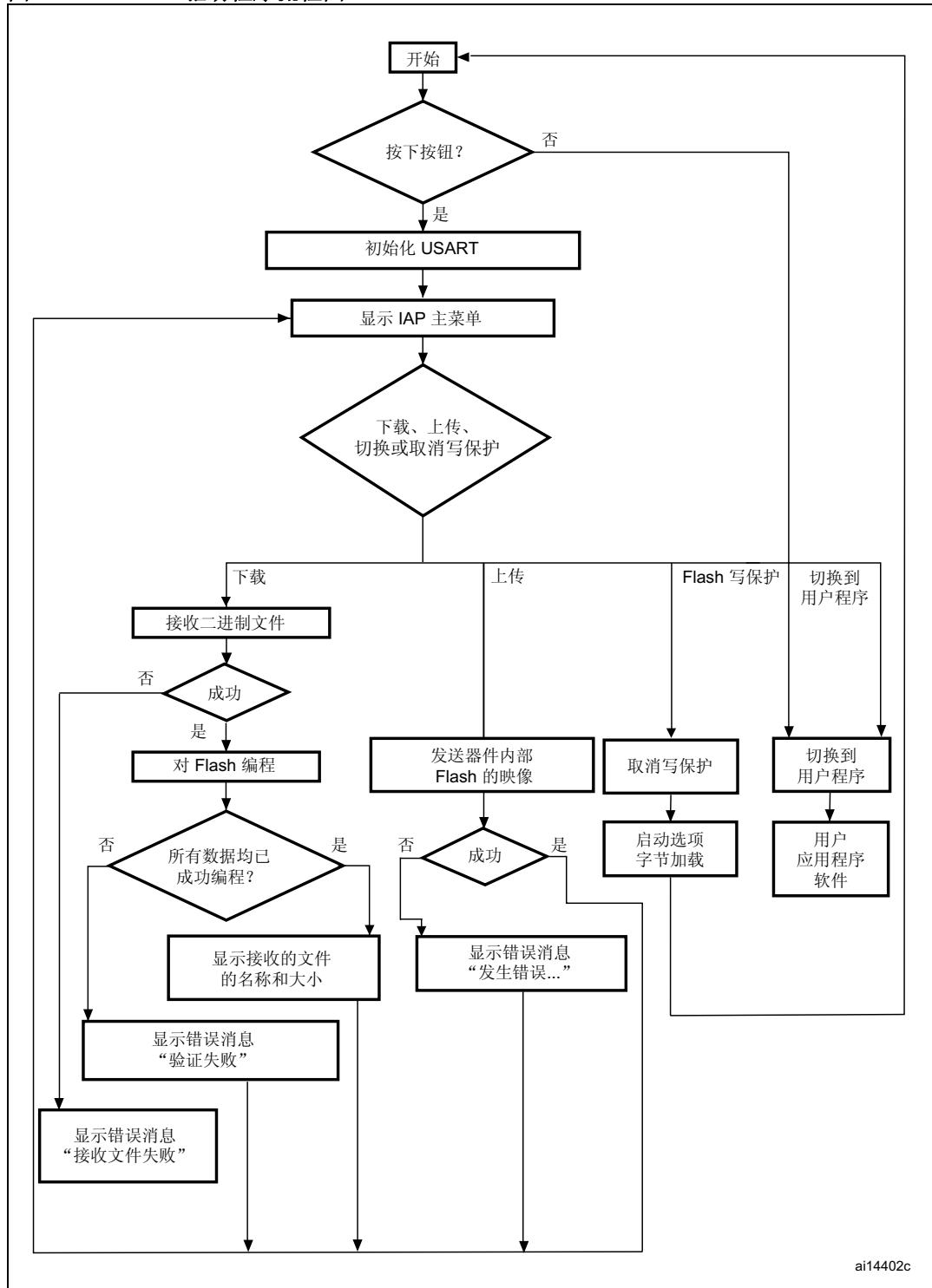
- 复位时不按按钮：切换到用户应用程序。
- 复位时按下按钮：显示 IAP 主菜单。

有关 STM324xG-EVAL 板上用于进入 IAP 模式的按钮的详细信息，请参见 [表 1: STM32F4xx IAP 的实现](#)。

IAP 流程图如 [图 1](#) 所示。

a. Ymodem 协议以 1024 字节块的形式发送数据。在传送到 STM32F4xx 内部 RAM 的这些数据块中执行错误校验，以比较传送的数据和接收的数据。未成功接收的数据块通过 NAK（否定应答）应答。有关 Ymodem 协议的详细信息，请参见现有文档。

图 1. IAP 驱动程序流程图



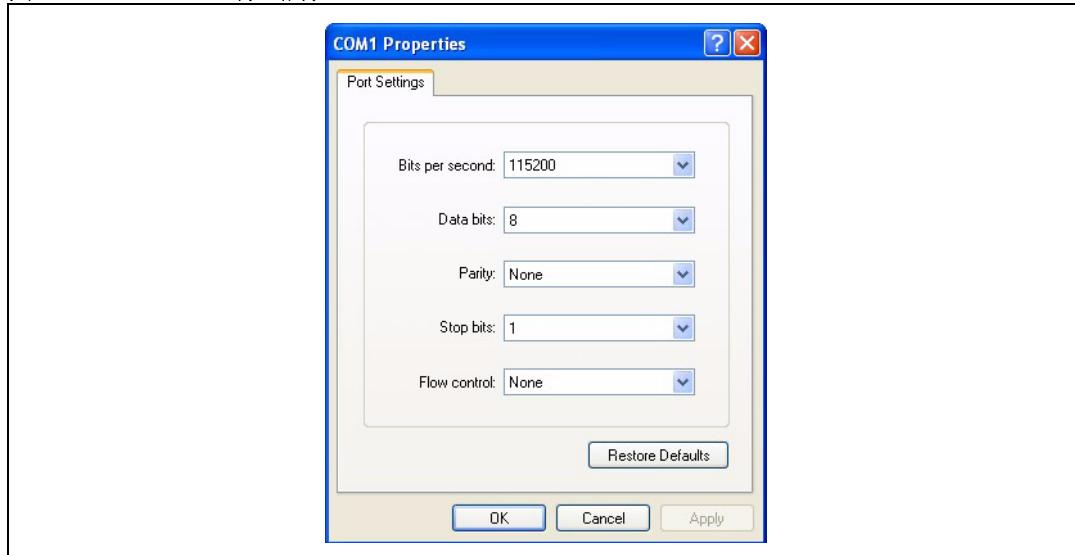
ai14402c

3 运行 IAP 驱动程序

3.1 超级终端配置

要使用 IAP，用户的 PC 必须能够运行超级终端或其它支持 **ymodem** 协议的终端程序。本文档中使用超级终端。[图 2](#) 给出了超级终端的配置。

图 2. COM 端口属性



注：

使用波特率值 **115200 bps** 进行举例说明。

选择系统时钟频率时，必须要小心。为了能顺利通过 **USART** 进行通信，最终应用中的系统时钟频率必须保证能够产生 **115200 bps** 的波特率。

3.2 执行 IAP 驱动程序

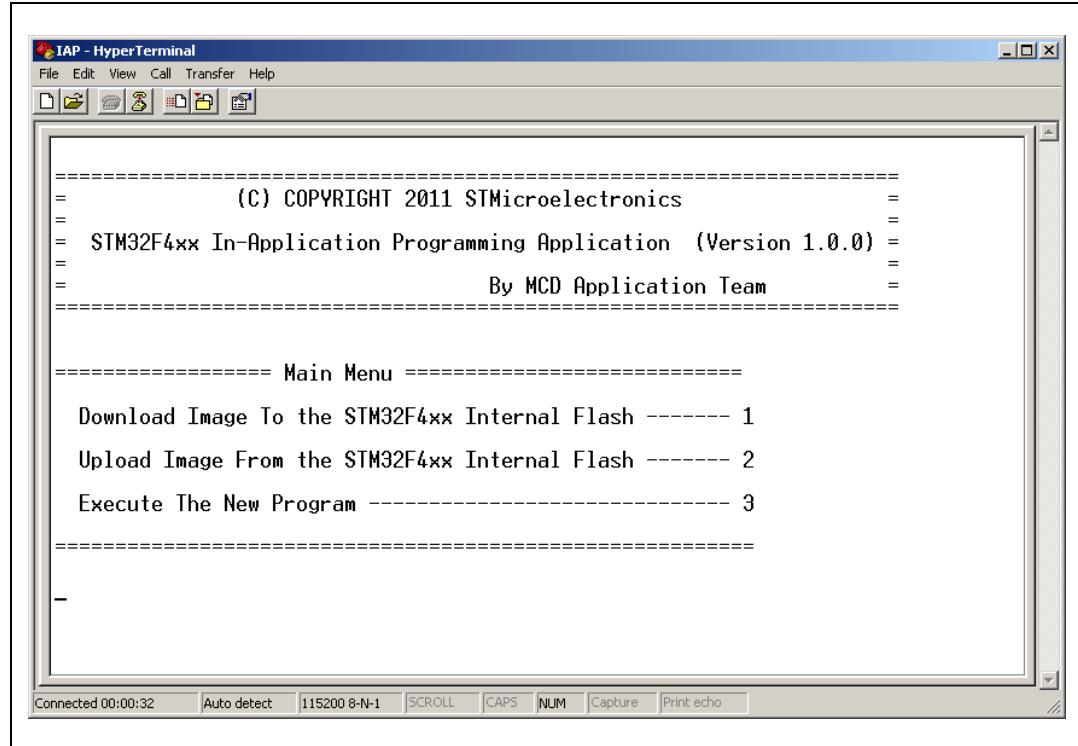
例如，在本应用笔记中，按下连接到引脚的按钮可以启动 IAP 驱动程序。

在复位时按下按钮，用户可运行 IAP 驱动程序以重写编程 STM32F4xx 的内部 Flash。当然，不一定要使用按钮，用户还可以对该引脚施加相当于有效电平的信号。请参见 [表 1: STM32F4xx IAP 的实现](#)。

4 IAP 驱动程序菜单

运行 IAP 时，超级终端窗口中显示以下菜单。

图 3. STM32F4xx Flash 未设置写保护时的 IAP 驱动程序菜单



4.1 将映像下载到内部 Flash 中

要通过超级终端将二进制文件下载到 STM32F4xx 的内部 Flash 中，请按以下步骤操作：

1. 按下键盘上的数字 1，选择 **Download Image To the STM32F4xx Internal Flash**（将映像下载到 STM32F4xx 的内部 Flash 中）菜单。
2. 选择 **Transfer**（传输）菜单中的 **Send File**（发送文件）。
3. 在 **Filename**（文件名）字段中，键入要下载的二进制文件的文件名和路径。
4. 从协议列表中选择 **Ymodem** 协议。
5. 单击 **Send**（发送）按钮。

通过以上操作，IAP 驱动程序将二进制文件从指定的基址载入到 STM32F4xx 的内部 Flash 中，并在超级终端窗口中显示二进制文件的名称和大小。有关基址设置的详细信息，请参见 [第 6 章：用户程序应满足的条件](#)。

4.2 从内部 Flash 上传映像

要上传内部 Flash 从用户应用程序地址开始的内容时，请按以下步骤操作：

1. 在键盘上按下数字 2，选择 **Upload image from the STM32F4xx internal Flash**（从 STM32F4xx 的内部 Flash 上传映像）菜单。
2. 选择 **Transfer**（传输）菜单中的 **Receive File**（接收文件）。
3. 选择二进制文件的保存目录。
4. 从协议列表中选择 **Ymodem** 协议。
5. 单击 **Receive**（接收）按钮。

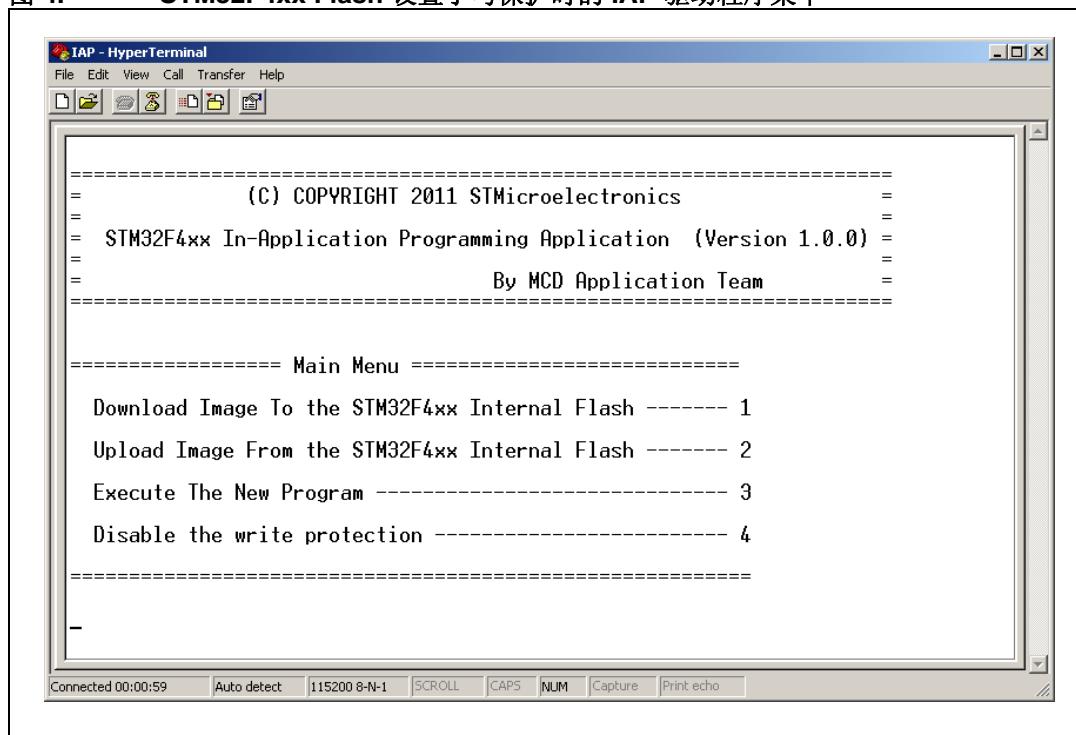
4.3 执行新程序

加载新程序后，按下键盘上的数字 3，选择 **Execute The New Program**（执行新程序）菜单，执行程序代码。

4.4 禁止写保护

IAP 启动时，会检查要加载用户程序的 Flash 页面，看是否设置了写保护。如果设置了写保护，会出现图 4 所示的菜单。

图 4. STM32F4xx Flash 设置了写保护时的 IAP 驱动程序菜单



下载新程序之前，必须禁止写保护。为此，请按下键盘上的数字 4（**Disable the write protection**（禁止写保护））。禁止写保护并复位系统以重载新选择的字节值。通过复位恢复系统后，如果按下按键按钮，则显示图 3 所示的菜单。

注：本应用程序不支持读保护，因此用户必须验证 Flash 未设置读保护。

5 STM32F4xx IAP 实现总结

[表 1](#) 总结了 STM32F4xx IAP 的实现情况。

表 1. STM32F4xx IAP 的实现

平台	实现	配置
固件	IAP 程序从 0x8000000 开始。从 Flash 执行 Flash 例程（编程/擦除）。 此程序大小约为 8 KB，且编程到：	0 扇区
	用户应用程序（通过 IAP 下载的映像）从地址 0x8004000 开始 ⁽¹⁾ 要加载的映像的最大大小为：	1008 KB (1 扇区 - 11 扇区)
	使用 IAP 从 STM32F4xx 的内部 Flash 上传的映像。要上传的映像大小为：	1008 KB (1 扇区 - 11 扇区)
硬件	按钮（有效电平：高）	按键按钮连接到 PG15 引脚
	使用的 USART	USART3

1. 用户应用程序位置地址在 *flash_if.h* 文件中的定义如下：#define APPLICATION_ADDRESS 0x8004000。
要修改该地址，请将默认值改为所需的值。

STM32F4xx IAP 软件包包括：

- IAP 程序的源文件和预配置项目（在 Project\STM32F4xx_IAP 目录下）
- 组成应用程序的源文件和预配置项目（在 Project\STM32F4xx_IAP\binary_template 目录下），应用程序将使用 IAP 载入 Flash。

此软件包中提供的 *readme.txt* 文件分步介绍了如何执行此 IAP 应用程序。

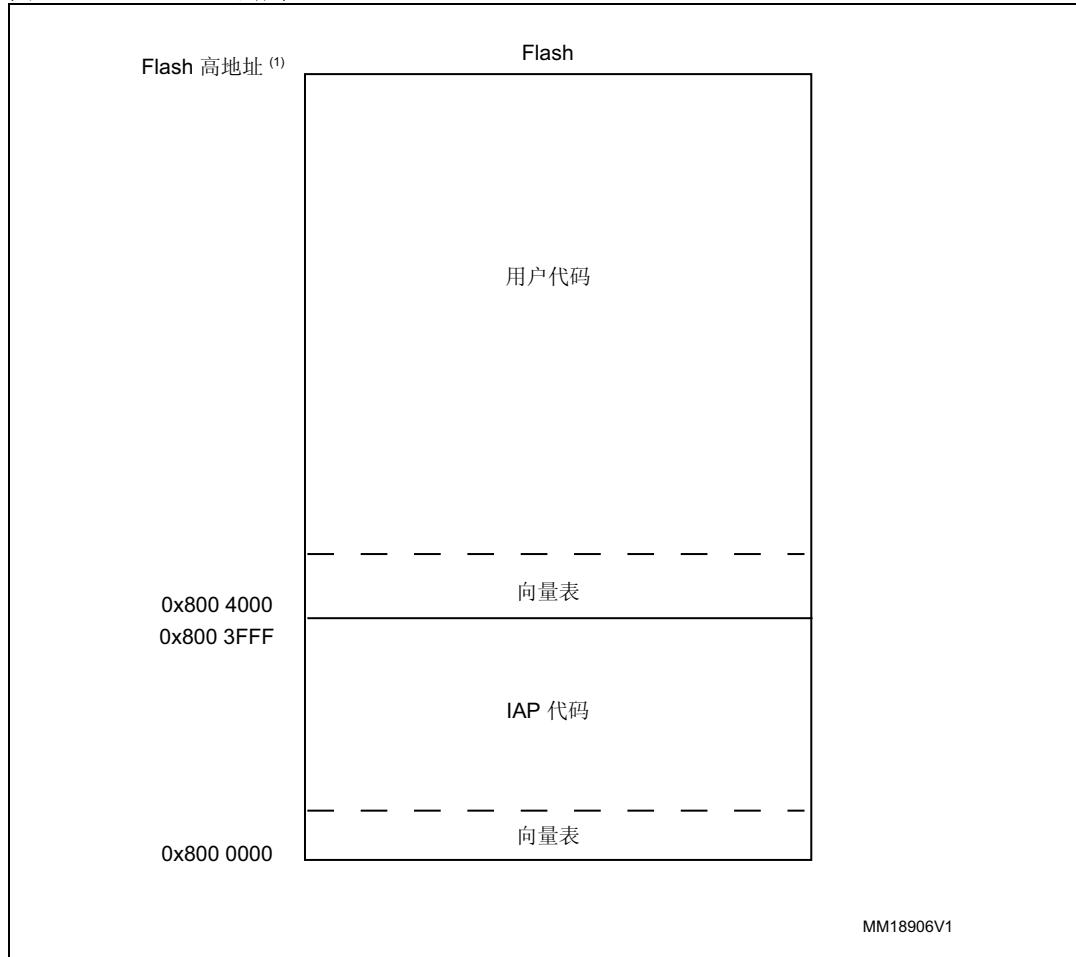
6 用户程序应满足的条件

使用 IAP 载入 Flash 的用户应用程序应该使用以下配置设置进行构建：

1. 使用工具链接器文件将程序加载地址设为 0x08004000。
2. 使用 `misc.h/.c` 驱动程序（在 `STM32F4xx_StdPeriph_Driver\inc` 目录下）中的“`NVIC_SetVectorTable`”功能，或通过修改 `system_stm32f4xx.c` 文件中定义的“`VECT_TAB_OFFSET`”常数值，将向量表重定位在地址 0x08004000 处。

预配置项目中提供了要使用 IAP 应用程序加载的应用程序示例。

图 5. Flash 的用法



1. STM32F4xx 器件的 Flash 高地址为 0x080F FFFF。

7 版本历史

表 2. 文档版本历史

日期	版本	变更
2011 年 10 月 12 日	1	初始版本。

请仔细阅读：

中文翻译仅为方便阅读之目的。该翻译也许不是对本文档最新版本的翻译，如有任何不同，以最新版本的英文原版文档为准。

本文档中信息的提供仅与 **ST** 产品有关。意法半导体公司及其子公司（“**ST**”）保留随时对本文档及本文所述产品与服务进行变更、更正、修改或改进的权利，恕不另行通知。

所有 **ST** 产品均根据 **ST** 的销售条款出售。

买方自行负责对本文所述 **ST** 产品和服务的选择和使用，**ST** 概不承担与选择或使用本文所述 **ST** 产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为 **ST** 授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在 **ST** 的销售条款中另有说明，否则，**ST** 对 **ST** 产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途（及其依据任何司法管辖区的法律的对应情况），或侵犯任何专利、版权或其他知识产权的默示保证。

意法半导体的产品不得应用于武器。此外，意法半导体产品也不是为下列用途而设计并不得应用于下列用途：（A）对安全性有特别要求的应用，例如，生命支持、主动植入设备或对产品功能安全有要求的系统；（B）航空应用；（C）汽车应用或汽车环境，且/或（D）航天应用或航天环境。如果意法半导体产品不是为前述应用设计的，而采购商擅自将其用于前述应用，即使采购商向意法半导体发出了书面通知，采购商仍将独自承担因此而导致的任何风险，意法半导体的产品设计规格明确指定的汽车、汽车安全或医疗工业领域专用产品除外。根据相关政府主管部门的规定，ESCC、QML 或 JAN 正式认证产品适用于航天应用。

经销的 **ST** 产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致 **ST** 针对本文所述 **ST** 产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大 **ST** 的任何责任。

ST 和 **ST** 徽标是 **ST** 在各个国家或地区的商标或注册商标。

本文档中的信息取代之前提供的所有信息。

ST 徽标是意法半导体公司的注册商标。其他所有名称是其各自所有者的财产。

© 2013 STMicroelectronics 保留所有权利

意法半导体集团公司

澳大利亚 - 比利时 - 巴西 - 加拿大 - 中国 - 捷克共和国 - 芬兰 - 法国 - 德国 - 中国香港 - 印度 - 以色列 - 意大利 - 日本 - 马来西亚 - 马耳他 - 摩洛哥 - 菲律宾 - 新加坡 - 西班牙 - 瑞典 - 瑞士 - 英国 - 美国

www.st.com

