

JFB - F4CDH		Cartographie de la carte d'extension du Canon X07					version 2.20	
Cartographie du Canon X07								
		Canon X07	RAM	ROM	Port Cartouche	RAM paginée	ROM paginée	Etat du buffer de l'interface
		Zone RAM 4 x 4ko interdit l'utilisation de l'extension RAM ou ROM interne				sauf si la RAM interne est désactivable alors éventuellement 32ko de 0x0000 à 0x8000		Buffer désactivé pour les I/O à partir de 0x80 jusqu'à 0xFF
Début	Fin	RAM 8ko interne						Buffer en haute impédance
0x0000	0x07FF							
0x0800	0x0FFF							
0x1000	0x17FF							Buffer en haute impédance
0x1800	0x1FFF							
0x2000	0x2FFF							
0x3000	0x37FF	Carte RAM 8ko ou extension RAM interne	Bloc 0 Bloc désactivé si RAM interne					Buffer en haute impédance si utilisation de l'extension mémoire interne commutation par dip switch
0x3800	0x3FFF							
0x4000	0x4FFF							
0x5000	0x5FFF	Extension ROM interne ou carte RAM 8ko	Bloc 1 Bloc désactivé si RAM interne					Buffer en haute impédance si utilisation de l'extension mémoire interne commutation par dip switch
0x6000	0x6FFF							
0x7000	0x7FFF							
0x8000	0x8FFF	Carte d'application ROM 8ko	Bloc 2 Bloc désactivé si Carte d'application	ROM 8ko Désactive automatiquement les blocs 4 et 5 de la RAM				Buffer en haute impédance si utilisation d'une carte d'application commutation par dip switch
0x9000	0x97FF							
0x9800	0x9FFF							
0xA000	0xAFFF	RAM Vidéo X720 6ko	Bloc 3 Bloc désactivé si Carte d'application	ROM 8ko Désactive automatiquement les blocs 6 et 7 de la RAM ainsi que la ROM supplémentaire				Buffer en haute impédance si utilisation d'une carte d'application commutation par dip switch
0xB000	0xBFFF							
0xC000	0xCFFF							
0xD000	0xD800	ROM Vidéo X720 4ko	Bloc 4 Bloc désactivé si utilisation de X720	Bloc désactivé si activation du bloc 6 Bloc désactivé si utilisation de X720				Buffer en haute impédance si utilisation de la X720 commutation par dip switch
0xD800	0xDFFF							
0xE000	0xEFFF							
0xF000	0xFFFF	ROM BASIC 20ko	Bloc 5 Bloc désactivé si utilisation de X720	Bloc désactivé si activation du bloc 7 Bloc désactivé si utilisation de X720				Buffer en haute impédance si utilisation de la X720 commutation par dip switch
0xF800	0xFFFF							
0x0000	0x07FF							
0x0800	0x0FFF							Buffer en haute impédance
0x0C000	0x0CFFF							
0x0D000	0x0DFFF							
0x0E000	0x0EFFF							Buffer en haute impédance
0x0F000	0x0FFFF							
0x0000	0x00FFF							

Seule la zone d'entrée/sortie allant de 0x00 à 0x7F est disponible pour l'utilisateur.

	liste des périphérique d'entrée / sortie	Nombre d'adresses nécessaires	Adresses attribuées	
RC2014	Digital I/O	4	0x00 à 0x03	
RC2014	Z80 CTC - SC102	4	0x08 à 0x0B	à configurer pour éviter les conflits
RC2014	Z80 PIO - SC103	4	0x0C à 0x0F	à configurer pour éviter les conflits
RC2014	IDE Hard Drive	4	0x10 à 0x13	
RC2014	Compact Flash Module 2,x	1	0x10 à modifier sur la carte en 0x20	
	8255 PPI	4	0x30 à 0x33	
	Z80 SIO/2	4	0x34 à 0x37	Sortie à reporter sur Bus RC2014
RC2014	YM2149 / AY3-8910	3	0x50 à 0x52	

Z84C90xx PLCC KIO (CTC,SIO,PIO in one)