

## Atividade 5 – Organização de Computadores (OC)

Júlia Simone Araújo

2.

Acesso aleatório a memória, como já temos no próprio nome da memória: memória RAM. Cada local na memória tem um endereçamento próprio, fisicamente interligado, e o tempo de acesso independe da sequência de acessos anteriores.

7.

a) O barramento de endereço tem 20 bits, onde 16 estão disponíveis para endereçamento.

b) 16 (módulos disponíveis) x 64KB (espaço de memória em cada módulo) = 1024KB.

c) 4 (módulos usados) x 16 (barramento de endereço de 16 bits) = 64 bits.

d) Sim, pode haver espaços de endereçamento diferentes.

8.

