

1) Tradicionalmente o desempenho de uma memória é medido pelo tempo. Este tempo pode ser medido de três maneiras, sendo elas Tempo de acesso, tempo de ciclo de memória e taxa de transferência.

O tempo de acesso vai do tempo da definição do endereço até a disponibilização dos dados, o tempo de ciclo de memória seria o tempo de recuperação do sistema entre dois acessos consecutivos e por fim a taxa de transferência seria a taxa no qual os dados podem ser transferidos em determinado intervalo de tempo.

7) a) Sabendo que foram deixados apenas 4bits para acesso do módulo e que o barramento possui 16 endereços disponíveis (0000,0001,...,1111) podemos supor que o número máximo de módulos que podem ser utilizados é de 16.

$$\begin{aligned} \text{b) } N_{\text{maxMódulos}} * \text{EspaçoMemóriaMódulo} &= T_{\text{memória}} \\ 16 * 64 &= 1024\text{kB} \end{aligned}$$

8) Encontra-se na próxima folha.

8)

Palavra = 32 bits

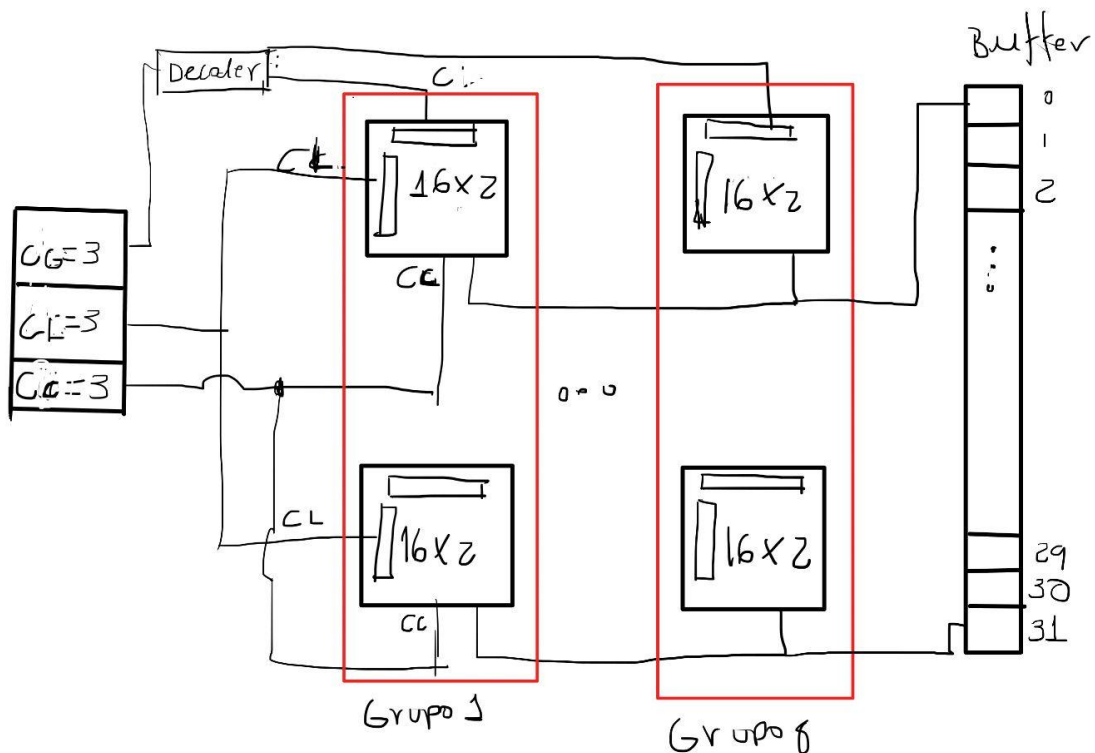
Capacidade = 8 Kbits

SRAM = 32 bits

Quantidade de pastilhas = $\frac{8 \text{ Kbits}}{32 \text{ bits}}$

$$\text{Qtd Pastilhas} = \frac{2^3 \cdot 2^{10}}{2^5} = 2^8 = 256$$

Utilizando uma qtd de linhas igual ao tamanho da palavra
temos : 256 = 32 linhas e 8 colunas



CL = Escolha da linha a ser acessada na pastilha

CC = 11 11 Coluna a ser acessada na pastilha

CG = Controle de qual grupo é escolhido

Obs.: Algumas conexões do Grupo 1 não foram representa-
das para não poluir o esquema