

## Основные понятия

*Алгебра логики* (АЛ) – это формальный аппарат описания логической стороны процессов в цифровых устройствах.

Создатель АЛ – Дж. Буль (1815-1864г.г)

*Логические переменные*: true/false, 1/0, ВКЛ/ВЫКЛ, ДА/НЕТ

≈ y

*Логическое высказывание* – некоторое предложение, о котором можно утверждать, что оно истинно или ложно.

p ~

*Логическая функция* – функция  $f(x_1, x_2, \dots, x_n)$ , аргументы которой  $x_i$  и сама функция  $y$ , могут принимать значения false (ложь) или true (истина).

$x_i$  – это простые высказывания

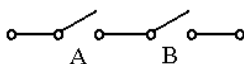
$y$  – сложное высказывание, истинность которого зависит от значения аргументов

связь посредством логических операций: И, ИЛИ, НЕ.

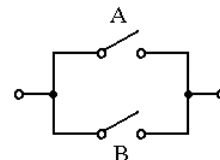
XX век, Клод Шеннон формализовал описание и преобразования релейных (переключательных) схем.

*Переключательная функция* (ПФ)  $f(x_1, x_2, \dots, x_n)$  – функция аргументы которой  $x_i$  и сама функция  $y$ , могут принимать значения 0 (выключено) или 1 (включено).

И – конъюнкция,  
последовательное включение реле А и В



ИЛИ – дизъюнкция,  
параллельное включение реле А и В



*Применение ПФ в ВТ*: формальное описание, анализ и синтез цифровых схем.

и ил ил не

### Способы представления ПФ

#### Табличный способ

010

## Логическая функция одной переменной $f(x)$ $N=1$

x	0	1	
$f_1$	0	0	$f=0$
$f_2$	0	1	$f=x$
$f_3$	1	0	$f=\overline{x} = \neg x$ ME
$f_4$	1	1	$f=1$

## Логическая функция двух переменных $f(x_1, x_2)$

## Логическая функция двух переменных $f(x_1, x_2)$

[illegible]



## Логическая функция двух переменных $f(x_1, x_2)$

	x1 x2					
	00	01	10	11		
f1	0	0	0	0	$f1 = 0$	константа нуля
f2	0	0	0	1	$f2 = x_1 \wedge x_2 = x_1 \cdot x_2 = x_1 x_2$	конъюнкция
f3	0	0	1	0	$f3 = x_1 \wedge \bar{x}_2 = x_1 \nrightarrow x_2$	запрет $x_2$
f4	0	0	1	1	$f4 = x_1$	повтор $x_1$
f5	0	1	0	0	$f5 = \bar{x}_1 \wedge x_2 = x_1 \not\leftarrow x_2$	запрет $x_1$
f6	0	1	0	1	$f6 = x_2$	повтор $x_2$
f7	0	1	1	0	$f7 = x_1 \oplus x_2 = \bar{x}_1 x_2 + x_1 \bar{x}_2$	сумма по модулю 2
f8	0	1	1	1	$f8 = x_1 + x_2 = x_1 \vee x_2$	дизъюнкция
f9	1	0	0	0	$f9 = x_1 \uparrow x_2 = \overline{x_1 \vee x_2}$	функция Пирса
f10	1	0	0	1	$f10 = x_1 \sim x_2 = \bar{x}_1 \cdot \bar{x}_2 + x_1 \cdot x_2 = \overline{x_1 \oplus x_2}$	эквивалентность
f11	1	0	1	0	$f11 = \bar{x}_2$	отрицание $x_2$
f12	1	0	1	1	$f12 = x_1 \leftarrow x_2 = x_1 \vee \bar{x}_2$	обратная импликация
f13	1	1	0	0	$f13 = \bar{x}_1$	отрицание $x_1$
f14	1	1	0	1	$f14 = x_1 \rightarrow x_2 = \bar{x}_1 \vee x_2$	импликация
f15	1	1	1	0	$f15 = x_1 \downarrow x_2 = \overline{x_1 \cdot x_2}$	штрих Шеффера
f16	1	1	1	1	$f16 = 1$	константа единицы

Полностью определённая ПФ  $f_1 - f_{16}$

Частично определённая (частичная) ПФ  $\text{---}$

Единичный набор ПФ  $x_1, x_2, \dots, x_n: f(x_1, x_2, \dots, x_n) = 1$

$f_9: 00$

Неединичный набор ПФ  $x_1, x_2, \dots, x_n: f(x_1, x_2, \dots, x_n) = 0$

$f_9: 01, 10, 11$

Запрещённый набор ПФ  $x_1, x_2, \dots, x_n: f(x_1, x_2, \dots, x_n) = ?$   $\text{---}$

Константа 0(1): полностью определённая ПФ  $f=0(1)$   $f_2=0$   $f_{16}=1$

Конституэнта 0(1): полностью определённая ПФ  $f=0(1)$  только на одном наборе

$f_{14}, 15, 12, 8$   $\rightarrow$   $f_5$

## Логическая функция $N$ переменных $f(x_1, x_2, \dots, x_n)$

$N$ -местная ПФ – это ПФ, значение которой зависит от значений  $n$  аргументов.

Двоичный набор значений аргументов (комбинация) – упорядоченная совокупность значений аргументов.

Кол-во комбинаций  $N$ -местной ПФ = ?  $\leftarrow$   $n=1 \rightarrow 2$   
 $n=2 \rightarrow 4$   
Кол-во строк таблицы истинности  $N$ -местной ПФ = ?  $n=3 \rightarrow 8$   
 $n \rightarrow 2^n$

$n=1 - 4$   
 $n=2 - 16$

$n$

$2^{2^n}$

$\left. \begin{array}{l} 000 \\ 001 \\ \vdots \\ 111 \end{array} \right\} 8$

$n=4: \left. \begin{array}{l} 0000 \\ \vdots \\ 1111 \end{array} \right\} 16$

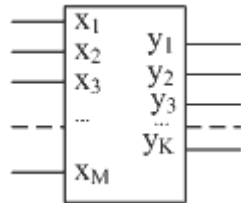
**Пример.** Описать с помощью таблицы истинности (ТИ) работу комбинационной схемы (КС), которая управляет работой 7-сегментным индикатором, отображающим одну из десятичных цифр в зависимости от значения на входе.

Все цифровые устройства разделяются на:

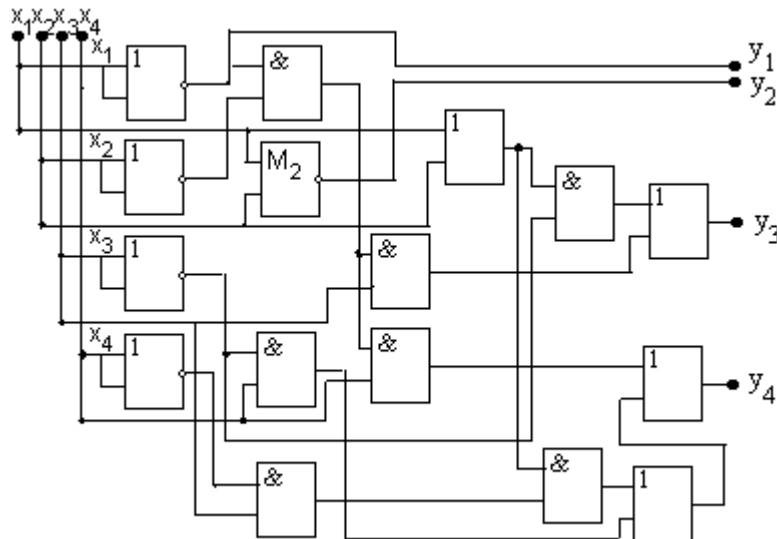
- комбинационные схемы
- последовательные схемы

*Комбинационные схемы* — это устройства без памяти. Выходные сигналы зависят только от текущей комбинации входных логических сигналов и не зависят от их предыдущих значений.

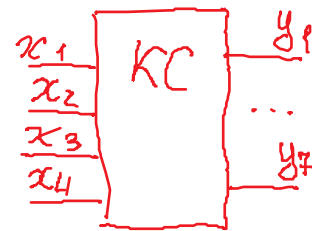
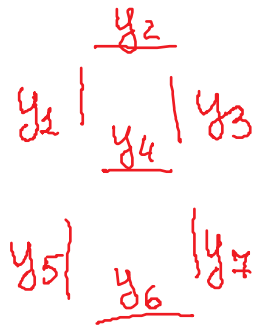
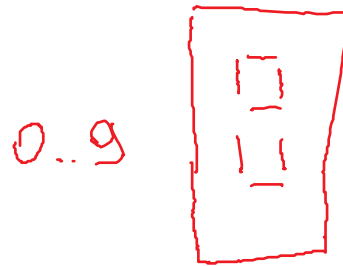
Функциональная схема:



Пример реализации КС на логических элементах:



**Пример.** Описать с помощью таблицы истинности (ТИ) работу комбинационной схемы (КС), которая управляет работой 7-сегментным индикатором, отображающим одну из десятичных цифр в зависимости от значения на входе.



$x_1$	$x_2$	$x_3$	$x_4$	$y_1$	$y_2$	$y_3$	$y_4$	$y_5$	$y_6$	$y_7$
0	0	0	0	1	1	1	0	1	1	1
0	0	0	1	0	0	1	0	0	0	1
0	0	1	0	0	1	1	1	1	1	0
0	0	1	1							
0	1	0	0							
0	1	0	1							
0	1	1	0							
0	1	1	1							
1	0	0	0							
1	0	0	1	1	1	1	1	0	1	1
1	0	1	0	-	-	-	-	-	-	-
1	0	1	1							
1	1	0	0							
1	1	0	1							
1	1	1	0							
1	1	1	1	-	-	-	-	-	-	-



**Пример.** Пусть есть система кондиционирования воздуха, состоящая из 2х кондиционеров малой (K1) и большой (K2) мощности и работающая при таких условиях:

- K1 включается, если  $t$  достигает  $19^{\circ}\text{C}$ ;
- K2 включается, если  $t$  достигает  $22^{\circ}\text{C}$ , K1 - выключается;
- K1 и K2 включаются, если  $t$  достигает  $30^{\circ}\text{C}$ .

Описать работу системы с помощью таблицы истинности.