Aufbau und Funktionsweise eines Prozessors

Marco Vogel

17. Januar 2018

Hochschule Hof

Inhaltsverzeichnis

Komponenten eines Prozessors

Steuerwerk

Rechenwerk

Registerwerk

Bussystem

Befehlsverarbeitung

Planung eines Prozessors

Praxis

Komponenten eines Prozessors

Komponenten eines Prozessors

- 1. Steuerwerk
- 2. Rechenwerk
- 3. Registerwerk
- 4. Bussystem

Steuerwerk

- 1. Steuert die Abläufe in einem Prozessor
- 2. Dekodiert die Befehle aus dem Speicher
- 3. Ist an alle internen Kommunikationsbusse angeschlossen

Rechenwerk

- Häufig ALU genannt : Arithmetisch Logische Einheit

Arithmetische Operationen: ADD, SUB, CMP, ...

Logische Operationen: OR, AND, LSL, LSR, ROR, ROL, ...

Beispiel: AND

Rechenwerk

- Häufig ALU genannt : Arithmetisch Logische Einheit

Arithmetische Operationen: ADD, SUB, CMP, ...

Logische Operationen: OR, AND, LSL, LSR, ROR, ROL, ...

Beispiel: AND

1. Operand	0101 1 0 1 0	
2. Operand	1000 1 0 1 0	
Ergebnis	00001010	

 Tabelle 1: Beispiel AND-Verknüpfung

Registerwerk

Register: Schnellste Speichereinheit eines Computers.

Arten:

- Universalregister
 - Inhalt veränderbar
 - Sehr geringe Speicherkapazität
- Spezialregister
 - Interne Verwendung
 - Stackpointer, Instructionpointer, Flags, uvm.

Bussystem

Verbindet alle Komponenten

Befehlsverarbeitung

1. Befehlsabruf

- 1. Befehlsabruf
- 2. Dekodierung

- 1. Befehlsabruf
- 2. Dekodierung
- 3. Operandenabruf

- 1. Befehlsabruf
- 2. Dekodierung
- 3. Operandenabruf
- 4. Befehlsausführung

- 1. Befehlsabruf
- 2. Dekodierung
- 3. Operandenabruf
- 4. Befehlsausführung
- 5. Zurückschreiben des Ergebnisses

1. Bestimmung der zu verwendenden Wortlänge

1. Bestimmung der zu verwendenden Wortlänge

00000000	00000000	00000000000000000	
Opcode	Argument	Value	

1. Bestimmung der zu verwendenden Wortlänge

00000000	00000000	00000000000000000	
Opcode	Argument	Value	

00000000	00000000	00000000	00000000
Opcode	Argument	Ziel	Quelle

2. Befehlssatz erstellen

2. Befehlssatz erstellen

Befehlsarten:

- 1. Transferbefehle (MOV,XCHG)
- 2. ALU-Befehle (ADD,AND)
- 3. Sprungbefehle (JUMP,CALL)
- 4. Stack-Befehle (PUSH,POP)

Praxis

Logisim

Aufbau eines Prozessors in Logisim

