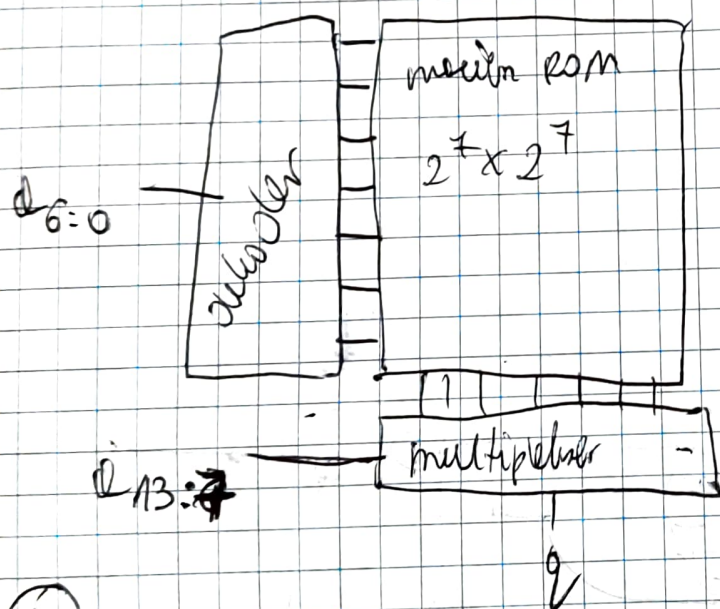


② Zauważmy, że  $16384 = 128^2$

zatem będzie 7 wyjść do dekodera i multiplexera i 7 wejść z dekodera i jedno z multiplexera, bo  $2^7 = 128$  więc „wynikowy” macierz  $128 \times 128$  da się zapisać na 7 bitach



④

- a)  $128 \times 8$
- b)  $256 \times 8$
- c)  $64 \times 8$
- d)  $16 \times 8$