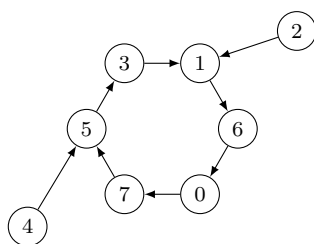


Disciplina: ELE2715 - Circuitos Digitais
Aluno:

Período: 2019.1
Data: 15/04/2019

1 - Projete e Implemente um circuito lógico para executar a sequência apresentada na figura abaixo. O circuito deve contar com um *display* de 7 segmento para exibir o número correspondente a cada estado da figura. Para definir um estado inicial para o circuito utilize uma chave de 4 entradas. O circuito pode fazer uso de CIs do tipo 7400, 7404, 7408, 7432, 7448, 7476, 7486.



Sugestões

- A entrada de clock será gerada a partir do gerador de funções do laboratório na função de onda quadrada com frequência de 1Hz, amplitude de $5V_{pp}$, nível alto em 5V e *offset* 2,5V.
- Lembre-se de configurar a saída do gerador de sinais para alta impedância;
- Todos os leds do display e as entradas das chaves devem utilizar resistores de no mínimo 560Ω ;

Observações

- Todos os alunos devem implementar o circuito em pront-o-board;
- A implementação deverá ser feita de forma estruturada;
- O aluno deverá apresentar o circuito funcionando corretamente no dia 22/04/2019;