Aula 07: 1 de 8

UNIDADE IV: Implementando o BIP

Aula 07: 2 de 8

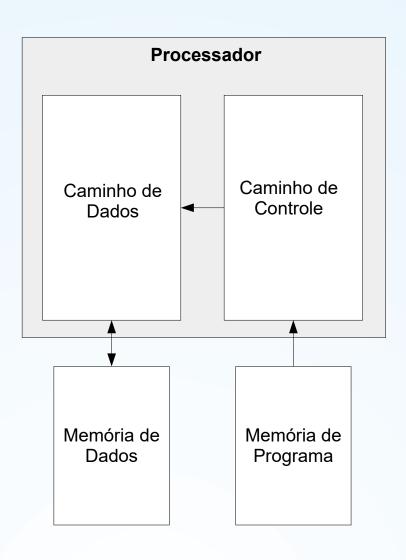
Tópicos da aula

- Apresentação do BIP modificado para uso no simulador Logisim
- Implementação do BIP no Logisim



Aula 07: 3 de 8

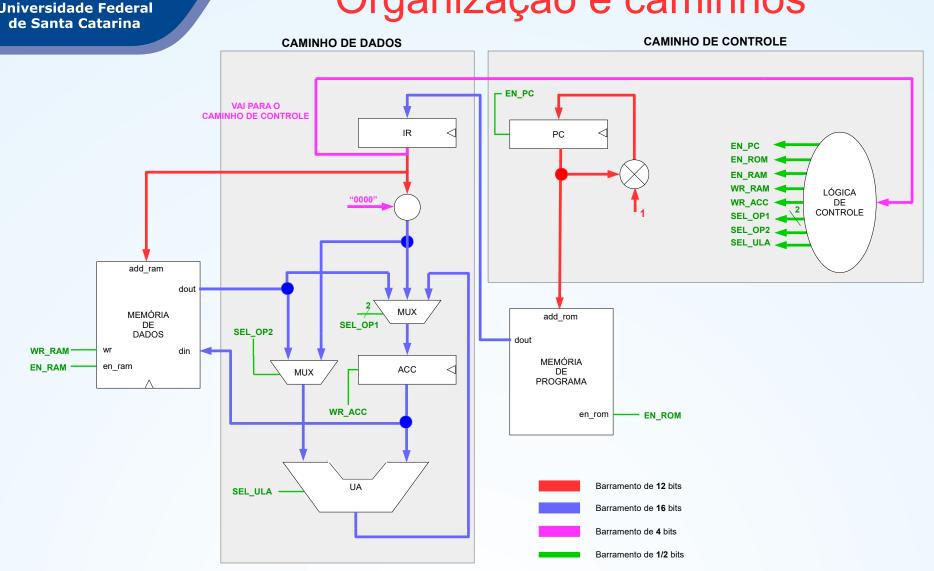
Caminhos: Dados e Controle





Aula 07: 4 de 8

Organização e caminhos





Aula 07: 5 de 8

Trabalho 01

Implementar o processador BIP na ferramenta de simulação de circuitos digitais Logisim

| Insrução | Opcode (binário) | WR_RAM | EN_RAM | EN_PC | EN_ROM | WR_ACC | SEL_OP1 | | SEL_OP2 | SEL_ULA |
|----------|---------------------|--------|--------|-------|--------|--------|---------|-------|---------|---------|
| | | | | | | | BIT 1 | BIT 0 | | |
| NOP | 0000 | | | | | | | | | |
| STO | 0001 | | | | | | | | | |
| LD | 0010 | | | | | | | | | |
| LDI | 0011 | | | | | | | | | |
| ADD | 0100 | | | | | | | | | |
| ADDI | 0101 | | | | | | | | | |
| SUB | 0110 | | | | | | | | | |
| SUBI | 0111 | | | | | | | | | |



Aula 07: 6 de 8

FIM AULA 07