

Digitaltechnik - Uebung 1

1. Zeitkontinuierlichen Signalen haben Werten in jeder Punkt von Zeit, diskrete haben Werte nur zwischen bestimmten Intervallen. Zum Beispiel hat die Temperatur (und die Mehrheit von Eigenschaften in der Natur) immer einen Wert, aber wenn einen digitalen Sensor die Temperature misst, speichert er einen Wert nur einmal pro Zeiteinheit.
2. Wertkontinuierlichen Signalen haben unendlich viele Werten zwischen zwei Werten, wie zum Beispiel eine ideale sin Welle. Diskreten Signalen koennen nur bestimmte Werte nehmen, zum Beispiel die Ausgang einer Schaltfunktion.
3. a)

Fullmenge	Bit 0	Bit 1	Bit 2	Bit 3	Bit 4	Fullstand	Fehler	Binary
0.5l	0	0	0	0	0	0	0.0l	000
1.1l	1	0	0	0	0	1l	0.1l	001
1.3l	1	0	0	0	0	1l	0.3l	001
1.6l	1	0	0	0	0	1l	0.6l	001
1.7l	1	0	0	0	0	1l	0.7l	001
1.8l	1	0	0	0	0	1l	0.8l	001
2.1l	1	1	0	0	0	2l	0.1l	010
2.2l	1	1	0	0	0	2l	0.2l	010
2.3l	1	1	0	0	0	2l	0.3l	010
2.4l	1	1	0	0	0	2l	0.4l	010
2.5l	1	1	0	0	0	2l	0.5l	010
2.5l	1	1	0	0	0	2l	0.5l	010
2.8l	1	1	0	0	0	2l	0.8l	010
2.9l	1	1	0	0	0	2l	0.9l	010
3.2l	1	1	1	0	0	3l	0.2l	011
3.6l	1	1	1	0	0	3l	0.6l	011
4.4l	1	1	1	1	0	4l	0.4l	100
4.5l	1	1	1	1	0	4l	0.5l	100
4.7l	1	1	1	1	0	4l	0.7l	100
5.3l	1	1	1	1	1	5l	0.3l	101

b) Quantisierung von 1l. Das heisst die Analog Werten eine Praezision von $\pm 0.9l$

d) $\pm 0.5l$

e) Es braucht 3 Binaere digits, was 0 bis $2^3 = 8l$ Zeigen kann. Siehe Tabelle.

4. a) 2

b) x represents an undefined value in between the two thresholds.

000111x1111xx000xxxx

5.

i.	<table><tr><td>A</td><td>Z</td></tr><tr><td>0</td><td>1</td></tr><tr><td>1</td><td>1</td></tr></table>	A	Z	0	1	1	1	ii.	<table><tr><td>A</td><td>Z</td></tr><tr><td>0</td><td>1</td></tr><tr><td>1</td><td>0</td></tr></table>	A	Z	0	1	1	0	iii.	<table><tr><td>A</td><td>Z</td></tr><tr><td>0</td><td>1</td></tr><tr><td>1</td><td>0</td></tr></table>	A	Z	0	1	1	0	Wie ein NOT Gatter
A	Z																							
0	1																							
1	1																							
A	Z																							
0	1																							
1	0																							
A	Z																							
0	1																							
1	0																							

6. a) 2 Eingänge, 1 Ausgang. $2^2 = 4$ Eingangskodierungen sind möglich.

b) NAND	<table><tr><th>A</th><th>B</th><th>NAND</th></tr><tr><td>1</td><td>1</td><td>0</td></tr><tr><td>1</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>1</td></tr><tr><td>0</td><td>0</td><td>1</td></tr></table>	A	B	NAND	1	1	0	1	0	1	0	1	1	0	0	1	OR	<table><tr><th>A</th><th>B</th><th>OR</th></tr><tr><td>1</td><td>1</td><td>1</td></tr><tr><td>1</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>1</td></tr><tr><td>0</td><td>0</td><td>0</td></tr></table>	A	B	OR	1	1	1	1	0	1	0	1	1	0	0	0	NOT	<table><tr><th>A</th><th>NOT</th></tr><tr><td>1</td><td>0</td></tr><tr><td>0</td><td>1</td></tr></table>	A	NOT	1	0	0	1
	A	B	NAND																																						
	1	1	0																																						
	1	0	1																																						
	0	1	1																																						
0	0	1																																							
A	B	OR																																							
1	1	1																																							
1	0	1																																							
0	1	1																																							
0	0	0																																							
A	NOT																																								
1	0																																								
0	1																																								

	A	B	X	Y	V	Z
c)	1	1	0	1	1	0
	1	0	1	1	0	1
	0	1	1	1	0	1
	0	0	1	0	1	0

Die Ausgang ist hoch, nur wenn die beide Inputs unterschiedlich sind.

d) $(A \wedge \neg B) \vee (\neg A \wedge B)$ TODO: Can this be simplified further?

7.

A	S	B
1	1	0
1	0	1
0	1	0
0	0	0

a) B:

Hoch wenn nur A hoch ist

C:	A	S	B
	1	1	1
	1	0	0
	0	1	0
	0	0	0

c)	E	Z	I	X
	1	1	1	1
	1	1	0	0
	1	0	1	1
	1	0	0	1
	0	1	1	1
	0	1	0	0
	0	0	1	0
	0	0	0	0