# IAR IDE, Debug, Assembly דו"ח מכין, מעבדה מס' 1 – הכרת

מגישים: אסף קמבר (313390429) ואביב פרימור (208488973)

### 1. מהי סביבת פיתוח ומה תפקידה?

<u>תשובה:</u> סביבת הפיתוח בקורס שלנו נקראת IAR המשמשת אותנו לתקשורת עם הבקר, באמצעות תרגום קוד אסמלי שנכתב בעורך טקסט, המיועד לקוד מכונה לצורך שליטה ופיקוח על זיכרון הבקר. סביבת הפיתוח מאפשרת לנו לפתח את הקוד. להריץ סימולציות לבקר שלנו לפני שיוכל לעבוד בפני עצמו.

## 2. מהן פקודות ליבה ומהן פקודות אמולציה וההבדל ביניהן?

<u>תשובה:</u> פקודות ליבה (Core Instructions) הינן פקודות הכתובות בשפת האסמבלי, אותן האסמבלר מתרגם באופן ישיר לקוד מכונה, כלומר הן מהוות קידוד ישיר בין האסמבלי לשפת המכונה. פקודות אמולציה (Emulated Instructions) הינן פקודות נוחות לתכנון, שנועדו לייעל את כתיבת הקוד ולהקל את ההבנה בהתעסקות עם הקוד של המתכנת. את פקודות האמולציה מתרגם האסמבלר לפקודות ליבה שקולות ואז לקוד מכונה. כלומר לא קיים קידוד ישיר וחד חד ערכי עם שפת המכונה בשונה מפקודות הליבה.

### 3. כמה רגיסטרי עבודה יש ב-CPU ומה השימוש של כל אחד מהם?

תשובה: ישנם 16 רגיסטרי עבודה ב-CPU הממוספרים מ-R15 ועד ל-R15 המפורטים להלן:

- .CPU רגיסטר המורה על כתובת הבאה לביצוע ב-RO Program Counter (1)
  - . מצביע למחסנית על הכתובת R1 Stack Pointer (2)
- רגיסטר חיווי לביטי הסטאטוס . V , Z, N, C רגיסטר חיווי לביטי היווי לביטי הסטאטוס R2 Status Register (3)
- בשימוש מחולל הקבועים מאפשר להוריד את נפח הפקודות עבור מספרים קבועים או בשימוש R3 Constant Generator (4) רב.
- , רגיסטרים כללים המיועדים למידע זמני, מאפשרים לבצע פעולות כמו חישובים, R4-R15 General Purpose Registers (5) זיכרון וכדומה ע"י אופרנד מקור ואופרנד יעד.

### על דגל V,C,N,Z הסבר את צורת השימוש בדגלים SR ורשום פקודמה לדוגמה המשפיעה על דגל ברגיסטר בנפרד.

תשובה: C = ביט הנשא (Carry Bit) - מראה '1' אם בפעולה העוקבת האחרונה נוצר נשא, כלומר אם גלשנו לביט – C ביט הנשא (1+m ביט הראה '1').

פקודה לדוגמה: CLRC.

'0', אחרת '0', אחרת '0' – (Zero Bit) בית האפס – 2 – מראה '1' אם בפעולה האחרונה התוצאה שהתקבלה היא המספר '0', אחרת - 2

פקודה לדוגמה: SETZ.

N = תוצאה שלילית (Negative Bit) – מראה '1' אם ביט ה-MSB מראה על '1' לוגי, כלומר מתריעה שהתוצאה האחרונה N שהתקבלה היא שלילית בסימון מספרים שליליים בשיטות SIGNED. אחרת '0'.

פקודה לדוגמה: SETN.

w = ביט גלישה (Overflow Bit) – מראה '1' אם קיימת גלישה לביט הסימן בפעולה האחרונה, כלומר נשא לביט ה-m שבשיטת SIGNED של מספרים שליליים נקבל היפוך בסימן של המספר. אחרת '0'.

פקודה לדוגמה: RRA.

#### הבהרות

גודל התכנית: 003122-003100=000022

זמן ריצה: 115\*Tclk=115\*2^(-20)=109.67 *μsec*