Санкт-Петербургский Национальный Исследовательский Университет

Информационных Технологий, Механики и Оптики

Факультет ПИиКТ

Лабораторная работа 3

по дисциплине

«Функциональная схемотехника»

Вариант 3

Выполнил: студент группы Р33111

Киселёв Сергей Владимирович

г. Санкт-Петербург

2021 г.

**Задание**

1. Разработайте и опишите на Verlog HDL схему, вычисляющую значение функции **.**
2. Определите область допустимых значений функции.
3. Запустутите модуль на плате Digilent Nexys4, ввод значений осуществляется с переключателей, а вывод ответа на семисегментники.
4. Составьте отчет по результатам выполнения работы.

**Git**

https://github.com/kamikadze328/Circuit-Design/tree/main/lab3

**Выводы**

Я получил опыт работы с реальным микропроцессором и научился выводить значения на семисегментниках.