

### Diagrama de micro-arquitectura.

Esta microarquitectura está diseñada para funcionar tanto con instrucciones vectoriales como escalares, se tiene un pipeline de 5 etapas cuyos elementos principales son ALU y vALU en donde se realizan las operaciones aritméticas, un sumador para aumentar el PC, un registro para almacenar el valor del PC, multiplexores para selección de bits, registros para facilitar la manipulación y operación de datos, memoria de datos y memoria de archivos y una unidad de control para facilitar la decodificación de instrucciones. Estos elementos, otros no mencionados y sus conexiones se pueden ver en el diagrama de la imagen 1.

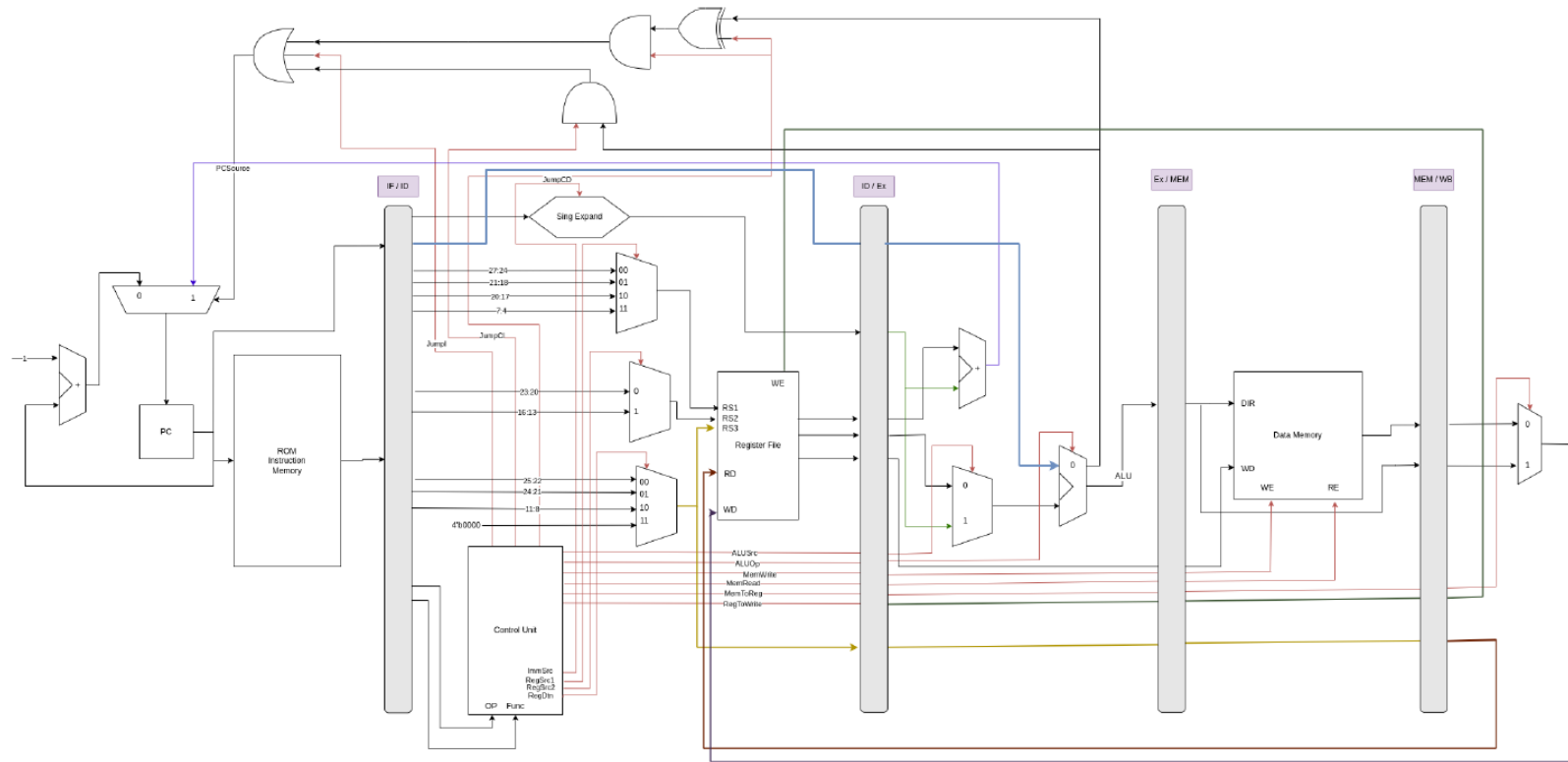


Imagen 1. Diagrama de micro-arquitectura.