Algoritmy a jejich implementace

Vyučující: Mgr. Martin Mareš Ph.D., Cvičení: Filip Štědronský

1. května 2021

Obsah

1 Uvod, Cko				2
1.1 Uvod				2
1.2 Cko				2
1.3 Preprocesor				6
1.4 Bitové triky				7
2 Hardware architecture				9
2.1 Historický vývoj architektur				9
				9
2.3 AMD64			1	12
				12
3 Hierarchie pameti			1	2
3.1 Memory Management Unit			1	13
3.2 Cviko			1	.3
4 Profilovaní, peft, cachegrind			1	.3
4.1 Zajimave perf udalosti			1	13
5 Programování na SMP: Procesy a vlákna			1	4
5.1 Thread-local variables			1	15
5.2 Synchronizační primitiva			1	15
5.3 Race Conditions			1	16
6 Cvičení SMP			1	.7
6.1 Pthreads			1	7
6.2 Atomické operace			1	17
7 Paralelní programovaní cvičení 2			1	.8
			1	18
7.2 Odbočka			1	19
2 3 4 5	1.1 Úvod 1.2 Cko 1.3 Preprocesor 1.4 Bitové triky Hardware architecture 2.1 Historický vývoj architektur 2.2 x86 2.3 AMD64 2.4 Disassebler Hierarchie pameti 3.1 Memory Management Unit 3.2 Cviko Profilovaní, peft, cachegrind 4.1 Zajimave perf udalosti Programování na SMP: Procesy a vlákna 5.1 Thread-local variables 5.2 Synchronizační primitiva 5.3 Race Conditions Cvičení SMP 6.1 Pthreads 6.2 Atomické operace Paralelní programovaní cvičení 2 7.1 Debugování s vlákny	1.1 Úvod 1.2 Cko 1.3 Preprocesor 1.4 Bitové triky Hardware architecture 2.1 Historický vývoj architektur 2.2 x86 2.3 AMD64 2.4 Disassebler Hierarchie pameti 3.1 Memory Management Unit 3.2 Cviko Profilovaní, peft, cachegrind 4.1 Zajimave perf udalosti Programování na SMP: Procesy a vlákna 5.1 Thread-local variables 5.2 Synchronizační primitiva 5.3 Race Conditions Cvičení SMP 6.1 Pthreads 6.2 Atomické operace Paralelní programovaní cvičení 2 7.1 Debugování s vlákny	1.1 Úvod 1.2 Cko 1.3 Preprocesor 1.4 Bitové triky Hardware architecture 2.1 Historický vývoj architektur 2.2 x86 2.3 AMD64 2.4 Disassebler Hierarchie pameti 3.1 Memory Management Unit 3.2 Cviko Profilovaní, peft, cachegrind 4.1 Zajimave perf udalosti Programování na SMP: Procesy a vlákna 5.1 Thread-local variables 5.2 Synchronizační primitiva 5.3 Race Conditions Cvičení SMP 6.1 Pthreads 6.2 Atomické operace Paralelní programovaní cvičení 2 7.1 Debugování s vlákny	1.1 Uvod 1.2 Cko 1.3 Preprocesor 1.4 Bitové triky Hardware architecture 2.1 Historický vývoj architektur 2.2 x86 2.3 AMD64 2.4 Disassebler Hierarchie pameti 3.1 Memory Management Unit 3.2 Cviko Profilovaní, peft, cachegrind 4.1 Zajimave perf udalosti Programování na SMP: Procesy a vlákna 5.1 Thread-local variables 5.2 Synchronizační primitiva 5.3 Race Conditions Cvičení SMP 6.1 Pthreads 6.2 Atomické operace Paralelní programovaní cvičení 2 7.1 Debugování s vlákny

1 Uvod, Cko

1.1 Uvod

- V tomto předmětu se zaměříme na PC hw architekturu.
- Cílovým OS je Linux, jelikož běží na většině super počítačů, klastrů apod. Ostatní OS stavěné na výkon se chovají podobně.
- Cko jako cílový jazyk (bohužel občas místo kompilátoru je komplikator). GCC jako cílový kompilátor.

Příklad 1.1. Motivační příklad: Transpozice matic. //TODO obrázek

- a) Křivka naivního algoritmu roste (proč? na RAMu by neměla) + spiky.
 - Na začátku skoky lze vysvětlit velkosti L3 cache, ale ne všude. Hlavně spacial lokality v hlavní paměti.
 - skoku u 2^i protože cache není plně asociativní. Z množiny čísel se stejnými spodní bity, jenom málo se může dostat to cache na stejné místo. Podobně u dělitelů mocnin 2ky.
- b) Je to naivní algoritmus + snažíme se vyhnout mocninám 2ky tak, že přidáváme konstantní mezery mezi řádky. Znázorňuje zelená křivka. Proč roste jako exp na nejmenších velikostech? Vysvětlíme později.
- c) Tiling algoritmus
- d) Transpose and swap (cache oblivious algoritmus). Chová se o něco lip než tiling.

Poznámka 1.2. Dotaz: má smysl při inicializaci algoritmu zjistit velikost cache? Obecná odpověď je spíše NE, ze 2 důvodů:

- 1. Reálná hierarchie může být extra složitá. Jenom velikost nepomůže.
- 2. U Transpose and Swap větší role hraje režie rekurze. Protože rekurze stoji víc než přistup do paměti. Takže se musíme zastavit na takové největší velikosti podproblému, který se vejde do cachi. Pokud víme, že $L_1 > 16kb$, tak funguje matice 64x64.
- 3. Nastavení parametrů může škodit kompilaci. Jde ale obejit tak, že zkompilujeme několik verzi algoritmu s různé parametry, pak rychlé zjistit který je rychlejší a nadále používat.

Např Linux kernel má k dispozici 4 algoritmy pro sw REID. Při bootu zkontroluje který je rychlejší a bude používat po celou dobu.

1.2 Cko

Tady budou pouze komentáře k slajdům Uvod do Cka.

Vývoj dialektů Cka

- 1. K&R Cko, původní návrh popsaný v knize.
- 2. První standardizace, ANSI a ISO. Je známá jako C89. Z ní se vytvořili dialekty dle překladače a taky C++.

- 3. C99 nejlepší featury z dialektů. Pak vznikla ještě C11 verze a C17 (druhá jen opravovala chyby první).
- 4. Občas Cko přebralo featury zpět od C++, např v C11 memory management pro paralelní programovaní.

Číselné typy

- 1. Není specifikováno, jestli **char** je signed nebo unsigned.
- 2. Typ **bool** máme protože kompilátor lepe optimalizuje. Taky lepší semantický význam. Jmenuje se ale **_Bool** aby kompilace nerozbila stávající programy, které již měli bool přes *typedef*. Pokud ale chci pravě **bool**, stačí použit *include* < *stdbool.h* >.
- 3. stejně jako v C++, existují typy pevné délky, např u_int32. Hlavně se používají u sítových protokolu, taky inline assembler.

Union má pouze jednu ze dvou položek v pamětí, sám neví který to je. Je potřeba odvodit z kontextu.

Částečné typy

- 1. struct who_knowns_what *
- 2. int f() nevíme parametry
- 3. int f(void) nemá žádný parametr
- 4. int [] pole neznámé velikosti

Reprezentace v pamětí

- 1. pozor na bitová pole při paralelním programovaní. (necelé bytů se hlavně používají hlavně pro síťové pakety)
- 2. pozor 2kový doplněk není zaručený.
- 3. C11 má operátor _AlignOf(type), nejčastěji velikost typu.
- 4. překladač nesmí prohodit pořadí položek uvnitř. Protože se zaručuje, že 2 struktury zděděné ze stejného typů mají stejný prefix v pamětí.

Literály

- 1. Pozor, přidaní nuly na začátek změní literál na 8 soustavu. Změní se i hodnota.
- 2. Veškeré celočíselné počítaní se provádí v typu int.
- 3. Floating-point literály bez ztráty přesností se zapisuji s exponentem, například 0x1.ffep10, kde p je oddělovač pro exponent.

Operátory

- používáme pointer->item, protože při zápisu *pointer.item tečka má větší prioritu, museli bychom psát (*pointer).item
- a = x + + pak a má původní hodnotu. a = + + x pak a má hodnotu po inkrementu. x = x + + je hloupost, není definované.
- Hádanka a + + + + + a = ??
- nepoužívat bitové operace u znaménkových typů
- !!x je přetypovaní na bool
- nemodulit záporným číslem
- float není lineárně uspořádané. $NaN \neq NaN$.
- počítaní s unsigned a signed dává unsigned
- nepsat print f("%d%d%d", a++, a++, a++). Dobrým zvykem je měnit hodnotu proměnné pouze jednou v příkazu.

Nedefinované chovaní - cokoliv se může stát.

Pointry

- pointer na pole je něco jiného než pointer na první prvek. S pointrem na pole se ale běžně nepracuje.
- pointer na fce se zapisuje $int(*f)(int \ a)$;
- nepoužívat složitější konstrukce jako pointer na pointer poli pointrů.

Modifikátory

• u const záleží kde je. Protože

```
const int *x
je konstantní integer, když
int * const x
je const pointer.
```

- register int x je historický, hint překladači, že může uložit do registru místo pamětí. Pak ale nejde použit pointer. Dneska se nepoužívá, překladač optimalizuje lepe.
- volatile (hist že se může nečekaně změnit). Třeba namapovaná periferie do pamětí. Třeba nějaký port cpe data, pokud nenapíšeme volatile, tak překladač může vyoptimalizovat 2 čtení na 1. Lze taky použit pro zrušení optimalizace pro měření.
- restrict na adresu lze přistupovat pouze tímto pointrem nebo odvozeným. Pak překladač lepe optimalizuje. Např lze použit při kopirovaní pamětí, zaručí že 2 useky se nepřekrývají. Používá to funkce memcp nebo memmove.

- static int x u globální jako private. Je viditelná uvnitř modulu.
- extern int x společná proměnná pro několik modulu, stejný název.
- inline místo volaní se vloží. Dneska překladač um sám.

Příkazy

prázdný příkaz se může hodit. Ale je potřeba dávat pozor

```
while(...);
  zopakuje prázdný příkaz do nekonečna.
  Tady je ale potřeba napsat středníky, nebo {}
  if(...) a;
  else b;

    výraz je příkaz (vyhodnotí se side efekty)

• for(a, b, c) cyklus je ekvivalentní tomuto
  a;
  while(b)
        příkazy;
        С;
  }
```

- příkaz goto je potřeba použit v následujících případech
 - break ze 2 a vice cyklů.
 - konečné automaty
- jde zkombinovat while a switch

```
switch()
{
      while(b)
       {
              case 1:
      }
}
```

Hodí se třeba pro zpracovaní poli po 4. switch je pro mod 4

• _static_assert kontrola v čase kompilace, že např integer je nějaké velikosti

1.3 Preprocesor

- proměnlivý # argumentů, makro (stdarg.h). Taky makro va_arg.
- trigrafy, používat nechceme, historická záležitost, hlavně nepsat omylem?? char.
- \$include preprocesor nahrazuje kodem jiného souboru. Preprocesor pracuje na pptokenech
- gcc umí tzv linked optimisation optimalizace mezi moduly.

Makra Jsou 3 druhy

```
1. s závorky (má argumenty). Např
```

```
# define P1(x) x + 1
```

2. s závorky (bez argumentů)

```
# define Z() null.
```

3. bez závorky (závorky nebudou části expanze)

```
# define X x.
```

Vlastnosti 1.3.

Makra

- je zakázáno definovat stejné makro 2x. Undef ale jde provést libovolně krát. Proto v souborech často guardy.
- dle konvence $\langle header \rangle$ hledá mezi systémové soubory. "header" soubory definované programátorem.
- # se používá při generovaní kodu třeba pro vypsaní chybové hlášky aby odkazovalo na původní soubor.
- #pragma jsou specifické pro kompilátor.
- při aritmetice v makrech je potřeba používat závorky.

Ostatní Nezařazené komentáře

- size_t určuje velikost objektů.
- od C11 máme vnořené (lokální) funkce. Pro implementace se používá tzv trampolína (místo v pamětí kde se ukládají data)
- kod pro defaultní hodnotu

```
a?:b = a ? a : b
```

• range v case

```
case 1...5:
```

 pokud jeden case propadá v další je konvenci psat komentář, jinak warning od kompilátoru

• __auto = 5, stejně jako var v C#.

GCC atributy

- hot (hodně optimalizovat, hot path)
- cold (málo optimalizovat, moc se nespouští)
- noinline (hlavně pro profilovaní)
- flatten inline všechno co se volá uvnitř. Na co se hodí??
- packed nepřidávat padding

1.4 Bitové triky

Bitové triky mimo jiné umožňuji vyhnout se podmíněným skokům, tzv branchless programovaní. Což hodně pomáhá branch predictoru.

Cvičení 1.4. 1. bitová rotace

- 2. násobení konstantou
- 3. zaokrouhlení na nejbližší násobek 16
- 4. test zda je číslo mocnina 2ky
- 5. zaokrouhlit na nejbližší mocninu 2ky.
- 6. zrcadlení: bitová i bytová
- 7. abs hodnota
- 8. signum
- 9. parita, lichý nebo sudý # jedniček

Důkaz. 1.

$$(x >> k) | (x << (32 - k))$$

2. Rozepsat jako součet mocnin 2ky, pak

$$(x << 4) + (x << 2) \dots$$

3. Potřebujeme vynulovat spodní 4 bity

x & 1 ... 110000

Postup jak vyrobit masku

Pro zaokrouhlení nahoru

$$(x + 15)/16$$

uprostřed

$$(x + 8)/16$$

4. Potřebujeme najít první jedničku vpravo

$$x & (~(x - 1)) == x$$

Pokud máme zaručený 2kový doplněk, tak

$$x & (x - 1) == 0$$

5. Máme v registru 0000x, kde x je posloupnost bitů začínající 1. Vyrobíme stejně dlouhou posloupnost jedniček.

x -= 1; //abychom dostali neostrou nerovnost

x = x >> 16;

x = x >> 8;

. . .

$$x \mid = x >> 1;$$

x += 1; //čímž dostaneme chtěnou mocninu 2ky

Pro dolní odhad na začátku přidáme

$$x = (x >> 1) + 1;$$

6. Divide and Conquer

7.

$$y = x \gg 31$$
; (aritmetický posun)
($x \hat{y} - y$

Pro kladná y je same nuly. Dostaneme x. Pro záporná

$$x\hat{\ }y = \sim x = (-x - 1)$$

$$(-x-1)-y=(-x-1)-1=-x$$

8. První řešení

$$(x > 0) - (x < 0)$$

Druhé

9. Divide and Conquer

```
x ^= (x >> 32);
x ^= (x >> 16);
x ^= (x >> 8);
x ^= (x >> 4);
x ^= (x >> 1);
// máme XOR všeho

x &= 1;
10. Swap přes XOR. Funguje protože XOR je involuce
a ^= b;
b ^= a;
a ^= b;
```

11. Jednostranný spojak přes XOR. Místo pointru na next a prev uložíme

 $prev^next$

Posouváme se pomoci XORu.

2 Hardware architecture

2.1 Historický vývoj architektur

Historicky procesor $8086 \rightarrow x86 \rightarrow AMD64$.

U x86 nás zajímá 32b mod s lineární adresaci. DOS by fungoval na stejném procesoru trochu jinak.

2.2×86

Datové typy

- integer 8/16/32 a nějaké operace s 64b integery.
- float
 - a) 32(24 + 8) float
 - b) 64 (53 + 11) double
 - c) 80 (64 + 16) long double
 - d) jen občas 16 (11 + 5) pouze ve vektorech. Používá se v grafice
- vektory 128b (homogenní, všechno kromě long double jako základní typ)

Paměť Z pohledu programu pole bytů. Von Neumann architektura, společná pro kod a data. Ne všechna častí paměti lze používat. Když šáhneme na zakázanou část, tak OS zabije.

Přistup na špatně zarovnaný vektor selže!

Registry Univerzální registry, lze dělat skoro cokoliv.

- EAX
 - Původně na 8086 byl registr AX, spodní část AL, horní AH. Pak přidali ještě 32 bitů.
- EBX
- ECX
- EDX

Registry co složili pro cílovou adresu. Dnes jsou univerzální, ale na rozdíl od EAX nelze použit dolní častí.

- ESI source index
- EDI destination index
- EBP
 - BP base pointer. Ukazuje dle konvence na oblast v paměti kde jsou lokální proměnné a parametry. Dnes už je univerzálním.
- ESP
 - SP stack pointer. ESP ukazuje na poslední adresu v Stacku.
- EPP instruction pointer.
- EFLAGS každé bity mají jiný význam.

Např zero - poslední aritmetická operace byla 0.

Přetečení (znaménkové a bezznaménkové)

Řidiší bity, např D - direction.

Floutové registry

- ST0 ST7, tvoří float stack. Dnes se moc nepoužívá
- FPUSR (FPU status registr) jako flagy.
- FPUCR (FPU control registr) řídí jestli při dělení 0 mu vyskytnout výjimka apod.

Registry vektorové jednotky

- XMM0 XMM7 128 bitové
- YMM0 YMM7 256 bitové
- MXCSR (control and status) další flagy.

Poznámka 2.1. Lze oddělovat Int, Float, Vector část procesoru.

Assembler Intel (windows) vs AT&T (linux). Např přičteni 1 k registru EBX

- Intel: ADD EBX, 1
- AT&T addl \$1, %ebx kde l znamená (long), q by bylo 64 atd.
 před literálem je dolar, jinak by jednička znamenala místo v paměti.

Např přičteni 1 k místu v paměti uložené registru EBX

- Intel: ADD DWORD PTR [EBX], 1
- AT&T addl \$1, (%ebx)

Úmluva 2.2. Jelikož jsme na Linuxu, budeme používat AT&T.

Operandy instrukce

- \$ číslo
- %registr
- číslo adresa v paměti
- (%reg) adresace registrem
- číslo (%registr) adresa = reg + číslo
- číslo (%r1, %r2, mul) adresa = r1 + mult * r2 + číslo mul je 1,2,4,8. hlavně se hodí u adresaci poli.

Nechceme psát v assembleru, ale rozumět co vygeneroval překladač. Pokud je neefektivní, chceme mu pomoct kod zlepšit.

ABI ABI - application binary interface, specifické pro architekturu, OS a jazyk (C). Ostatní jazyky umí linkovat C-kovou knihovnu.

Řiká např kde je program v paměti. Ale nás toto nezajímá.

Např volací konvence. Bylo by dobrý předávat parametry v registrech. Toto obecně nejde, protože registrů je málo a můžou se použit pro jiné veci. Proto je dohodnutí že volající přidává parametry na stack. Dolu je první argument. Je potřeba pro funkce s proměnlivým počtu argumentů.

Někde na zásobníku je návratová adresa. Nahoře od ni je na starosti Volajícího. Pod ní Volaný.

Definice 2.3. Stack frame -

Výsledek funkce se vrátí buď v EAX nebo EAX/ADX (pokud větší než 64). Float v ST0. Pokud struktura, tak výjimka, volaný uloží v paměti. Posílá adresu v paměti.

Scratch Věci co může měnit volaný:

- EAX, ECX, EDX
- ST0-ST7
- část EFLAGS.

Zbytek musí zůstat jako dříve.

EBX není scratch, protože se používá pro sdílené knihovny, musí pracovat s relativní paměti (nahrávají se kamkoliv). EBX ukazuje kde jsou data sdílené knihovny.

2.3 AMD64

Změny oproti x86:

- EAX se rozšíří na horních 32 bitů → RAX.
 Analogicky pro EBX, ECX, EDX, ESI, EDI, EBP, ESP.
 Jsou univerzální proto se jmenuji R0-R7.
 Pozor, 16 bitové instrukce jsou pomalé.
- Nově máme R8-R15.
- FPU se moc nezměnila, jen veškeré počítaní jsou vektorové. Pozor nemám 80 bitový float, na toto se stále používá x86.
- Nově XMM8-15, YMM8-15.

Jelikož registrů je hodně, parametry se přidávají v registrech. Pokud se nevešlo - tak na zásobníku. Celkem 6 celočíselných argumentů v registrech, 8 float argumentů.

2.4 Disassebler

3 Hierarchie pameti

Definice 3.1. Dynamická paměť - jeden kondensátor.

Každé čtení je destruktivní, takže čtení musí zároveň zapsat. Musíme taky obnovovat data dejme tomu každé 100ms.

Paměť je taky omezena kvůli rychlosti světla, paměť je moc daleko od CPU. Pokud máme 1Gz procesor, tak během jednoho taktu světlo uletí 30cm. Typy cache

- 1. Plně asociativní cache. Zavedeme cache line (bloky). V praxe se nepoužívá, protože potřebujeme hodně HW pro porovnávaní a shromažďovaní dat.
- 2. Přímo mapovaná cache Nevýhody: (cache aliasing) viz uvodní příklad násobení matic při velikosti řádku 2^{i} .
- 3. Kvůli nevýhodám 1, 2 používá se kompromis Množinově asociativní cache. Plně asociativní uvnitř podmnožin.
- 4. Dalším vylepšením je hierarchie cachi. Aby cache byla rychlá, musí být blízko procesoru, takže musí být malá. Proto první cache je malá, druhá je větší.

Dotaz: menší instrukční sada, znamená lepší cachovani v L1I.

3.1 Memory Management Unit

Poznámka 3.2. Pozor -O3 optimalizaci neni rozumne zapinat gobalně, ale jenom lokalně kde očekáváme, že může vyrazně zlepšit.

3.2 Cviko

Příklad 3.3. Při překladu prohození pole překladač nepočitá 2. index protože si pohopil, že procházíme pole sekvenčně. Takže si pořidil 2 pointry které sinchronně incrementuje.

Příklad 3.4. V přikladu sqdiff najdeme bitový trik pro absolutní hodnotu.

Příklad 3.5. Najdeme zneužití instrukce **adcl** pro podminěné přičtení jedničky.

Příklad 3.6. Vypočet Fibonacci. Všimneme si, že -O3 nešahá do pamětí, všechno počita v registrech.

Pak místo +4 pro další prvek v pole, si pořidíme další pointer který ukazuje na 2. prvek v poli.

Příklad 3.7. V přikladu vypočtu polynomu při -O3 nejsou žadne cykly. Proč? Protože kompilátor si všiml, že pole má pevnou velikost, proto cyklus byl uplně rozbalen.

4 Profilovaní, peft, cachegrind

4.1 Zajimave perf udalosti

- TLB
 - dTLB-load-misses / dTLB-loads
 - iTLB-load-misses / iTLB-loads
- Počty cache misses
 - L1-dcache-load-misses
 - LLC-load-misses # last-level cache, i.e. L3
 - LLC-store-misses # last-level cache, i.e. L3
 - l2 rgsts.references # všechny požadavky na L2
 - l2_rqsts.miss # L2 misses
 - longest_lat_cache.reference # všechny požadavky na L3
 - longest_lat_cache.miss # L3 misses
- Počet cyklů, kdy CPU pipeline stála a na něco čekala cycle_activity.stalls_total
- Počet cyklů, kdy CPU pipeline stála kvůli čekání na L1/L2/L3 cache
 - cycle activity.stalls 11d miss
 - cycle_activity.stalls_l2_miss
 - cycle_activity.stalls_l3_miss

Cvičení 4.1. Jak vyrobit predikované množství cache missu?

Řešení: uděláme pole, kde prvky jsou stejně velké jako velikost cache line. Pak procházet po poli. Může ale vadit prefetch, pokud budeme procházet lineárně. Můžeme randomizovat, nebo použit multiplikativní/aditivní grupy.

Cvičení 4.2. Jak změřit velikost třeba L1 cache (pomoci perf)?

Řešení: uděláme pole, kde prvky jsou stejně velké jako velikost cache line. Pak budeme binárním vyhledávaním měnit velikost pole dokud neuvidíme velký skok v cache missech.

Cvičení 4.3. Jak změřit asociativitu třeba L1 cache (pomoci perf)?

Řešení: uděláme pole, kde prvky jsou stejně velké jako velikost cache line. Pak přidáme velké mezery, taky by pomohlo pořídit velkou stránku (Linux, 4 GB)

Cvičení 4.4. Jak změřit hodně krátkou událost (miněno takovou, že měření je řadově pomalejší)?

Řešení: zopakujeme vicekrát (řadově miliony) ve smyčce. Problém ale je, že cykly jsou drahé, podobně volaní funkce. Takže ideálně chceme rozbalit smyčky, vypnout optimalizaci a inlinovat.

Poznámka 4.5. Jak perf měří když OS se přepíná mezi contexty? (context switch) Stejně jako při volaní procedury, Linux uloží hodnoty flag registrů při context switche.

5 Programování na SMP: Procesy a vlákna

Jak programovat na SMP

 Oddělené procesy: rozdělíme výpočet na paralelní kusy. Data sdílíme přes Unixove sockety, roury apod.

Výpočet je ekvivalentní výpočtu na několika počítačích (třeba přes SSH). Nevyužíváme že máme SMP.

• Threads: kompletně sdílíme pemětový prostor.

Pozn: v Linuxu skoro není rozdíl mezi Procesem a Vláknem.

Vlákno ale mají vlastní IP a zásobník.

Kontejner funguje tak, že sdílí jen málo namespace (třeba nesdílí síťový).

 Kompromis mezi dvěma přístupy nahoře: explicitní sdílení (např blok sdílené pamětí v Linuxu).

Definice 5.1. Unixovy signal - softwarová přerušení (procesu se posílá malé číslo). Program se zastaví, a vykoná daný signal.

Porovnaní

Problémy se sdílení

- synchronizace
 - race conditions
 - relativní viditelnost změn
- efektivita

- MESSI když musí posílat cache line mezi procesory.
- Ideálně chceme minimalizovat počet sdílených R/W data.
- Falešné sdílení: read only a sdílená data ve stejné cache lině Lze řešit zarovnáním, viz
- bezpečnost syscallů a knihovní funkce (viz dokumentace funkce jestli lze použit paralelně). Rozlišuje se toto:
 - Nebezpečné
 - thread-safe
 - signal-safe
 - specifické záruky

Příklad 5.2. Příkladem specifické záruky je log. Různá vlákna chtějí psát do logu.

Posouvaní ukázatelu na konec souboru (viz mode O_APPEND) je atomické, takže nepotřebujeme zamykat.

Nechceme sdílet vůbec, takže třeba budeme redundantně kopírovat instanci pro každé vlákno. Pak sečteme po práci všech vláken. Toto vede na *thread-local variables*.

5.1 Thread-local variables

- pthread_getspecific otravné a pomalé
- GCC: __thread
- C11: _Thread_local (s použitím hlavičkového souboru, přejmenuje na thread_local).

Poznámka 5.3. _Thread_local se na Linuxu implementuje pomoci tzv segmentovaných registrů (historická featura).

Přičítá se offset segmentu k adrese.

5.2 Synchronizační primitiva

Hlavně různé zámky.

Definice 5.4. Synchronizační primitiva zaručuje že v daný okamžik se s daty pracuje pouze jediné vlákno.

Definice 5.5. Mutex - mutual exclusion. Má stavy zamčeno/odemčeno.

Pokud voláme Lock(Acquire), čekáme až vlastník ho odemkne. Pokud voláme Unlock(Release), tak na nic nečekáme.

Definice 5.6. Semafor - stav je přirozené číslo. Operace: Down, Up (snižení a zvyšení o 1).

Pokud nula s voláme down, čekáme pokud se zvýší na 1.

Pozn: operace se jmenuje všelijak různě.

Definice 5.7. Condition variable - u mutexu nemůžeme počkat, až DS bude v nějakém stavu.

Stav: mutex + fronta čekajících procesu.

Operace: Wait (čekaní na změnu stavu), Signal.

Pak ručně kontrolujeme v jakém stavu je struktura, pokud stav je jiný - voláme Wait znovu. Aby to bylo atomické, máme Mutex.

Příklad čekaní:

```
mutex.Lock();
while(stav != wanted)
      condVar.Wait();
mutex.Unlock();
Příklad update:
mutex.Lock();
stav = wanted;
mutex.Unlock();
condVar.Signal;
Příklad 5.8. Fronta
Použijeme Mutex M(chraní vnitřní stav, aby nevznikal race condition pro vnitřní stav),
Semafor S(počítá prvky).
void Enqueve(x)
{
      M.Lock();
      Add(x);
      M.Unlock();
      S.Up
}
void Dequeve(x)
{
      S.Down
      M.Lock();
      Remove(x);
      M.Unlock();
}
```

Mutex je korektní: nevzníkné deadlock, uvnitř Mutexu nic nezamykáme. Co ale Semafor? Co když po S.Down nikdo jiný odstraní prvek dřív než já?

Invariant (rezervace na prvky): # prvků v seznamu = semafor + # rezervaci. Platí když není zamčený Mutex.

5.2.1 Rychlost

Kdysi každá operace s synchronizační primitivy potřebuje Kernel volaní (potřebujeme uspívat vlákna).

Na Linuxu pokud nehrozí race condition, tak všechno se odehrává v user space (futex). Pokud ale může race condition, jdeme do Kernelu.

Poznámka 5.9. Bache, zámek způsobí sdílena R/W mezí procesory (sběrnice). Takže implementace sama o sobě není pomalá, ale kvůli pamětí jo.

Definice 5.10. Granularita: zámek na každý prvek nebo na celou DS obecně. Existuje ale kompromis: hash zámky. Musíme davat zámky do různých cache line.

5.3 Race Conditions

Definice 5.11. Deadlock

6 Cvičení SMP

Příklad 6.1. Paralelizace přes xargs

```
xargs -n
```

Příklad 6.2. fork: kopirovaní procesu. Předpřipravíme DS (init), pak jen kopirujeme proces.

Kdyby jen kopírovaní, tak hodně pomalé. Použijeme trick copyon write mechanismus. Data jsou readonly, při zapisu kernelové přirušení, stranka se nakopiruje do lokalní kopie.

Poznámka 6.3. Fork vrací 2x, aby šlo odlišit kde jsme.

```
int main(){
    if(fork() == 0) // potomek
    else
rodič, dostane pid potomka
}
```

Pomocné funkce

- waitpid čeká na process.
- _exit vracení z potomka.

Příklad 6.4. NGINX používá všude fork, protože když spadne jeden worker, tak master ho může předat dalšímu. Ostatní workery to neovlivní.

6.1 Pthreads

Proč $void\ast,$ protože typovací systém C. Chceme ale moct přidat cokoliv. Funkce:

- pthread_create vytváří vlákna.
- pthread_join čeká až vlákna doběhnou.

pthreads_rwlock neomezený read, ale pokud někdo zapisuje - ostatní nemohou číst.

6.2 Atomické operace

GCC(na nativním typu pro procesor, typicky Long)

```
    __sync_fetch_and_add - atomický ++
podobně XOR, SUB, AND
    Pokud procesor neumí, tak se asi nepřeloží.
```

• ___sync_compare_and_swap - atomický swap Separátně pro bool a int.

```
int compare_addex(& addr, oldval, newval){
    if(*addr == oldval)
        *addr = newval;
}
```

pokud vrátí oldval tak se změna povedla, jinak nepovedla.

Cvičení 6.5. Počet dělitelů čísla.

Cvičení 6.6. Faktorizace.

Cvičení 6.7. Pomoci atomických operaci lock-free spojak. Pro jednoduchost jednosměrný a umí

- insert (začátek nebo konec?)
- můžeme jednoduše udělat Delete?

Procházíme do konce, pak použijeme atomický swap. Nebo taky na začátek, pak nemusíme aktualizovat tail pointer.

Poznámka 6.8. Pokud měříme čas běhu vice vláknového programu, tak to dá násobek reálného času. Můžeme změřit čas strávený každým vláknem pomoci *clock_gettime*.

7 Paralelní programovaní cvičení 2

Odevzdává se pouze kod, nemůžeme měnit Makefile. Pokud nějaké rozumná změna napadne, tak napsat.

Vektorové instrukce hodně pomůžou při řešení.

7.1 Debugování s vlákny

Příkazy gdb:

- bt -
- info threads vlákna
- thread # přepíná na vlákno
- f# přepíná na položku v framu

Jak přidat ladicí symboly knihovny pthreads pro debugovaní

owner - ProcessId vlákna které zamklo zámek.

Příklad 7.1. Jak v příkladě na faktorizaci přidat synchronizační body mezi vlákny. Aby každé vlákno počkalo, pokud do toho bodu doběhnou ostatní.

Vláken je známy počet.

Řešení 1: pořídit atomický counter, pak semafor. Když vlákno doběhne, tak zvýší counter o 1 a pokud už se rovna N, tak probudit všechna vlákna.

Řešení 2: pořídit podmíněnou proměnnou. Pokud vlákno je v bodu, tak zamkne zámek. Incrementuje proměnnou a pokud už je N, tak probudí všechna vlákna. Jinak čeká, pokud proměnná má hodnotu N.

Conditional variable

• pthread cond init - inicializuje conditional variable.

- pthread_cond_wait čekám až nabude nějaké hodnoty. Pokud budeme volat tuto funkci ve while, tak to nefunguje jako půlení. Takže vlákno se probudí jenom na dotaz o conditional variable a pas spí.
- pthread_cond_broadcast probudím všechny čekající.
- pthread_cond_signal probudí jen několik?

Poučení: používat atomická operace co nejmíň. Co nejvíc si ukládat thread-local.

7.2 Odbočka

Časovač - specialní jednotka která se periodický incrementuje, při přetečení vyvolá interrupt.

Pokud interrup je drahý, jak pravidelní generovat 0, 1 periodický?

Řešení: generovat 0, 1 ve smyčce, pak použit klasické AIM triky: rozbalení, inline assembler atd.