

/misc/Si2_RAID-1/COURSE/adic/adic01/lab05d/Exercise

在相位差同樣維持 60ps 的情況下，若 Input Speed $\geq 0.625\text{MHz}$ (週期:0.16ns)，PFD 即無法正常運作。

在同樣為 15ns 週期的輸入下，相位差 $\leq 8\text{ps}$ 時，PFD 即無法正常運作。