

# Arhitectura Sistemelor de Calcul

Lect. Dr. Șotropa Diana  
[diana.sotropa@ubbcluj.ro](mailto:diana.sotropa@ubbcluj.ro)



---

Facultatea de Matematică și Informatică  
Universitatea Babeș-Bolyai





# Elementele de bază ale limbajului de asamblare

---

# Elementele de bază ale limbajului de asamblare

## Utilizarea operatorilor

- Operatorii se folosesc pentru combinarea, compararea, modificarea și analiza operanzilor
- Unii operatori lucrează cu constante întregi, alții cu valori întregi memorate, iar alții cu ambele tipuri de operanzi.
- **Operatorii efectuează calcule cu valori constante SCALARE determinabile la momentul asamblării (valori scalare = valori immediate), cu excepția adunării și scaderii unei constante la un/dintr-un pointer (care va furniza în totdeauna “pointer data type”) și cu excepția formulei de calcul al offset-ului unui operand (care permite operatorul ‘+’).**
- Instrucțiunile efectuează calcule cu valori ce pot fi necunoscute până în momentul execuției. Operatorul de adunare (+) efectuează adunarea în momentul asamblării; instrucțiunea ADD efectuează adunarea în timpul execuției.

# Elementele de bază ale limbajului de asamblare

## Utilizarea operatorilor

- Operatorii disponibili pentru construcția expresiilor sunt asemănători celor din limbajul C, atât ca sintaxă cât și din punct de vedere semantic.
- **Evaluarea expresiilor numerice se face pe 64 de biți**, rezultatele finale fiind ulterior ajustate în conformitate cu dimensiunea de reprezentare disponibilă în contextul de utilizare al expresiei.

# Elementele de bază ale limbajului de asamblare

## Utilizarea operatorilor

Prioritate	Operator	Tip	Rezultat
7	-	Unar, prefixat	Complement față de 2 (negare): $-X = 0 - X$
7	+	Unar, prefixat	Fără efect (oferit pentru simetrie cu „-”): $+X = X$
7	~	Unar, prefixat	Complement față de 1: <code>mov AL, ~0 =&gt; mov AL, 0xFF</code>
7	!	Unar, prefixat	Negare logică: $!X = 0$ când $X \neq 0$ , altfel 1
6	*	Binar, infix	Înmulțire: $1 * 2 * 3 = 6$
6	/	Binar, infix	Câtul împărțirii fără semn: $24 / 4 / 2 = 3$ ( $-24/4/2 = 0\text{FDh}$ )
6	//	Binar, infix	Câtul împărțirii cu semn: $-24 // 4 // 2 = -3$ ( $-24 / 4 / 2 \neq -3!$ )
6	%	Binar, infix	Restul împărțirii fără semn: $123 \% 100 \% 5 = 3$
6	%%	Binar, infix	Restul împărțirii cu semn: $-123 \% \% 100 \% \% 5 = -3$

# Elementele de bază ale limbajului de asamblare

## Utilizarea operatorilor

Prioritate	Operator	Tip	Rezultat
5	+	Binar, infix	Însumare: $1 + 2 = 3$
5	-	Binar, infix	Scădere: $1 - 2 = -1$
4	<<	Binar, infix	Deplasare pe biți către stânga: $1 << 4 = 16$
4	>>	Binar, infix	Deplasare pe biți la dreapta: $0xFE >> 4 = 0x0F$
3	&	Binar, infix	ȘI: $0xF00F \& 0xFFFF = 0x0006$
2	^	Binar, infix	SAU exclusiv: $0xFF0F ^ 0xFFFF = 0x0FF0$
1		Binar, infix	SAU: $1   2 = 3$

# Elementele de bază ale limbajului de asamblare

## Operatori de deplasare de biți

```
expresie >> cu_cât
expresie << cu_cât
```

```
mov AH, 01110111b << 3 ; AH = 10111000b
mov BH, 01110111b >> 3 ; BH = 00001110b
```

```
mov AX, 01110111b << 3 ; AX = 00000011 10111000b
mov BX, 01110111b >> 3 ; BX = 00000000 00001110b
```

# Elementele de bază ale limbajului de asamblare

## Operatori logici pe biți

- Operatorii pe biți efectuează operații logice la nivelul fiecărui bit al operandului (operanzilor) unei expresii. Expresiile au ca rezultat valori constante.

OPERATOR	SINTAXA	SEMNIFICATIE
$\sim$	$\sim$ expresie	complementare biți
$\&$	expr1 & expr2	ȘI bit cu bit
$ $	expr1   expr2	SAU bit cu bit
$\wedge$	expr1 $\wedge$ expr2	SAU exclusiv bit cu bit
!	$!0 = 1, !x = 0, x \neq 0$	Negare logică

# Elementele de bază ale limbajului de asamblare

## Operatori logici pe biți

& - operatorul SI bit cu bit  
AND – instrucțiune

$$\begin{aligned} x \text{ AND } 0 &= 0 \\ x \text{ AND } 1 &= x \end{aligned}$$

$$\begin{aligned} x \text{ AND } x &= x \\ x \text{ AND } \sim x &= 0 \end{aligned}$$

Operație utilă pt forțarea valorii anumitor biți la 0 !!!!

| - operatorul SAU bit cu bit  
OR – instrucțiune

$$\begin{aligned} x \text{ OR } 0 &= x \\ x \text{ OR } 1 &= 1 \end{aligned}$$

$$\begin{aligned} x \text{ OR } x &= x \\ x \text{ OR } \sim x &= 1 \end{aligned}$$

Operație utilă pt forțarea valorii anumitor biți la 1 !!!!

^ - op. SAU EXCLUSIV bit cu bit;  
XOR – instrucțiune

$$\begin{aligned} x \text{ XOR } 0 &= x \\ x \text{ XOR } 1 &= \sim x \end{aligned}$$

$$\begin{aligned} x \text{ XOR } x &= 0 \\ x \text{ XOR } \sim x &= 1 \end{aligned}$$

Operație utilă pt complementarea valorii anumitor biți !!!

XOR AX, AX ; AX=0 !!!

! Negare logică: !x = 0 când x ≠ 0, altfel 1

~ Complement față de 1: mov al, ~0 => mov AL, 0ffh

# Elementele de bază ale limbajului de asamblare

## Operatori logici pe biți

~ **11110000b** ; desemnează valoarea 00001111b

~ **0f0h** ; desemnează valoarea 0fh

**01010101b & 11110000b** ; are ca rezultat valoarea 01010000b

**01010101b | 11110000b** ; are ca rezultat valoarea 11110101b

**01010101b ^ 11110000b** ; are ca rezultat valoarea 10100101b

# Elementele de bază ale limbajului de asamblare

## Operatori logici pe biți

MOV EAX, ! [a]	; <b>syntax error</b> deoarece [a] NU este o constantă determinabilă la momentul asamblării
MOV EAX, [ !a ]	; ! Poate fi aplicat doar pe valori SCALARE !!!!! a = POINTER
MOV EAX, !a	; ! Poate fi aplicat doar pe valori SCALARE !!!!! a = POINTER
MOV EAX, ! (a+7)	; ! Poate fi aplicat doar pe valori SCALARE !!!!! a(+7) = POINTER
MOV EAX, ! (b-a)	; Ok! a,b – POINTER, dar b-a = SCALAR
MOV EAX, ! [a+7]	; <b>syntax error</b>
MOV EAX, ! 7	; EAX = 0 ;
MOV AH, ~7	; 7 = 00000111b deci ~7 = 11111000b = f8h
MOV EAX, ~7	; EAX = -8 (FFFF FFF8h)
MOV EAX, !ebx	; <b>syntax error</b>
aa equ 2 MOV AH, !aa	; AH = 0
MOV AH, 17^(~17)	; AH = 11111111b = 0ffh
MOV AX, value ^ ~value	; AX = 0ffffh

# Elementele de bază ale limbajului de asamblare

## Utilizarea operatorilor

$$5 \mid 6 + 7 \& 8 = (5 \mid 6) + (7 \& 8) = 7 + 0 = 7 ??$$

$$\begin{aligned}5 \mid 6 + 7 \& 8 &= 5 \mid (6 + 7) \& 8 \\&= 5 \mid 13 \& 8 = 5 \mid 8 = 13 = \text{0Dh} !!!\end{aligned}$$

- Care dintre variantă e corectă?
  - A doua variantă, datorită precedenței operatorilor  
+ (prioritate 5), apoi & (prioritate 3), apoi | (prioritate 1)

# Elementele de bază ale limbajului de asamblare

## Operații și operatori pe biți

- Atenție la diferența dintre operatori și instrucțiuni

```
MOV AH, 01110111b << 3 ; AH = 10111000b
```

Vs.

```
MOV AH, 01110111b
SHL AH, 3 ; AH = 10111000b
```

# Elementele de bază ale limbajului de asamblare

## Operatorul de tip

- Specifică tipurile unor expresii și a unor operanzi păstrați în memorie. Sintaxa pentru aceștia este **tip expresie** unde specifikatorul de tip este unul dintre cuvintele cheie **BYTE**, **WORD**, **DWORD**, **QWORD**.
- Această construcție sintactică forțează ca **expresie** să fie tratată ca având dimensiunea de reprezentare **tip**, fără însă a-i modifica definitiv (destructiv) valoarea în sensul precizat de conversia dorită.
- De aceea, aceștia sunt considerați **operatori de conversie (temporară nedestructivă)**.
- Pentru operanzii păstrați în memorie, **tip** poate fi **BYTE**, **WORD**, **DWORD**, **QWORD** având dimensiunile de reprezentare 1, 2, 4, 8 octeți.
- Pentru etichetele de cod el poate fi **NEAR** (adresă pe 4 octeți) sau **FAR** (adresă pe 6 octeți).

**byte [A]** ; indica primul octet de la adresa indicată de A  
**dword [A]** ; indică dublucuvântul ce începe la adresa A

# Elementele de bază ale limbajului de asamblare

## Operatorul de tip

- Specificatorii **BYTE / WORD / DWORD / QWORD** au intotdeauna doar rol de a clarifica o ambiguitate (inclusiv cand este vorba despre o variabila de memorie, faptul de a preciza `mov BYTE [v], 0` sau `mov WORD [v], 0` este tot o clarificare a ambiguitatii, cum NASM nu asociaza faptul ca `v` este byte / word / dword).

```
mov [v],0 ; syntax error - operation size not specified
```

- Specificatorul **QWORD** nu intervene niciodată explicit în cod pe 32 de biți.

Exemple unde e necesar un specificator de dimensiune al operanzilor:

```
mov [mem], 12  
push [mem]
```

```
(i) div [mem]  
pop [mem]
```

```
(i) mul [mem]
```

`push 15` – aici este o inconsistență în NASM, asamblorul nu va emite eroare/warning ci va face – `push DWORD 15`

# Elementele de bază ale limbajului de asamblare

## Operatorul de tip

v d? ...  
a d? ...  
b d? ...

**PUSH v;** ok, stack <- offset v (pe 32 biți)

**PUSH [v];** syntax error – Operation size not specified ! (PUSH pe o stivă pe 32 biți acceptă atât operanzi pe 32 biți cât și pe 16 biți)

**PUSH dword [v];** ok

**PUSH word [v];** ok

**MOV eax, [v];** ok ; EAX = dword ptr [v], în Olly dbg “mov eax, dword ptr [DS:v]”

**PUSH [eax];** syntax error.... Operation size not specified !

**PUSH byte [eax];** syntax error....

**PUSH word [eax];** ok

# Elementele de bază ale limbajului de asamblare

## Operatorul de tip

v d? ...  
a d? ...  
b d? ...

**POP [v];** Op size not specified (a POP from the stack accepts both 16 and 32 bits values as stack operands)

**POP (d)word [v];** ok

**POP v;** sintaxa este POP destinatie; destinatie must be a L-value!  
Dar v este R-value! Acest pop v este similar ca operatie cu  
2:=3! (Invalid combination of opcode and operands)

**POP dword b;** syntax error

**POP [EAX];** Op size not specified

**POP (d)word [EAX];** ok

**POP 15;** 15 is NOT a L-value ! - syntax error

**POP [15];** syntax error - Op size not specified

**POP dword [15];** syntactic ok, cel mai probabil run-time error  
deoarece probabil [DS:15] va provoca Access violation

**POP byte [v];** Invalid combination of opcode and operands

**POP qword [v];** Instruction not supported in 32 bit mode !

# Elementele de bază ale limbajului de asamblare

## Operatorul de tip

v d? ...  
a d? ...  
b d? ...

**MOV word [a], b;** ok ! - 2 octeți inferiori din valoarea offset-ului lui b !

**MOV dword [a], b;** full offset 32 bits

**MOV a, [b];** Invalid comb. of opcode and operands (adresa constantă , a = R-value)

**MOV [a], [b];** Invalid comb. Of opcode and operands (NU putem avea 2 operanzi simultan din memorie)

**MUL v;** syntax error - MUL reg/mem

**MUL word v;** syntax error - MUL reg/mem

**MUL [v];** op. size not specified

**MUL dword [v];** ok !

**MUL eax;** ok !

**MUL [EAX];** op. size not specified

**MUL byte [EAX];** ok !

**MUL 15;** Invalid comb. of opcode and operands - MUL reg/mem

# Elementele de bază ale limbajului de asamblare

## Directive

- Directivele indică modul în care sunt generate codul și datele în momentul asamblării.

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

- Directiva SEGMENT permite direcționarea octetilor de cod sau date emiși de către un asamblor înspre segmentul precizat, segment care poartă un nume și are asociate diverse caracteristici.

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

- **Numelui segmentului** i se asociază ca valoare **adresa de segment** (32 biți) corespunzătoare *poziției segmentului în memorie în faza de execuție*.
- În acest sens, asamblorul NASM pune la dispoziție și simbolul special **\$\$** care este echivalent cu **adresa segmentului curent**, acesta având însă avantajul că poate fi utilizat în orice context, fără a fi necesar să fie cunoscut numele segmentului în care ne aflăm.

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

- Cu excepția numelui, toate celelalte câmpuri sunt opționale atât din punct de vedere a prezenței cât și a ordinii în care sunt specificate.
- Argumentele opționale *tip, aliniere, combinare, utilizare și clasa* dau editorului de legături și asamblorului indicații referitoare la modul de încărcare și atributele segmentelor.
- **Tip** permite selectarea unui model de folosire al segmentului, având la dispoziție următoarele opțiuni:
  - **code** (sau text) - segmentul va conține cod, conținutul nu poate fi scris dar se poate citi sau executa
  - **data** (sau bss) - segment de date permitând citire și scriere însă nu și execuție (valoare implicită)
  - **rdata** - segment din care se poate doar citi, menit să conțină definiții de date constante

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

- Argumentul opțional **aliniere** specifică multiplul numărului de octeți la care trebuie să înceapă segmentul respectiv.
- Alinierile acceptate sunt puteri a lui 2, între 1 și 4096. Dacă argumentul aliniere lipsește, atunci se consideră implicit că este vorba despre o aliniere ALIGN=1, adică segmentul poate începe la orice adresă.

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

- Argumentul opțional **combinare** controlează modul în care segmente cu același nume din cadrul altor module vor fi combinate cu segmentul în cauză la momentul editării de legături.
- Valorile posibile sunt:
  - **PUBLIC** - indică editorului de legături să concateneze acest segment cu alte eventuale segmente cu același nume, obținându-se un unic segment a cărei lungime este suma lungimilor segmentelor componente.
  - **COMMON** - specifică faptul că începutul acestui segment trebuie să se suprapună peste începutul tuturor segmentelor ce au același nume. Se obține un segment având dimensiunea egală cu cea a celui mai mare segment având același nume.
  - **PRIVATE** - indică editorului de legături că acest segment nu este permis a fi combinat cu altele care poartă același nume.
  - **STACK** - segmentele cu același nume vor fi concatenate. În fază de execuție segmentul rezultat va fi segmentul stivă.
- Implicit, dacă nu se specifică o metodă de combinare, orice segment este considerat PUBLIC.

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

- Argumentul **utilizare** permite optarea pentru altă dimensiune de cuvânt decât cea de 16 biți, care este implicită în lipsa precizării acestui argument.
- Argumentul **clasa** are rolul de a permite stabilirea ordinii în care editorul de legături plasează segmentele în memorie. Toate segmentele având aceeași clasă vor fi plasate într-un bloc contiguu de memorie indiferent de ordinea lor în cadrul codului sursă.
- Nu există o valoare implicită de inițializare pentru acest argument, el fiind nedefinit în lipsa specificării, ducând în consecință la evitarea concatenării într-un bloc continuu a tuturor segmentelor definite astfel.

# Elementele de bază ale limbajului de asamblare

## Directiva SEGMENT

```
SEGMENT nume [tip] [ALIGN=aliniere] [combinare] [utilizare] [CLASS=clasă]
```

```
segment code use32 class=CODE  
segment data use32 class=DATA
```

# Elementele de bază ale limbajului de asamblare

## Directive pentru definirea datelor

**definire date = declarare** (specificarea atributelor) + **alocare** (rezervarea sp. de memorie necesar)

↑  
Unică !!!

↑  
NU e unică !!!

↑  
Unică !!!

*tipul de dată = dimensiunea de reprezentare* – octet, cuvânt, dublucuvânt, quadword

# Elementele de bază ale limbajului de asamblare

## Directive pentru definirea datelor

- Forma generală a unei linii sursă în cazul unei declarații de date este:

```
[nume] tip_data lista_expresii [;comentariu]  
[nume] tip_alocare factor [;comentariu]  
[nume] TIMES factor tip_data lista_expresii [;comentariu]
```

- **nume** este o etichetă prin care va fi referită data
- **tipul** rezultă din tipul datei (dimensiunea de reprezentare)
- **valoarea** este adresa la care se va găsi în memorie primul octet rezervat pentru data etichetată cu numele rESPective
- **factor** este un număr care indică de câte ori se repetă lista de expresii care urmează în paranteză.
- **tip\_data** este o directivă de definire a datelor, una din următoarele:
  - DB - date de tip octet (BYTE)
  - DW - date de tip cuvânt (WORD)
  - DD - date de tip dublucuvânt (DWORD)
  - DQ - date de tip 8 octeți (QWORD - 64 biți)

# Elementele de bază ale limbajului de asamblare

## Directive pentru definirea datelor

```
segment data
    var1 DB 'd' ;1 octet
    .a DW 101b ;2 octeți
    var2 DD 2bfh ;4 octeți
    .a DQ 307o ;8 octeți (1 quadword)
    vartest DW (1002/4+1)
    Tablou DW 1,2,3,4,5
    Tabpatrate DD 0, 1, 4, 9, 16, 25, 36
                    DD 49, 64, 81
                    DD 100, 121, 144, 169
```

# Elementele de bază ale limbajului de asamblare

## Directive pentru definirea datelor

- Forma generală a unei linii sursă în cazul unei declarații de date este:

```
[nume] tip_data lista_expresii [;comentariu]  
[nume] tip_alocare factor [;comentariu]  
[nume] TIMES factor tip_data lista_expresii [;comentariu]
```

- **tip\_alocare** este o directivă de rezervare de date neinițializate:

- RESB - date de tip octet (BYTE)
- RESW - date de tip cuvânt (WORD)
- RESD - date de tip dublucuvânt (DWORD)
- RESQ - date de tip 8 octeți (QWORD - 64 biți)

- **factor** este un număr care indică de câte ori se repetă tipul alocării precizate

```
segment data  
    Tabzero RESW 100h; rezervă 256 de cuvinte  
    buffer: resb 64 ; rezervă 64 octeți  
    wordvar: resw 1 ; rezervă 1 cuvânt  
    realarray resq 10 ; rezervă 10 quadword
```

# Elementele de bază ale limbajului de asamblare

## Directive pentru definirea datelor

- Forma generală a unei linii sursă în cazul unei declarații de date este:

```
[nume] tip_data lista_expresii [;comentariu]  
[nume] tip_alocare factor [;comentariu]  
[nume] TIMES factor tip_data lista_expresii [;comentariu]
```

- Directiva **TIMES** permite asamblarea repetată a unei instrucțiuni sau definiții de dată:

**segment data**

**Tabchar TIMES 80 DB 'a'**; crează un tablou de 80 de octeți inițializați fiecare cu codul ASCII al caracterului 'a'

**matrice10x10 times 10\*10 dd 0**; va furniza 100 de dublucuvinte dispuse continuu în memorie începând de la adresa asociată etichetei matrice10x10.

- TIMES poate fi aplicat și pe instrucțiuni: **TIMES factor instrucțiune**

**TIMES 32 add EAX, EDX ;** are ca efect  $EAX = EAX + 32*EDX$

# Elementele de bază ale limbajului de asamblare

## Directiva EQU

- Directiva **EQU** permite atribuirea, *în faza de asamblare*, unei valori numerice sau sir de caractere unei etichete fără alocarea de spațiu de memorie sau generare de octeți. Sintaxa directivei EQU este:

```
nume EQU expresie
```

```
END_OF_DATA EQU '!'
BUFFER_SIZE EQU 1000h
INDEX_START EQU (1000/4 + 2)
VAR_CICLARE EQU i
```

- Expresia pentru echivalarea unei etichete definite prin directiva EQU poate conține la rândul ei etichete definite prin EQU

```
TABLE_OFFSET EQU 1000h
INDEX_START EQU (TABLE_OFFSET + 2)
DICTIONAR_STAR EQU (TABLE_OFFSET + 100h)
```

# Elementele de bază ale limbajului de asamblare

## Contor de locații

### Segment data

a db 17, -2, 0ffh, 'xyz', ...

<b>lga db \$-a</b>	- scăderea a 2 pointeri = scalar (constanta numerică) - lga = variabila de memorie (mov [lga],...)
<b>lga dw \$-\$</b>	ok !
<b>lga EQU \$-a</b>	ok ! însă mov [lga],... este syntax error !!! pt ca lga NU este o variabilă alocată... ci o constantă! (fără alocare de memorie)
<b>lga dw \$-data</b>	corect în TASM/MASM, INCORRECT în NASM sub 32 biți !!! syntax error – “Expression is not simple or relocatable”
<b>lga dw lga-a</b>	ok !
<b>b EQU 27</b>	ok! Atenție b NU este un offset !
<b>c dd 12345678h</b>	ok !
<b>lga dw b-a</b>	syntax error ! b NU este un offset !
<b>lga dw c-a</b>	ok !
<b>lga dw \$-a-4</b>	ok !
<b>lg dw \$-a</b>	ok !

# Elementele de bază ale limbajului de asamblare

## Contor de locații

### Segment data

```
a db 1, 2, 3, 4 ; | 01h | 02h | 03h | 04h |
```

lg db \$-a	04h
lg db \$-data	; syntax error - expression is not simple or relocatable (în TASM \$-data=4 - deci același efect ca mai sus, deoarece în TASM, MASM offset(nume_segment)=0 !!!; în NASM NU, offset(data) = 00401000 !!!)
lg db a-data	; syntax error - expression is not simple or relocatable
lg2 dw data-a	; asamblorul ne lasă, însă obținem eroare la link-editare - "Error in file at 00129 - Invalid fixup recordname count...."
db a-\$	; = -5 = FBh
c equ a-\$	; 0-6 = -6 = FAh
d equ a-\$	; 0-6 = -6 = FAh
e db a-\$	; 0-6 = -6 = FAh
x dw x	; 07h 10h !!!!!
x db x	; syntax error !

# Elementele de bază ale limbajului de asamblare

## Contor de locații

### Segment data

```
a db 1, 2, 3, 4 ; | 01h | 02h | 03h | 04h |
```

x1 dw x1	; x1 = offset(x1) 09 00 la asamblare si in final 09 10
db lg-a	; 04
db a-lg	; = -4 = FC
db [\$-a]	; expression syntax error
db [lg-a]	; expression syntax error
lg1 EQU lg1	; lg1 = 0 NASM consideră că e corect ! (IT IS A NASM BUG !!!)
lg1 EQU lg1-a	; lg1 = 0 - DE CE ? Bug NASM ! Orice se evalueaza la zero în dreapta este acceptat chiar daca este definiție recursivă ! Dacă a este primul element definit în segment consideră a=0 (offset-ul față de începutul segmentului) și va furniza lg1=0; dacă a este definit altundeva (offset ≠ 0), atunci va furniza syntax error = "Macro abuse, recursive EQUs"
g34 dw c-2	; -8 = F8h
b dd a-start	; syntax error ! (a definit <b>aici</b> , start definit <b>altundeva</b> ) expression is not simple or relocatable !
dd start-a	; ok !(start definit <b>altundeva</b> și a definit <b>aici</b> ) - rez=POINTER, deoarece etichetele NU fac parte din același segment și este interpretată ca scădere FAR = pointer
dd start-start1	; ok ! (ambele etichetele sunt definite în același segment) => rez=SCALAR pt că avem scădere de offset-uri definite în același segment

# Elementele de bază ale limbajului de asamblare

## Contor de locații

```
segment code use32
start:
    mov ah, lg1          ; AH = 0
    mov bh, c             ; BH = -6 = FAh
    mov ch, lg             ; OBJ format can handle only 16 or 32 byte
                           ; relocation (offset NU începe în 1 byte)
    mov ch, lg-a          ; CH = 04
    mov ch, [lg-a]         ; mov ch, byte ptr DS:[4] - Mem. access violation
    mov cx, lg-a          ; CX = 4
    mov cx, [lg-a]         ; mov WORD ptr DS:[4] - Mem. access violation
    mov cx, $-a            ; invalid operand type($ generat aici, a altundeva)
    mov cx, $$-a           ; invalid operand type($$ din code și a din data)
    mov cx, a-$            ; OK (a definit altundeva și $ generat aici)
    mov ch, $-a            ; invalid operand type($ generat aici, a altundeva)
    mov ch, a-$            ; OBJ format can handle only 16/32 byte relocation
                           ; a-$ e OK, dar a-$ = POINTER - syntax error
                           ; (pt că offset NU începe în 1 byte !!)
    mov cx, $-start         ; ok - pt că etichetele sunt din ac. seg.
    mov cx, start-$        ; ok - pt că etichetele sunt din ac. seg.
    mov ch, $-start         ; ok - pt ca REZ este scalar
    mov ch, start-$        ; ok
    mov cx, a-start         ; ok (a definit altundeva si start definit aici)
    mov cx, start-a         ; invalid operand type(start definit aici, a nu)
```

# Elementele de bază ale limbajului de asamblare

## Contor de locații

start1:

```
mov ah, a+b          ; MERGE, DAR ... NU ESTE ADUNARE DE POINTERI !
                      ; E adunare de scalar: a+b = (a-$$) + (b-$$)
mov ax, b+a          ; AX = (b-$$) + (a-$$) - adunare de SCALARI !!!!
mov ax, [a+b]          ; INVALID EFFECTIVE ADDRESS - ASTA CHIAR E ADUNARE
                      ; DE POINTERI, deci e INTERZISA - syntax error
var1 dd a+b          ; syntax error ! - expression is not simple or
                      ; relocatable (deci NASM nu permite ca "a+b" să
                      ; apară într-o definiție de date ca expresie de
                      ; inițializare, ci NUMAI ca OPERAND AL UNEI
                      ; INSTRUCTIUNI - cum se observă mai sus !)
```

# Elementele de bază ale limbajului de asamblare

## Contor de locații

- Concluzie:
  - Expresiile de tip  $et1 - et2$  (unde  $et1$  și  $et2$  sunt etichete – fie de cod, fie de date) sunt acceptate sintactic de către NASM,
    - Fie dacă ambele sunt definite în același segment
    - Fie dacă  $et1$  aparține unui segment diferit față de cel în care apare expresia, iar  $et2$  este definită în segmentul în care apare expresia. Într-un astfel de caz, TD asociat expresiei  $et1 - et2$  este POINTER și NU SCALAR (constantă numerică) ca și în cazul etichetelor ce fac parte din același segment. (Deci ALTUNDEVA – AICI merge, însă AICI – ALTUNDEVA NU)
  - Scădere de offset-uri ce se raportează la același segment = SCALAR
  - Scădere de pointeri din segmente diferite = POINTER

# Elementele de bază ale limbajului de asamblare

## Contor de locații

- Concluzie:
  - Numele unui segment este asociat cu "*Adresa segmentului în memorie în faza de execuție*" însă aceasta nu ne este disponibilă/accesibilă, fiind decisă la momentul încărcării programului pt execuție de către încărcătorul de programe al SO.
  - De aceea, dacă folosim nume de segmente în expresii din program în mod explicit vom obține fie **eroare de sintaxă** (în situații de tipul \$/a-data - "AICI – ALTUNDEVA") fie de **link-editare** (în situații de tipul data-a - ALTUNDEVA – AICI), deoarece practic numele unui segment este asociat cu adresa FAR al acestuia (adresă care nu va fi cunoscută decât la momentul încărcării programului, deci va fi disponibilă doar la run-time);
  - observăm astfel că `adresă_segment` este considerată ca "ALTUNDEVA" și NU este asociat cu "*Offset-ul segmentului în faza de asamblare, fiind o constantă determinată la momentul asamblării*" (aşa cum este în programarea sub 16 biți de exemplu, unde `nume_segment` în faza de asamblare = offset-ul său = 0). Ca urmare, se constată că în progr. sub 32 de biți numele de segmente NU pot fi folosite in expresii !!

# Elementele de bază ale limbajului de asamblare

## Contor de locații

Mov eax, data ; Segment selector relocations are not supported in PE files (relocation error occurred) - syntax error!

- Sub 32 biți offset (data) = vezi OllyDbg – DATA segment începe la offset-ul 00401000, iar CODE segment la offset 00402000 (sau eventual invers, depinde de link-editor, versiunea de SO etc).
- Deci offset-urile începuturilor de segment nu sunt 0 la fel ca și la programarea sub 16 biți. Din acest punct de vedere sub 32 biți este o mare diferență între numele de variabile (al căror offset poate fi determinat la asamblare) și numele de segmente (al căror offset NU poate fi determinat la momentul asamblării ca și o constantă, această valoare fiind cunoscută la fel ca și adresa de segment doar la momentul încărcării programului pt execuție - loading time).
- Dacă avem mai mulți operanzi pointeri, asamblorul va încerca să încadreze expresia într-o combinație validă de operații cu pointeri:

Mov bx, [ (v3-v2) ± (v1-v) ]

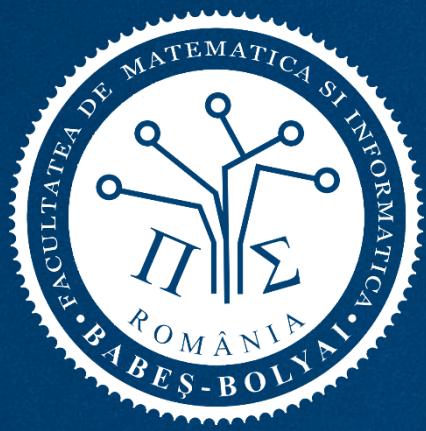
# Elementele de bază ale limbajului de asamblare

## Contor de locații

`Mov eax, data ; Segment selector relocations are not supported in PE files (relocation error occurred) - syntax error!`

- Sub 32 biți offset (data) = vezi OllyDbg – DATA segment începe la offset-ul 00401000, iar CODE segment la offset 00402000 (sau eventual invers, depinde de link-editor, versiunea de SO etc).
- Deci offset-urile începuturilor de segment nu sunt 0 la fel ca și la programarea sub 16 biți. Din acest punct de vedere sub 32 biți este o mare diferență între numele de variabile (al căror offset poate fi determinat la asamblare) și numele de segmente (al căror offset NU poate fi determinat la momentul asamblării ca și o constantă, această valoare fiind cunoscută la fel ca și adresa de segment doar la momentul încărcării programului pt execuție - loading time).
- Dacă avem mai mulți operanzi pointeri, asamblorul va încerca să încadreze expresia într-o combinație validă de operații cu pointeri:

`Mov bx, [ (v3-v2) ± (v1-v) ] ; OK - adunarea și scăderea de valori imediate este corectă`



FACULTATEA DE MATEMATICĂ ȘI INFORMATICĂ  
UNIVERSITATEA BABEŞ-BOLYAI

Str. Mihail Kogălniceanu nr. 1  
Cluj-Napoca, Cluj, România

**[www.cs.ubbcluj.ro](http://www.cs.ubbcluj.ro)**