

方式設計仕様書 (Group18)

1029-28-9483 勝田 峻太郎

1029-28-1547 住江 祐哉

2018 年 5 月 8 日

概要

設計したプロセッサは,5 ステージのマルチサイクル方式のプロセッサである.

命令セットアーキテクチャ

SIMPLE アーキテクチャと基本的には同じである. まず, 以下のような命令の形式を定める.

形式

R 形式

```
#-----|-----|-----|-----|---#  
| op1 | rs | rd | op3 | d |  
#15---|13--|10--|7----|3--#
```

I 形式

```
#-----|-----|-----|-----|---#  
| op1 | ra | rb |    d    |  
#15---|13--|10--|7-----#
```

演算命令と停止・入出力命令

演算命令と停止・入出力命令では,R 形式を用い,op1 の値は 11 である.

Table 1: 演算命令のときの各値の対応

name	value
op1	11
rs	source register number
rd	destination register number
op3	演算コード
d	シフト演算のときのシフト数

ただし, 演算コードは以下のように定める.

Table 2: 演算・停止・入出力コードの対応

code	計算
0000	in1 + in2
0001	in1 - in2

code	計算
1000	$\text{in1} \ \& \ \text{in2}$ (bitwise)
1001	$\text{in1} \ \ \text{in2}$ (bitwise)
1010	$\text{in1} \ \ll \ i2$
1011	$\text{in1} \ \gg \ \text{in2}$
1100	入力
1101	出力
1111	停止

算術演算

算術演算は, 演算コードが 0 で始まる. このときの動作は,

$$r[rd] = op3(r[rd], r[rs])$$

である.

ビット演算

ビット演算は演算コードが 1 ではじまる. このときの動作は,

$$r[rd] = op3(r[rs], d)$$

である.

停止/入出力命令

停止命令 動作を停止させることができる.

入力命令 ボード上のスイッチを押すことで動作が開始するようにできるようにする.

$$r[rd] = input$$

出力命令 ボード上の 7SEGLED に指定したデータを出力できる.

$$output = r[rs]$$

ロード, ストア命令

ロード, ストア命令は I 形式を用いる.

ロード命令

ロード命令のとき, $op1 = 00$ である.

行う動作は,

$$r[ra] = *(r[rb] + signext(d))$$

ストア命令

ストア命令のとき, $op1 = 01$ である.

行う動作は,

$$*(r[rb] + \text{signext}(d)) = r[ra]$$

即値命令・分岐命令

即値命令, 分岐命令では, I 形式を用いる. また, $op1 = 10$ である.

Table 3: 条件分岐・即値命令

ニモニック	説明	動作	ra	rb
LI	即値ロード	$r[rb] = \text{signext}(d)$	001	rb
B	無条件分岐	$\$ PC = PC + 1 + \text{signext}(d) \$$	100	dc
BE	条件分岐	$\$ \text{if } (Z) PC = PC + 1 + \text{sign ext}(d) \$$	111	000
BLT	条件分岐	$\$ \text{if } (S \wedge V) PC = PC + 1 + \text{sign ext}(d) \$$	111	001
BLE	条件分岐	$\$ \text{if } (Z \vee (S \wedge V)) PC = PC + 1 + \text{sign ext}(d) \$$	111	010
BNE	条件分岐	$\$ \text{if } (!Z) PC = PC + 1 + \text{sign ext}(d) \$$	111	011

構造と動作

回路図、入出力などを載せる...