|  |  |
| --- | --- |
| Gerb-BMSTU_01 | **Министерство науки и высшего образования Российской Федерации**  **Федеральное государственное бюджетное образовательное учреждение**  **высшего образования**  **«Московский государственный технический университет**  **имени Н.Э. Баумана**  **(национальный исследовательский университет)»**  **(МГТУ им. Н.Э. Баумана)** |

ФАКУЛЬТЕТ **Информатика и системы управления**

КАФЕДРА **«Программное обеспечение ЭВМ и информационные технологии»(ИУ7)**

НАПРАВЛЕНИЕ ПОДГОТОВКИ **09.03.04 «Программная инженерия»**

**Отчет**

|  |  |
| --- | --- |
| **по лабораторной работе №** | 4 |

**Название:**

Методология разработки и верификации ускорителей вычислений на платформе Xilinx Alveo

**Дисциплина:** Архитектура элекронно-вычислительных машин

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Студент | ИУ7-51Б |  |  | Е.А.Варламова |
|  | (Группа) |  | (Подпись, дата) | (И.О. Фамилия) |
|  |  |  |  |  |
| Преподаватель |  |  |  | А.Ю.Попов |
|  |  |  | (Подпись, дата) | (И.О. Фамилия) |

Москва, 2021