



CLOCK					
ENABLE					
INPUT	bit1	 	<u> </u> 	 	
KEY	bit8 bit1	 	 	 	
KEY1	bit10 bit1	 	 	 	   
KEY2	 bit8 bit1	 	 	 	
IP	 bit8 bit1	 	 	 	
FK(E/P)	 bit8 bit1	 	   	    - 	   
SBox Rec		   	   	   	 
Sbox Gr	bit2 bit1 bit2	 	 	 	   
Switch	bit1	 1	] 	1	<u> </u>
IP IVN	bit8 bit1	 	 	     	 
	bit8	1	i	! !	