# 디지털논리 Term Project



컴퓨터소프트웨어학부

2023085450, 고태우

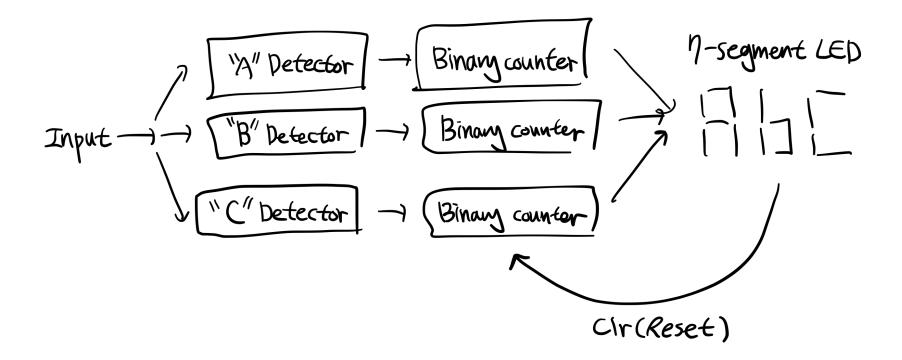
2023065350, 권도현

2023055787, 양호열

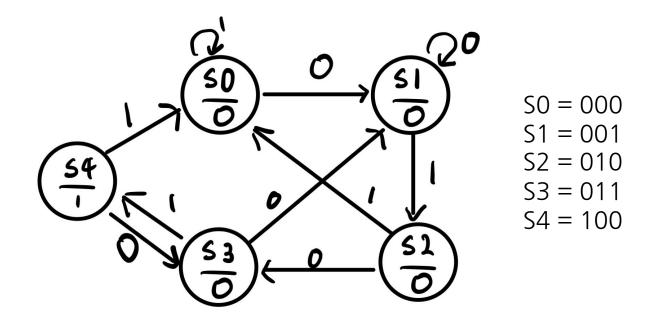
2023058022, **이동윤** 

2023082579, 정영민

#### **Circuit Overview**



#### Code Detector of A("0101") - State Graph



## Code Detector of A("0101") - Truth table, K-map

present	Ne	output	
ABC	X = 0	X = 1	Υ
S0 = 000	001	000	0
S1 = 001	001	010	0
S2 = 010	011	000	0
S3 = 011	001	100	0
S4 =100	011	000	1

CX AB	00	01	11	10
00	0	0	x	0
01	0	0	х	0
11	0	1	х	х
10	0	0	х	х
Da =	BCX			

CX AB	00	01	11	10
00	1	1	х	1
01	0	0	х	0
11	0	0	х	х
10	1	1	х	х
	Dc = X'			

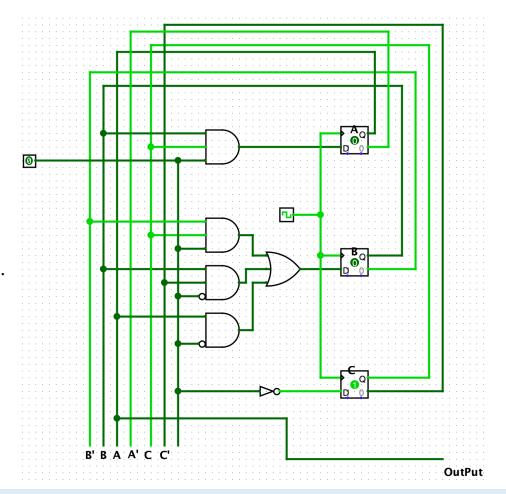
CX AB	00	01	11	10
00	0	1	х	1
01	0	0	x	0
11	1	0	х	х
10	0	0	х	х
Db = B	'CX + BC'			

A BC	0	1
00	0	1
01	0	х
11	0	х
10	0	х
	Y = A	

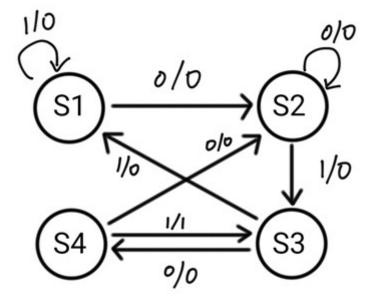
# Code Detector of A("0101") - Circuit

우측 회로는 앞에서 구한 각 변수들의 Boolean equation을 회로로 표현한 것이다.

AND, OR 게이트와 3개의 D-FF를 활용하였다.



# Additional Task: Code Detector of A("0101") with Mealy machine



S1 = 00 S1 은 초기화한다

S2 = 01 S2 은 0을 기억한다

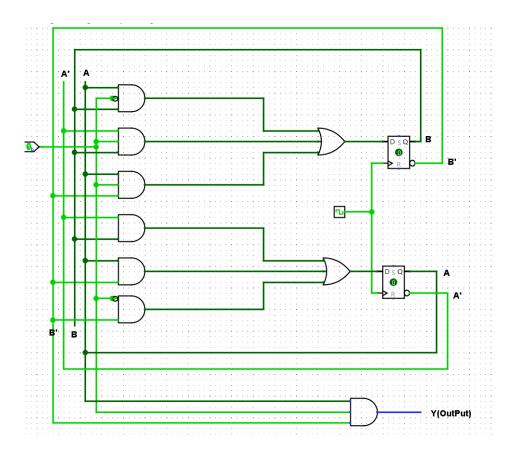
S3 = 11 S3 은 01을 기억한다

S4 = 10 S4 은 010을 기억한다

Input	Pres	sent	Ne	ext	Output Y	utput Da	
X	А	В	А	В		Y	Da
0	0	0	0	1	0	0	1
0	0	1	0	1	0	0	1
0	1	0	0	1	0	0	1
0	1	1	1	0	0	1	0
1	0	0	0	0	0	0	0
1	0	1	1	1	0	1	1
1	1	0	1	1	1	1	1
1	1	1	0	0	0	0	0

# Additional Task: Code Detector of A("0101") with Mealy machine

Da = ABX' + A'BX + AB'X Db = A'B+AB'+A'B'X'Y = AB'X

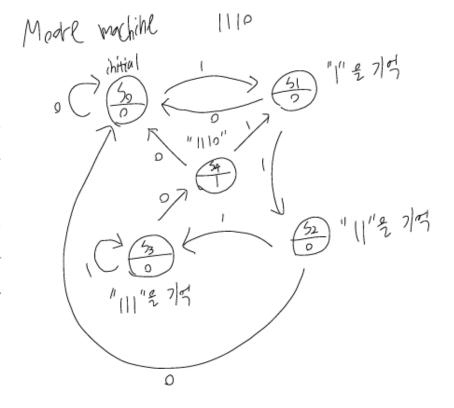


# Code Detector of B("1110")

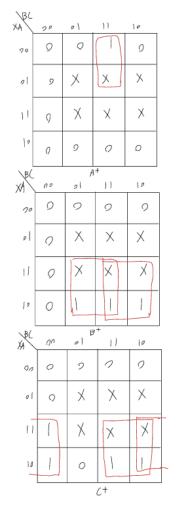
#### State Table

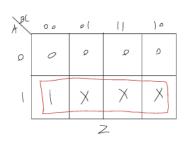
blecont L+x+0	Next 5	itate	(11 W/+/-)
Plesent State	X= 0	X =	04+94+(2)
000	000	00 \	2
001	900	00	0
010	000	011	0
011	09	011	0
100	000	00	I

#### State Graph



#### K-Map





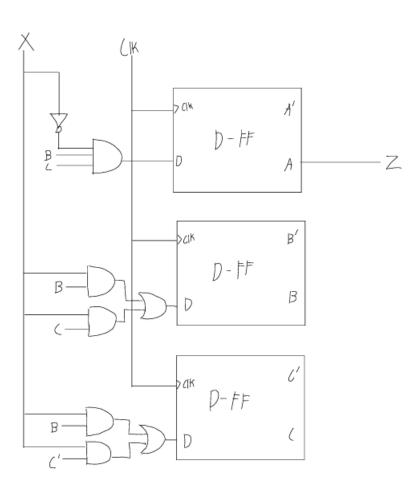
$$A^{\dagger} = X'BC$$

$$B^{\dagger} = XB + XC'$$

$$C^{\dagger} = XB + XC'$$

$$Z = A$$

#### Final Circuit using D-FF



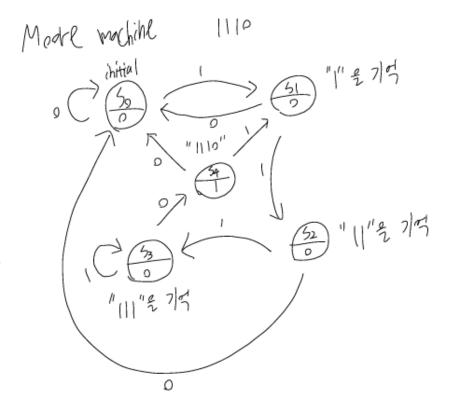
#### Additional Task: Code Detector of B("1110") with Mealy machine

State Table

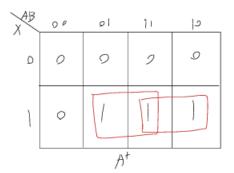
	1.	ζ = 000, 52 = 00	6.= 100
tate	Table	$S_0 = 000, S_2 = 00$ $S_1 = 000, S_2 = 00$	74-15-

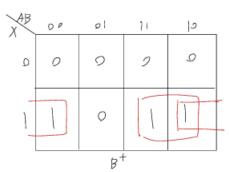
0			
blecont L+x+0	Next state		(1+W1+1-2)
Plesent State	X= 0	X =	04+94+(2)
000	000	00 \	2
001	900	00	0
010	000	011	0
011	09	011	0
100	000	00	1

State Graph



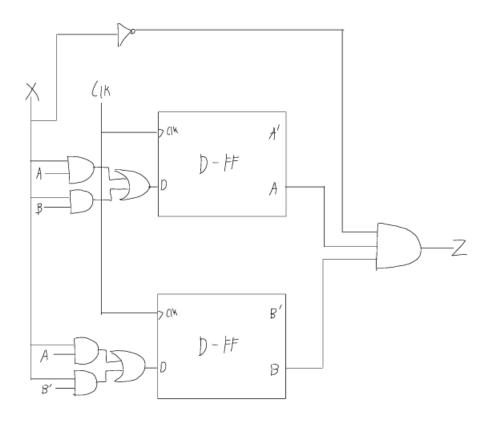
#### K-Map



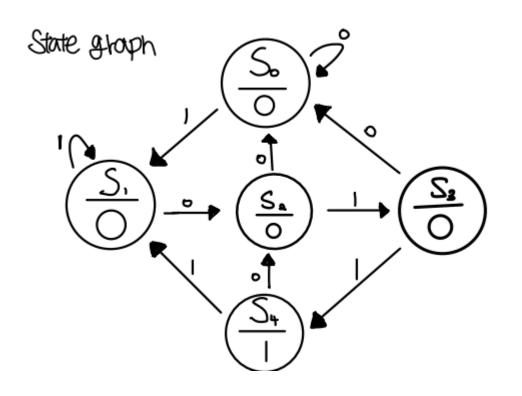


 $A^{+} = XA + XB$   $B^{+} = XA + XB'$  Z = X'AB

#### Final Circuit using D-FF



#### Code Detector of C("1011") - State Graph

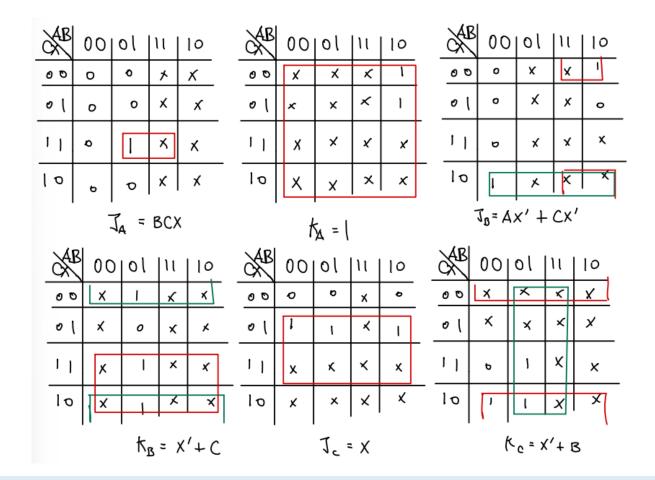


- S0: Initial state
- S1: '1'을 저장
- S2: '10'을 저장
- S3: '101'을 저장
- S4: '1011'이 검출되었음을 알려준다.

#### Code Detector of C("1011") - State Table

Next S	state X=1	output	present State	Next S	state x=1	output
S <sub>o</sub>	ا	6	000	000	001	0
S,	Sı	0	Dø (	010	00(	0
٤,	S <sub>3</sub>	0	010	000	011	0
٥,	S4	70	011		100	0
S	Sı	J	100			
	S <sub>0</sub> S <sub>0</sub> S <sub>0</sub>	S <sub>0</sub> S <sub>1</sub> S <sub>2</sub> S <sub>1</sub> S <sub>3</sub> S <sub>3</sub> S <sub>4</sub>	$S_{0}$ $S_{1}$ $S_{2}$ $S_{3}$ $S_{4}$ $S_{5}$	$S_{0}$ $S_{1}$ $S_{2}$ $S_{3}$ $S_{4}$ $S_{5}$ $S_{5$	$S_0$ $S_1$ $S_1$ $S_2$ $S_3$ $S_4$ $S_4$ $S_4$ $S_4$ $S_4$ $S_4$ $S_5$	$S_0$ $S_1$ $S_1$ $S_2$ $S_3$ $S_4$ $S_4$ $S_4$ $S_4$ $S_4$ $S_4$ $S_4$ $S_5$

#### Code Detector of C("1011") - Karnaugh Map



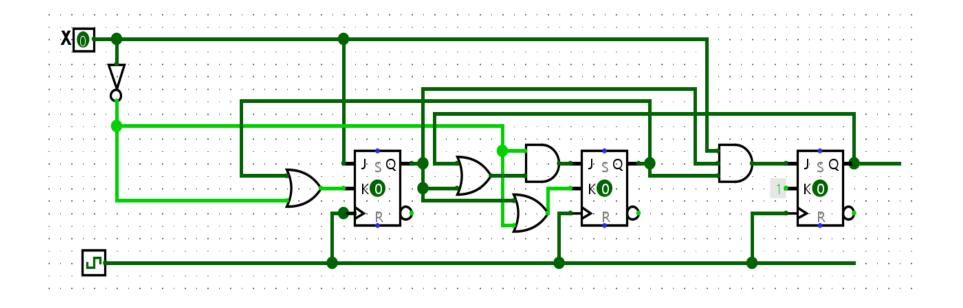
&B	00	ol	π	10	
0	0	0	X	_	
0 (	0	0	×	1	
1 ]	ð	ß	×	X	
lo	٥	0	X	Х	
	Z=A				

E . M

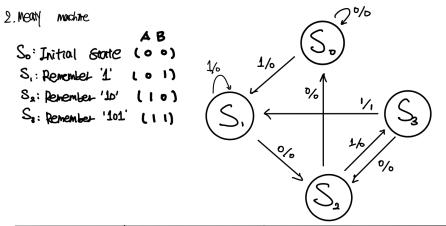
#### Code Detector of C("1011") - Boolean Algebra

Ja	Ka	Jb	Kb	Jc	Kc	Z
ВСХ	1	AX'	X'+C	X	X'+B	А

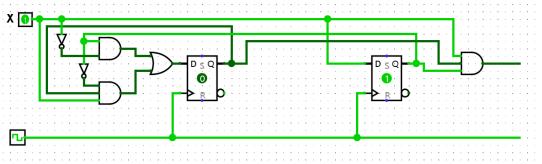
# Code Detector of C("1011") using JK-FFs



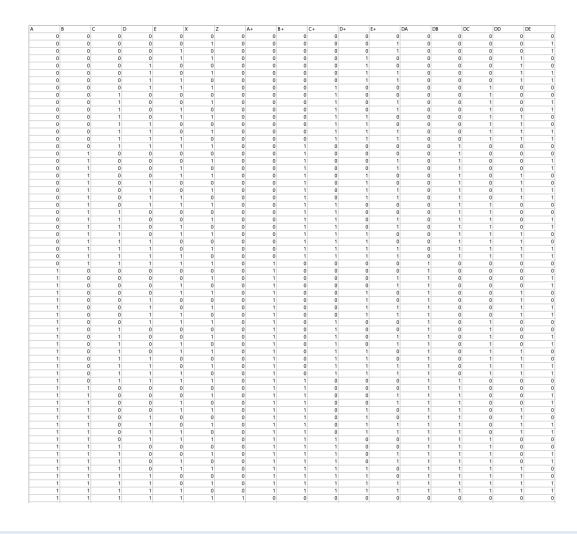
# Additional Task: Code Detector of C("1011") with Mealy machine



present state	Next State outpu			
S.	S <sub>0</sub>	S <sub>i</sub>	<u>хео</u>	X= ( D
S,	S.	Sı	٥	D
S <sub>a</sub>	S.	S <sub>3</sub>	0	0
S <sub>s</sub>	S,	S,	0	1



### 5bits-counter-truth\_table



좌측 truth\_table은 A,B,C,D,E,X(input),Z(output),A+,B+, C+,D+,E+,DA,DB,DC,DD,DE 각각에 대한 truth\_table 이다.

### 5bits-counter-Boolean equation

QM 알고리즘을 이용하여, Z, DA, DB, DC, DD, DE에 대해 Boolean equation을 구하면 다음과 같다.

Z=ABCDEX

DA=A'BCDEX+AB'+AB'+AC'+AD'+AE'+AX'

DB=B'CDEX+BC'+BD'+BE'+BX'

DC=C'DEX+CD'+CE'+CX'

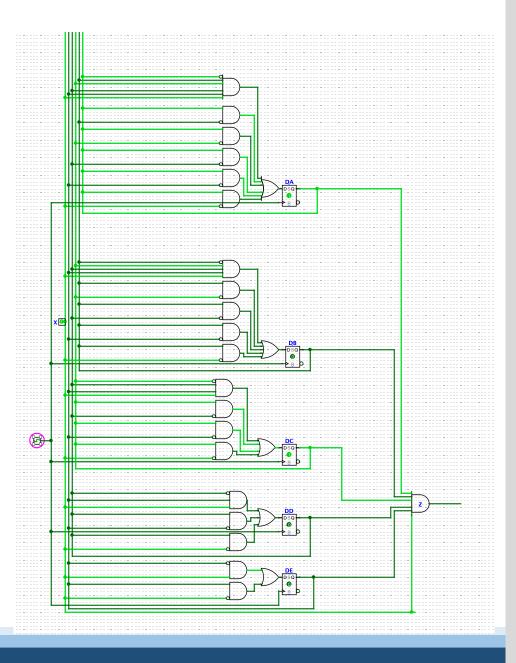
DD=D'EX+DE'+DX'

DE=E'X+EX'

#### 5-bits-counter-circuit

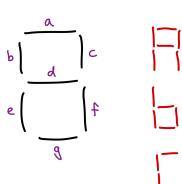
우측 회로는 앞에서 구한 각 변수들의 Boolean equation을 회로로 표현한 것이다.

5개의 D-FF과 AND, OR, NOT Gate를 활용하여 구현하였다.



### **Short Discription**

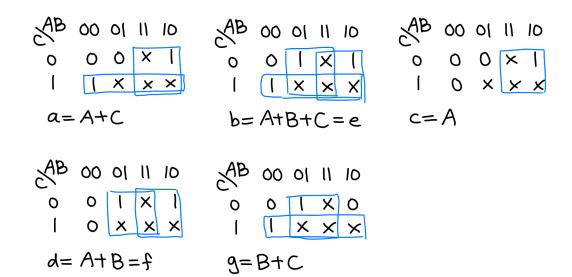
3개의 input(A, B, C)를 받아 들어오는 input을 LED로 표시한다. 동시에, Binary counter 부분으로 Clr=1을 보낸다.



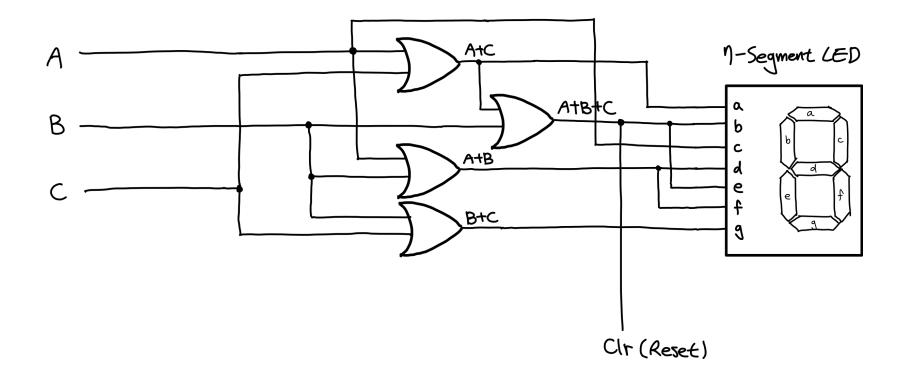
A, B, C 중 2개 이상이 1인 경우는 없다.

3-input, 1-output with 7-segment LED

### Truth table, K-map of LED inputs



# Logic Gate



#### Discussion: Display time of LED

LED가 표시되는 시간을 따로 생각하지 않고 구현하면, Counter들이 Reset되는 시점, 즉 1클락 동안만 LED가 표시된다. (LED로의 입력 신호를 받자마자 Reset=1을 보낼 예정이기 때문)

기본) 1클락동안 표시 - 너무 짧다. 사용자가 LED를 확인하기도 전에 꺼져버릴 것 Idea 1. 모종의 레지스터를 이용해 n클락동안 표시 Idea 2. 새로운 31번 등장한 코드가 나오기 전까지 이전 결과를 계속해서 표시 정도의 아이디어를 생각해볼 수 있다.

그냥 1클락동안 표시되는 회로를 짤 수도 있겠지만, 보다 실용적인 회로를 위해 2번째 아이디어를 채택해 이전에 출력된 값을 레지스터에 저장하고, 계속해서 표시하는 기능을 추가한다.

### Additional function design: Idea

3개의 T flip-flop을 이용, A, B, C의 값을 저장한다.

이전 Gate의 A, B, C를 위 플립플롭의 output QA, QB, QC로 대체한다.

효율적인 게이트 구성을 위해, 세 input(A, B, C)의 값이 0 0 0일 경우 변화가 없도록 한다.

T flip-flop이므로, 플립플롭 값의 변화는:

원래 1이었다면, 그 플립플롭에 해당하는 input 이외의 input 중 하나가 1일 때 toggle 원래 0이었다면, 그 플립플롭에 해당하는 input이 1일 때 toggle 중요한 점은, 다른 플립플롭의 output의 영향을 받지 않는다는 것이다.

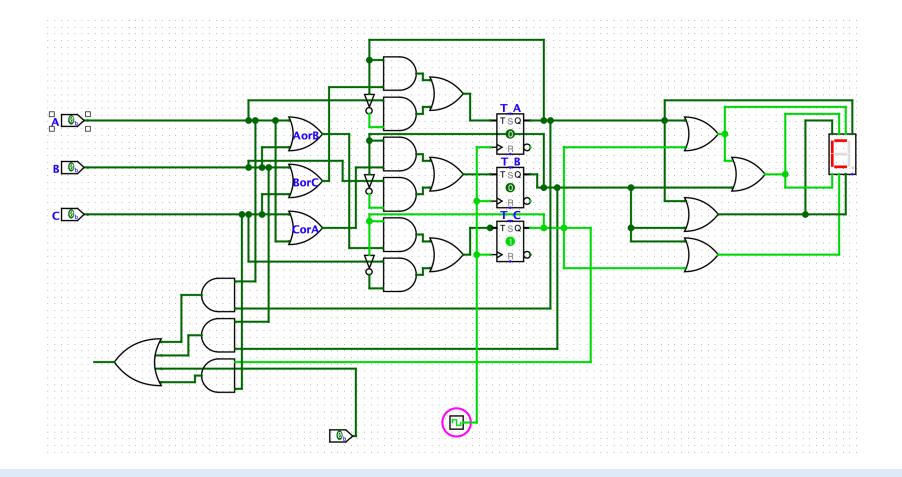
## Additional function design: K-map

ABCQA	QAT	TA
000000000000000000000000000000000000000	0-0000	000-00

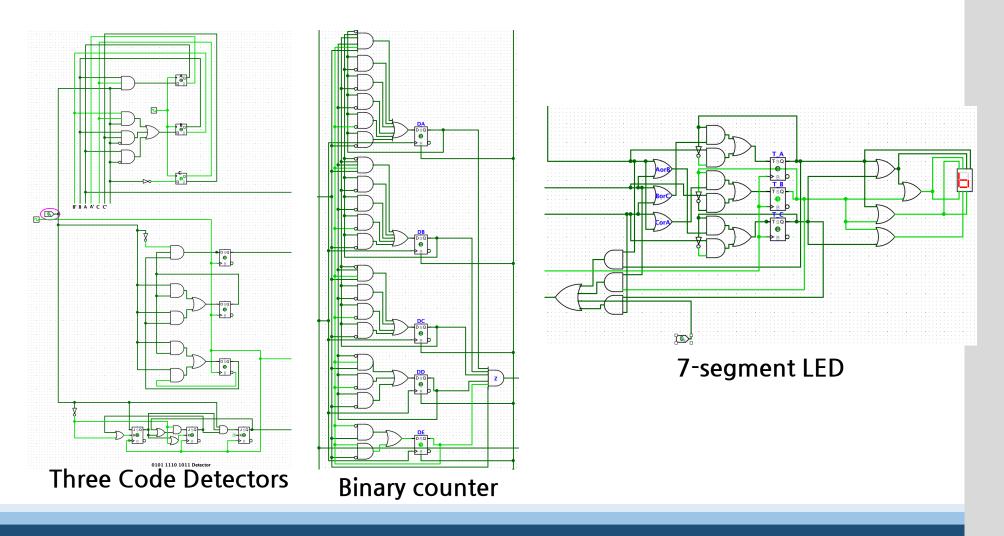
$$T_A = COA + OA'A + OAB$$
  
=  $OA(B+C) + OA'A$ 

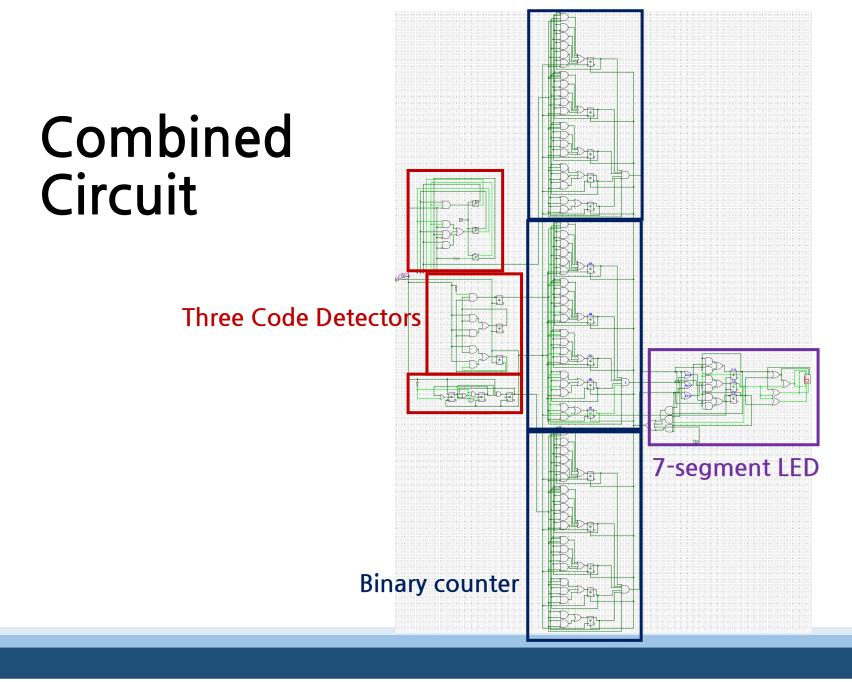
Tb, Tc는 문자만 바뀐 비슷한 식이 나온다.

# Logic Gate (with additional function)

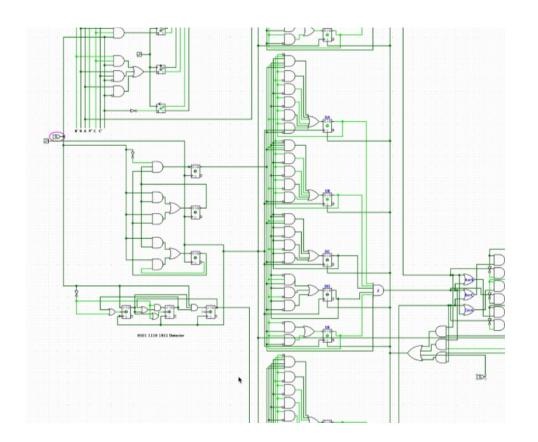


### **Combined Circuit**





#### **Circuit Simulation**



B를 여러 번 입력하고(1110), Counter를 거쳐 LED에 표시되기까지의 과정을 영상으로 담았다.

(LMS에 함께 제출)

### 팀 프로젝트 파트 분배

고태우: Circuit Overview/Combining, 7-segment LED connection

이동윤: Code Detector of A("0101")

정영민: Code Detector of B("1110")

권도현: Code Detector of C("1011")

양호열: 5-bit Binary Counter