LVNP.400201.111 32.12 OPERAND_1[6..0] Ipm_and0 CMP AND/NAND lpm_bustri0 RESULT[6..0] lpm_add_sub2 lpm_compare2 inst19 AND lpm_bustri0 datab[]=0 inst4 NAND SRA CMP signed compa lpm_bustri0 OPERAND_1[6..0] OPERAND_1[6..0] RESULT[6..0] inst16 data[6..0] result[6..0] datab[6..0] istance[2..0] overflow SRA ARITHMETIC right shift OPERAND_1[6..0] INPUT VCC OPERAND_2[6..0] ADD/INC/DEC FLAGS[0] - OF FLAGS[1] - CF ADD lpm_add_sub1 FLAGS[2] - ZF × INC FLAGS[3] - SF inst21 A+B/A-B Ipm_bustri0 RESULT[6..0] OUTPUT RESULT[6..0] lpm_bustri0 overflow ADD lpm_bustri0 ZEROS[3..0], ONE[2..0] lpm_compare2 ONE[2..0] X DEC datab[]=0 lpm_constant6 X INC X DEC X AND X NAND X SRA ГУИР.400201.111 Э2.12 Масса Масштаб Лит. Арифметико-логическое Изм. Лист № докум. Подп. Дата устройство. Разраб. Климович Схема электрическая Пров. Стракович функциональная Лист Листов Т. контр Реценз. ЭВМ, гр. 150501 Н. контр