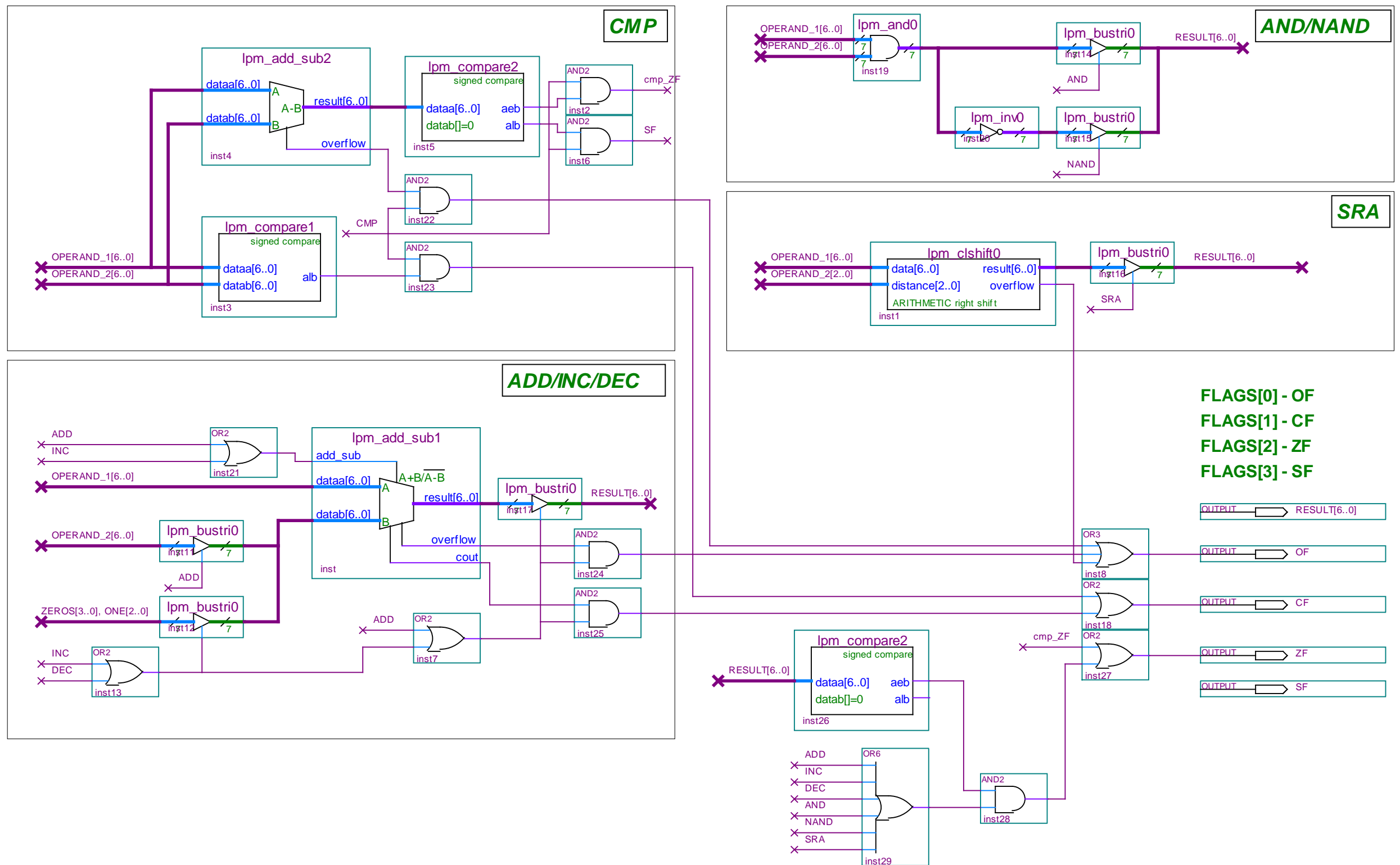


OPERAND_1[6..0] INPUT VCC
OPERAND_2[6..0] INPUT VCC

CMP INPUT VCC
ADD INPUT VCC
INC INPUT VCC
DEC INPUT VCC
AND INPUT VCC
NAND INPUT VCC
SRA INPUT VCC

lpm_constant2 inst9 ONE[2..0]
lpm_constant6 inst10 ZEROS[4..0]



					ГУИР.400201.111 Э2.12				
					Арифметико-логическое устройство. Схема электрическая функциональная	Лит.	Масса	Масштаб	
Изм.	Лист	№ докум.	Подп.	Дата					
Разраб.	Климович					у			
Пров.	Стракович								
Т. контр.						Лист	Листов	1	
Реценз.						ЭВМ, гр. 150501			
Н. контр.									
Утв.									