## LAUNCHXL-F280049C Pin Map

Function	RT Box			RT Box	Function
		J1	J3		
	3.3V	1	21		
		2	22	GND	
GPIO13	DO0	3	23	AO0	ADCINA5
GPIO40	DO1	4	24	AO1	ADCINB0
	DO2	5	25	AO2	ADCINC2
		6	26	AO3	ADCINB1
GPIO56, SPICLKA	DI24	7	27	AO4	ADCINB2
ADCINC4	DI25	8	28	AO5	ADCINC0
GPIO37, EQEP1B	DI26	9	29	AO6	ADCINA9
GPIO35, EQEP1A	DO27	10	30	AO7	ADCINA1
		J5	J <b>7</b>		
	3.3V	41	61		
		42	62	GND	
GPIO28	DO16	43	63	AO8	ADCINA6
GPIO29	DO17	44	64	AO9	ADCINB6
ADCINB4	DO18	45	65	AO10	ADCINC14
		46	66	AO11	ADCINC1
		47	67	AO12	ADCINC3
ADCINA8	DO19	48	68	AO13	ADCINC5
		49	69	AO14	ADCINA3
		50	70	AO15	ADCINA0

Table 4.8: LAUNCHXL-F280049C pin map for J1, J3, J5 and J7

Function	RT Box			RT Box	Function
		J4	J2		
GPIO10, EPWM6A, EQEP1A	DI0	40	20	GND	
GPIO11, EPWM6B, EQEP1B	DI1	39	19	DI6	GPIO57, SPISTEA
GPIO8, EPWM5A	DI2	38	18	DI7	
GPIO9, EPWM5B, EQEP1I, OUTXBAR6	DI3	37	17		
GPIO4, EPWM3A	DI4	36	16	DO25	RESET
GPIO5, EPWM3B, OUT- XBAR3	DI5	35	15	DI27	GPIO16, SPISIMOA
GPIO58, OUTXBAR1	DO4	34	14	DO26	GPIO17, SPISOMIA
GPIO30, OUTXBAR7	DO5	33	13	DO6	GPIO39
		32	12	DO7	GPIO23
		31	11	DO3	GPIO59, EQEP1I
		J8	J6		
GPIO0, EPWM1A	DI16	80	60	GND	
GPIO1, EPWM1B	DI17	79	59	DI22	GPIO27, SPISTEB
GPIO6, EPWM4A	DI18	78	58	DI23	
GPIO7, EPWM4B, OUT- XBAR5	DI19	77	57		
GPIO2, EPWM2A	DI20	76	56		
GPIO3, EPWM2B, OUT- XBAR2	DI21	75	55	DO20	GPIO24, SPISIMOB
		74	54	DO21	GPIO31, SPISOMIB

Function	RT Box			RT Box	Function
		73	53	DO22	GPIO33, SPISTEB
		72	52	DO23	GPIO34
		<b>7</b> 1	51	DO24	GPIO12

Table 4.9: LAUNCHXL-F280049C pin map for J2, J4, J6 and J8