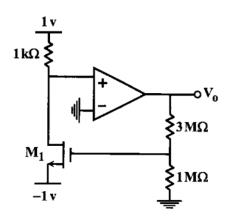
# بخ*ش* اول) سوالات اختياري <sup>١</sup>

(Hayt  $8^{th}$  edition) سوالات 17 و 77 و 79 و 79 از فصل ششم کتاب هیت (۱

### بخش دوم) سوالات اجباری۲

رم دار شکل زیر تقویت کننده عملیاتی ایده آل است. مقدار ولتاژ $m V_o$  چند ولت است. (۲ $m K=2~mA/V^2$   $m V_t=2~v$ 



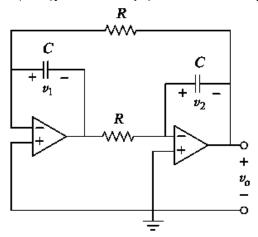
ٔ حل این سوالات برای دانشجویانی که تمرین نیاز به تمرین بیشتر دارند توصیه می شود. دقت کنید تحویل این قسمت از سوالات اجباری

نیست و در صورت تحویل نمره ای نخواهد داشت.

\_

این سوالات بخش اصلی تمرین است و تحویل آن اجباری است.  $^{\mathsf{T}}$ 

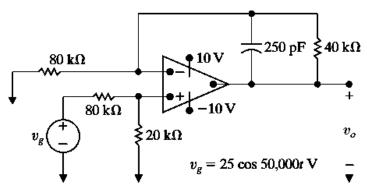
 $(C=1~\mu\mathrm{F}$  و  $R=100~\mathrm{k}\Omega$  ) در مدار شکل زیر اگر  $v_1(0^+)=0$  و  $v_2(0^+)=0$  باشند،  $v_2(0^+)=0$  و  $v_1(0^+)=0$  و  $v_2(0^+)=0$  در مدار شکل زیر اگر  $v_2(0^+)=0$ 



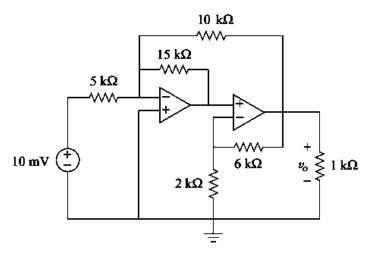
## ۴) آپ-امپ مدار شکل زیر ایدهآل است:

الف)  $v_0(t)$  را در حالت دائمی بدست آورید.

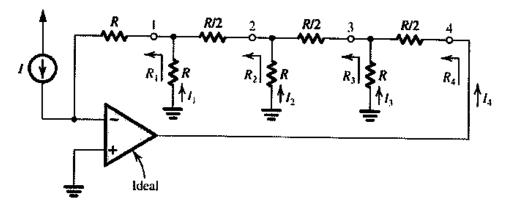
ب) دامنه  $v_{\mathrm{g}}$  را تا چه مقداری می توان بالا برود قبل از اینکه اَپ–امپ اشباع شود.



## ۵) ولتاژ خروجی $v_0$ را در مدار شکل زیر بدست آورید.

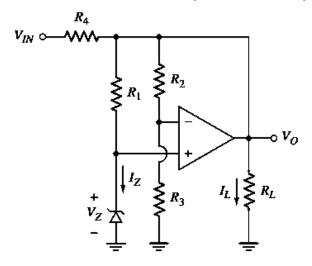


- ع) در مدار شکل زیر را در نظر بگیرید (اَپ-امپ ایدهاَل است):
- الف) مقاومت دیده شده از گرههای ۱  $(R_1)$ ، ۲  $(R_2)$ ، ۳  $(R_3)$  و ۴  $(R_4)$  را بدست آورید.
  - ب) جریانهای  $I_1$ ،  $I_2$   $I_3$  و  $I_4$  را برحسب جریان ورودی بدست آورید.
  - ج) ولتاژهای  $V_1$  ،  $V_2$  ،  $V_3$  و  $V_4$  را برحسب جریان ورودی و  $V_3$  بدست آورید.



### بخش سوم) سوالات امتيازي $^{\text{T}}$

۷) در مدار شکل زیر ولتاژ شکست دیود V 5.6 است، مدار طوری طراحی شده است که به ازای ولتاژ ورودی  $I_z$ =2 mA مدار شکل زیر ولتاژ شکست دیود V است. مقدار مقاومتهای مدار را بدست آورید.



این سوالات امتیازی بوده و در صورت تحویل نمره اضافی به اَن تعلق می گیرد.  $^{\mathsf{T}}$