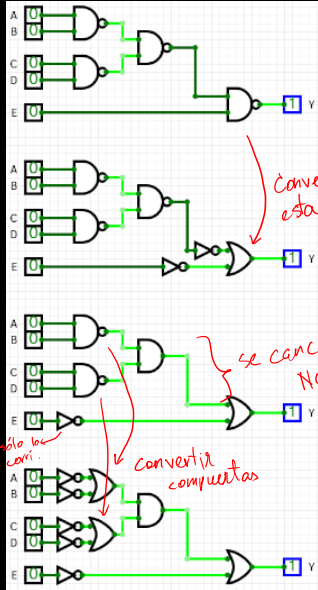


# Ejercicio #04

## Circuito #01



Convertir esta compuerta NAND → OR con inputs negados

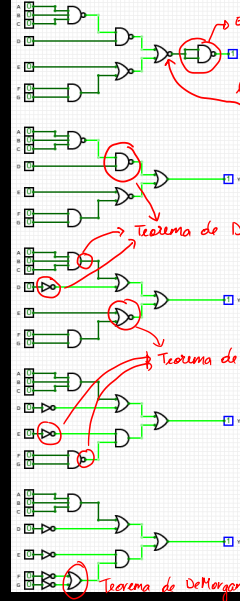
se cancelan los NOT's

convertir compuertas

En este punto ya es fácil leer la ecuación por inspección:

$$Y = (\bar{A} + \bar{B})(\bar{C} + \bar{D}) + \bar{E}$$

## Circuito #02



Esto es un NOT. se cancela con la burbuja

Teorema de DeMorgan

Teorema de DeMorgan

Teorema de DeMorgan

$$Y = (ABC + \bar{D}) + (\bar{E} \cdot (\bar{F} + \bar{G}))$$