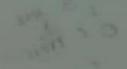
Adı, Soyadı : Sair Dnot No G60110002 lmza

Mikroislemcili Sistemler ve Lab.



1. (20 puen)

8051 mikrokontrolorune 0000h adresinden itibaren ardı ardına 4 KB kapasitede ROM tipi bellek, 8 KB kapasitede RAM tipi bellek ve 8255 arabirim entegresi (8 KB) bağlıdır. Kullanıcının programını ROM'a yazdığı, RAM'ı veritabanı olarak kullandığı varsayılacaktır. 8255 in A portuna 8 adet 7 segment display bağlı olup. 8 portuna da hangi displayin aktif olacağı kontrolü için yetkilendirme pinleri bağladır.

- ROM, RAM ve 8255 başlangıç ve bitiş adresleri nelerdir? (Blok olarak gösterin)
- ъ.
- Kontrol kelimesinin (CW) yükleneceği adres ile PA, PB ve PC'nin adresleri nedir?

Birloci sorudaki yapıya göre CW kontrol kelimesinin değeri #80h olarak konfigüre edilmiştir. Buna gore 8051'in birinci portundan (P1) okunan değer, 8255'in A ve B portlarma (PA ve PBI bağlı olan displayde gösterilmek istenmektedir. P1'den okunan değerin her biti kendisine karşılık gelen PA ve PB ve bağlı olan 7 segment displayden birinde gösterilecektir. En düşük değerlikli bit en saltaki displayde en yüksek değerlikli bit en soldaki displayde olacaktir. Bit değen "D" se displayde 'o' harfi, bit değen "1" se displayde T harfi.

"I' harfi için displaye gonderesces değer 806h dir.

Displayde değerin hepu ayın anda görümek istenmektedir. Dolayin ile displayler arasındak geçiş için gerekli olan gecizme alı programmın yazılmış eldüğü varsayılmıştır. Gecikm gereken yerlerde sadece ait program çabırma komutu ile "bekle" etiketli altprogra çağırılacaktır.

Isteneniere göre programı 8051 komut setiyle yazınız

3. (30 puan)

0900h ile 0920h arasındaki verilerin içindeki en küçük değeri ve en böyük değeri b