

```

main.asm*  X program10
#include "m328Pdef.inc"

.def var_ah = r16
.def var_al = r17
.def var_ch = r18
.def var_cl = r19
.def var_d = r20

.cseg
.org 0x00
    rjmp main

main: ldi var_ah,0
      ldi var_al,0
for:  cpi var_al,100
      brlo loop
      rjmp endfor

loop: inc var_al
      add var_cl,var_al
      adc var_ch,var_ah
      rjmp for

endfor: ldi z1,low(a)
        ldi zh,high(a)

        st z+,var_cl
        st z+,var_ch

        rjmp end

end: rjmp end

.dseg
.org 0x100
a: .byte 2
    
```

Memory 3												
Memory: data IRAM												
data 0x0000	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x0008	+0	+0	+0	+0	+0	+0	+100	+19	-70	+0	+0	..
data 0x0016	+0	+0	+0	+0	+0	+0	+0	+0	+2	+1	+0	..
data 0x0021	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x002C	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x0037	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x0042	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x004D	+0	+0	+0	+0	+0	+0	+0	+1	+0	+0	+0	..
data 0x0058	+0	+0	+0	+0	+0	-1	+8	+2	+0	+0	+0	..
data 0x0063	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x006E	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x0079	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x0084	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x008F	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x009A	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x00A5	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..
data 0x00B0	+0	+0	+0	+0	+0	+0	+0	+0	+0	-8	-2	..
data 0x00BB	-1	+0	+0	+0	+0	+32	+0	+6	+0	+0	+0	..
data 0x00C6	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	+0	..

Watch 1		
Name	Value	
var_ah	0	
var_al	100	
var_ch	19	
var_cl	186	

Processor Status	
Name	Value
Program Counter	0x0000000F
Stack Pointer	0x08FF
X Register	0x0000
Y Register	0x0000
Z Register	0x0100
Status Register	I T H S V N Z C
Cycle Counter	823
Frequency	1.000 MHz
Stop Watch	823.00 µs