

DIP SW 4 bits 2 ชุด ชื่อว่า ชุด 1, ชุด 2

ให้แสดงค่าทาง 7-segment เป็น 6

SW1 > SW2 ให้แสดงค่าทาง 7-segment เป็น 5

SW1 = SW2 ให้แสดงค่าทาง 7-segment เป็น 4

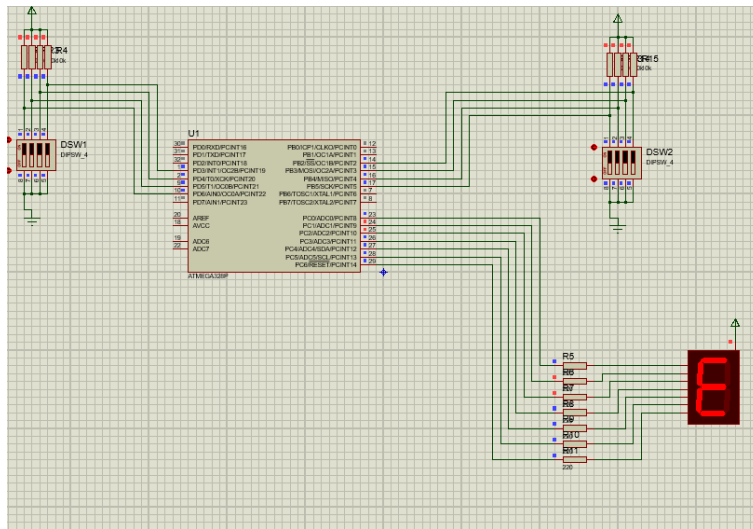
SW1 < SW2 ให้แสดงค่าทาง 7-segment เป็น 3

กลุ่ม 1 : 7 segment common cathode port B ; SW1 port C บิต 2-5 , SW2 port D บิต 1-4
 กลุ่ม 2 : 7 segment common anode port C ; SW1 port D บิต 3-6 , SW2 port B บิต 2-5
 กลุ่ม 3 : 7 segment common cathode port D ; SW1 Port B บิต 1-4, SW2 port C บิต 3-6

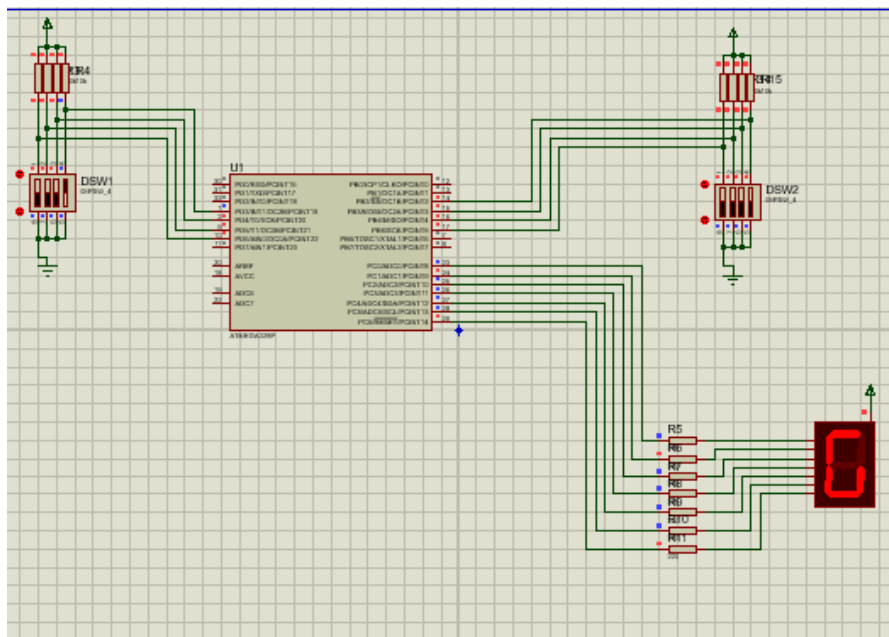
โจทย์ข้อ 2

```
main.asm
1  .include "m328Pdef.inc"
2  .def  var_a = r16
3  .def  var_b = r17
4  .def  tmp = r18
5
6  .cseg
7  .org  0x00
8      rjmp  reset
9
10 reset: ldi  var_a, 0xff
11        out  DDRC, var_a
12        ldi  var_a, 0x00
13        out  DDRD, var_a
14        ldi  var_a, 0x00
15        out  DDRB, var_a
16
17 main:  in   var_a, PIND
18        andi var_a, 0b01111000
19        lsr  var_a
20        lsr  var_a
21        lsr  var_a
22        in   var_b, PINB
23        andi var_b, 0b00111100
24        lsr  var_b
25        lsr  var_b
26
27        cp   var_b, var_a
28        brlo printL
29        breq ptintE
30        brsh ptintG
31
32 ptintG: ldi  tmp, 0b00111101
33        com  tmp
34        out  PORTC, tmp
35        rjmp main
36
37 printL: ldi  tmp, 0b00111000
38        com  tmp
39        out  PORTC, tmp
40        rjmp main
41
42 ptintE: ldi  tmp, 0b01111001
43        com  tmp
44        out  PORTC, tmp
45        rjmp main
```

กรณีเท่ากัน



กรณี sw1 > sw2



กรณี $sw1 < sw2$

