

Proyecto No.2

TIPO

Individual

Valor del trabajo en la nota

Este trabajo en todas sus partes constituye un 2.5% de la nota final.

OBJETIVO

Poner en práctica los conceptos que se abarcan en los capítulos 7, 8 y 9 del libro de texto, cuyo énfasis son los contadores de tipo asíncrono y síncrono.

DESARROLLO

Diseñe un contador síncrono que realice la secuencia binaria de los siguientes números decimales: 0, 11, 1, 7, 12, 2, 9, 3, 14, 5 y 10.



Restricciones

- El primer término por mostrar es el cero.
- Cada vez que se llegue al último número (10) se encenderá un led de color verde.

Nota: recuerde que el diseño de un contador síncrono conlleva crear la tabla de estado siguiente, basarse en la tabla de transición para crear los mapas de Karnaugh para cada una de las entradas J y K de los Flip-Flops, simplificar las ecuaciones y construir el circuito.

La solución presentada debe contener:

- Tabla de estado siguiente, donde se muestran a la izquierda los términos con su valor actual y a la derecha los valores siguientes.
- Mapas de Karnaugh para la simplificación de las ecuaciones de cada entrada J y K de los diferentes flip-flops, la indicación de las agrupaciones establecidas para la simplificación y la explicación del término resultante de cada agrupación.
- Ecuaciones simplificadas para cada entrada de cada Flip-Flop JK.
- Circuito generado en Digital Works debe cumplir con lo siguiente:
 - Las salidas Q de los Flip-Flops deben de ir conectadas a un “Numeric Output” para poder visualizar que el contador síncrono está generando correctamente los valores esperados de la secuencia. Los valores del “Numeric Output” deben ser mostrados en formato decimal.

 <p>ESCUELA DE CIENCIAS EXACTAS Y NATURALES</p>	<p>UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS 00823 - Organización de Computadores 1 Cuatrimestre 2024</p>	
--	---	---

- ii. Debe de existir un led rojo que se encienda cada vez que se muestra el último término de la secuencia (el 10).

ENTREGABLES

La solución del ejercicio debe incluir dos archivos:

- El documento con la solución del proyecto. Incluyendo: tabla de estado siguiente, tabla de transición, mapas de Karnaugh para cada una de las entradas de cada Flip-Flop JK indicando las agrupaciones formadas, explicación de la obtención de cada término de las ecuaciones simplificadas, cada una de las ecuaciones para las entradas JK de los Flip-flops.
- El archivo con extensión DWM generado por Digital Works, correspondiente al circuito correspondiente a lo solicitado.

Si la plataforma solo permite un archivo, se generará un archivo comprimido (.ZIP) con los dos archivos.

GUÍA DE EVALUACIÓN

Rubo por calificar	Detalle	Porcentaje
Documento con la explicación de la solución		50%
Portada	1%	
Índice	1%	
Introducción	1%	
Marco teórico (no menos de una página y cada definición con su cita bibliográfica)	10%	
Desarrollo		
Tabla de estado siguiente	11%	
Mapas de Karnaugh con la indicación de todos los grupos formados	16%	
Explicación de la agrupación de términos adyacentes y su resultado	8%	
Conclusión	1%	
Bibliografía en formato APA	1%	
Circuito en Digital Works de la ecuación simplificada		50%
Inclusión del Numeric Output mostrando su resultado en decimal	1%	
Inclusión del led del color rojo y se enciende cuando se llega a 10	4%	
El circuito corresponde a la ecuación simplificada correcta y al desarrollo escrito	45%	
TOTAL :	100%	100%