

# UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS



00823 - Organización de Computadores Tercer Cuatrimestre 2023

## Proyecto No. 3

### **Tipo**

#### Individual

# Valor del trabajo en la nota

Este trabajo en todas sus partes constituye un 4.0% de la nota final

#### **OBJETIVO**

Aplicar los conocimientos adquiridos en el diseño de contadores síncronos utilizando Flip-Flops J-K.

#### **DESARROLLO**

Diseñe un contador síncrono utilizando Flip-Flops de tipo J-K, que realice la secuencia binaria para la codificación de la frase: "Base64ToChr". Para lograr esto, se debe de tomar en cuenta la tabla de correspondencia entre valores de 6 bits y sus correspondientes caracteres en código ASCII.

Base64 es un esquema de codificación/decodificación de binario a texto y viceversa, lo que significa que puede representar/codificar datos binarios en forma de texto y viceversa. Cada carácter de Base64 está representado exactamente por 6 bits. Por eso se tienen 2^6 combinaciones que equivalen a 64 combinaciones de bits.

Índice	Carácter	Binario	
0	Α	000000	
1	В	000001	
2	С	000010	
3	D	000011	
4	E	000100	
5	F	000101	
6	G	000110	
7	Н	000111	
8	I	001000	
9	J	001001	
10	K	001010	
11	L	001011	
12	М	001100	
13	N	001101	
14	0	001110	
15	Р	001111	

Índice	Carácter	Binario	
16	Q	010000	
17	R	010001	
18	S	010010	
19	Т	010011	
20	U	010100	
21	V	010101	
22	W	010110	
23	Х	010111	
24	Υ	011000	
25	Z	011001	
26	а	011010	
27	b	011011	
28	С	011100	
29	d	011101	
30	е	011110	
31	f	011111	

Índice	Carácter	Binario	
32	g	100000	
33	h	100001	
34	i	100010	
35	j	100011	
36	k	100100	
37	1	100101	
38	m	100110	
39	n	100111	
40	0	101000	
41	р	101001	
42	q	101010	
43	r	101011	
44	s	101100	
45	t	101101	
46	u	101110	
47	v	101111	

Índice	Carácter	Binario	
48	w	110000	
49	х	110001	
50	У	110010	
51	Z	110011	
52	0	110100	
53	1	110101	
54	2	110110	
55	3	110111	
56	4	111000	
57	5	111001	
58	6	111010	
59	7	111011	
60	8	111100	
61	9	111101	
62	+	111110	
63	/	111111	

Tabla Base64 de correspondencia entre valores de 6 bits y caracteres ASCII



# UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS

00823 - Organización de Computadores Tercer Cuatrimestre 2023



Tome en consideración que se deben de respetar las mayúsculas y las minúsculas según la frase indicada.

Como parte de la solución, además del contador síncrono, se debe diseñar un contador asíncrono de 4 bits que se incremente cada vez que se complete todo el ciclo del contador síncrono. Es decir, cada vez que el contador síncrono llegue al último número de la secuencia, el contador asíncrono se incrementará en 1.

La solución del contador síncrono debe contener:

- a) Tabla de estado siguiente correspondiente a la secuencia de los valores binarios que corresponde a los caracteres que conforman la frase.
- b) Mapas de Karnaugh, la indicación de las agrupaciones establecidas para la simplificación y la explicación del término resultante para cada agrupación.
- c) Ecuaciones resultantes para cada entrada de cada Flip-Flop.
- d) Circuito generado en Digital Works del contador síncrono, el cual debe cumplir con lo siguiente:
  - Las salidas Q de los Flip-Flops deben de ir conectadas a un Numeric Output para poder visualizar que el contador síncrono está generando correctamente la secuencia deseada. Los valores deben ser mostrados en formato binario.

La solución del contador asíncrono que va contabilizando los ciclos que se completan en el contador sincrónico deberá contar con:

- i. Cuatro (4) Flip-Flops J-K conectados de forma asíncrona.
- ii. El contador se incrementará en 1 cada vez que se alcance el último estado del contador síncrono.
- iii. La salida del contador asíncrono debe de ir conectada a un Display de
   7 segmentos para mostrar el conteo de ciclos completados del contador síncrono.
- iv. El contador asíncrono debe de **reiniciar en cero** cuando alcance el valor decimal de 10, o sea, el conteo debe llegar hasta 9 y luego vuelve a 0 nuevamente.



# UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS 00823 - Organización de Computadores

**Tercer Cuatrimestre 2023** 



#### **ENTREGABLES**

La solución del ejercicio debe incluir dos archivos:

- El documento con la solución del proyecto. El cual debe incluir la explicación de los pasos realizados para obtener las entradas de los Flip-Flops por medio de los Mapas de Karnaugh y el resultado de cada agrupación de términos.
- El archivo .DWM generado por Digital Works, correspondiente al circuito del contador síncrono con su contador asíncrono.

Si la plataforma solo permite un archivo, se deberá generar un archivo comprimido (.ZIP) con los dos archivos.

#### MATRIZ DE EVALUACIÓN

Rubo por calificar	Detalle	Porcentaje
Documento con la solución del proyecto		60%
Portada	1%	
Índice	1%	
Introducción (No menos de ½ página)	3%	
Marco Teórico	10%	
Desarrollo		
Tabla de estado siguiente	15%	
Mapas de Karnaugh	12%	
Ecuaciones de las entradas de los Flip-Flops	10%	
Explicación del funcionamiento del contador asíncrono		
Conclusión (No menos de ½ página)	3%	
Bibliografía en formato APA	2%	
Circuito en Digital Works del contador		40%
Inclusión del Numeric Output en el contador síncrono	3%	
Inclusión del Display de 7 segmentos en el contador asíncrono	4%	
El circuito síncrono corresponde a la solución correcta del contador		
El circuito asíncrono se incrementa cada vez que se llega al último estado		
El circuito asíncrono se reinicia en el estado indicado	4%	
TOTAL:	100%	100%