情報システム工学実験 I 2023 第三回レポート

2022531033 22 班 関川謙人 d2531033@eng.kitakyu-u.ac.jp

2023年11月14日

1 目的

- 1. 基本的な IrDA の仕組みを理解する
- 2. 自力で簡単な IrDA のハード、ソフトを組み立てる
- 3. 実践したことや理解したことを全てレポートにまとめる

この実験の目的は以上のステップを踏むことによって赤外線通信を学び、デバッグ法やハードウェア及びソフトウェアを活用する力を身に着けることにある。

2 実験方法

2.1 ハード面

以下の図において、白いスイッチが押されているとき、赤色の LED が光り、緑色のスイッチを押したときに緑色の LED が光る仕様になっている。

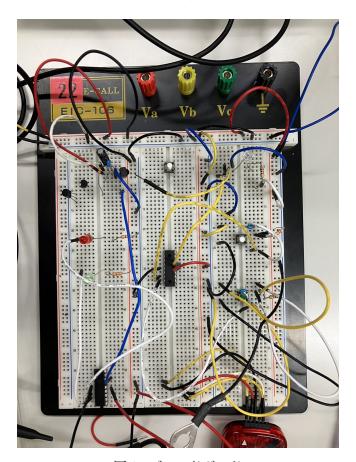


図 1: ブレッドボード

送信部の仕様は以下の通りである。

- PB1 で白いスイッチを読み取る
- PB2 で緑色のスイッチを読み取る
- PA6 で赤外線 LED に信号を送る。

また受信部の仕様は以下の通りである。

- 受光機で受け取った信号を PA7 で読み取る。
- PB1 が High のとき、赤色の LED は OFF。Low の時、赤色の LED は ON
- PB2 が HIgh のとき、緑色の LED は OFF。Low の時、緑色の LED は ON

以上の仕様をブロックダイアグラムと電気回路で示した。このブロックダイアグラムでは白いスイッチを $\mathrm{sw}1$ 、緑色のスイッチを $\mathrm{sw}2$ 。赤色の LED を $\mathrm{LED}1$ 、緑色の LED としている。

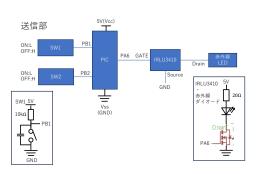


図 2: 送信側のブロックダイアグラム

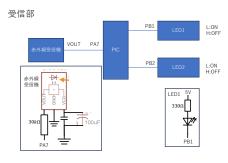


図 3: 受信側のブロックダイアグラム

2.2 ソフト面

送信部の仕様は以下の通りである。

- 1. 100 ミリ秒待機する
- 2. PB1,PB2 を読み取り、ON、OFF どちらの信号を送信するか決める。
- 3. スタートビット信号を送信する。
- 4. CH1 の信号を、PB1 の判定を基に送信する。
- 5. CH2 の信号を、PB2 の判定を基に送信する。
- 6. ストップビット信号を送信する。
- 7. 始めに戻る。

ON の信号はバースト信号を 920us、OFF の信号はバースト信号を 310us 送信するものである。 受信部の仕様は以下の通りである。CH1、CH2 について、500us を基準に信号の ON/OFF を 判定している。

- 1. スタートビットを検知する
- 2. CH1 を検知する
- 3. CH2 を検知する
- 4. ストップビットを検知する
- 5. CH1、CH2 について、信号の ON/OFF を判定する
- 6. ON の時はポートを Low、OFF の時はポートを High にする。

この手順を以下のフローチャートに表した。

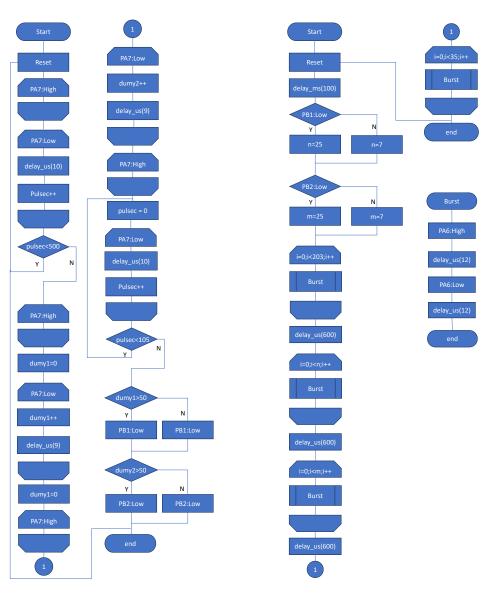
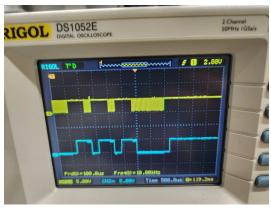


図 4: 送信側のフローチャート

図 5: 受信側のフローチャート

実験結果 3

オシロスコープで送信側の LED の信号と受光機から出るシグナルを計測した結果、以下の図の ようになった。上の信号が送信側、下の信号が受信側の信号である。



DS1052E

図 6: スイッチが押されていないとき

図 7: 白いスイッチが押されているとき



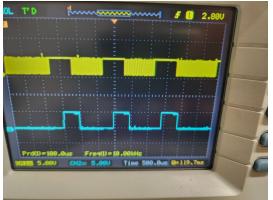


図 8: 緑色のスイッチが押されているとき 図 9: スイッチが両方押されているとき

この図からスイッチが押されたとき送信側はバースト信号を、受信側は Low の信号を押されて いない時よりも長い時間示すことがわかる。またこの結果、ブレッドボード上の LED の挙動は以 下のようになった。

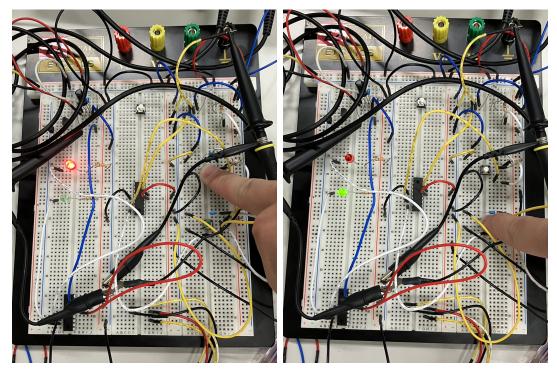


図 10: 白いスイッチが押されているとき 図 11: 緑色のスイッチが押されているとき

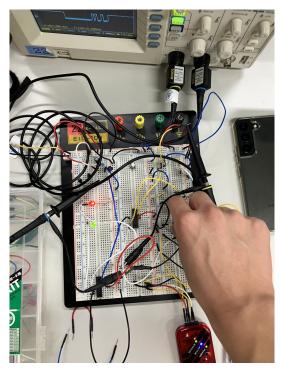


図 12: スイッチが両方押されているとき

4 考察

4.1 LED 回路

受信部の PIC の PB1 及び PB2 を High にした時、LED1 と LED2 が消灯し、Low にしたときに点灯する問題が発生した。この問題が発生した原因は、LED 部分の回路が左側の図のようになっていたことにある。

このようになっているとポート側を High にしたとき電流が流れず、LED が消灯する。そこで右側のようにするとポート側を High にしたときに LED が点灯するようになるということに気が付いたが時間が足りず、実現できなかった。

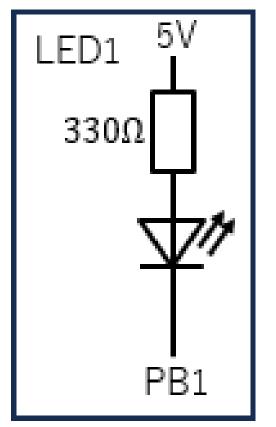


図 13: LED 部分の回路

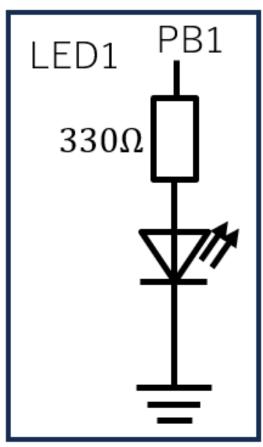


図 14: LED 部分の改善案

4.2 反省

他にも実験終了後に気が付いた以下の反省点、前回からの改善点ある。

- 電気回路を組む前にブロックダイアグラムを組む等してハードについての理解を深めるべき であった。
- プログラムに使用するユーザー関数をもっと有用に使うべきであった。
- オリジナルのプログラムを組む前にフローチャートを組んでペアと打ち合わせを行うことで、ソフトウェア面でのミスを減らすことができた。
- インデントの配置を意識してプログラムを組んだ。

ユーザー関数の使い方については、Burst 関数の使用法に改善の余地があった。Burst 関数を引数を利用して以下のように

```
Burst(n)
{
    int i;
    for(i=0;i<n;i++)
    {
       BIT_SET(*PORTA,6);
       delay_us(12);
       BIT_CLEAR(*PORTA,6);
       delay_us(12);
    }
    delay_us(12);
}
```

とすれば main 関数の中身を簡略化できたのではないかと考えている。

4.3 実験を通しての考察

実験結果から、送信側のバースト信号を受光機が受信することで、赤外線による LED 制御が可能であることがわかる。

5 感想

5.1 IrDA 基礎の感想

IrDA 通信に入った時最初に考えたことは絶対にどこかで詰まるだろうということであった。 ハード面での私の理解が足りずに最初のバースト信号の理解で詰まり友人に助けてもらったことが あったためハード面を追及して行きたい。

5.2 全体を通しての感想

この授業全体を通して特定の課題で詰まるなどして苦労した。なぜ実現できないのかということがわからずに特定の課題に2回分かかってしまったこともあった。しかしこの経験を通してソフト面、ハード面の仕組みの理解を深めてから実行に移すことの重要性を理解することができた。

6 ソースコード

ソースコードを以下に示す。

6.1 送信側のソースコード

Listing 1: 送信側プログラム

```
/// Seminer :Key & LED Program for 16F84A
// 7/3/2003
3
    // Key & LED Replace Version 11/05/2003
4
5
    #include <16f819.h>
    #fuses NOWDT,NOPROTECT,NOPUT,INTRC_IO,NOMCLR
              delay(clock=8000000)
    #include <stdlib.h>
    // 16F84 Definition
10
11
    #DEFINE PORTA 0x05
#DEFINE PORTB 0x06
                                   // Define Port A Reg. Address
// Define Port B Reg. Address
12
13
                                    // Define Port B Reg. Address
// Define STATUS Reg. Address
    //#DEFINE PORTC 0x07
14
15
    #DEFINE STATUS 0x03
    #DEFINE TRISA 0x85
#DEFINE TRISB 0x86
                                   // Define TRISA Reg. Address
16
17
                                   // Define TRISB Reg. Address
    //#DEFINE TRISC 0x87
                                     // Define TRISB Reg. Address
18
19
    //
          IO Init : Subrutines Example
20
21
    void INT_IO(void){
22
23
       #use fast_io(A)
24
        #use fast_io(B)
        // {\it \#use } \ fast\_io({\it C})
26
        // RA4, RA3, RA2, RA1, RAO, Push SW Info Obtain. Set to INPUT.
       // TRISA ***1 1111 0x1F
27
28
       set_tris_A(0x00);
                                    // Set Port A Conditions (Mode)
29
30
        // RB6-RB0:OUT, RB7:OUT
                                      LED Control
31
32
        // TRISB 0000 0000, 0x00
33
                                 // Set Port B Conditions
       set_tris_B(0xFF);
35
       //set_tris_C(0x00);
36
37
       setup_oscillator(OSC_8MHZ);
38
39
40
       return:
41
    }
42
    // IrDA Burst Routine
43
44
45
    void Burst()
    {
46
        BIT_SET(*PORTA,6);
47
       delay_us(12);
48
       BIT_CLEAR(*PORTA,6);
49
50
       delay_us(12);
51
52
           Main Programs Begin from Here.
53
    //
54
            main()
55
    void
    {
56
```

```
// Call INT_IO() subrutines for INITIALIZE PORTs.
57
        //IrDA send
58
        long int i;//count times of burst
59
        long int n,m;//times of burst
60
61
        START:
     // Wait 100ms
 62
 63
        delay_ms(100);
 64
 65
     // Search Switch and Judge ON/OFF ON:0 OFF:1
     //
66
          //CH1 ON/OFF ON:25 OFF:7
67
         if(BIT\_TEST(*PORTB,1) == 0)\{n = 25;\}
68
         else{n = 7;}
69
          //CH2 ON/OFF ON:25 OFF:7
70
         if(BIT_TEST(*PORTB,2) == 0){m = 25;}
71
 72
         else\{m = 7;\}
 73
 74
     // Start Bit(6.7ms)
 75
 76
        for(i=0;i<203;i++)
 77
 78
         Burst();
79
 80
        delay_us(600);
 81
     // CH1 Burst loop(500us)
 82
 83
        for(i=0;i<n;i++)</pre>
 84
85
         Burst();
86
 87
        delay_us(600);
 88
 89
     // CH2 Burst loop(310us)
 90
 91
 92
        for(i=0;i<m;i++)</pre>
93
         Burst();
94
95
        delay_us(600);
96
97
     // Stop Bit(1.2ms)
98
99
100
        for(i=0;i<35;i++)</pre>
101
         Burst();
102
103
     // Back Routine
104
        GOTO START;
105
106
```

6.2 受信側のソースコード

Listing 2: 受信側プログラム

```
1 //
2 // Seminer : Key & LED Program for 16F84A
3 // 7/3/2003
4 // Key & LED Replace Version 11/05/2003
5 #include <16f819.h>
6 #fuses NOWDT,NOPROTECT,NOPUT,INTRC_IO,NOMCLR
7 #use delay(clock=8000000)
8 #include <stdlib.h>
9
10 // 16F84 Definition
11
12 #DEFINE PORTA 0x05 // Define Port A Reg. Address
```

```
#DEFINE PORTB 0x06
                                  // Define Port B Reg. Address
    //#DEFINE PORTC 0x07
                                     // Define Port B Reg. Address
14
                                  // Define STATUS Reg. Address
    #DEFINE STATUS 0x03
15
    #DEFINE TRISA 0x85
#DEFINE TRISB 0x86
                                  // Define TRISA Reg. Address
// Define TRISB Reg. Address
16
17
    //#DEFINE TRISC 0x87
18
                                    // Define TRISB Reg. Address
19
20
         IO Init : Subrutines Example
21
    void INT_IO(void){
22
       #use fast_io(A)
23
       #use fast_io(B)
24
       //#use fast_io(C)
25
       // RA4, RA3, RA2, RA1, RA0, Push SW Info Obtain. Set to INPUT. // TRISA ***1 1111 0x1F
26
27
28
29
       set_tris_A(0xFF);
                                   // Set Port A Conditions (Mode)
30
       // RB6-RB0:OUT, RB7:OUT
                                     LED Control
31
       // TRISB 0000 0000, 0x00
32
33
                                // Set Port B Conditions
       set_tris_B(0x00);
34
35
36
       //set_tris_C(0x00);
37
38
       setup_oscillator(OSC_8MHZ);
39
       return;
40
    }
41
42
           Main Programs Begin from Here.
43
    //
44
45
    void
          main()
46
47
       INT_IO();
                      // Call INT_IO() subrutines for INITIALIZE PORTs.
48
        //IrDA read
       long pulsec;
int dumy1,dumy2;
49
50
       START:
51
       CHK_START_BIT:
52
        pulsec = 0;
53
54
         while(BIT_TEST(*PORTA,7));//IrDA High:= No Work
55
         while(!BIT_TEST(*PORTA,7)) //IRDA Low: Count signals
56
57
             delay_us(10);
             pulsec++;
58
59
                               //JUDGE START BIT
        if(pulsec<500)</pre>
60
             GOTO CHK_START_BIT;
61
62
63
        // Read Fisrt Parameter(CH1)
64
        while(BIT_TEST(*PORTA,7));// Next Bit Waiting
        dumy1 = 0;
66
        while(!BIT_TEST(*PORTA,7))
67
        {
68
             dumy1++;
69
             delay_us(9);
70
71
72
        // Read Second Parameter(CH2)
73
74
75
        dumy2 = 0;
                                        //Temp Param CLR
76
        while(BIT_TEST(*PORTA,7));//Next Bit Waiting
         while(!BIT_TEST(*PORTA,7))
77
78
             dumv2++:
79
             delay_us(9);
80
81
82
        // Read Stop Bit
83
```

```
85
           CHK_STOP_BIT:
          pulsec = 0;
 86
           while (BIT_TEST(*PORTA,7));
while (!BIT_TEST(*PORTA,7))
 87
 88
 89
                delay_us(10); //10 us Interrive
 90
 91
               pulsec++;
 92
          if(pulsec < 105)  //Judge Stop Bit
    GOTO CHK_STOP_BIT;</pre>
 93
 94
 95
         //Arrange
 96
         //
//ON:920us OFF:310us
//CH1
 97
 98
 99
          if(dumy1>50) //judge 500us
BIT_CLEAR(*PORTB,1); //LED:ON
100
101
102
103
               BIT_SET(*PORTB,1);//LED:OFF
           //CH2
104
           if(dumy2>50)
105
               BIT_CLEAR(*PORTB,2);//LED:ON
106
107
               BIT_SET(*PORTB,2);//LED:OFF
108
          //Back Routine
109
         GOTO START;
110
     }
111
```