

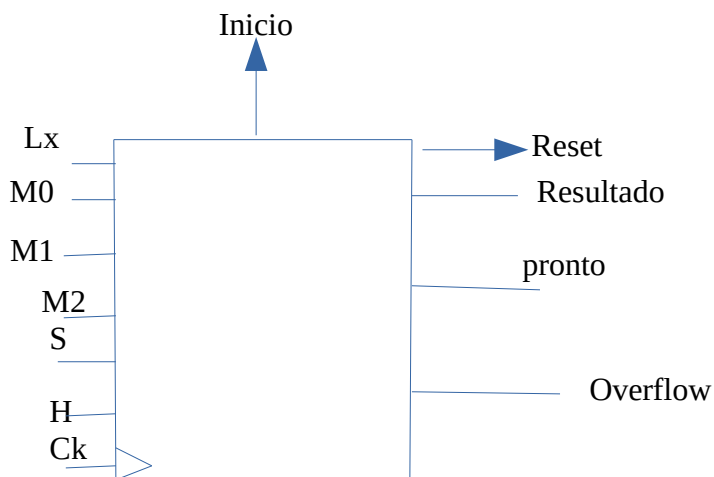
Acadêmicos: Daniel Pierrelus & Kerby Lovince

Matéria: Sistemas Digitais

Prof.: Adriano Sanick Padilha

Curso: Ciência da Computação

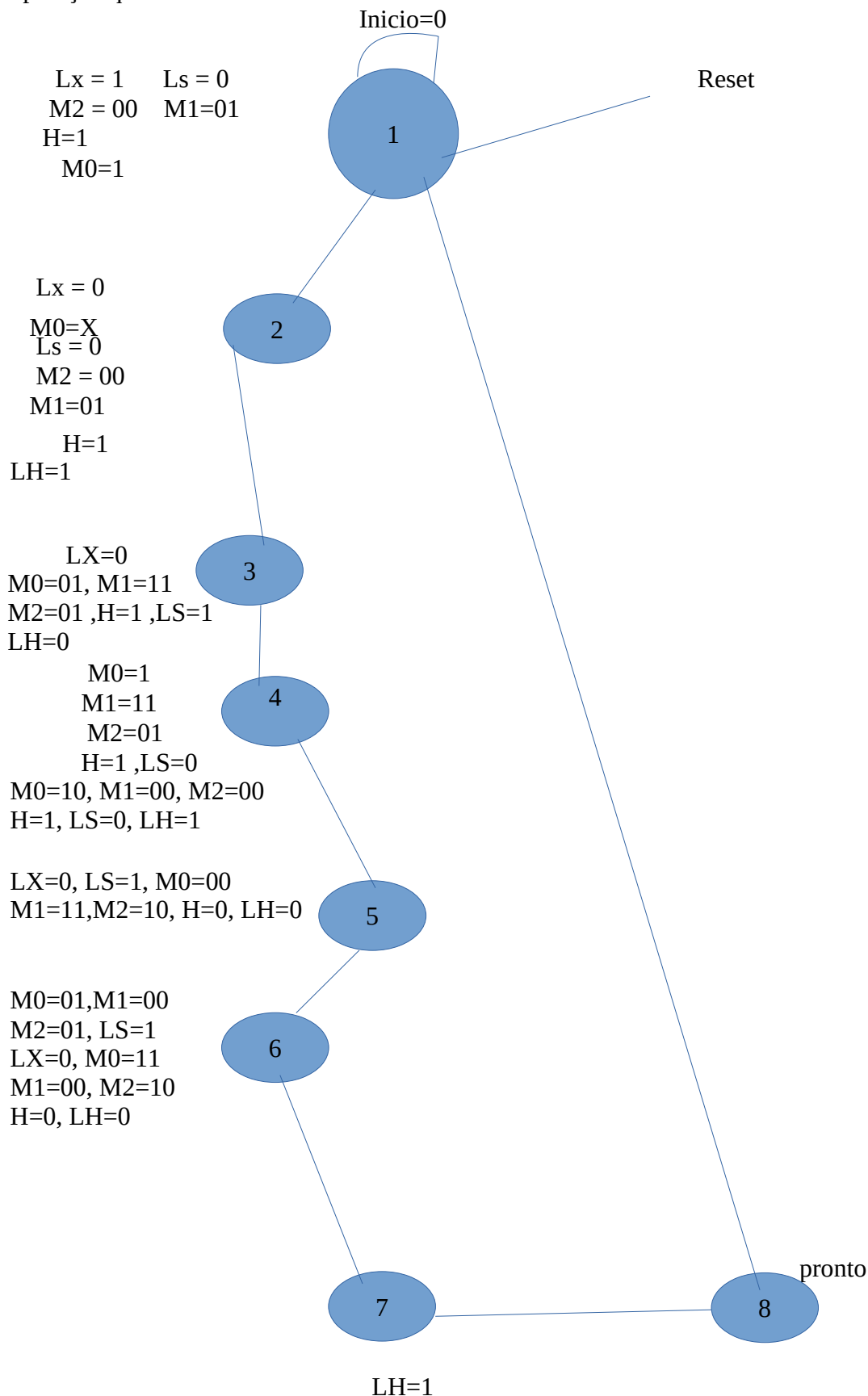
Este trabalho está da disciplina Sistemas Digitais, Dentre as especificações do projeto, este é o desenvolvimento de um sistema que faz a operação $A \cdot X^2 + B \cdot X + C$. este trabalho foi feita com a participação de dois alunos.



O circuito tem pelo menos um entrada de 8 bits (entrada_x), e uma saída de 16 bits (resultado), e mais 3 entradas de 16 bits (A,B e C). Os sinais internos são todos de 16 bits.

Funcionamento:

No momento que receber um sinal de início ($Lx = 1$), o sistema começa a fazer a operação, está recebendo os valores das entradas e guardando cada vez os resultados num dos registradores que estamos utilizando, as variáveis Lx , Ls servem cada vez para armazenar os primeiros resultados que encontramos nas primeiras operações, e continuando pegamos os novos valores para fazer a operação que o sistema faz.



Ls=1