**Transmission Gate**

|  |  |
| --- | --- |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |

**2位元加法器(傳輸閘)**

卡諾圖畫簡電路

一張含有 圖表, 行, 字型, 設計 的圖片

自動產生的描述

一般邏輯閘

一張含有 圖表, 字型, 行, 符號 的圖片

自動產生的描述

透過Transmission gate 進行化簡

一張含有 螢幕擷取畫面, 黑色, 圖表, 設計 的圖片

自動產生的描述

Schematic

一張含有 圖表, 螢幕擷取畫面, 方案 的圖片

自動產生的描述

Hspice波形圖

一張含有 螢幕擷取畫面, 電子產品, 電子工程, 電路 的圖片

自動產生的描述

**3位元加法器**

卡諾圖畫簡電路

一張含有 螢幕擷取畫面, 文字, 圖表, 設計 的圖片

自動產生的描述

透過Transmission gate 進行化簡

一張含有 螢幕擷取畫面, 正方形, 黑色, 設計 的圖片

自動產生的描述

Schematic

一張含有 螢幕擷取畫面, space, 圖表, 天文學 的圖片

自動產生的描述

Hspice波形圖

一張含有 螢幕擷取畫面, 行 的圖片

自動產生的描述

**3位元加法器(透過半加器)**

電路圖

一張含有 文字, 螢幕擷取畫面, 圖表, 正方形 的圖片

自動產生的描述

Schematic

一張含有 螢幕擷取畫面, 圖表 的圖片

自動產生的描述

Hspice波形圖

一張含有 電子產品, 螢幕擷取畫面, 電子工程, 電路 的圖片

自動產生的描述

|  |  |
| --- | --- |
| 電路 | 使用的mos數量 |
| 2位元加法器(傳輸閘) | 12顆 |
| 3位元加法器(傳輸閘) | 18顆 |
| 3位元加法器(2個半加器) | 30顆 |