

随机存取存储器

随机存取存储器

■ 特点：

- 可以随机读或写操作
- 掉电后存储内容即丢失

■ 类型：

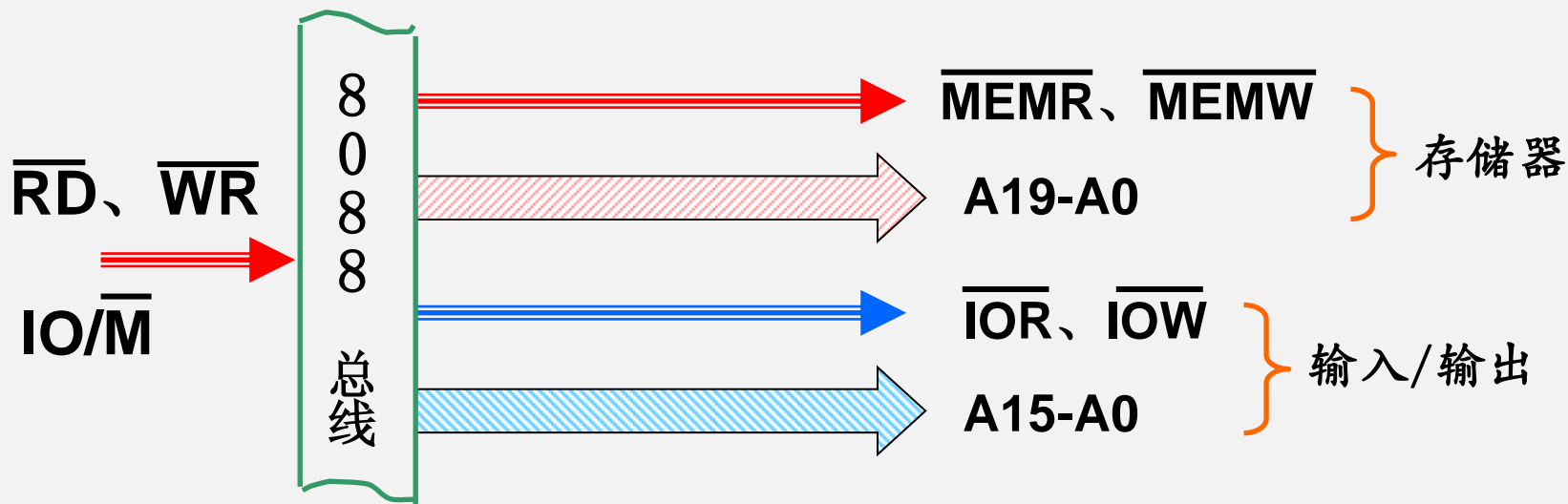
- 静态随机存取存储器 (SRAM)
- 动态随机存取存储器 (DRAM)

要求：

利用已有存储器芯片，设计需要的半导体存储器

存储单元的编址

8088总线信号

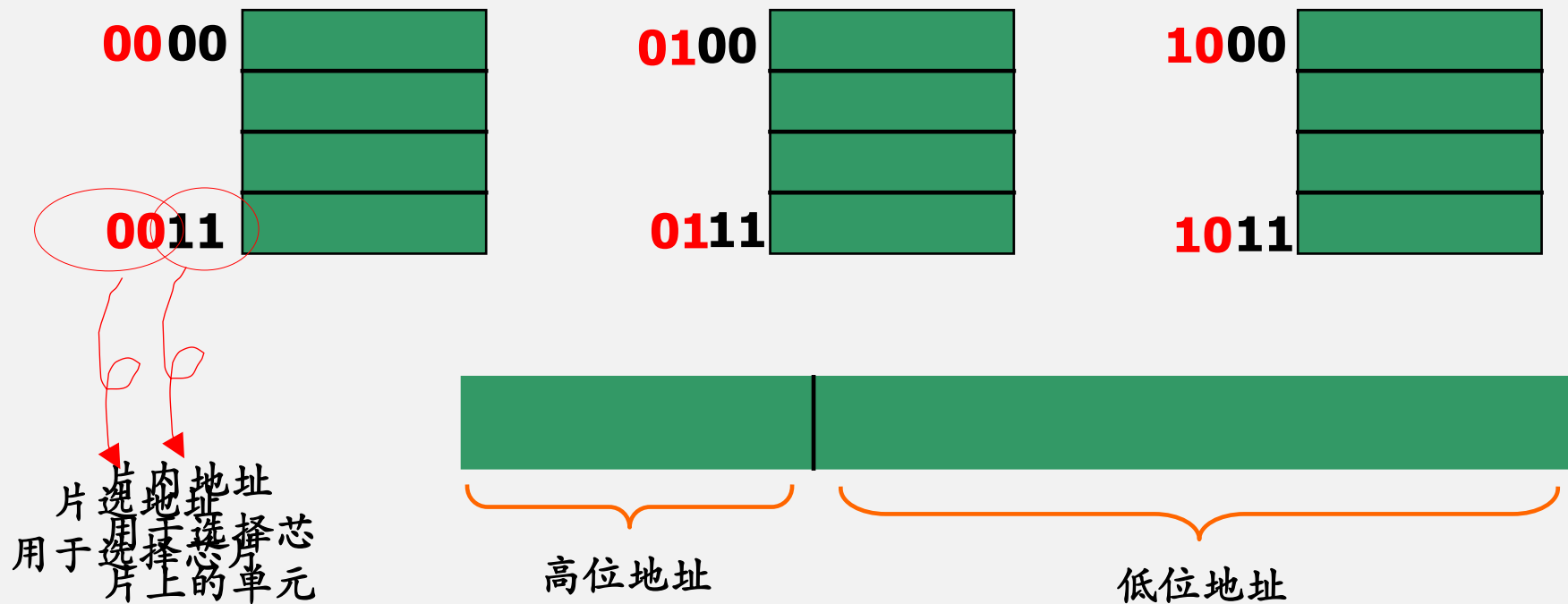


- **IO/#M=0**

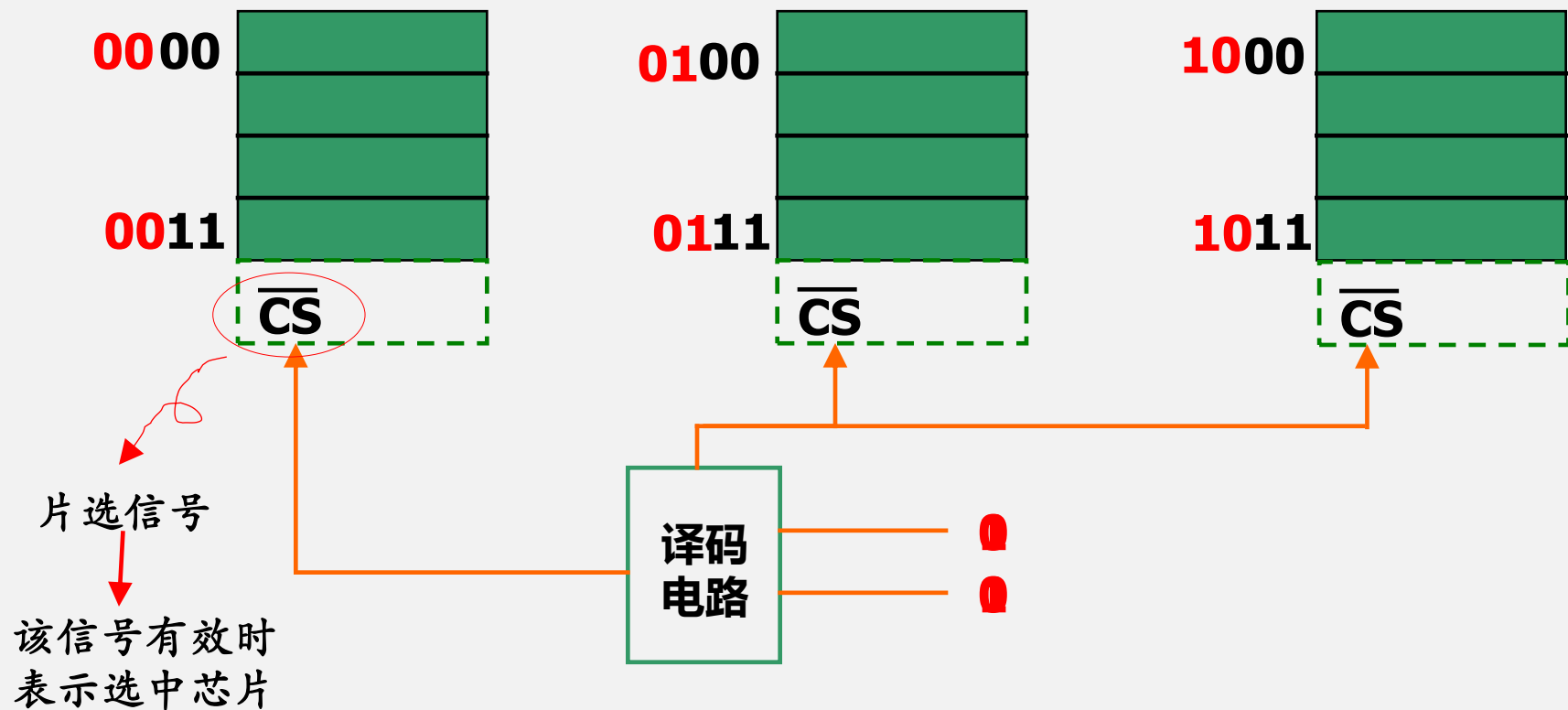
- **#RD=0 → #MEMR=0**

- **#WR=0 → #MEMW=0**

存储器编址



存储器编址



译码电路

- 将输入的一组高位地址信号通过变换，产生一个有效的输出信号，用于选中某一个存储器芯片，从而确定了该存储器芯片在内存中的地址范围。
- 将输入的一组二进制编码变换为一个特定的输出信号。

