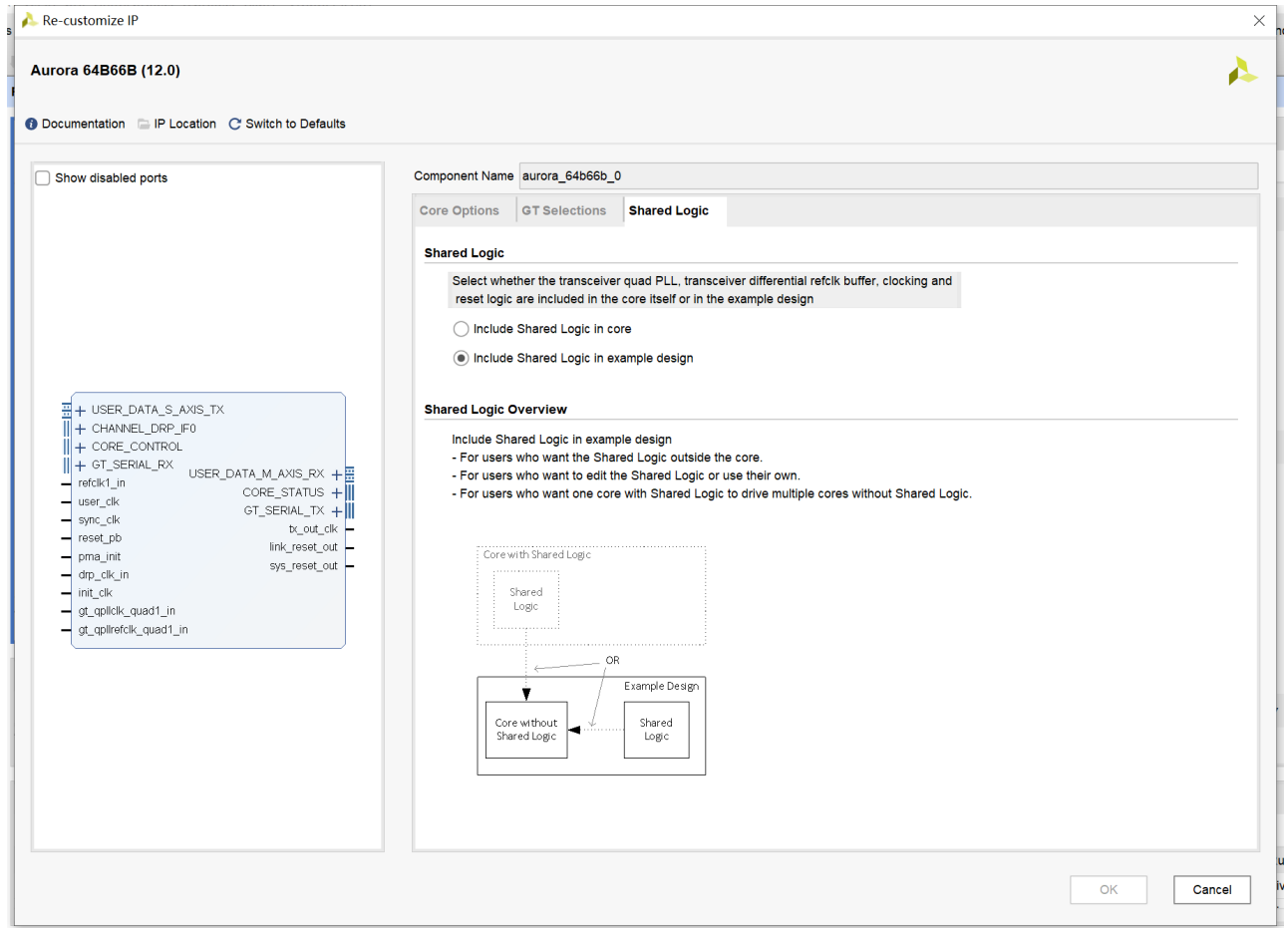


1. Aurora IP的配置

1. IP 的配置：stream流方式
2. 时钟分享方式



2. Aurora x4通道IP与单通aurora x1 IP的比较

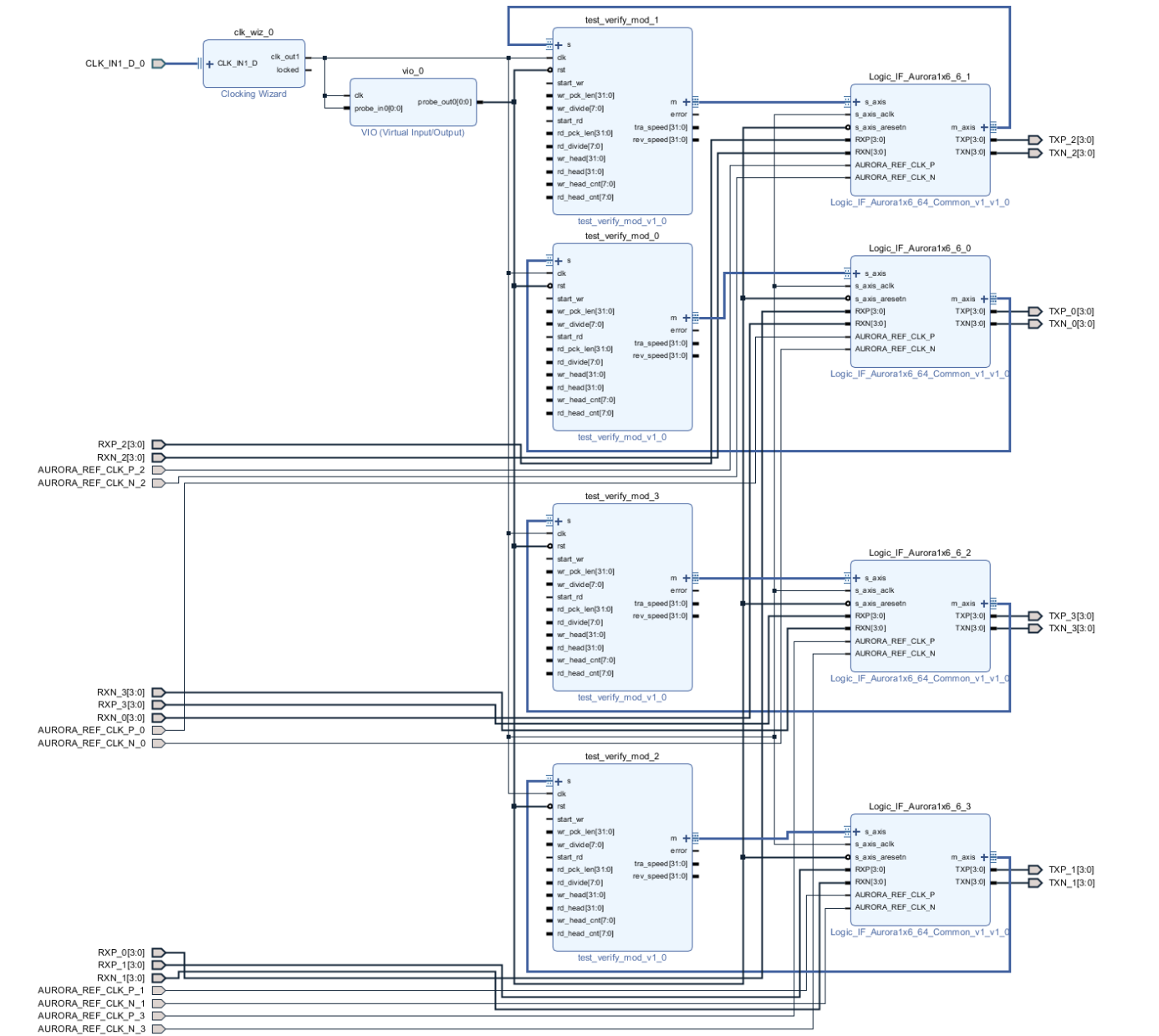
2.1 代码的比较

1. support.v比较：在drp 和一些处理上有些差别，差别较小；无风险
2. gt_common_wrapper.v，无差别。
3. clock.v 无差别 查看mmcm的设置作用，SYNC的时钟有什么作用，跑一个类似的工程查看一下，或者使用BUFG资源代替看看。MMCM部分不变，使用SYNC CLK_OUT 复位的方法实现。

- ▼ ● ■ **Logic_IF_Aurora_Common_v1_0** (Logic_IF_Aurora_Common_v1_0.v) (6)
 - Logic_IF_Aurora_Common_v1_0_S00_AXI_inst : Logic_IF_Aurora_Common_v1_0_S00_AXI (Logic_
 - ▼ ● AuroraGroupLoop[0].aurora_8b10b_common_support_inst : aurora_8b10b_common_support (aurora_
 - clock_module_i : aurora_8b10b_common_CLOCK_MODULE (aurora_8b10b_common_clock_m
 - > ● support_reset_logic_i : aurora_8b10b_common_SUPPORT_RESET_LOGIC (aurora_8b10b_co
 - gt_common_support : aurora_8b10b_common_gt_common_wrapper (aurora_8b10b_common_g
 - ❓ genAurora1x3g.aurora_8b10b_1x3g_master : xil_defaultlib.aurora_8b10b_1x3g
 - ❓ genAurora1x3g.SlaveAuroraLoopGen[1].aurora_8b10b_1x3g_slave : xil_defaultlib.aurora_8b10b
 - ❓ genAurora2x3g.aurora_8b10b_2x3g_master : xil_defaultlib.aurora_8b10b_2x3g
 - ❓ genAurora2x3g.SlaveAuroraLoopGen[1].aurora_8b10b_2x3g_slave : xil_defaultlib.aurora_8b10b
 - ❓ genAurora4x3g.aurora_8b10b_4x3g_master : xil_defaultlib.aurora_8b10b_4x3g
 - ❓ genAurora1x6g.aurora_8b10b_1x6g_master : xil_defaultlib.aurora_8b10b_1x6g
 - ❓ genAurora1x6g.SlaveAuroraLoopGen[1].aurora_8b10b_1x6g_slave : xil_defaultlib.aurora_8b10b
 - ❓ genAurora2x6g.aurora_8b10b_2x6g_master : xil_defaultlib.aurora_8b10b_2x6g
 - ❓ genAurora2x6g.SlaveAuroraLoopGen[1].aurora_8b10b_2x6g_slave : xil_defaultlib.aurora_8b10b
 - ❓ genAurora4x6g.aurora_8b10b_4x6g_master : xil_defaultlib.aurora_8b10b_4x6g

16通道初步综合之后的资源

工程搭建



综合实现后资源消耗统计

Resource	Utilization	Available	Utilization %
LUT	8017	303600	2.64
LUTRAM	870	130800	0.67
FF	23761	607200	3.91
BRAM	32	1030	3.11
IO	2	700	0.29
GT	16	28	57.14
BUFG	19	32	59.38
MMCM	5	14	35.71

1. BUFG资源消耗符合预期，
2. LUT等其他资源消耗军在4%以下。