- תרגיל 9

: מטרת התרגיל

- logic analyzer תפעול
- בנית שעונים שונים ושימוש בהם
 - : נא צרו ENTITY שבה 1

: הכניסות הבאות

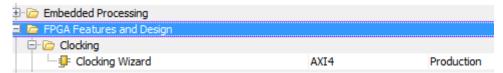
(E3)CLK .a

(J15)SW .b

היציאות הבאות

(H17-N14)LED(4:0)

יצירת השעונים IP CATLOG ובחר משם את IP CATLOG אל פתח את 2 נא לבחור MMCM ולא



: בחרו את השעונים הבאים.2

Output Clock	Output Freq (MHz)			Phase (degrees)			Duty Cycle (
	Requested		Actual	Requested	i	Actual	Requested	
✓ clk_out1	100.000	8	100.000	0.000	8	0.000	50.000	
dk_out2	300.000	8	300.000	0.000	8	0.000	50.000	
dk_out3	50	8	50.000	0.000	8	0.000	50.000	
✓ dk_out4	150.000	8	150.000	0.000	8	0.000	50.000	

3הוסיפו לתכן

נא צרו ארבעה מונים של 9 סיביות (כל מונה ירוץ עם השעון שיצרתם) את הסיבית התשיעית של כל מונה הכניסו לLED:

led(0)<=count1(9)
led(1)<=count2(9)</pre>

led(2)<=count3(9)

led(3)<=**count4**(9)

led(4)<=locked

שאלות להבנה:

? MSB למה דווקא את סיבית 1.

? למה חייבים להוציא החוצה .2

בים השעונים איצירת השעונים RESET כמתג כמתג את כניסת אדרת את כמתג כמתג כמתג כמתג את כניסת כמתג השעונים כמו כן כמתג ה

4.בצעו סימולציה של התכן הנ"ל שימו לב לסיגנל RESET(פעיל בעליה) וכן לסיגנל LOCK שאחראי לציין מתי יש נעילה ותוכלו להשתמש בשעונים)

5. הוספת LOGIC ANALYZER

SET UP DEBUG נא פתחו את



נא הוסיפו את כל ארבעת המונים לאותות שאתם מעוניינים לראות בlogic analyzer נא הוסיפו את כל ארבעת המונים לאותות שאתם מעוניינים לתדר של השעון הגבוה נא שנו את CLOCK DOMAIN של כל המונים כך שיתאימו לתדר של השעון הגבוה בצורה הבאה:

Name	Clock Domain	Driver Cel
; 「≋ n_0_count1_reg[0]	dk_out2	FDRE
	dk_out2	FDRE
=1 :··· ∰ n 0 count1 real2	dk_out2	FDRE
	dk_out2	FDRE
「∰ n_0_count1_reg[4]	dk_out2	FDRE
	dk_out2	FDRE
「∰ n_0_count1_reg[6]	dk_out2	FDRE
「∰ n_0_count1_reg[7]	dk_out2	FDRE
「∰ n_0_count1_reg[8]	dk_out2	FDRE
「∰ n_0_count2_reg[0]	dk_out2	FDRE
「∰ n_0_count2_reg[1]	dk_out2	FDRE
「∰ n_0_count2_reg[2]	dk_out2	FDRE
「∰ n_0_count2_reg[3]	dk_out2	FDRE
「∰ n_0_count2_reg[4]	dk_out2	FDRE
「∰ n_0_count2_reg[5]	dk_out2	FDRE
	dk out2	FDRE

6 בחינת התוצאות

נא הריצו התכן עד לקבלת קובץ ביט

וצרבו את hardware manger לאחר מכן פתחו את

Name	Value	0	2	14	16	8 I
	196	194	(195		(
cnt1	392	389	390	Х	391	392
±-cnt4	76	72	73	74	75	76
u antr2	151	143 144	145 (146	147 (148	149 150	151 (152)

שימו לב ליחס המניה בן השעונים השונים האם תואם למה שתכננתם ? בהצלחה ניר

החומרים לשימוש פנימי בלבד אין להשתמש או להעביר ללא רשות מפורשת מניר בלולו