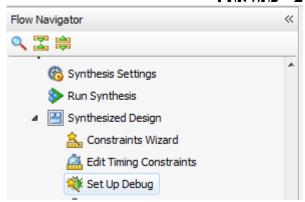
9 תרגיל - FPGA EXPERET

מטרת התרגיל:

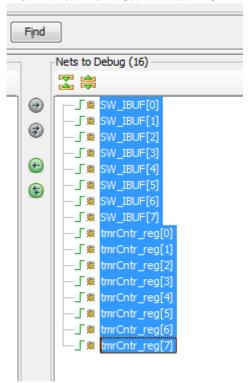
התנסות בעבודה מעשית עם הגוב ILA התנסות בעבודה השונים ✓ שלב א $_$ יצירת SETUP:

GPIO_DEMO פתח הפרויקט שנקרא 1

: מתח את 2



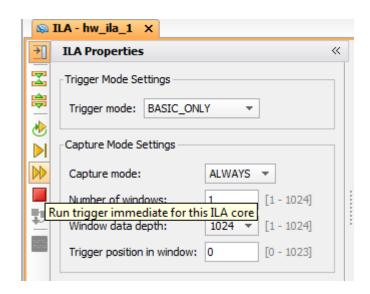
: בחר את הסיגנלים הבאים 3



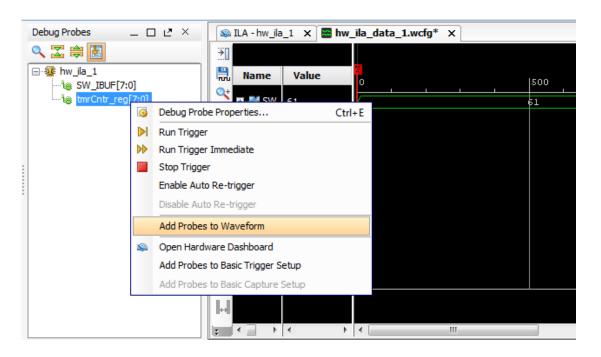
- BIT הרץ התכן עד לקבלת קובץ עם סיומת 4
- ודא שהקובץ נצרב לתוך הכרטיס HARDWARE MANGER סתח תוכנת

שלב ב-התנסות ב ILA במצבי העבודה השונים

1. הרצה חופשית הריצו כמסומן לעיל(הרצה ללא תנאי)

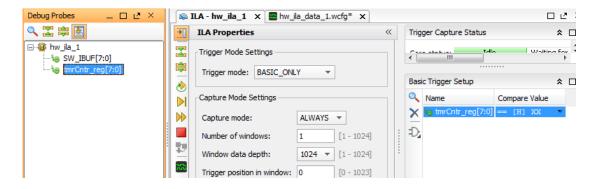


wave from view לותות ל.2

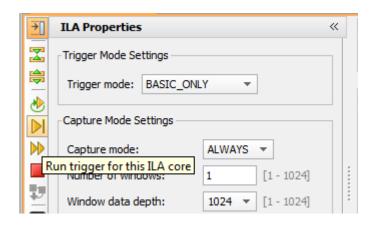


basic במצב trigger mode setting עבודה עם 3.

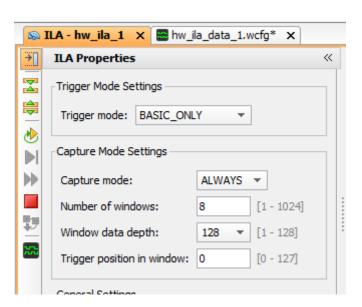
basic trigger את המבוקש לחלון debug probes .a .a .cric מחלון canta את האות לעיל :



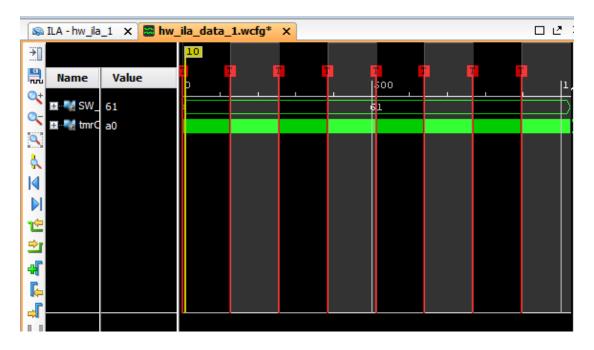
לאר לעיל HEX 96 לmrCntr reg כעת כמתואר לעיל. b



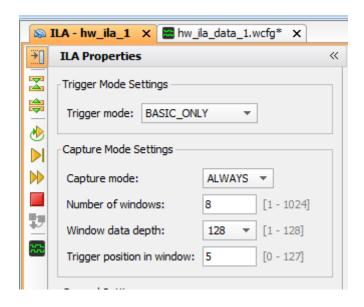
- מה ערך המספר מאשון שמופיע ב wave from view מה .c י reg_tmrCntr
- always במצב capture mode setting במצב 24. עבודה ב"חלונות "עם 28 הגדר 3 חלונות שכל אחד מהם בעל גודל של 128 דגימות והרץ a.



: התמונה המתקבלת היא



- (HEX 96) בדוק באיזה מספר מתחילה כל דגימה (a
- כעת שנה את מיקום הדגימה ל5 (פירוש הדבר שכעת ה69 HEX) כעת שנה את מיקום הדגימה ל5 (פירוש הדבר שכעת ה60 החמישית במקום הדגימה הראשונה)

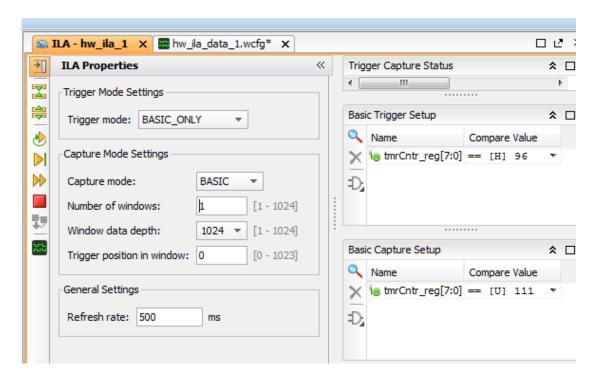


(שים לב מי מופיע בדגימה הראשונה): כעת התמונה המתקבלת היא



basic במצב capture mode setting עבודה עם .5

basic למצב capture mode setting למצב מיקום הדגימה ל0 ושנה .a בעת יפתח חלון נוסף שנקרא כעת יפתח חלון נוסף שנקרא



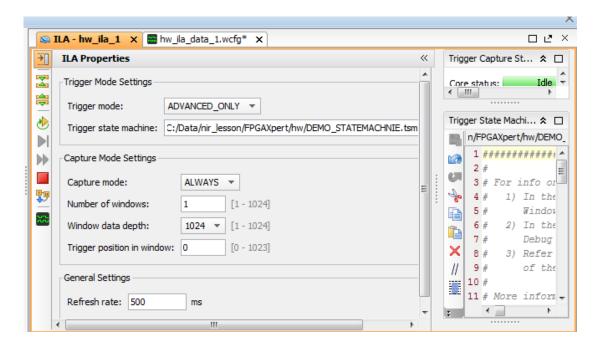
: הרץ התכן התמונה המתקבלת היא.b



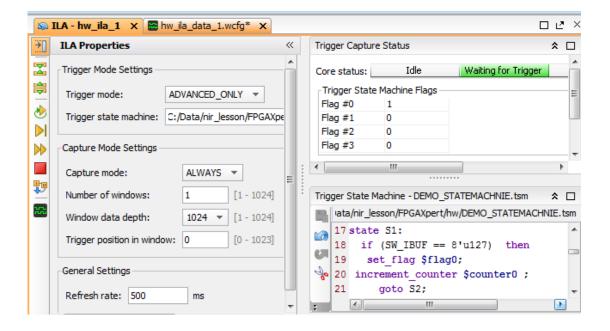
? נקודה למחשבה מדוע מתקבל מספר בדיד

advanced במצב trigger mode setting עבודה עם 6.

- a עבור בtrigger mode setting למצב advanced את הקובץ .a דSM.STATEMACHINE DEMO שקיבלתם
 - : למצב always למצב capture mode setting ל. b

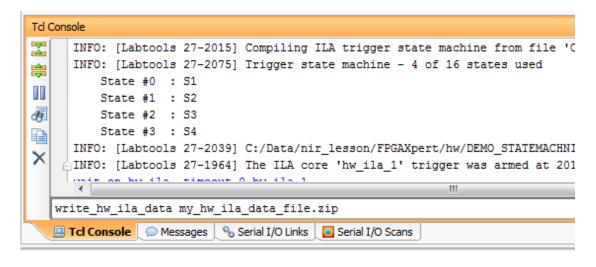


c. הרץ ושנה המתגים(SW)בהתאם לערך הכתוב בתוכנית שים לב. TRIGGER ש CAPTURE STATUS



7. שמירה של תוצאות המידע כקובץ במחשב

TCL הרץ את שורת הקוד הבאה .a write_hw_ila_data my_hw_ila_data_file.zip



- את כל my_hw_ila_data_file.zip שמכיל את כל .b הנתונים שדגמתם
 - c. פתחו והסתכלו בקבצים שהתקבלו

בהצלחה

ניר

החומרים לשימוש פנימי בלבד אין להשתמש או להעביר ללא רשות מפורשת מניר בלולו