

	Nick>	M4N	956	986	986	976	975	982
	Проект>	Базовый монитор	SZ3 версия 1	SZ3 версия 2	SZ3 версия 3	WA48 TA53	SZM и DK "Домовенок"	H422
	Идентификатор программы>	88	84	86	85	92	8F	96
Формат команды	Трактовка команды для семейства контроллеров на базе MCS51®							
<SYN><00>	Запрос идентификатора программы	да	да	да		да	да	да
<SYN><01>	Перевод контроллера в режим эха	да						
<SYN><02>	Запрос контрольной суммы последнего пакета	да					да	
<SYN><03>	Перезапуск программы контроллера	да	да	да		да	да	да
<SYN><04>	Запрос блока информации о программе	да???						да
<SYN><05>	Тестирование системы DataFlash™-памяти контроллера	да						
<SYN><06>	Тестирование системы ИС™-памяти контроллера							
<SYN><07>	зарезервировано							
<SYN><08>	Опрос контроллера о событиях с переходом в "КОМПЛЕКС"		да	да		да		да
<SYN><09>								
<SYN><0A>								
<SYN><0B>								
<SYN><0C>								
<SYN><0D>	Запрос блока информации об организации памяти					да		да
<SYN><0E>	Тестирование системы NAND Flash™-памяти контроллера							
<SYN><0F>								
10..17								
<SYN><18>	Опрос контроллера о событиях с переходом в "АВТОНОМ"		да	да		да		да
<SYN><19>								
<SYN><1A>								
<SYN><1B>								
1C..1F								
<SYN><40><AD>	Обнуление прямоадресуемого бита в РПД процессора	да						
<SYN><41><AD>	Установка прямоадресуемого бита в РПД процессора	да						
<SYN><42><AD>	Инвертирование прямоадресуемого бита в РПД процессора	да						
<SYN><43><AD>	Запрос одного байта из РПД процессора	да						
44..45								
<SYN><46><Dsc>	Задание дескриптора обращения к ИС™-приборам							
<SYN><47><>								
<SYN><48><M>	Разрешение отслеживания с заданием маски каналов		да	да				
<SYN><49><P>	Включение реле исполнительного механизма без подавления сигнала концевого двери		да	да		да		
<SYN><4A><P>	Включение реле исполнительного механизма с подавлением сигнала концевого двери		да	да		да		
<SYN><4B><P>	Выключение реле		да	да		да		
<SYN><4C><>								
<SYN><4D><T>	Включение (выключение) генерации контрольных событий таймера		???	???		да		да
<SYN><4E><P>	Запрос времени / даты					да		да
<SYN><4F><A>	Непосредственное включение абонента							да
<SYN><50><>								
51..5E								

	Проект>	Базовый монитор	SZ3 версия 1	SZ3 версия 2	SZ3 версия 3	WA48 TA53	SZM и DK "Домовенок"	H422
<SYN><5F><>								
<SYN><80> <LoAD><HiAD><Len>	Запрос содержимого внешней памяти данных контроллера	да	да	да				
<SYN><81> <LoAD><HiAD><Len>	Запрос содержимого резидентной памяти данных процессора	да	да	да		да	да	да
<SYN><82> <LoAD><HiAD><>	Переход по указанному адресу	да						
<SYN><83> <LoAD><HiAD><Val>	Запись одного байта в РПД процессора	да						
<SYN><84><><><>	Задание режима обращения к разбанкованной памяти							
<SYN><85> <LoAD><HiAD><Len>	Запрос содержимого DataFlash™- памяти (текущий банк)	да						
<SYN><86> <LoAD><HiAD><Len>	Запрос содержимого IIC™-памяти (текущий банк)	да				да	да	да
<SYN><87> <0><Page><Cnt>	Запрос циклической контрольной суммы по содержимому ОЗУ		да	да				
<SYN><88> <Sec><Min><Hour>	Установка времени часов контроллера		да	да		да		да
<SYN><89> <Day><Month><Year>	Установка даты часов-календаря контроллера					да		да
<SYN><8A><><><>	только в семействе AVR® =>							
8B..8D								
<SYN><8E> <LoAD><HiAD><Len>	Запрос содержимого NANDFlash™ памяти (текущий банк) ПРОЕКТ	да						
<SYN><8F><><><>								
<SYN><9x> <LoAD><HiAD><Len>	Запрос содержимого разбанкованной памяти контроллера					да		
<SYN><C0> <LoAD><HiAD><Len> {<>><CS>	Запись массива байтов во внешнюю память данных контроллера	да	Ограниченный доступ - только База Ключей	Ограниченный доступ - только База Ключей				
<SYN><C1> <LoAD><HiAD><Len> {<>><CS>	Запись массива байтов в резидентную память данных процессора	да						
C2..C3								
<SYN><C4> <P><><Len> {<>><CS>	Операция с Базой Ключей							
<SYN><C5> <LoAD><HiAD><Len> {<>> <CS>	Запись массива байтов в DataFlash™-память данных контроллера (текущий банк)	да						
<SYN><C6> <LoAD><HiAD> <Len> {<>> <CS>	Запись массива байтов в IIC™- память данных контроллера (текущий банк)	да				да		
C7..CF							да	да
<SYN><Dx> <LoAD><HiAD> <Len>{<>> <CS>	Запись массива байтов в разбанкованную память контроллера (банк x)					да		

983	988	<Nick>		037	035	Код команды
BIT44	W70	<Проект>	Базовый монитор AVR	"Прокруст"	206	
97	9C	<Идентификатор программы>	40	44	46	
		Трактовка команды для семейства контроллеров на базе AVR®				
да	да	Запрос идентификатора программы	да	да		<00>
		Перевод контроллера в режим эха				<01>
да	да	Запрос контрольной суммы последнего пакета	да	да		<02>
да	да	Перезапуск программы контроллера	да	да		<03>
		Запрос блока информации о программе				<04>
	да	Тестирование системы DataFlash™ памяти контроллера				<05>
		Тестирование системы IIC™ памяти контроллера зарезервировано		да		<06>
		Опрос контроллера о событиях с переходом в "КОМПЛЕКС"				<07>
						<08>
	да					<09>
						<0A>
						<0B>
						<0C>
		Запрос блока информации об организации памяти				<0D>
		Тестирование системы NAND Flash™-памяти контроллера				<0E>
						<0F>
						<18>
	да	Опрос контроллера о событиях с переходом в "АВТОНОМ"				<19>
						<1A>
						<1B>
						<40>
						<41>
						<42>
		Запрос одного байта из нижних 256 байтов DataSpace	да	да		<43>
		Задание дескриптора обращения к IIC™-приборам		да		<46>
						<47>
		Разрешение отслеживания с заданием маски каналов				<48>
	да	Включение реле исполнительного механизма без подавления сигнала концевика двери		да		<49>
	да	Включение реле исполнительного механизма с подавлением сигнала концевика двери		да		<4A>
	да	Выключение реле		да		<4B>
		Запрос состояния подсистем контроллера				<4C>
	да	Включение (выключение) генерации контрольных событий таймера				<4D>
	да	Запрос времени / даты		да		<4E>
		Непосредственное включение абонента				<4F>
						<50>

ВІТ44	W70	<Проект>	Базовый монитор AVR	"Прокруст"	206	нды
						<5F>
	да	Запрос содержимого DataSpace -- диапазон адресов 0000..FFFF	да	да		<80>
да	да	Запрос содержимого EEPROM- памяти процессора	да	да		<81>
	макет только					<82>
		Запись одного байта в нижние 256 байтов DataSpace	да	да		<83>
		Задание режима обращения к разбанкованной памяти				
		Запрос содержимого DataFlash™- памяти (текущий банк)				<85>
да		Запрос содержимого IIC™-памяти (текущий банк)		да		<86>
		Запрос циклической контрольной суммы по содержимому ОЗУ				<87>
	да	Установка времени часов контроллера		да		<88>
	да	Установка даты часов-календаря контроллера		да		<89>
		Включение бипера контроллера		да		<8A>
						8B . . 8 D
		Запрос содержимого NANDFlash™- памяти (текущий банк)ПРОЕКТ				<8E>
						8F
		Запрос содержимого разбанкованной памяти контроллера				<9x>
	да	Запись массива байтов в DataSpace -- диапазон адресов 0000..FFFF	да	да -- если не установлено ограничение		<C0>
	да	Запись массива байтов в EEPROM- память процессора	да	да		<C1>
		Операция с Базой Ключей				<C4>
		Запись массива байтов в DataFlash™-память данных контроллера (текущий банк)				<C5>
		Запись массива байтов в IIC™- память данных контроллера (текущий банк)		да		<C6>
да						
		Запись массива байтов в разбанкованную память контроллера (банк x)				<Dx>