**UNIVERSIDADE FEDERAL DE RORAIMA**

**CENTRO DE CIÊNCIA E TECNOLOGIA**

**DEPARTAMENTO DE CIÊNCIA DA COMPUTAÇÃO**

**DCC301– ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES– 2024**

**PROF. DR. HEBERT OLIVEIRA ROCHA**

**CLEILLYSON OSMAR SOUZA DINIZ DE ALMEIDA**

**KAYLON GUTIERRE PERES GONÇALVES**

**[O PROCESSADOR 8 BITS]**

**BOA VISTA, RR**

**2025**

**CLEILLYSON OSMAR SOUZA DINIZ DE ALMEIDA**

**KAYLON GUTIERRE PERES GONÇALVES**

**[O PROCESSADOR 8 BITS]**

Trabalho da disciplina de Arquitetura e Organização de Computadores do ano de 2024.2 apresentado à Universidade Federal de Roraima do curso de Bacharelado em ciência da computação.

Docente: Prof. Dr. Hebert O. Rocha

**BOA VISTA, RR**

**2025**

SUMÁRIO

[1. **INTRODUÇÃO** 4](#_Toc1)

# **INTRODUÇÃO**

Este relatório contém todas as informações do processador 8 *bits* construído usando o software *Quartus Prime* 18.1

**CONCLUSÃO**

**REFERÊNCIAS**

**SOBRENOME, Nome do autor (se houver). Título da página. Nome do site, data de publicação (ou atualização). Disponível em: <URL>. Acesso em: dia mês ano.**

**SOBRENOME, Nome do autor. Título do livro: subtítulo (se houver). Edição (se não for a primeira). Local de publicação: Editora, ano de publicação.**