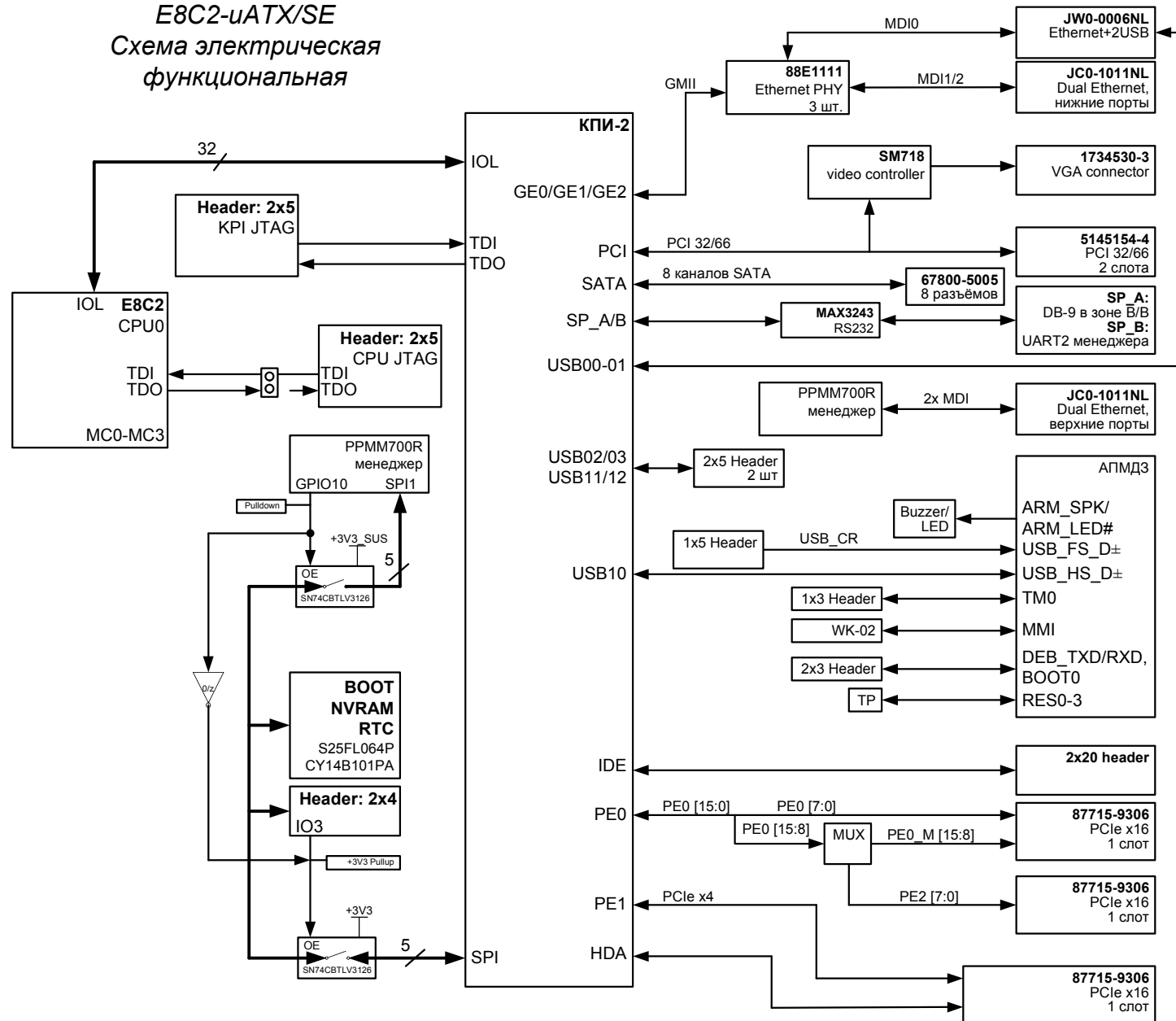


Модуль процессорный  
E8C2-uATX/SE  
Схема электрическая  
функциональная

E8C2-uATX/SE



Ине. № подл.	Подп. и дата
Ине. № дубл.	Подп. и дата
Взам. ине. №	Подп. и дата
Ине. № подл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ЛЯЮИ.469555.083Э2

Лист  
1

Ине. № подл.	Подп. и дата
Взам. ине. №	Ине. № дубл.
Подп. и дата	Подп. и дата

АПМДЗ умеет:

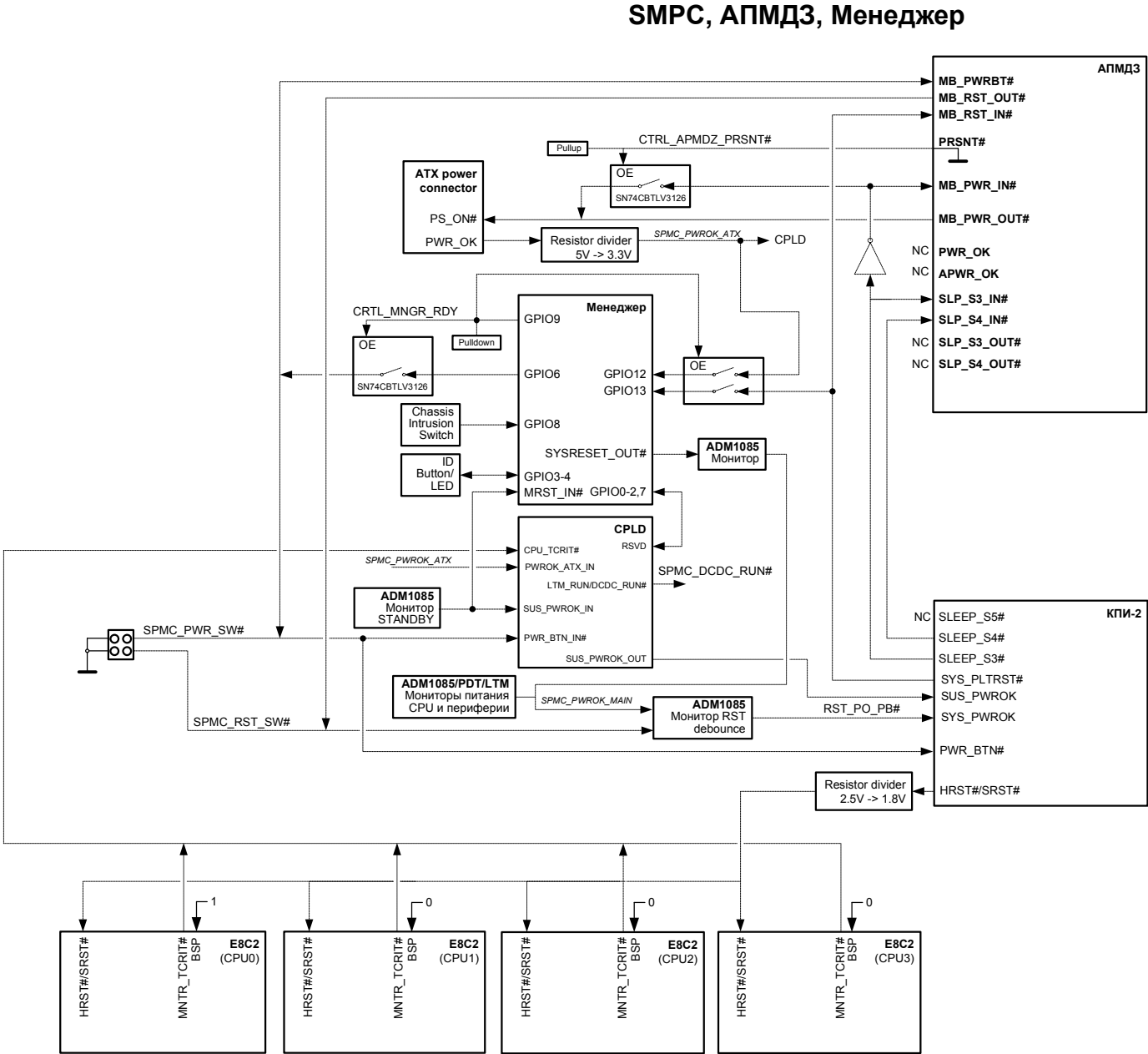
1. Непосредственно управлять включением машины (PS\_ON#)
2. Определять факт сброса.
3. Инициировтаь сброс путём имитации нажатия кнопки.

Менеджер умеет:

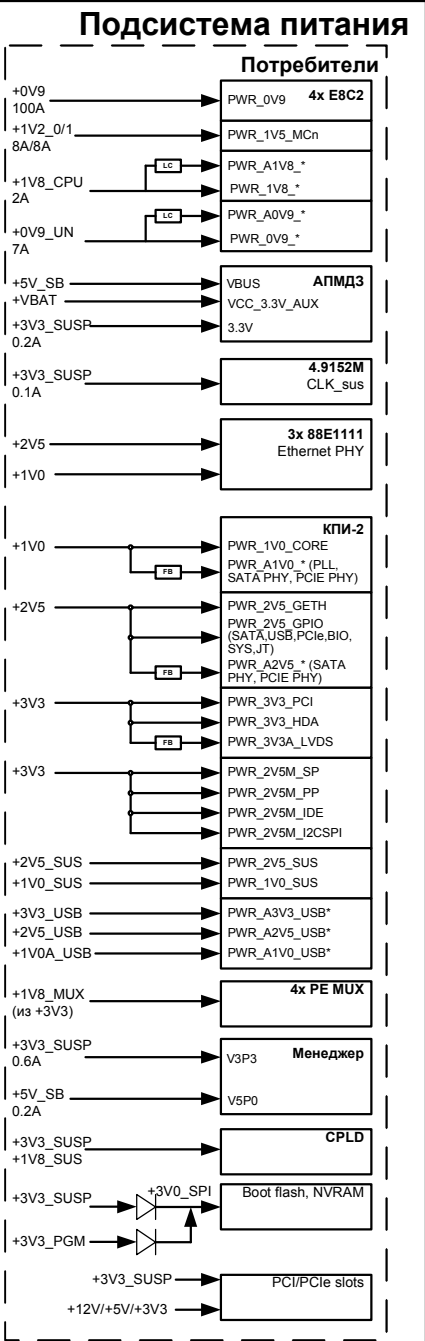
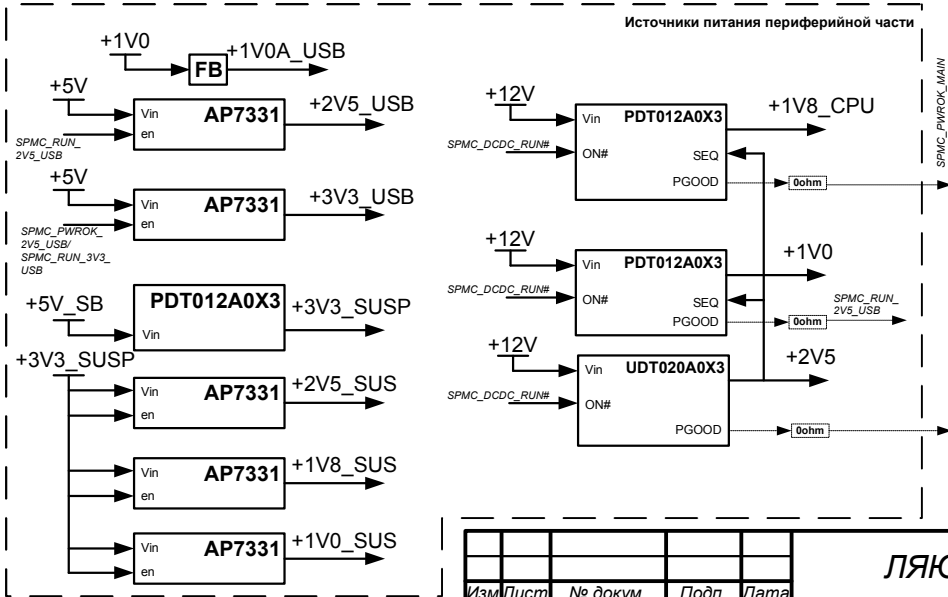
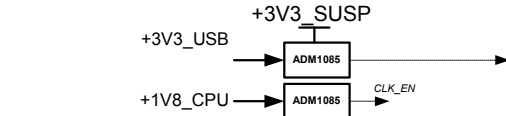
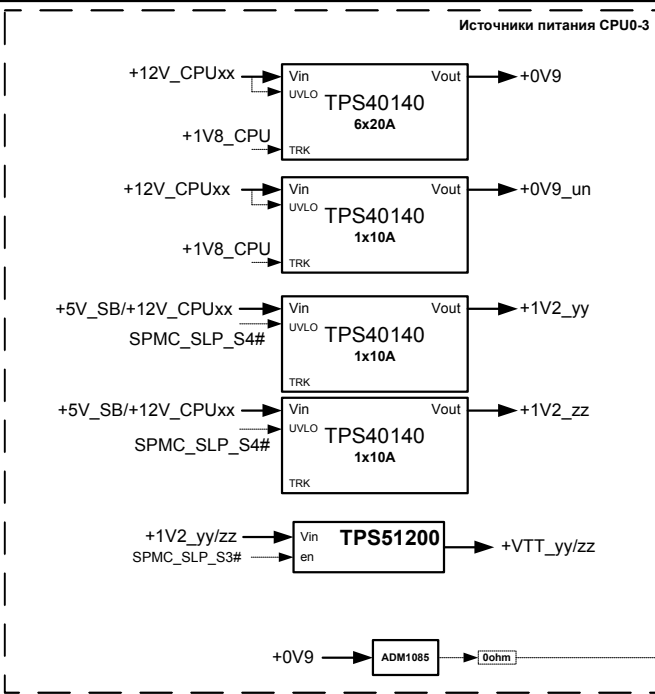
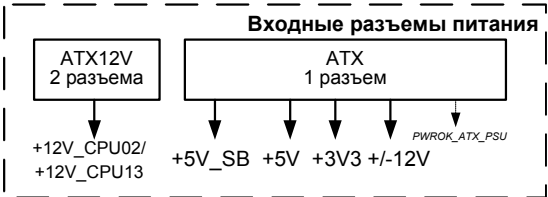
1. Инициировать включение и выключение машины путём имитации нажатия кнопки.
2. Сбрасывать машину путём имитации нажатия кнопки.
3. Перезаписывать флешку с ПНС и NVRAM, только когда SLEEP\_S3# = 0.
4. Выходить в сеть через 2 выделенных порта.
5. Общаться с хостовой машиной через RS232.
6. Определять факт открытия корпуса (только при поданом питании 220В).
7. Отслеживать критический перегрев процессоров.

CPLD умеет:

1. Задерживать подачу сигнала SUS\_PWROK на КПИ-2 до нажатия на кнопку включения питания.
2. Включать вторичные источники питания по переходу сигнала PWR\_OK от блока питания в активное состояние.
3. Выключать вторичные источники питания по переходу сигнала перегрева процессоров в активное состояние.

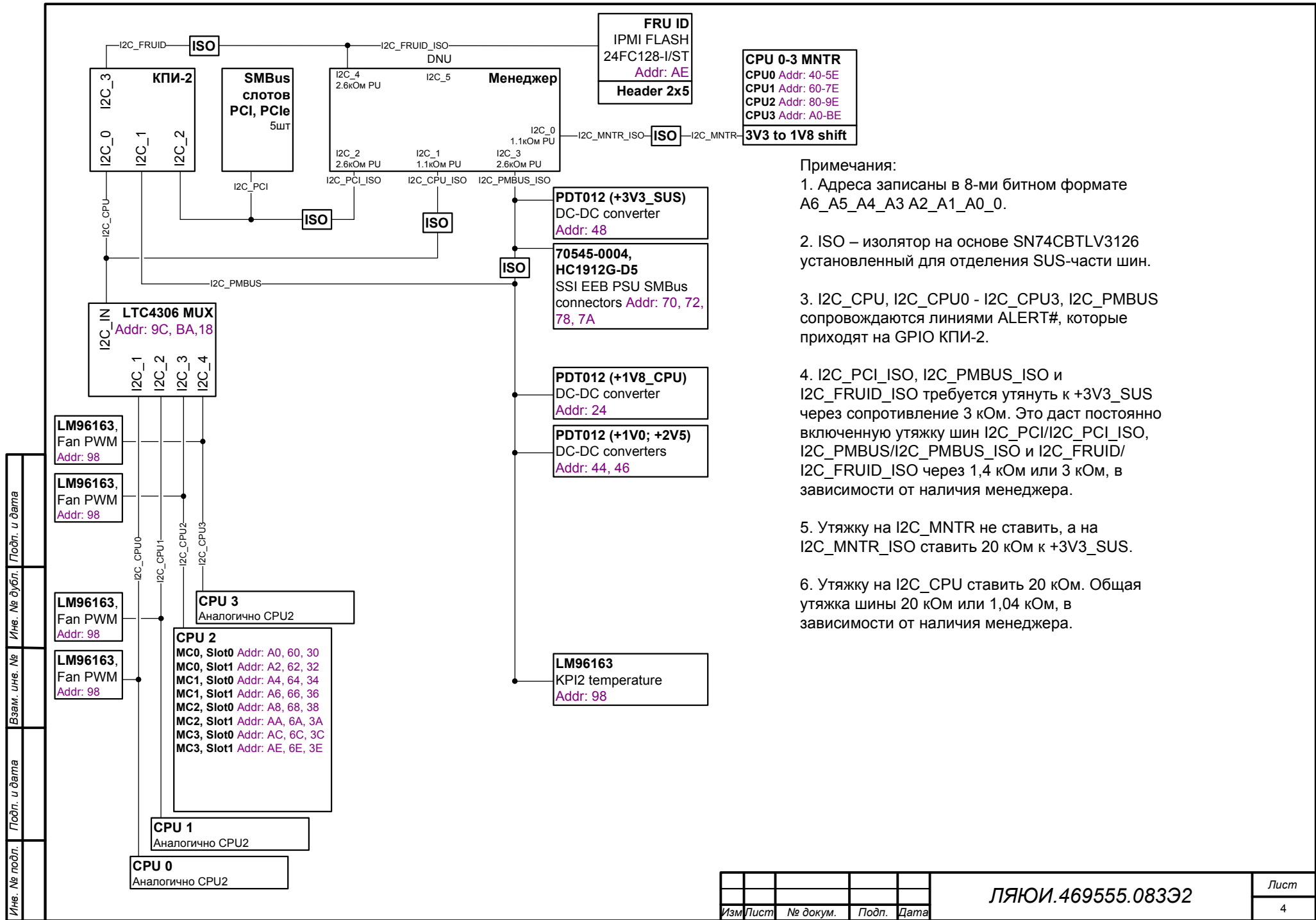


Ине. № подл.	Подп. и дата
Взам. ине. №	Ине. № дубл.
Подп. и дата	
Ине. № подл.	



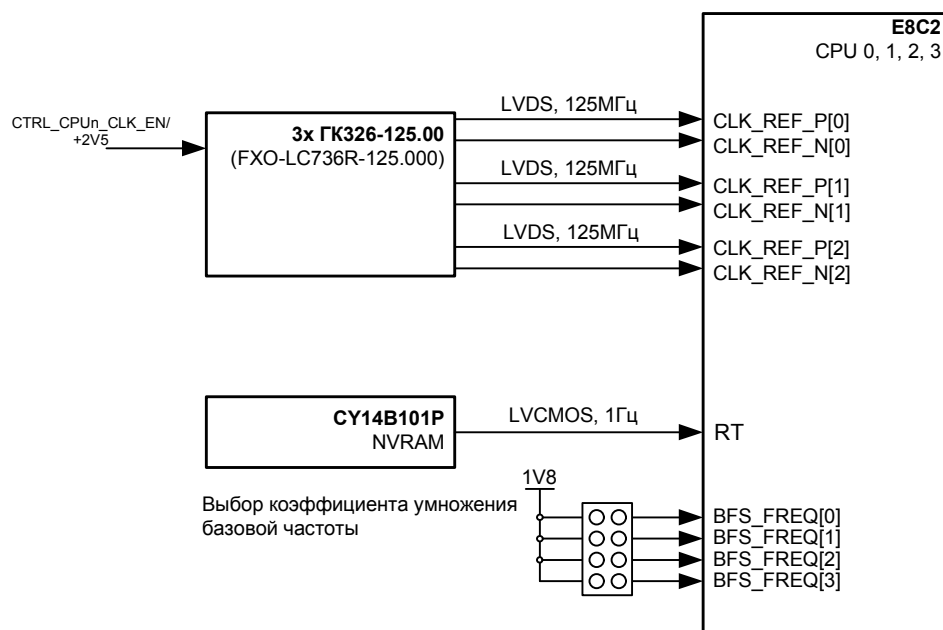
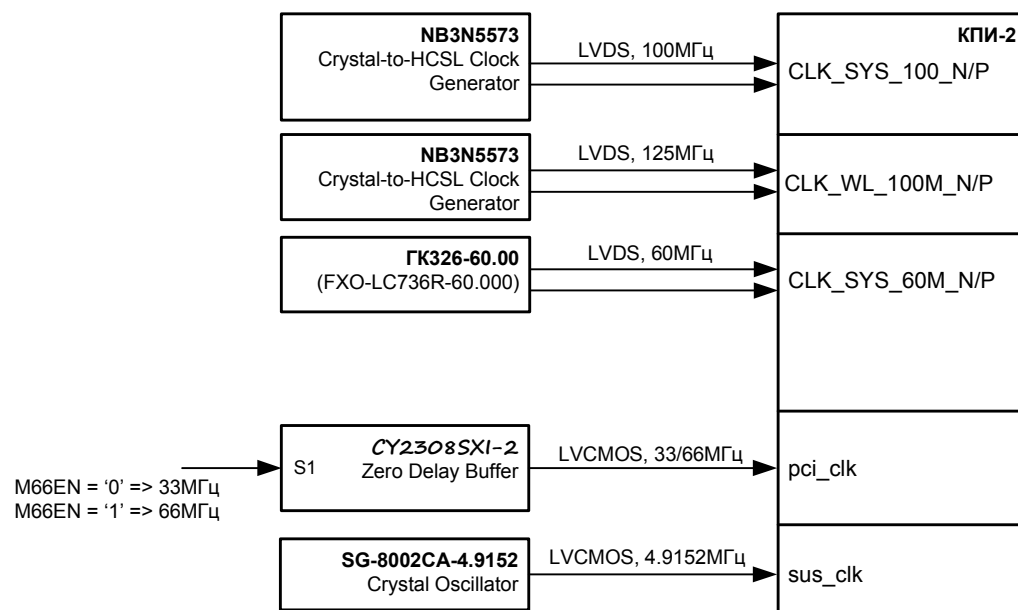
Изм.	Лист	№ докум.	Подп.	Дата

ЛЯЮИ.469555.083Э2



## Подсистема синхронизации

## Подключение синхрогенераторов к микросхеме контроллера периферийных интерфейсов «КПИ-2»



Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ЛЯЮИ.469555.083Э2

Лист

5

Лист 6  
Временные  
диаграммы  
включения

