



**ĐẠI HỌC CÔNG NGHỆ TP. HCM**  
**KHOA CÔNG NGHỆ THÔNG TIN**

**ĐỀ THI HỌC KỲ - NĂM HỌC 20... - 20...**

Ngành/Lớp : .....  
Môn thi : Thực hành kiến trúc máy tính .....  
Mã môn học : ..... Số ĐVHT/TC : .....  
Ngày thi : .....  
Thời gian làm bài : 90 Phút .....  
**Mã đề (Nếu có)** : Đề 10.....

**SỬ DỤNG TÀI LIỆU: CÓ ☐ KHÔNG ☒**

**Câu 1: (5đ)**

+ Thiết kế và mô phỏng cộng/trừ 4 bit có dấu.

Yêu cầu:

- Ngõ vào: A[3..0], B[3..0], control (control=0: mạch cộng, control=1: mạch trừ)
- Ngõ ra: S[3..0]
- Chọn hệ cơ số khi mô phỏng: signed decimal

**Câu 2: (2đ)**

+ Viết chương trình cho VXL 8086/8088 thực hiện các chức năng sau:

- Cho phép người dùng nhập vào 1 ký tự THƯỜNG
- Hiển thị ký tự HOA tương ứng của ký tự đã nhập

**Câu 3: (3đ)**

+ Viết chương trình cho VXL 8086/8088 thực hiện các chức năng sau:

- Cho phép người dùng nhập vào 1 chuỗi ký tự
- Thoát chương trình khi người dùng nhập phím ENTER

---HẾT---

*Cán bộ coi thi không được giải thích gì thêm.*